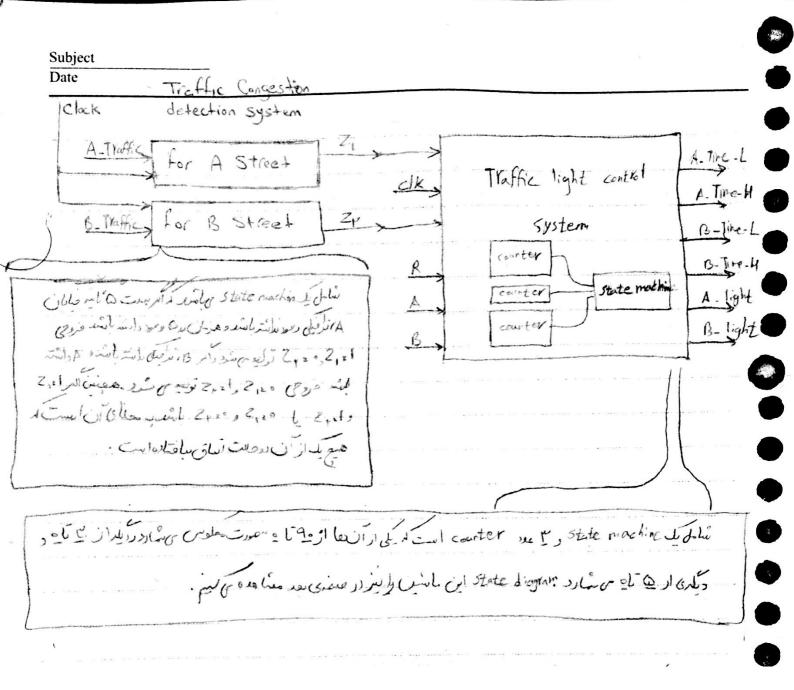


	ت وراع A سبز و جداع B قره C را دن سک می دهند ک	لگاه در طالب القوماتیک است ت و اینا بشکرها عدد معلمه ه ۱۹۰۶	~ ش ا
	TO THE OWNER OF THE PROPERTY O	ت و نما شکرها عدد بمعلمه	.1
	TO THE OWNER OF THE PROPERTY O		
	(SIN.S	قِمارَک ۶ کا سبز A قر	was a state of the
S ₂ -	٢٥ صان ام آئي ذ .	سی ، A سبنہ 8 فترسنر	3
S ₃		~ A _ B ~	,
S ₄ _	Counter Counter St 20:5	لی ارتباطی براگر رسین به خ	ر
S ₅ -	~ ~ ~ ~	S ~ ~ ~ ~	
			11 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1
S.,	•	S, ~~~~	A
S	· · · · · · · · · · · · · · · · · · ·		
			there are a process of a common sequence of the
			e eningen haven er en yer en er gemen gemen e en en en en en e
			a the at any manimum of the second of the se



فرض های درنظر لدفته سده ه
مرص ما کا را در مالت بلیس ، کار بر دالت وراغ ما را عون کند اشدا ما تا نید هر دو دراغ قرمز می سوند و سسی مالت ولیوب ایفاق می افتد
و سس عالت ولموب اتفاق مى افته
الدر فاصلی زمانی که هر ۲ وراغ قرمزنده اسما عدد ه را نبایش می دهند
ال در مادی که کنترل، دستی بایش. رمنی حداقل یکی از A و B تقسط الیس یک نشره بایش و آلیس A و B را دینر کشر دستگلاه به مالت القما تبک باز می کردد.
کردر زمانی که در علمه ای کره بر جرای قرمزند بایسم آر درودی ها به ندوی عرفی مسترد که بعد از مه استیت هر ۲ درای فرمز و رنگ در ای ها قرار بود هان باید سماره ی نایشگرها نفید نه) کند و با مهان سیاره ادامه می دهه و تنها عد از آن ها کاید است دوری مناوی خواهد بود و برا کم کم مکل در استی هر دو در ای قرمز هستیم و در انتظاریم که ۲ کایدی دیگر به استیت درای کم کم که دودی کم کاید و درای کم کم که در در این در در این در در این در این در این در این در این در این در در در این داد در در این در در در این در
سنر دور سکارنده ها با حان سک رسی معکوس سر کاند به کار دور ادار می دهند و بدم از کار وراغ A ، ۵۹ بینر و دراغ B کر می شد هدیم دراغ و دراغ A ، ۵۹ بینر و دراغ B کر می شد هدیم دراغ در می تورند و دراغ در

	Inputs	prsnt State	nxt State	OutPut
count	erR A B Z1Z2			
<90	0 0 0 0 0	S0	S0	
<90	0 0 0 0 1	S0	SO	
<90	0 0 0 1 0	S0	S7	
<90	0 0 0 1 1	S0	S7	
<90	0 0 1 x x	S0	S5	A_Time_L : first digit counterA
<90	0 1 x x x	S0	S2	A_Time_H : second digit counterA
<90	1 x x x x	S0	S0	B_Time_L: first digit counterA
90.	0 0 0 0 0	S0	S7	B_Time_H: second digit counterA
90.	0 0 0 0 1	S0	S0	A_Light : 1
90.	0 0 0 1 0	S0	S7	B_light : 0
90.	0 0 0 1 1	S0	S7	
90.	0 0 1 x x	S0	S5	
90.	0 1 x x x	S0	S2	
90.	1 x x x x	S0	S0	
<30	0 0 0 0 0	S1	S1	
<30	0 0 0 0 1	S1	S8	
<30	0 0 0 1 0	S1	S1	
<30	0 0 0 1 1	S1	S1	
<30	0 0 1 x x	S1	S3	A_Time_L : first digit counterB
<30	0 1 x x x	S1	S4	A_Time_H : second digit counterB
<30	1 x x x x	S1	S0	B_Time_L: first digit counterB
30.	0 0 0 0 0	S1	S8	B_Time_H: second digit counterB
30.	0 0 0 0 1	S1	S8	A_Light: 0
30.	0 0 0 1 0	S1	S1	B_light : 1
30.	0 0 0 1 1	S1	S8	
30.	0 0 1 x x	S1	S3	
30.	0 1 x x x	S1	S4	
30.	1 x x x x	S1	S0	

x	0 0 0 0 0	S2	SO	A_Time_L : P
	0 0 0 0 0	S2	S0	
X				A_Time_H:O
Х	0 0 0 1 0	S2	S7	B_Time_L: P
Х	0 0 0 1 1	S2	S0	B_Time_H: O
Х	0 0 1 x x	S2	S5	A_Light : 1
Х	0 1 x x x	S2	S2	B_light: 0
X	1 x x x x	S2	S0	
Х	0 0 0 0 0	S3	S1	A_Time_L : P
Х	0 0 0 0 1	S3	S8	A_Time_H : O
Х	0 0 0 1 0	S3	S1	B_Time_L: P
X	0 0 0 1 1	S3	S1	B_Time_H : O
X	0 0 1 x x	S3	S3	A_Light : 0
X	0 1 x x x	S3	S4	B_light : 1
X	1 x x x x	S3	S0	
<5	0 0 0 0 0	S4	S8	
<5	0 0 0 0 1	S4	S8	
<5	0 0 0 1 0	S4	S7	
<5	0 0 0 1 1	S4	S8	
<5	0 0 1 x x	S4	S5	A_Time_L : first digit counterC
<5	0 1 x x x	S4	S4	A_Time_H : second digit counterC
<5	1 x x x x	S4	S0	B_Time_L: first digit counterC
5.	0 0 0 0 0			
		S4	SO	B_Time_H: second digit counterC
5.	0 0 0 0 1	S4	SO	A_Light : 1
5.	0 0 0 1 0	S4	S7	B_light : 1
5.	0 0 0 1 1	S4	S0	
5.	0 0 1 x x	S4	S5	
5.	0 1 x x x	S4	S2	
5.	1 x x x x	S4	S0	

_				
<5	0 0 0 0 0	S5	S7	
<5	0 0 0 0 1	S5	S8	
<5	0 0 0 1 0	S5	S7	
<5	0 0 0 1 1	S5	S7	
<5	0 0 1 x x	S5	S5	A_Time_L : first digit counterC
<5	0 1 x x x	S5	S4	A_Time_H : second digit counterC
<5	1 x x x x	S5	S0	B_Time_L: first digit counterC
5.	0 0 0 0 0	S5	S1	B_Time_H: second digit counterC
5.	0 0 0 0 1	S5	S8	A_Light : 1
5.	0 0 0 1 0	S5	S1	B_light : 1
5.	0 0 0 1 1	S5	S1	
5.	0 0 1 x x	S5	S3	
5.	0 1 x x x	S5	S4	
5.	1 x x x x	S5	S0	
<5	0 0 0 0 0	S7	S7	
<5	0 0 0 0 1	S7	S8	
<5	0 0 0 1 0	S7	S7	
<5	0 0 0 1 1	S7	S7	
<5	0 0 1 x x	S7	S5	A_Time_L : first digit counterC
<5	0 1 x x x	S7	S4	A_Time_H : second digit counterC
<5	1 x x x x	S7	S0	B_Time_L: first digit counterC
5.	0 0 0 0 0	S7	S1	B_Time_H: second digit counterC
5.	0 0 0 0 1	S7	S8	A_Light : 1
5.	0 0 0 1 0	S7	S1	B_light : 1
5.	0 0 0 1 1	S7	S1	
5.	0 0 1 x x	S7	S3	
5.	0 1 x x x	S7	S4	
5.	1 x x x x	S7	S0	

<5	0 0 0 0 0	S8	S8	
<5	0 0 0 0 1	S8	S8	
<5	0 0 0 1 0	S8	S7	
<5	0 0 0 1 1	S8	S8	
<5	0 0 1 x x	S8	S5	A_Time_L : first digit counterC
<5	0 1 x x x	S8	S4	A_Time_H : second digit counterC
<5	1 x x x x	S8	S0	B_Time_L: first digit counterC
5.	0 0 0 0 0	S8	S0	B_Time_H: second digit counterC
5.	0 0 0 0 1	S8	S0	A_Light : 1
5.	0 0 0 1 0	S8	S7	B_light : 1
5.	0 0 0 1 1	S8	S0	
5.	0 0 1 x x	S8	S5	
5.	0 1 x x x	S8	S2	
5.	1 x x x x	S8	S0	