Logisim单周期CPU设计文档

1. CPU设计方案综述
2. 总体设计概述

使用Logisim开发一个简单的单周期CPU，总体概述如下：

1. 此CPU为32位CPU
2. 此CPU为单周期设计
3. 此CPU支持的指令集为：

{addu, subu, ori, lw, sw, beq, lui, nop}

1. nop机器码为0x00000000
2. addu, subu不支持溢出
3. 关键模块定义
4. IFU
5. GRF
6. ALU
7. DM
8. EXT
9. Controller
10. 重要机制实现方法
11. 测试方案
12. 思考题