Test I	Test Input 1		Test Input 2		Test Input 3		Test Input 4		Test Input 4	
255		255		255		255		255		
24		24		24		24		24		
37	17	1	27	1	27	69	1	69	1	
17	3	3	102	3	102	17	3	17	3	
3	102	5	44	5	44	24	7	24	7	
10	255	9	200	9	200	11	9	11	9	
255	100	10	255	10	255	100	11	100	11	
100	11	11	9	11	9	72	13	72	13	
100	200	13	37	13	37	37	17	37	17	
11	9	17	3	17	3	59	24	59	24	
9	200	22	109	22	109	1	27	1	27	
5	44	24	7	24	7	13	37	13	37	
53	44	24	88	24	88	5	44	5	44	
44	72	37	17	37	17	53	44	53	44	
72	13	37	69	37	69	45	59	45	59	
13	37	44	72	44	72	69	66	69	66	
37	69	45	59	45	59	37	69	37	69	
69	1	53	44	53	44	44	72	44	72	
1	27	59	24	59	24	24	88	24	88	
69	66	66	93	66	93	66	93	66	93	
66	93	69	1	69	1	255	100	255	100	
22	109	69	66	69	66	3	102	3	102	
45	59	72	13	72	13	22	109	22	109	
59	24	100	11	100	11	9	200	9	200	
24	7	100	200	100	200	100	200	100	200	
24	88	255	100	255	100	10	255	10	255	
37		24		109		249		102		
Outpu	ıt	Output		Output		Output		Output		
13		4		1		0		13		

Test Input 6		Test Input 6		Test Input 7		Test Ir	Test Input 8		Test Input 8	
294 28 247 200	200 181	294 28 247 200	200 181	294 28 2 21	38 247	294 28 249 242	2 21	294 28 249 242	2 21	
254	181	254	181	42	251	168	34	168	34	
21	247	21	247	56	169	2	38	2	38	
242	21	242	21	56	126	145	54	145	54	
242	92	242	92	62	294	218	54	218	54	
111	92	111	92	67	202	167	55	167	55	
111	254	111	254	103	278	111	92	111	92	
169	111	169	111	103	115	242	92	242	92	
56	169	56	169	103	218	169	111	169	111	
56	126	56	126	111	92	103	115	103	115	
126	145	126	145	111	254	56	126	56	126	
278	126	278	126	126	145	278	126	278	126	
103	278	103	278	145	54	126	145	126	145	
103	115	103	115	167	55	168	155	168	155	
103	218	103	218	168	34	216	155	216	155	
218	54	218	54	168	155	56	169	56	169	
145	54	145	54	169	111	200	181	200	181	
62	294	62	294	200	181	254	181	254	181	
249	2	249	2	216	155	247	200	247	200	
2	38	2	38	218	54	67	202	67	202	
67	202	67	202	242	21	249	202	249	202	
249	202	249	202	242	92	103	218	103	218	
167	55 251	167	55 251	247	200	21	247	21	247	
42	251	42	251	249	2	42	251	42	251	
168	34 155	168	34 155	249	202	111	254 278	111	254 278	
168 216	155 155	168 216	155 155	254 278	181 126	103 62	278 294	103 62	278 294	
126	155	155	155	276 249	120	62 77	294	62 54	294	
120		133		44 7		//		34		
Outpu	t	Output		Outpu	Output		t	Output		
16		3		4		0		16		

Test Input 11		Test Input 12		Test I	Test Input 13		Test Input 14		Test Input 15	
299		299		299		299		299		
33		33		33		33		33		
30	272	30	272	30	272	30	272	30	272	
272	94	272	94	272	94	272	94	272	94	
94	29	94	29	94	29	94	29	94	29	
29	30	29	30	29	30	29	30	29	30	
89	262	89	262	89	262	89	262	89	262	
20	262	20	262	20	262	20	262	20	262	
7	47	7	47	7	47	7	47	7	47	
114	36	114	36	114	36	114	36	114	36	
57	163	57	163	57	163	57	163	57	163	
89	299	89	299	89	299	89	299	89	299	
47	36	47	36	47	36	47	36	47	36	
57	36	57	36	57	36	57	36	57	36	
299	57	299	57	299	57	299	57	299	57	
19	276	19	276	19	276	19	276	19	276	
299	101	299	101	299	101	299	101	299	101	
276	47	276	47	276	47	276	47	276	47	
101	19	101	19	101	19	101	19	101	19	
26	188	26	188	26	188	26	188	26	188	
53	26	53	26	53	26	53	26	53	26	
181	236	181	236	181	236	181	236	181	236	
181	204	181	204	181	204	181	204	181	204	
236	204	236	204	236	204	236	204	236	204	
295	191	295	191	295	191	295	191	295	191	
175	83	175	83	175	83	175	83	175	83	
230	192	230	192	230	192	230	192	230	192	
251	104	251	104	251	104	251	104	251	104	
191	175	191	175	191	175	191	175	191	175	
83	192	83	192	83	192	83	192	83	192	
166	251	166	251	166	251	166	251	166	251	
96	192	96	192	96	192	96	192	96	192	
295	83	295	83	295	83	295	83	295	83	
230	175	230	175	230	175	230	175	230	175	
104	192	104	192	104	192	104	192	104	192	
96		192		272		7		57		
Outpu	t	Outpu	t	Outpu	t	Outpu	t	Outpu	t	
9		9		3		12		12		

Test Input 16		Test I	Test Input 17		Test Input 18		Test Input 19		Test Input 20	
500		500		500		500		500		
39	445	39	117	39	445	39	7	39	7	
257	117	257	117	257	117	129	7	129	7	
133	285	133	285	133	285	129	7	129	7	
499	117	499	117	499	117	260	7	260	7	
285	117	285	117	285	117	247	14	247	14	
270	99	270	99	270	99	82	14	82	14	
71	32	71	32	71	32	34	23	34	23	
86	72	86	72	86	72	227	24	227	24	
39	32	39	32	39	32	253	24	253	24	
34	23	34	23	34	23	241	27	241	27	
27	197	27	197	27	197	71	32	71	32	
227	24	227	24	227	24	39	32	39	32	
247	14	247	14	247	14	194	34	194	34	
241	27	241	27	241	27	184	43	184	43	
82	14	82	14	82	14	184	43	184	43	
23	241	23	241	23	241	86	72	86	72	
194	34	194	34	194	34	270	99	270	99	
197	148	197	148	197	148	257	117	257	117	
253	24	253	24	253	24	499	117	499	117	
227	148	227	148	227	148	285	117	285	117	
14	253	14	253	14	253	43	129	43	129	
82	194	82	194	82	194	296	131	296	131	
296	131	296	131	296	131	197	148	197	148	
7	500	7	500	7	500	227	148	227	148	
296	500	, 296	500	, 296	500	500	184	500	184	
129	7	129	7	129	7	260	184	260	184	
184	43	184	43	184	43	296	184	296	184	
129	7	129	7	129	7	7	184	7	184	
184	43	184	43	184	43	82	194	82	194	
129	500	129	500	129	500	27	197	27	197	
260	7	260	7	260	7	23	241	23	241	
43	129	43	, 129	43	129	14	253	14	253	
296	260	296	260	296	260	296	260	296	260	
500	184	500	184	500	184	133	285	133	285	
260	184	260	184	260	184	43	203 296	43	203 296	
								43 7	500	
296	184	296	184	296	184	7	500			
7	184	7	184	7	184	296	500	296	500	
43	500	43	500	43	500	129	500	129	500	
43	296	43	296	43	296	43	500	43	500	
131	8	131	8	131	8	131	8	131	8	
296		184		500		253		27		
Outpu	t	Outpu	t	Outpu	t	Outpu	t	Outpu	t	
8		8		8		12		12		
				*						