

Trabajo Práctico. Diseño individual de una PCI

J. L. Benavides - jorge2@uma.es

Diseño PCB

ABSTRACT

The TAS5518-5261K2EVM PurePath Digital™ customer evaluation module demonstrates the integrated circuits TAS5518PAG and TAS5261DKD from Texas Instruments (TI). This application report covers the TAS5518-5261EVM PurePath Digital™ evaluation module specifications, audio performance and power efficiency measurements graphs, and design documentation that includes schematics, parts list, layout, and mechanical design.

Contenido

1 Dimensiones y posicionamiento	4
1.1 test	4
2 Especificaciones de fabricación	5

Lista de figuras

Figura 1-1. Posición de los componentes	4
---	---

Lista de tablas

Tabla 2-1. tablaaa	5
--------------------	---

PurePath Digital, Equibit are trademarks of Texas Instruments.

Excel is a trademark of Microsoft Corporation.

1. Dimensiones y posicionamiento

1.1. test

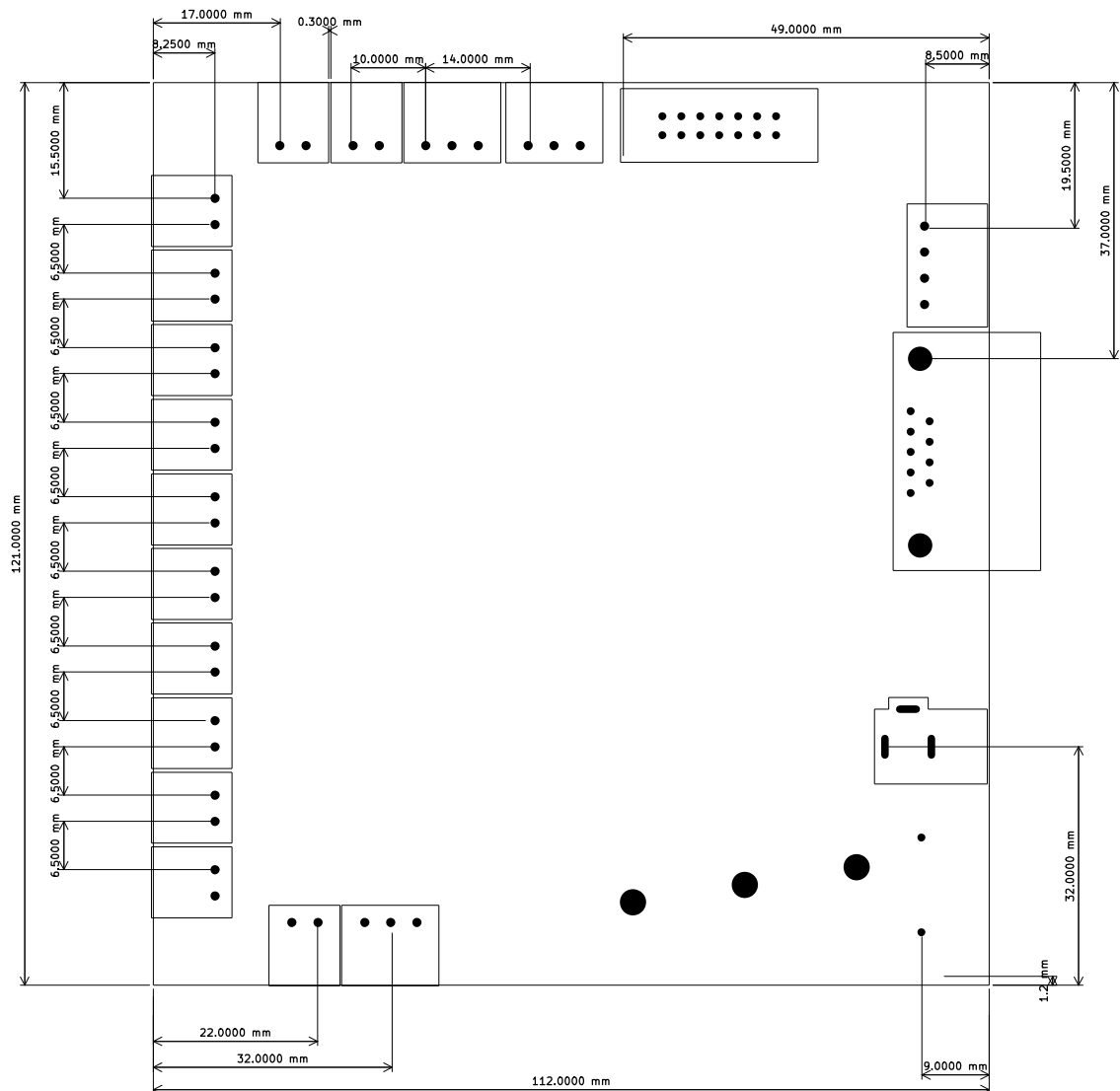


Figura 1-1: Posición de los componentes

2. Especificaciones de fabricación

Sección	Detalle
Identificación	Código de referencia: ALLIO_PCB_V0.0 Revisión: V0.0
Detalles generales	Tiempo de fabricación deseado: 1 mes Dimensiones de la PCB: 112 mm × 121 mm Número de placas: 5 unidades (sin panelización)
Especificaciones técnicas	<p> Espesor total de la PCB: 1.6 mm Espesor de cobre externo: 0.035 mm (1 oz) Espesor de cobre interno: No aplica (2 capas) Número de capas: 2 Material base: FR4 FR4-TG: TG 130-140 Acabado superficial: Níquel por inmersión Color de la máscara de soldadura: Negro </p> <p>Serigrafía:</p> <ul style="list-style-type: none"> • Color silkscreen: Blanco • Capas con serigrafía: 2 (ambos lados) • Alto mínimo del texto: 0.8 mm
Parámetros de fabricación	
<i>Cobre</i>	<ul style="list-style-type: none"> • Margen mínimo: 0 mm • Ancho mínimo de pista: 0.2 mm • Ancho mínimo de conexión: 0 mm • Ancho mínimo de anular: 0.05 mm • Mínimo diámetro de vía: 0.4 mm • Margen de cobre a agujero: 0.25 mm • Margen de cobre a borde: 0 mm
<i>Orificios</i>	<ul style="list-style-type: none"> • Orificio pasante mínimo: 0.3 mm • Margen de orificio a orificio: 0.25 mm
<i>uVias</i>	<ul style="list-style-type: none"> • Diámetro mínimo de uVia: 0.2 mm • Orificio mínimo de uVia: 0.1 mm • Via process: Cubiertas (tented)
<i>Serigrafía</i>	<ul style="list-style-type: none"> • Margen mínimo de elemento: 0 mm • Alto mínimo del texto: 0.8 mm
Otros requisitos	Test electrónico: No requerido.

Tabla 2-1: tablaaa