

## ***Trabajo Práctico. Diseño individual de una PCI***

---

J. L. Benavides - [jorge2@uma.es](mailto:jorge2@uma.es)

*Diseño PCB*

### **ABSTRACT**

The TAS5518-5261K2EVM PurePath Digital™ customer evaluation module demonstrates the integrated circuits TAS5518PAG and TAS5261DKD from Texas Instruments (TI). This application report covers the TAS5518-5261EVM PurePath Digital™ evaluation module specifications, audio performance and power efficiency measurements graphs, and design documentation that includes schematics, parts list, layout, and mechanical design.

---

PurePath Digital, Equibit are trademarks of Texas Instruments.

Excel is a trademark of Microsoft Corporation.

---

<b>Contenido</b>	
<b>1 Dimensiones y posicionamiento</b> .....	<b>3</b>
1.1 test.....	3
<b>2 Especificaciones de fabricación</b> .....	<b>4</b>

<b>Lista de figuras</b>	
Figura 0-1    Posición de los componentes. ....	3

**Lista de tablas**



## 1. Dimensiones y posicionamiento

### 1.1. test

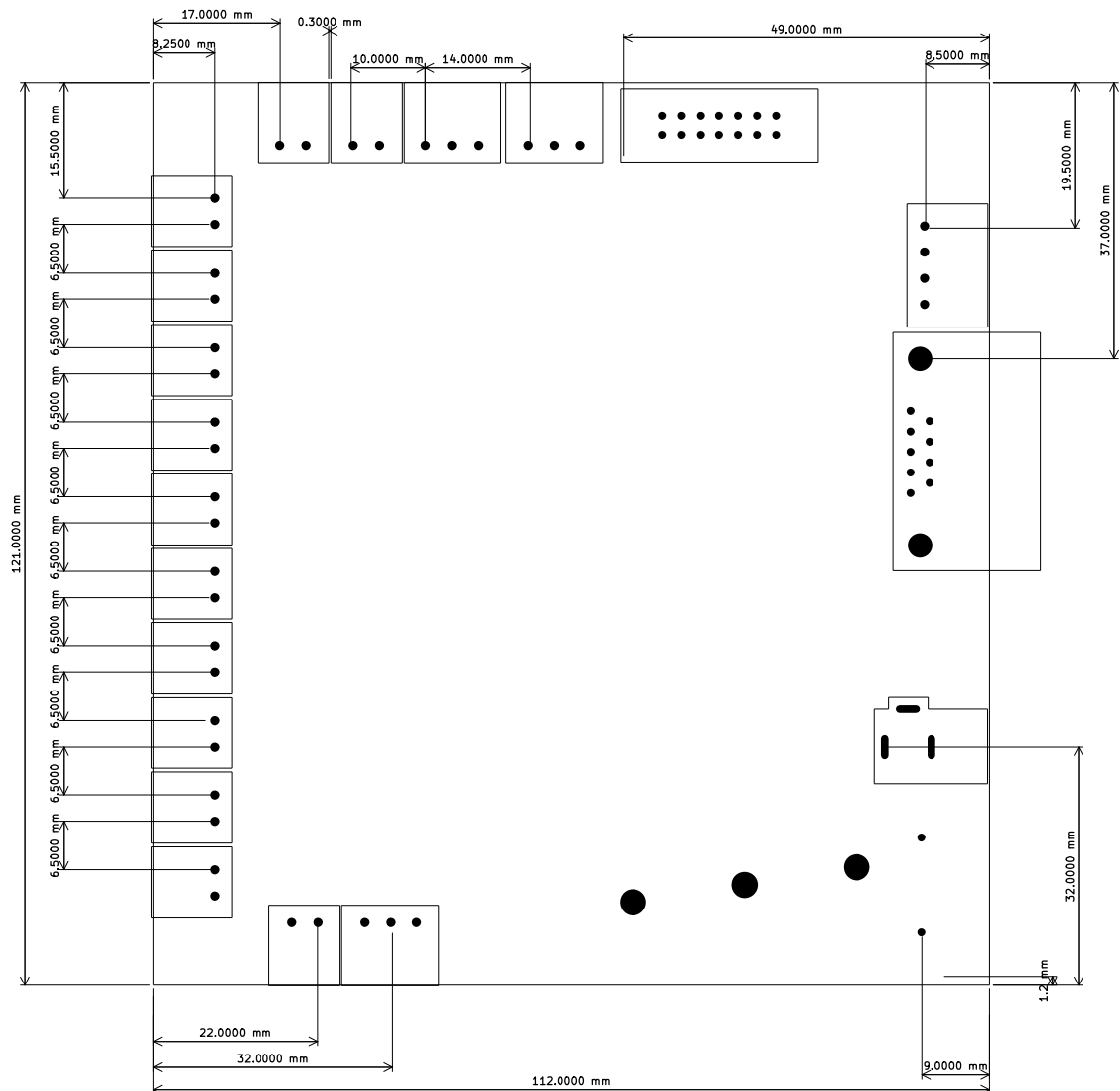


Figura 1: Posición de los componentes.

## 2. Especificaciones de fabricación

Sección	Detalle
<b>Identificación</b>	Código de referencia: ALLIO_PCB_V0.0 Revisión: V0.0
<b>Detalles generales</b>	Tiempo de fabricación deseado: 1 mes Dimensiones de la PCB: 112 mm × 121 mm Número de placas: 5 unidades (sin panelización)
<b>Especificaciones técnicas</b>	<p>Espesor total de la PCB: 1.6 mm          Espesor de cobre externo: 0.035 mm (1 oz)          Espesor de cobre interno: No aplica (2 capas)          Número de capas: 2          Material base: FR4          FR4-TG: TG 130-140          Acabado superficial: Níquel por inmersión          Color de la máscara de soldadura: Negro</p> <p><b>Serigrafía:</b></p> <ul style="list-style-type: none"> <li>• Color silkscreen: Blanco</li> <li>• Capas con serigrafía: 2 (ambos lados)</li> <li>• Alto mínimo del texto: 0.8 mm</li> </ul>
<b>Parámetros de fabricación</b>	
<i>Cobre</i>	<ul style="list-style-type: none"> <li>• Margen mínimo: 0 mm</li> <li>• Ancho mínimo de pista: 0.2 mm</li> <li>• Ancho mínimo de conexión: 0 mm</li> <li>• Ancho mínimo de anular: 0.05 mm</li> <li>• Mínimo diámetro de vía: 0.4 mm</li> <li>• Margen de cobre a agujero: 0.25 mm</li> <li>• Margen de cobre a borde: 0 mm</li> </ul>
<i>Orificios</i>	<ul style="list-style-type: none"> <li>• Orificio pasante mínimo: 0.3 mm</li> <li>• Margen de orificio a orificio: 0.25 mm</li> </ul>
<i>uVias</i>	<ul style="list-style-type: none"> <li>• Diámetro mínimo de uVia: 0.2 mm</li> <li>• Orificio mínimo de uVia: 0.1 mm</li> <li>• Via process: Cubiertas (tented)</li> </ul>
<i>Serigrafía</i>	<ul style="list-style-type: none"> <li>• Margen mínimo de elemento: 0 mm</li> <li>• Alto mínimo del texto: 0.8 mm</li> </ul>
<b>Otros requisitos</b>	Test electrónico: No requerido.