

Instituto Superior de Engenharia do Porto DEI / Licenciatura em Engenharia Informática Arquitectura de Computadores Exame Época Normal – Janeiro 2020

- Autorizada apenas a consulta da folha de consulta oficial.
- A infração implica, no mínimo, a **ANULAÇÃO** da prova.
- Quando omissa a arquitectura, considere Linux/IA32.

Versão: A		Nota mínima: 7.5/20 valores / Duração: 120 minutos
Número:	Nome:	
Responda aos gru	pos II, III, IV e V em folh	as A4 separadas. O grupo I deve ser respondido nesta folha.
[8v] Grupo I - Assina	de no seguinte grupo se as frase	s são verdadeiras ou falsas (uma resposta errada desconta 50% de uma correcta). V F
1) Em C, admita a varia	ável "short x=-1;". A atribu	ição "unsigned int y=x;" primeiro altera o sinal de x e depois o tamanho□⊠
2) Em C, o apontador "	int *ptr;" declarado na funç	ão main() é alocado na <i>heap.</i> □⊠
3) Em C, admita as var	iáveis"unsigned char a=0	;"e"short b=-1;". A comparação "if (b <a)" td="" verdadeira□⊠<="" é=""></a)">
4) Em C, a função rea	alloc permite-nos redimensiona	r blocos de memória reservados com a função malloc() mas não com calloc()□⊠
5) Em C, as operações	aritméticas com tipos inteiros seg	uem as regras da aritmética modular, como consequência do seu número finito de bits 🗵 🗆
6) Em C, para que o tar	manho de uma union seja o meno	r possível, devemos declarar os seus campos por ordem decrescente de tamanho
7) Em C, admita as var	iáveis "char str[30];" e "i	nt* ptr=str;". Logo, "ptr=ptr+2;" avança para o nono elemento de str⊠□
8) O compilador é o pro	ograma que recebe como input co	odigo escrito numa linguagem de alto nível como o C e o traduz para Assembly⊠□
9) Em IA32, a instrução	o "call func" não altera o est	ado atual da <i>stack</i> , apenas o valor do registo %eip com o endereço da etiqueta func□⊠
10) Em IA32, a instrução	ão "idivw %cx" assume que o	dividendo se encontra em %eax, deixando o quociente em %ax e o resto em %dx□区
11) Em IA32, a instrução	ão adc só permite adicionar aos	seus operandos o valor da <i>flag</i> de <i>carry</i> quando aplicada a valores com sinal□⊠
12) Em IA32, "testl	\$-1, %ecx" seguido de "jz x	xpto" permite saltar para a etiqueta xpto se o valor de %ecx for zero
13) Admita o vetor glob	bal "int a[5];" em C. "mov]	\$2,%ecx" seguido de "movl a(,%ecx,8),%eax" coloca a[4] em %eax
14) Em IA32, é possíve	elusar"leal (%edx,%ecx,4), %eax" para ler um valor de 4 bytes da memória e colocá-lo em %eax□⊠
15) Em IA32, a instrução	ão "pushl %eax" é equivalent	ea"movl (%esp),%eax"seguidode"subl \$4,%esp"□⊠
16) Admita a matriz dir	nâmica "int **m", com 10 elm	entos por linha. Em IA32, acedemos a m[2][3] avançando 92 bytes a partir de m□⊠
17) O bloco de código	"for(i=0;i <n;i++)for(j=< td=""><td>=0; j<m; boa="" espacial="" exibe="" j++)="" localidade="" mas="" não="" sum+='m[i][j];"' td="" temporal□⊠<=""></m;></td></n;i++)for(j=<>	=0; j <m; boa="" espacial="" exibe="" j++)="" localidade="" mas="" não="" sum+='m[i][j];"' td="" temporal□⊠<=""></m;>
18) A fragmentação da	heap pode impedir que a função	realloc () consiga redimensionar um bloco existente para um tamanho menor
19) Na hierarquia de m	emória, à medida que nos afastar	nos do CPU abdicamos da performance em favor do custo por byte
20) Uma das otimizaçõ	es efetuadas pelos compiladores	de C é substituição da invocação de uma função pelo seu código

[2v] Grupo II - Responda numa folha A4 separada que deve assinar e entregar no final do exame.

[1v] a) Foi-lhe dada a tarefa de escrever código que multiplique a variável int x por vários valores constantes K diferentes. Para que o seu código seja eficiente, apenas deve usar as operações +, - e <<. Assuma os seguintes valores de K e escreva as expressões em C que realizem a multiplicação pretendida, usando no máximo até três operações:

```
(c) K = 30
(d) K = -56
                                                                                                    (x << 5) - (x << 1) - (x << 3)
(a) K = 17
(b) K = -7
```

[1v] b) Implemente em C a função int is big endian() que deve retornar 1 quando compilada e executada numa arquitetura bigendian ou 0, caso seja compilada e executada numa arquitetura little-endian. Deve ser possível compilar e executar a sua função independentemente do número de bytes usados para representar um inteiro.

Existem diversas formas de resolver este problema. A ideia básica é criar um valor com mais do que um byte com valores diferentes para os bytes mais e menos significativos. Depois, basta ler o byte menos significativo e determinar o seu valor. Esta solução cria um inteiro com o valor inicial 1, acedendo depois ao seu primeiro byte e convertendo-o para um inteiro. Este inteiro terá o valor 0 numa arquitetura big-endian e 1 numa arquitetura little-endian.

```
int is big endian() {
 /*MSB=0, LSB=1*/
 int x = 1;
 /* MSB (0) when big-endian, LSB (1) when little-endian */
 char byte = *(char *) &x;
 return !byte;
```

[3v] Grupo III - Responda numa folha A4 separada que deve assinar e entregar no final do exame.

Considere as seguintes declarações:

```
struct s1{
                           struct s2{
                                                       struct s3{
                                                                                  union u1{
                                                          struct s1 *i;
                                                                                    char 1;
   int a:
                              char e:
   short b[3];
                              short f[2];
                                                          struct s2 *j;
                                                                                     short m;
                                                          struct s3 *k;
                              long long g;
                                                                                    struct s2 n;
   union u1 c;
   char d;
                              struct s3 *h;
                                                       };
                                                                                    struct s1 *o;
};
```

[1.5v] a) Indique o alinhamento dos campos de uma estrutura do tipo struct s1. Indique claramente, para cada campo, o seu endereço, bem como as partes alocadas, mas não usadas, para satisfazer as restrições de alinhamento. Indique o tamanho total da estrutura. Admita que a estrutura está colocada a partir do endereço 0x100.

Tamanho da estrutura: 36 bytes

[1.5v] b) Se definirmos os campos da estrutura struct s2 por outra ordem é possível reduzir o número de bytes necessários para o seu armazenamento? Justifique a sua resposta indicando, em caso afirmativo, qual a ordem dos campos que garante o menor tamanho, o novo endereço de cada campo e das partes alocadas, mas não usadas, para satisfazer as restrições de alinhamento, bem como o novo tamanho total da estrutura. Admita que a estrutura está colocada a partir do endereço 0x200.

Tamanho da estrutura: 20 bytes

Não. Mesmo que indiquemos os campos por ordem decrescente de tamanho de tipo de dados, a restrição de alinhamento que obriga a que o tamanho total da estrutura seja múltiplo da maior restrição de alinhamento dos seus campos (neste caso K=4) faz com que a estrutura tenha sempre 20 bytes.

[5v] Grupo IV - Responda numa folha A4 separada que deve assinar e entregar no final do exame.

[3v] a) Considere o seguinte fragmento de código em C:

```
short return_s1_b2(struct s2 **matrix, int i, int j){
  return matrix[i][j].h->i->b[2];
}
```

Reescreva a função return_s1_b2 em Assembly. Na sua resolução tenha em consideração que matrix é uma matriz de estruturas dinâmica. Assuma que os valores de i e j estão dentro dos limites reservados. Respeite a declaração inicial da estrutura usada na alínea a) do grupo anterior. **Comente o seu código.**

```
return_s1_b2:
   pushl %ebp
   movl %esp, %ebp
   movl 8(%ebp), %edx
                                     **matrix
   movl 12(%ebp), %ecx
                                  #
                                    i
   movl (%edx, %ecx, 4),
                                    matrix[i]
    movl 16(%ebp), %ecx
                                  # j*sizeof(struct s2)
    imull $20, %ecx
                                  # matrix[i][j]->h
# matrix[i][j]->h->i
   movl 16(%edx,%ecx), %edx
   movl (%edx), %edx
   movw 8(%edx), %ax
                                  # matrix[i][j]->h->i->b[2]
   movl %ebp, %esp
    popl %ebp
    ret
```

[1v] b) Admita o seguinte excerto de código. Indique os valores que irão aparecer no ecrã. Justifique a sua resposta.

```
unsigned int data[3] = {0x11223344,0x55667788,0x99AABBCC};
char *p=(char*)data;
printf("0x%x\n",*p);
printf("0x%x\n",*(short*)(p+2));
printf("0x%x\n",*(int*)&data[1]);

0x44
printf("0x%x\n",*(short*)(p+2));
0x1122
printf("0x%x\n",*(int*)&data[1]);
```

IA32 é uma arquitetura little-endian. Logo, no endereço armazenado em p temos o byte 0x44. Ao avançarmos 2 bytes, e indicarmos que queremos imprimir 2 bytes com o cast para short, o valor impresso é 0x1122, uma vez que ao imprimirmos valores com mais do que um byte, a sua apresentação no ecrã é sempre igual, independentemente de estarmos numa arquitetura little-endian ou big-endian. O mesmo conceito se aplica no terceiro printf.

[1v] c) Admita os seguintes endereços e conteúdo da memória:

Endereço	Conteúdo
0x1000	0x1018
0x1004	0x1014
0x1008	0x1010
0x100C	0x100C
0x1010	0x1008
0x1014	0x1004
0x1018	0x1000

Admita que o endereço do vetor vec é 0x1000 e são executadas as seguintes instruções:

```
movl $vec, %edx
movl $2, %ecx
leal (%edx, %ecx, 4), %eax
movl (%eax, %ecx, 4), %eax
```

No final, que valor (em hexadecimal) fica em %eax? Justifique a sua resposta.

0x1008. A primeira linha armazena em %edx o valor 0x1000. A instrução leal armazena em %eax o valor 0x1008. A instrução movl armazena em %eax os 4 bytes existentes na memória a partir do endereço 0x1010, o que corresponde ao valor 0x1008.

[2v] Grupo V - Responda numa folha A4 separada que deve assinar e entregar no final do exame.

O processamento de imagens oferece diversos exemplos de funções que beneficiam com a otimização de código com acessos intensivos à memória. Neste exercício iremos considerar uma função smooth que aplica um efeito de "blur" a uma imagem representada por um vetor estático bidimensional com N*N pixéis.

A função avg retorna a média aritmética simples dos pixés vizinhos do pixel na posição [i,j], isto é, os pixéis [i+1][j], [i-1][j], [i-1][j], [i][j-1] e [i][j+1]. Para simplificar, considere apenas o cálculo da média da componente vermelha da cor em cada pixel. Apresente uma segunda versão da função smooth em C com a mesma funcionalidade, mas melhor desempenho. Admita que o compilador que é usado não efetua nenhuma otimização. **Indique claramente cada uma das otimizações usadas sob a forma de comentário no código.**

```
void smooth(pixel src[N][N], pixel dest[N][N]){
  int i,j;
  /* Redução do custo das operações no endereçamento, evitando multiplicações */
  int ni = N;
  /* Aceder aos elementos do vetor por linha, aproveitando a localidade espacial */
   for (i = 1; i < N-1; i++)
     for (j = 1; j < N-1 \ \S; j++) \{
      /* Remover a invocação de funções */
      /* Partilhar expressões comuns */
      int nij = ni + j;
      int up, down, left, right;
      up = src[nij-N];
      down = src[nij+N];
      left = src[nij-1];
      right = src[nij+1];
      /* Redução do custo das operações */
      dst[ni].red = (up+down+left+right)>>2;
      ni+=N;
```