

Cristiano Pegoraro Chenet

Brasileiro, 29 anos, solteiro
Rua Rui Ramos, 415, Sapucaia do Sul, Rio Grande do Sul
(51) 8464-2514 / (51) 3474-1715
cristianochenet@yahoo.com.br

RESUMO DAS QUALIFICAÇÕES

- **8 anos de experiência profissional na indústria eletrônica**
 - Foco em projetos de hardware para telecomunicações
 - Compatibilidade/imunidade eletromagnética e segurança
 - Regulamentações Anatel e CE mark/Rohs
 - Tecnologias de telecomunicações, como PDH, SDH, DSL e ethernet
- **2 anos de experiência em tempo integral em pesquisa (mestrado)**
 - Foco em microeletrônica
 - Efeitos da radiação espacial nos circuitos eletrônicos e técnicas de proteção
 - Programação de System-on-Chips em nível de esquemático e em linguagem C
 - Participação em congressos internacionais e publicação em meios de divulgação científica
- **Formação em gestão (MBA)**
 - Foco em estratégia, qualidade e processos

FORMAÇÃO ACADÊMICA

2013 – 2015	Mestrado em Engenharia Elétrica (linha de pesquisa: microeletrônica) Universidade Federal do Rio Grande do Sul – UFRGS Concluído em 05/2015
2012 – 2013	MBA em Gestão Estratégica e Inovação Centro Universitário La Salle – UNILASALLE
2005 – 2011	Graduação em Engenharia de Telecomunicações Centro Universitário La Salle – UNILASALLE
2001 – 2006	Curso Técnico em Eletrônica Fundação Escola Técnica Liberato Salzano Vieira da Cunha

EXPERIÊNCIA PROFISSIONAL

2011 – 2013	Teracom Telemática (DATACOM) Celetista – Projetista de desenvolvimento de hardware Elaboração de esquemáticos eletrônicos. Acompanhamento de layouts eletrônicos e projetos mecânicos. Adequação dos projetos à normatização. Planejamento e execução de testes de verificação de hardware. Desenvolvimento de componentes. Elaboração e organização de documentações técnicas. Responsável de projeto em nível de hardware. Interface com a fábrica. Definição de procedimentos e métodos. Análise de custo de equipamentos eletrônicos. Relacionamento com fornecedores, negociando custos, prazos e condições.
2008 – 2011	Teracom Telemática (DATACOM) Celetista – Assistente de desenvolvimento de hardware Revisão de esquemáticos e layouts eletrônicos. Revisão de projetos mecânicos. Adequação dos projetos à normatização. Testes de verificação e validação. Montagens diversas em eletrônica. Desenvolvimento de componentes. Elaboração e organização de documentações técnicas.
2006 – 2008	Teracom Telemática (DATACOM) Estagiário – Assistente de desenvolvimento de hardware Revisão de esquemáticos e layouts eletrônicos. Revisão de projetos mecânicos. Adequação dos projetos à normatização. Testes de verificação e validação. Montagens diversas em eletrônica. Desenvolvimento de componentes. Elaboração e organização de documentações técnicas.
2005 – 2006	Televisão Gaúcha (Grupo RBS) Estagiário – Técnico de manutenção Manutenção de equipamentos e sistemas transmissores de VHF, UHF e micro-ondas.

IDIOMAS

- **Português:** língua materna.
- **Inglês:** compreende razoavelmente, fala razoavelmente, lê bem e escreve bem.

FORMAÇÃO COMPLEMENTAR

2013	Introdução ao projeto de circuitos integrados. (12h) Universidade Federal do Rio Grande do Sul – UFRGS
2011	Tempo, organização e planejamento. (8h) PowerSelf
2010	Extensão universitária em Matlab aplicado a processamento de sinais. (20h) Centro Universitário La Salle – UNILASALLE
2008	EMC e desenvolvimento de equipamentos. (24h) EMCert Consultoria
2004	ISO 9001/2000 – Auditoria e requisitos. (20h) Fundação Escola Técnica Liberato Salzano Vieira da Cunha

PRÊMIOS E TÍTULOS

2011	Prêmio aluno formando destaque Bolsa integral para o Programa de Pós-Graduação Latu Sensu Centro Universitário La Salle – UNILASALLE
2004	Prêmio Unilasalle de inovação tecnológica Bolsa integral para curso de graduação Centro Universitário La Salle – UNILASALLE
2004	2º lugar na área de medicina, saúde e segurança do trabalho 19ª Mostra Internacional de Ciência e Tecnologia – MOSTRATEC Fundação Escola Técnica Liberato Salzano Vieira da Cunha
2004	Credenciamento para participação da 19ª MOSTRATEC Feira Interna de Ciência e Tecnologia Fundação Escola Técnica Liberato Salzano Vieira da Cunha

PRODUÇÕES ACADÊMICAS

- CHENET, C. P. **Análise de soft errors em conversores analógico-digitais e mitigação utilizando redundância e diversidade.** 2015. 165f. Dissertação (Mestrado em Engenharia Elétrica) – Programa de Pós-Graduação em Engenharia Elétrica, Universidade Federal do Rio Grande do Sul, Porto Alegre, 2015.
- CHENET, C. P.; LANOT, A. J. C.; BALEN, T. R. Design diversity redundancy with spatial-temporal voting applied to data acquisition systems. In: 15th Latin American Test Workshop LATW, 2014, Fortaleza. **Proceedings...** Piscataway: IEEE, 2014. p. 1-6.
- CHENET, C. P.; LANOT, A. J. C.; BALEN, T. R. Design Diversity Redundancy Applied to a Data Acquisition System: a Case Study. In: Workshop Anual Sobre os Efeitos da Radiação Ionizante em Componentes Eletrônicos e Fotônicos de Uso Aeroespacial, 2013, São José dos Campos. **Proceedings...** São José dos Campos: Instituto de Estudos Avançados, 2013. p. 23-27.
- CHENET, C. P. **Viabilidade de uso dos métodos e ferramentas da gestão da qualidade pelos engenheiros das áreas de computação, eletrônica e telecomunicações.** 2013. 58 f. Trabalho de Conclusão de Curso (Especialização em Gestão Estratégica e Inovação) – Centro Universitário La Salle, Canoas, 2013.
- CHENET, C. P. **Implementação de Filtros Digitais em lógica Programável na Linguagem VHDL.** 2011. 64 f. Trabalho de Conclusão de Curso (Graduação em Engenharia de Telecomunicações) – Centro Universitário La Salle, Canoas, 2011. Disponível em: <http://biblioteca.unilasalle.edu.br/docs_online/tcc/graduacao/engenharia_telecomunicacoes/2011/cpchenet.pdf>. Acesso em: 18 mar. 2015.
- CHENET, C. P.; BENNENMANN, A. V.; FARIAS, A. J.; LOUZADA, E. L. P. AMDC SWAN-GANZ. São Paulo: EPUSP, 2005. (Resumo publicado em anal de congresso).

PARTICIPAÇÃO EM EVENTOS, CONGRESSOS, EXPOSIÇÕES E FEIRAS

- 19th Annual International Mixed-Signals, Sensors, and Systems Test Workshop – IMS3TW. 2014.
- 15th IEEE Latin American Test Workshop – LATW. 2014.
- Workshop Anual Sobre os Efeitos da Radiação Ionizante em Componentes Eletrônicos e Fotônicos de Uso Aeroespacial – WERICE. 2013.
- X Fórum Tecnológico de Engenharia de Telecomunicações (Unilasalle). 2008.
- IX Fórum Tecnológico de Engenharia de Telecomunicações (Unilasalle). 2007.
- Feira Brasileira de Ciência e Tecnologia – FEBRACE. 2005.
- Feira de Ciência, Tecnologia e Inovação – GLOBALTECH. 2005.
- IV Fórum Tecnológico de Engenharia de Telecomunicações (Unilasalle). 2005.
- 19ª Mostra Internacional de Ciência e Tecnologia – MOSTRATEC. 2004.

Cristiano Pegoraro Chenet

Brazilian, 29 years old, single
415 Rui Ramos St., Sapucaia do Sul, Rio Grande do Sul, Brazil
(55) (51) 8464-2514 / (55) (51) 3474-1715
cristianochenet@yahoo.com.br

SUMMARY OF QUALIFICATIONS

- **8 years of experience in electronics industry**
 - Focus on hardware design for telecommunications
 - Electromagnetic compatibility/immunity and safety
 - Anatel and CE mark/Rohs regulations
 - Telecommunication technologies, like PDH, SDH, DSL and ethernet
- **2 years of full-time experience in research (master's degree)**
 - Focus on microelectronics
 - Space radiation effects on electronic circuits and mitigation techniques
 - Programming of System-on-Chips on schematic level and C language
 - Participation in international conferences and publication in scientific media
- **Education in management (MBA)**
 - Focus on strategy, quality and processes

EDUCATION

2013 – 2015	Master of Electrical Engineering (line of research: microelectronics) Universidade Federal do Rio Grande do Sul – UFRGS Concluded on May 2015
2012 – 2013	MBA of Strategic Management and Innovation Centro Universitário La Salle – UNILASALLE
2005 – 2011	Bachelor of Telecommunications Engineering Centro Universitário La Salle – UNILASALLE
2001 – 2006	Technical Course of Electronics Fundação Escola Técnica Liberato Salzano Vieira da Cunha

PROFESSIONAL EXPERIENCE

2011 – 2013	Teracom Telemática (DATACOM) Hardware development designer Design of electronic schematics. Monitoring of electronic layouts and mechanical designs. Adequacy of projects to standardization. Planning and execution of hardware verification tests. Development of components. Development and organization of technical documentation. Responsible for projects in hardware level. Interface with the factory. Definition of procedures and methods. Cost analysis of electronic equipment. Relationships with suppliers, negotiating costs, deadlines and conditions.
2008 – 2011	Teracom Telemática (DATACOM) Hardware development assistant Review of electronic schematics and layouts. Review of mechanical projects. Adequacy of projects to standardization. Verification and validation tests. Various assemblies in electronics. Development of components. Development and organization of technical documentation.
2006 – 2008	Teracom Telemática (DATACOM) Intern – hardware development assistant Review of electronic schematics and layouts. Review of mechanical projects. Adequacy of projects to standardization. Verification and validation tests. Various assemblies in electronics. Development of components. Development and organization of technical documentation.
2005 – 2006	Televisão Gaúcha (Grupo RBS) Intern – maintenance technician Maintenance of VHF, UHF and microwave transmission equipment.

LANGUAGE SKILLS

- **Portuguese:** native speaker.
- **English:** comprehends reasonably, speaks reasonably, reads well and writes well.

COMPLEMENTARY EDUCATION

2013	Introduction to integrated circuits design. (12 hours) Universidade Federal do Rio Grande do Sul – UFRGS
2011	Time, organization and planning. (8 hours) PowerSelf
2010	Matlab applied to signal processing. (20 hours) Centro Universitário La Salle – UNILASALLE
2008	EMC and equipment development. (24 hours) EMCert Consultoria
2004	ISO 9001/2000 – Audit and requirements. (20 hours) Fundação Escola Técnica Liberato Salzano Vieira da Cunha

AWARDS

2011	Prize pupil forming featured Full scholarship to post-graduation program Centro Universitário La Salle – UNILASALLE
2004	Unilasalle award in technological innovation Full scholarship to undergraduate course Centro Universitário La Salle – UNILASALLE
2004	2nd place in medicine, healthy and work safety area 19 th International Science and Technology Fair – MOSTRATEC Fundação Escola Técnica Liberato Salzano Vieira da Cunha
2004	Registration for participation at the 19th MOSTRATEC Internal Fair of Science and Technology Fundação Escola Técnica Liberato Salzano Vieira da Cunha

ACADEMIC PRODUCTION

- CHENET, C. P. “Análise de soft errors em conversores analógico-digitais e mitigação utilizando redundância e diversidade”, thesis (Master of Electrical Engineering) – Universidade Federal do Rio Grande do Sul, pp.1-165, 2015.
- CHENET, C. P.; LANOT, A. J. C.; BALEN, T. R. “Design diversity redundancy with spatial-temporal voting applied to data acquisition systems”, 15th Latin American Test Workshop (LATW), pp.1,6, 12-15 Mar. 2014.
- CHENET, C. P.; LANOT, A. J. C.; BALEN, T. R. “Design Diversity Redundancy Applied to a Data Acquisition System: a Case Study”, Annual Workshop about the Ionizing Radiation Effects in Electronic and Photonic Components of Aerospace Use (WERICE), pp.23,27, 21-23 Oct. 2013.
- CHENET, C. P. “Viabilidade de uso dos métodos e ferramentas da gestão da qualidade pelos engenheiros das áreas de computação, eletrônica e telecomunicações”, final paper (MBA in Strategic Management and Innovation) – Centro Universitário La Salle, pp.1-58, 2013.
- CHENET, C. P. “Implementação de Filtros Digitais em lógica Programável na Linguagem VHDL”, final paper (Bachelor in Telecommunications Engineering) – Centro Universitário La Salle, pp.1-64, 2011. Available in: <http://biblioteca.unilasalle.edu.br/docs_online/tcc/graduacao/engenharia_telecomunicacoes/2011/cpchenet.pdf>.
- CHENET, C. P.; BENNENMANN, A. V.; FARIAS, A. J.; LOUZADA, E. L. P. “AMDC SWAN-GANZ”, Brazilian Fair of Science and Technology (FEBRACE), pp.48, 8-12 Mar. 2005.

PARTICIPATION IN EVENTS

- 19th Annual International Mixed-Signals, Sensors, and Systems Test Workshop – IMS3TW. 2014.
- 15th IEEE Latin American Test Workshop – LATW. 2014.
- Annual Workshop about the Ionizing Radiation Effects in Electronic and Photonic Components of Aerospace Use – WERICE. 2013.
- 10th Technology Forum of Telecommunication Engineering (Unilasalle). 2008.
- 9th Technology Forum of Telecommunication Engineering (Unilasalle). 2007.
- Brazilian Fair of Science and Technology – FEBRACE. 2005.
- Fair of Science, Technology and Innovation – GLOBALTECH. 2005.
- 4th Technology Forum of Telecommunication Engineering (Unilasalle). 2005.
- 19th International Science and Technology Fair – MOSTRATEC. 2004.