

POLITECNICO DI MILANO

Scuola di Ingegneria Industriale e dell'Informazione

Corso di Laurea Magistrale in Ingegneria Informatica



PaRA-Sched:

**A Reconfiguration-Aware Scheduler for Reconfigurable
Architectures**

Relatore: Prof. Marco Domenico SANTAMBROGIO

Correlatore: Dott. Ing. Riccardo CATTANEO

Tesi di Laurea di:

Riccardo

BELLINI

Matricola n. 771032

Anno Accademico 2012–2013