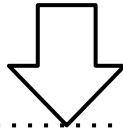


## Input

Descrizione  
Architettura

Applicazione



## Fasi del flusso

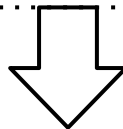
Rappresentazione  
interna



Mapping e  
scheduling  
con  
riconfigurazione



Generazione di  
core, interfacce e  
gestione a runtime



## Output

File  
bitstream