

POLITECNICO DI MILANO

Scuola di Ingegneria dell'Informazione

Corso di Laurea Magistrale in Ingegneria Informatica



SMASH Scheduler

**Reconfiguration and communication-aware scheduling of
directed acyclic task graphs on reconfigurable devices**

Relatore: Prof. Marco Domenico SANTAMBROGIO

Correlatore: Dott. Ing. Riccardo CATTANEO

Tesi di Laurea di:

Riccardo

BELLINI

Matricola n. 771032

Anno Accademico 2012–2013