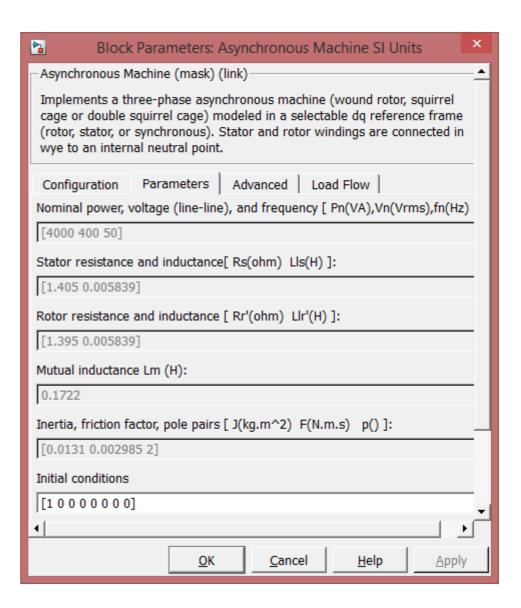
UNIVERSITÀ DEGLI STUDI DI CATANIA



Motore asincrono -DFOC

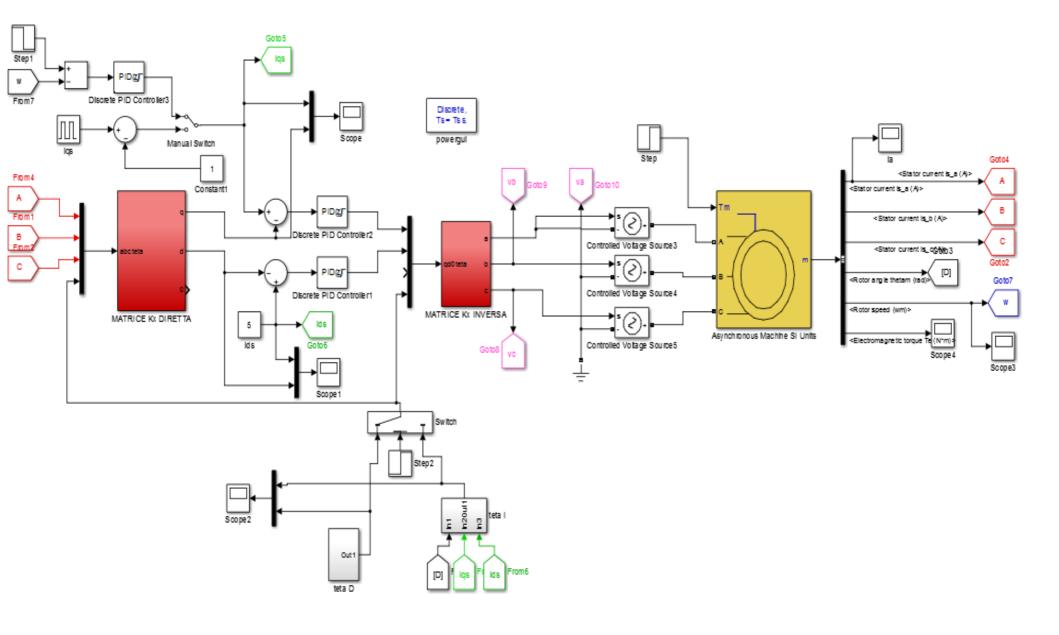
Chiarenza Angelo
Di Dio Riccardo

Dati di targa



Si vuole implementare il controllo DFOC di un motore asincrono. Si utilizzano come costruttori il VI e I\u00a3. Per basse velocità lavorer\u00e0 i\u00a3 e successivamente il VI. Noteremo una variazione di pendenza della curva nel passaggio da un costruttore all'altro. La banda è stata settata 0.1 Hz I blocchi matrice diretta e matrice indiretta implementano le trasformate di Park per passare da un sistema abc in qdo e viceversa.

Schema a blocchi isteresi





νb

٧C

From11

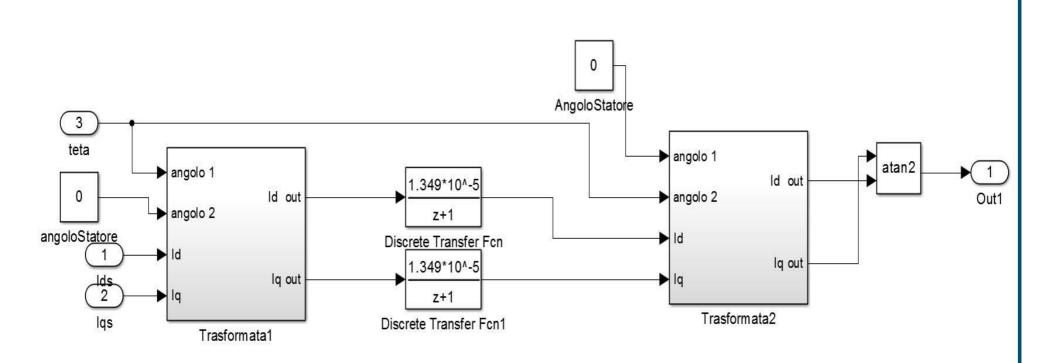
From12

abcteta

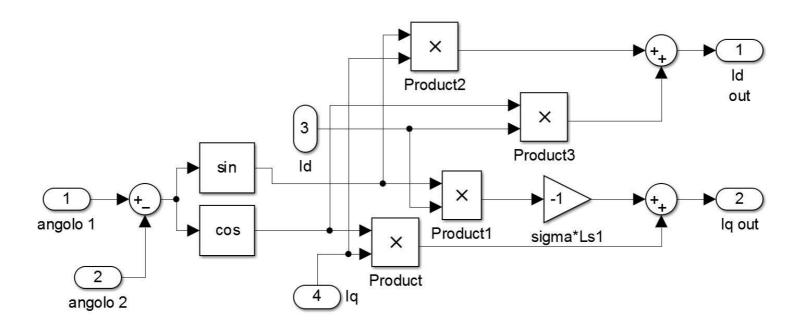
MATRICE Kx DIRETTA2

 $(1-((0.17722^2)/(0.178039^2)))*0.178039$ From10 f(u) abcteta Fcn Trigonometric Function Gain1 1.405 Rs Gain MATRICE Kx DIRETTA1 Discrete-Time Integrator1 K Ts ٧a From13

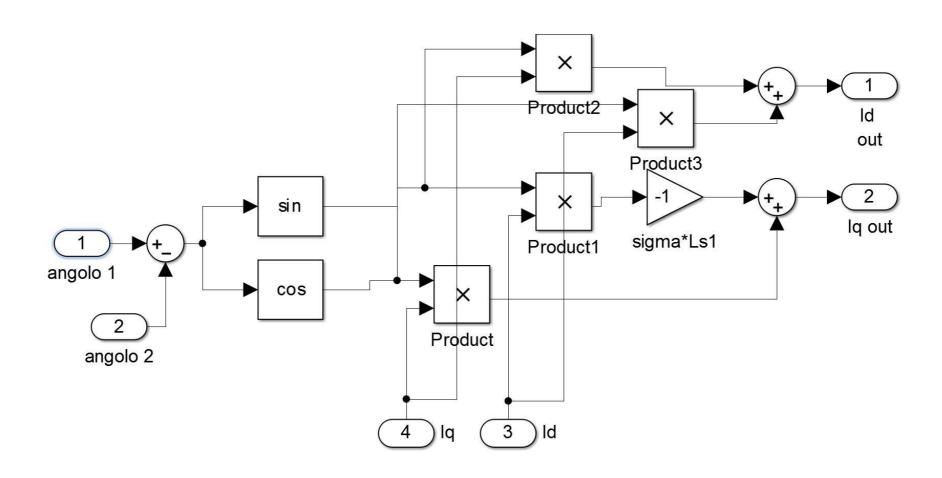




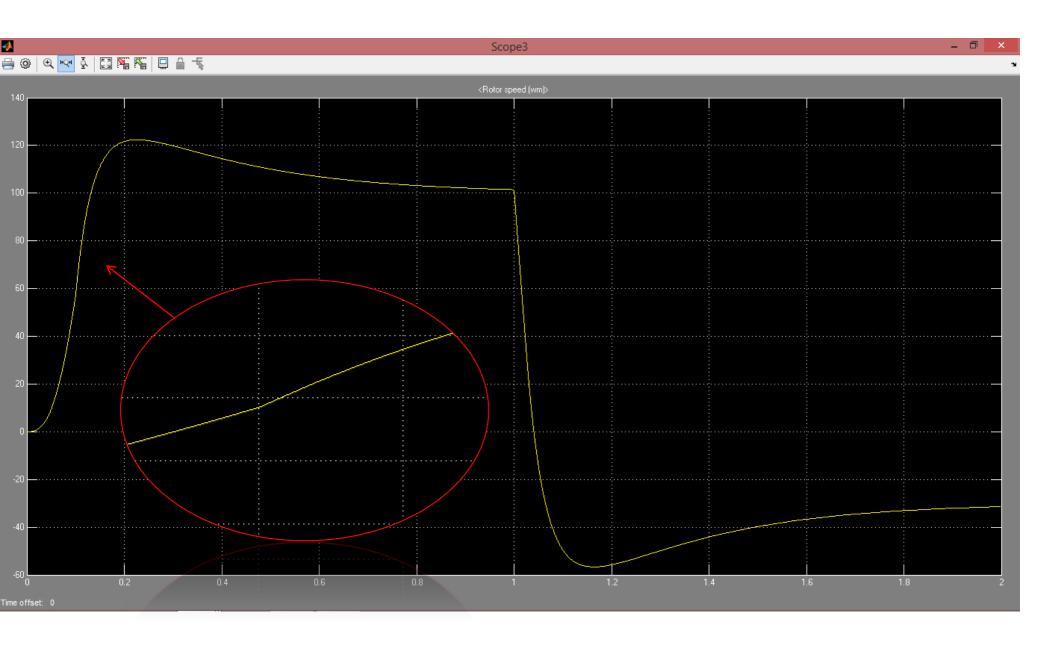
Trasformata 1



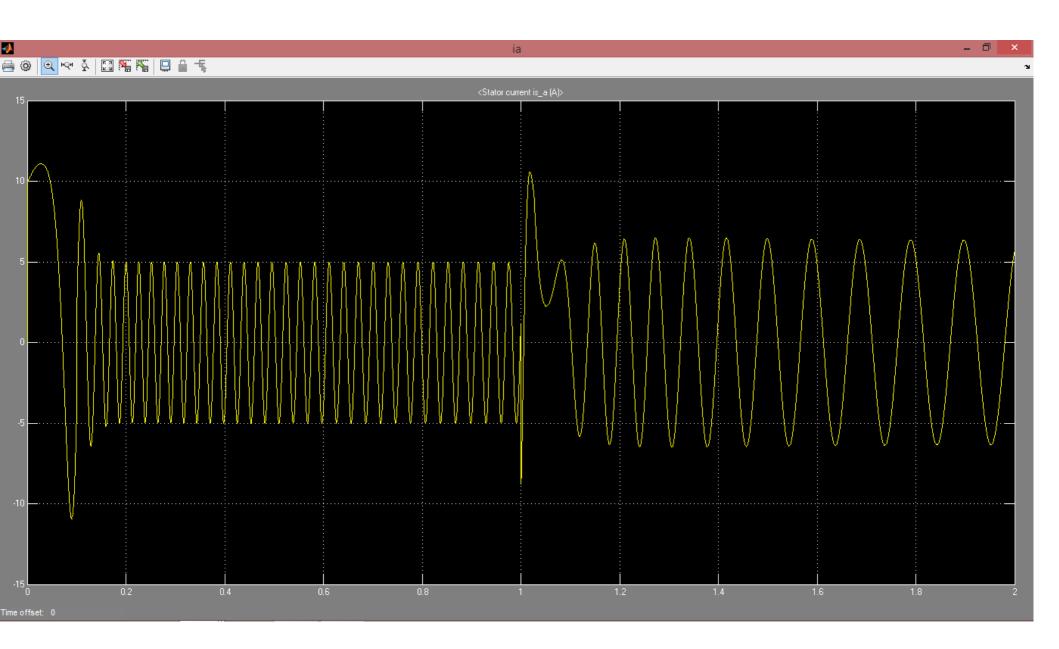
Trasformata 2



Andamento della velocità



Andamento della corrente



Andamento della coppia

