

TAREA CORTA 2

(Es individual)

**Enviarla a más tardar el jueves 3 de setiembre antes de las 10 am -hora de la clase- a:
mediación virtual y como respaldo también a arqui.ci0120@gmail.com**

- 1. (30 pts)** En relación con el **pipeline para enteros de RISC-V visto**

¿cuál es la utilidad de los juegos de registros entre etapas (IF/ID, ID/EX, EX/M y M/WB)? (No se pide explicar para que sirve cada uno, sino en general cual es la utilidad, o sea, para qué se necesitan esos juegos de registros entre etapas del pipeline?

Para resolver las siguientes preguntas de la tarea es importante haber visto antes los videos asignados para la clase de lunes 31 de agosto.

- 2. (20 pts)** Explique con sus palabras, qué es un núcleo o procesador superescalar

3. (50 pts) Para las siguientes instrucciones RISC-V haga la tabla de tiempos suponiendo que no hay "forwarding" para resolver los conflictos de datos.

[illegible]