



**UNIVERSIDAD DE COSTA RICA
FACULTAD DE INGENIERÍA
ESCUELA DE CIENCIAS DE LA
COMPUTACIÓN E INFORMÁTICA**

**CI0120 – ARQUITECTURA DE COMPUTADORAS
Prof. Ileana Alpízar**

TAREA CORTA #4

Elaborado por:

Rodrigo Vílchez Ulloa B78292
rvilchez99@gmail.com

15 de octubre del 2020

Ejercicio 1.

	PROCESADOR 1						PROCESADOR 2						PROCESADOR 3					
	CACHÉ P1						CACHÉ P2						CACHÉ P3					
	0	1					0	1					0	1				
Palabra 0	15-1	22	7				22	12					12-1	77	0			
Palabra 1	3-8	33	80				33	80-0	3				80	80				
# de bloque	2-2	6	3				6	5	1				2	3	3			
Estado Bloque	1-1	C	6-M	I			C	M	M				M	6-M	6-M			
	DIRECTORIO P1						DIRECTORIO P2						DIRECTORIO P3					
		E	1	2	3			E	1	2	3			E	1	2	3	
	0	U					3	6-M	1		1		6	C	1	1		
	1	U	M		1		4	U					7	U				
	2	M	6-M	1		1	5	M	U		1		8	U				
	MEMORIA COMPARTIDA EN MP DE P1						MEMORIA COMPARTIDA EN MP DE P2						MEMORIA COMPARTIDA EN MP DE P3					
Núm Bloque	0		1		2		3		4		5		6		7		8	
Dirección	0	4	8	12	16	20	24	28	32	36	40	44	48	52	56	60	64	68
Valor	0	0	2	0	15-1	38	77	80	9	14	11	7780	22	33	1	8	3	2