

集積回路設計

1. VLSI設計の流れ

一色 剛

工学院情報通信系

isshiki@ict.e.titech.ac.jp

【課題1】

1. CMOSインバータ回路を示し、その論理動作を、nMOS・pMOSトランジスタのゲート電極の電圧とスイッチング動作の関係に基づき説明せよ。
2. VLSIの設計方式であるフルカスタム方式、スタンダードセル方式、ゲートアレイ方式、FPGAのそれぞれの特徴を述べよ。

提出〆切 : 5/7(木)17時
(ただし〆切後も受け付けます)