ISGK INSTRUMENTS アイ・エス・ジー・ケー・インストゥルメンツ

Digital Synth VRA8-Px v2 for Arduino Uno

2017.08.05-06 Maker Faire Tokyo 2017

Arduino Uno の限界に挑戦する「Digital Synth VRA8」シリーズ第5弾。Arduino Uno(8ビットCPU)で動く、3音疑似ポリフォニックシンセサイザー(MIDI音源)です。ツマミをまわしたり、鍵盤を叩く強さで音色が変化します。スケッチはフリーで公開しており、Arduino Uno と抵抗、コンデンサ、オーディオジャックだけで製作できます。

1 Digital Synth VRA8-Px 仕様

- Arduino Uno(8 ビット CPU)だけでサウンド生成する,3音パラフォニック・シンセサイザー(MIDI 音源)
- MIDI 入力: USB シリアル (38400 bps) ※USB MIDI やレガシー MIDI (31250 bps) 対応も可能
- ●オーディオ出力:単極 PWM(62500 Hz)+RC 回路(カットオフ周波数:10.6 kHz,R:150 Ω,C:100 nF)
- ●波形: 鋸波・矩形波+サブ三角波 ●サンプリング周波数/ビット深度: 15625 Hz/8 bit
- ●位相分解能: 24 bit ●音域: C1~C6(中央ドをC4とする) ●ピッチベンド: 対応
- ●ソースはフリー ●作り方: http://www.instructables.com/id/Digital-Synth-VRA8-Px-for-Arduino-Uno/

コントローラー仕様

UNISON/MIX	WAVEFORM/SUB	DETUNE	CUTOFF NG AMT
3 音ユニゾン ON/	オシレーター波形(鋸波・矩形波)/	デチューン量(周波数)	ホワイト・ノイズによる
デチューン波形のミックス量	サブ・オシレーター・レベル		CUTOFF 変調量
CUTOFF	RESONANCE	CUTOFF EG AMT	EG DECAY
カットオフ周波数(音の明るさ)	音のクセ	エンベロープによる CUTOFF 変調量	エンベロープの減衰時間
EG ATTACK	DETUNE S&H AMT	DETUNE EG AMT	AMP EG/HOLD
エンベロープの立ち上がり時間	サンプル&ホールド(レッド・	エンベロープによる DETUNE 変調量	エンベロープによる音量変化 ON/
	ノイズ)による DETUNE 変調量		ホールドON
VELOCITY SENS	CUTOFF V SENS	PORTAMENTO	UNI TO MONO
ベロシティによる音量変化感度	ベロシティによる CUTOFF 変化感度	ポルタメント時間	ユニゾンの代わりに単音 ON

ブロック図

展示システム構成

2 Digital Synth VRA8 シリーズ開発の経緯

作者は、Maker Faire Tokyo 2013 を見学後、2014 年に当時の勤務先で「ものづくり」の部活動に参加したことを契機に Arduino に触れるようになった。当初は明確に作りたい物が決まっていた訳ではなかったが、過去の DTM 経験や「音楽のまち」浜松市に住んでいること等から、シンセサイザー(音源モジュール)を作ることにした。

開発は、実験が行いやすいように Ruby 言語を用いて PC上でプロトタイプを開発し、それを Arduino に移植するという手順で進めた。同時に、電子楽器に関する技術や文化的背景についての学習を進めた。そして、完成したのが最初の作品「Digital Synth VRA8」である。(詳細については、浜松 Ruby 会議 01 の発表資料「Ruby x Arduino でシンセサイザーを作ってみた」 https://gist.github.com/risgk/0db52ea683530652d933 を参照)

その後, Web Audio API による作品制作を挟みつつ, Arduino を用いた作品制作を続けてきた. 本日展示している「Digital Synth VRA8-Px」はシリーズ5番目の作品で, 昨年の「Digital Synth VRA8-P」のパワーアップ版である.

3 8 ビット CPU を用いたシンセサイザーの紹介

ArduinoやAtmel AVR, その他の8ビットCPUを用いた楽器やシンセサイザー作品は数多く存在する. Arduino環境での楽器の改造や自作,8ビットCPUの処理能力,RAM,ROM等の制約,PWM出力のサウンドに対して,技術的あるいは音楽的なおもしろさを見出す制作者が多いのではないかと考える. 一部の作品を以下に紹介する.

- Auduino Tinker.it の Peter Knight さんの作品. CAmiDion @きよし(Akiyoshi) さんの作品.
- Mozzi Tim Barrass さんのライブラリ. fra Angelico STANDUINO (現 Bastl Instruments) 社の製品.
- ●Atmegatron Soulsby Synthesizers 社の製品. ●8bit CPU Synth akira matsui さんの作品. 8051 CPU.
- ARM Theremin Haruo Yamashita さんの作品.

4 Digital Synth VRA8-Px 設計ノート

前作「Digital Synth VRA8-P」からの変更点について、主に説明する. (前作については、Maker Faire Tokyo 2016 説明資料 http://risgk.github.io/digital-synth-vra8-p/mft2016_isgk_instruments.pdf を参照)

- ●noInterrupts 関数呼び出しの追加 Arduino は、標準関数 micros() などの実現のために、デフォルトで Timer0 割り込みを使用している。前作まではこれを意識していなかったため、PWM 出力用の Timer0 が相当な CPU 負荷につながっていた。今作では割り込みを禁止した。(Arduino の仕組みをきちんと理解してこなかったことを反省する)
- **DEBUG マクロに対応** 前作までは「デッドラインを超えたら警告 LED を点灯させる」という工夫で CPU 負荷を確認してきたが、DEBUG 時のみタイマーのカウント値を MIDI 出力(シリアル出力)させる機能を追加した。正確な計測が可能になったことで、CPU をより無駄なく使用できるようになった。(ただし、MIDI 受信による発音開始タイミングで、サウンド生成の計算が追いつかなくなる場合があるのは変わっていない。 聴感上問題がないと判断している)
- ●機能追加と操作性 CPUパワーの余裕によって様々な機能を追加できたが,前作で実現したシンプルな操作性は損なわれたかも知れない.市販の8ノブ・キーボードをどのように使用するのが良いか,今後も考えていきたい.
- ●ゆらぎの実験 本シリーズはあくまでもデジタル・シンセだが、アナログ・シンセらしい「音のゆらぎ」を導入できないか検討してきた。今作では、デチューン量(周波数)を「レッド・ノイズ」のサンプル&ホールドで変化させることで、ある種のゆらぎを取り入れてみた。(果たして、効果の程は?)
- ●ポルタメント導入 CPUパワーの関係であまり滑らかではないが、ポルタメント(音を滑らかにつなぐ)の導入によって、シンセサイザーらしさが増した。同時発音の扱いに迷ったが、単純にオシレーター毎につないでいる。
- ●3音目のみ後着優先のノートアサイン Cmaj7コードをC, E, G, Bの順に抑えると5度のGがオミットされる. (前作の資料には「後着優先のノートアサイン」と書いたが、不正確な表現だった)