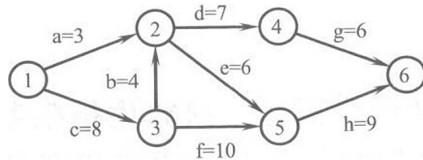


2019 年全国硕士研究生招生考试
计算机科学与技术学科联考
计算机学科专业基础综合试题

单项选择题：1~40 小题，每小题 2 分，共 80 分。 下列每题给出的四个选项中，只有一个选项符合试题要求。

1. 设 n 是描述问题规模的非负整数, 下列程序段的时间复杂度是
 $x = 0;$
 while ($n \geq (x+1) * (x+1)$)
 $x = x+1;$
 A. $O(\log n)$ B. $O(n^{1/2})$ C. $O(n)$ D. $O(n^2)$
2. 若将一棵树 T 转化为对应的二叉树 BT , 则下列对 BT 的遍历中, 其遍历序列与 T 的后根遍历序列相同的是
 A. 先序遍历 B. 中序遍历 C. 后序遍历 D. 按层遍历
3. 对 n 个互不相同的符号进行哈夫曼编码。若生成的哈夫曼树共有 115 个结点, 则 n 的值是
 A. 56 B. 57 C. 58 D. 60
4. 在任意一棵非空平衡二叉树 (AVL 树) T_1 中, 删除某结点 v 之后形成平衡二叉树 T_2 , 再将 v 插入 T_2 形成平衡二叉树 T_3 。下列关于 T_1 与 T_3 的叙述中, 正确的是
 I. 若 v 是 T_1 的叶结点, 则 T_1 与 T_3 可能不相同
 II. 若 v 不是 T_1 的叶结点, 则 T_1 与 T_3 一定不相同
 III. 若 v 不是 T_1 的叶结点, 则 T_1 与 T_3 一定相同
 A. 仅 I B. 仅 II C. 仅 I、II D. 仅 I、III
5. 下图所示的 AOE 网表示一项包含 8 个活动的工程 活动 a 的最早开始时间和最迟开始时间分别是



- A. 3 和 7 B. 12 和 12 C. 12 和 14 D. 15 和 15
6. 用有向无环图描述表达式 $(x+y) * ((x+y)/x)$, 需要的顶点个数至少是
A. 5 B. 6 C. 8 D. 9
7. 选择一个排序算法时,除算法的时空效率外,下列因素中,还需要考虑的是
I. 数据的规模 II. 数据的存储方式
III. 算法的稳定性 IV. 数据的初始状态
A. 仅 III B. 仅 I、II
C. 仅 II、III、IV D. I、II、III、IV
8. 现有长度为 11 且初始为空的散列表 HT, 散列函数是 $H(key) = key \% 7$, 采用线性探查(线性探测再散列)法解决冲突。将关键字序列 87, 40, 30, 6, 11, 22, 98, 20 依次插入到 HT 后, HT 查找失败的平均查找长度是
A. 4 B. 5.25 C. 6 D. 6.29
9. 设主串 $T = \text{"abaabaabcabaabc"}$, 模式串 $S = \text{"abaabc"}$, 采用 KMP 算法进行模式匹配, 到匹配成功时为止, 在匹配过程中进行的单个字符间的比较次数是
A. 9 B. 10 C. 12 D. 15
10. 排序过程中, 对尚未确定最终位置的所有元素进行一遍处理称为一“趟”。下列序列中, 不可能是快速排序第二趟结果的是
A. 5, 2, 16, 12, 28, 60, 32, 72
B. 2, 16, 5, 28, 12, 60, 32, 72
C. 2, 12, 16, 5, 28, 32, 72, 60
D. 5, 2, 12, 28, 16, 32, 72, 60

11. 设外存上有 120 个初始归并段, 进行 12 路归并时, 为实现最佳归并, 需要补充的虚段个数是
A. 1 B. 2 C. 3 D. 4
12. 下列关于冯·诺依曼结构计算机基本思想的叙述中, 错误的是
A. 程序的功能都通过中央处理器执行指令实现
B. 指令和数据都用二进制表示, 形式上无差别
C. 指令按地址访问, 数据都在指令中直接给出
D. 程序执行前, 指令和数据需预先存放在存储器中
13. 考虑以下 C 语言代码:

```
unsigned short usi = 65535;
short si = usi;
```


执行上述程序段后, si 的值是
A. -1 B. -32767 C. -32768 D. -65535
14. 下列关于缺页处理的叙述中, 错误的是
A. 缺页是在地址转换时 CPU 检测到的一种异常
B. 缺页处理由操作系统提供的缺页处理程序来完成
C. 缺页处理程序根据页故障地址从外存读入所缺失的页
D. 缺页处理完成后回到发生缺页的指令的下一条指令执行
15. 某计算机采用大端方式, 按字节编址。某指令中操作数的机器数为 1234 FF00H, 该操作数采用基址寻址方式, 形式地址(用补码表示)为 FF12H, 基址寄存器内容为 F000 0000H, 则该操作数的 LSB(最低有效字节)所在的地址是
A. F000 FF12H B. F000 FF15H
C. EFFF FF12H D. EFFF FF15H
16. 下列有关处理器时钟脉冲信号的叙述中, 错误的是
A. 时钟脉冲信号由机器脉冲源发出的脉冲信号经整形和分频后形成
B. 时钟脉冲信号的宽度称为时钟周期, 时钟周期的倒数为机器主频
C. 时钟周期以相邻状态单元间组合逻辑电路的最大延迟为基准

确定

D. 处理器总是在每来一个时钟脉冲信号时就开始执行一条新的指令

17. 某指令功能为 $R[r2] \leftarrow R[r1] + M[R[r0]]$, 其两个源操作数分别采用寄存器、寄存器间接寻址方式。对于下列给定部件, 该指令在取数及执行过程中需要用到的是

- | | |
|-------------------|------------------|
| I. 通用寄存器组 (GPRs) | II. 算术逻辑单元 (ALU) |
| III. 存储器 (Memory) | IV. 指令译码器 (ID) |
| A. 仅 I、II | B. 仅 I、II、III |
| C. 仅 II、III、IV | D. 仅 I、III、IV |

18. 在采用“取指、译码/取数、执行、访存、写回”5 段流水线的处理器中, 执行如下指令序列, 其中 s0、s1、s2、s3 和 t2 表示寄存器编号。

I1: add s2, s1, s0	// $R[s2] \leftarrow R[s1] + R[s0]$
I2: load s3, 0(t2)	// $R[s3] \leftarrow M[R[t2] + 0]$
I3: add s2, s2, s3	// $R[s2] \leftarrow R[s2] + R[s3]$
I4: store s2, 0(t2)	// $M[R[t2] + 0] \leftarrow R[s2]$

下列指令对中, 不存在数据冒险的是

- A. I1 和 I3 B. I2 和 I3 C. I2 和 I4 D. I3 和 I4

19. 假定一台计算机采用 3 通道存储器总线, 配套的内存条型号为 DDR3-1333, 即内存条所接插的存储器总线的工作频率为 1333 MHz、总线宽度为 64 位, 则存储器总线的总带宽大约是

- A. 10.66 GB/s B. 32 GB/s C. 64 GB/s D. 96 GB/s

20. 下列关于磁盘存储器的叙述中, 错误的是

- A. 磁盘的格式化容量比非格式化容量小
B. 扇区中包含数据、地址和校验等信息
C. 磁盘存储器的最小读写单位为一个字节
D. 磁盘存储器由磁盘控制器、磁盘驱动器和盘片组成

21. 某设备以中断方式与 CPU 进行数据交换, CPU 主频为 1 GHz, 设备接口中的数据缓冲寄存器为 32 位, 设备的数据传输率为 50 kB/s。若每次中断开销 (包括中断响应和中断处理) 为 1 000 个时钟周期,

则 CPU 用于该设备输入/输出的时间占整个 CPU 时间的百分比最多是

- A. 1.25% B. 2.5% C. 5% D. 12.5%

22. 下列关于 DMA 方式的叙述中, 正确的是

- I. DMA 传送前由设备驱动程序设置传送参数
II. 数据传送前由 DMA 控制器请求总线使用权
III. 数据传送由 DMA 控制器直接控制总线完成
IV. DMA 传送结束后的处理由中断服务程序完成
- A. 仅 I、II B. 仅 I、III、IV
C. 仅 II、III、IV D. I、II、III、IV

23. 下列关于线程的描述中, 错误的是

- A. 内核级线程的调度由操作系统完成
B. 操作系统为每个用户级线程建立一个线程控制块
C. 用户级线程间的切换比内核级线程间的切换效率高
D. 用户级线程可以在不支持内核级线程的操作系统上实现

24. 下列选项中, 可能将进程唤醒的事件是

- I. I/O 结束 II. 某进程退出临界区
III. 当前进程的时间片用完
- A. 仅 I B. 仅 III C. 仅 I、II D. I、II、III

25. 下列关于系统调用的叙述中, 正确的是

- I. 在执行系统调用服务程序的过程中, CPU 处于内核态
II. 操作系统通过提供系统调用避免用户程序直接访问外设
III. 不同的操作系统为应用程序提供了统一的系统调用接口
IV. 系统调用是操作系统内核为应用程序提供服务的接口
- A. 仅 I、IV B. 仅 II、III
C. 仅 I、II、IV D. 仅 I、III、IV

26. 下列选项中, 可用于文件系统管理空闲磁盘块的数据结构是

- I. 位图 II. 索引节点
III. 空闲磁盘块链 IV. 文件分配表 (FAT)
- A. 仅 I、II B. 仅 I、III、IV



D. 在向多用户分发一个文件时, P2P 模型通常比 C/S 模型所需时间短

二、综合应用题：41~47 小题，共 70 分。

```

{   int data;
    struct node * next;
} NODE;

```

请设计一个空间复杂度为 $O(1)$ 且时间上尽可能高效的算法,重新排列 L 中的各结点,得到线性表 $L' = (a_1, a_n, a_2, a_{n-1}, a_3, a_{n-2}, \dots)$ 。

(3) 说明你所设计的算法的时间复杂度。

(4) 给出入队操作和出队操作的基本过程。

(3) 第 100 530 簇在磁盘上的物理地址是什么? 将簇号转换成磁盘物理地址的过程是由 I/O 系统的什么程序完成的?

45. (16分) 已知 $f(n) = n! = n \times (n-1) \times (n-2) \times \cdots \times 2 \times 1$, 计算 $f(n)$ 的

C 语言函数 f1 的源程序(阴影部分)及其在 32 位计算机 M 上的部分机器级代码如下:

```

int f1( int n ) {
1  00401000    55                push  ebp

    if ( n > 1 )
11 00401018    83 7D 08 01    cmp    dword ptr [ebp+8], 1
12 0040101C    7E 17                jle    f1+35h (00401035)
    return n * f1(n-1);
13 0040101E    8B 45 08    mov    eax, dword ptr [ebp+8]
14 00401021    83 E8 01    sub    eax, 1
15 00401024    50                push   eax
16 00401025    E8 D6 FF FF FF call    f1 (00401000)

19 00401030    0F AF C1    imul   eax, ecx
20 00401033    EB 05                jmp     f1+3Ah (0040103a)
    else return 1;
21 00401035    B8 01 00 00 00 mov    eax, 1

26 00401040    3B EC                cmp    ebp, esp

30 0040104A    C3                ret

```

其中,机器级代码行包括行号、虚拟地址、机器指令和汇编指令,计算机 M 按字节编址,int 型数据占 32 位。请回答下列问题:

- (1) 计算 $f(10)$ 需要调用函数 f1 多少次? 执行哪条指令会递归调用 f1?
- (2) 上述代码中,哪条指令是条件转移指令? 哪几条指令一定会使程序跳转执行?
- (3) 根据第 16 行 call 指令,第 17 行指令的虚拟地址应是多少? 已

知第 16 行 call 指令采用相对寻址方式,该指令中的偏移量应是多少(给出计算过程)? 已知第 16 行 call 指令的后 4 字节为偏移量,M 采用大端还是小端方式?

- (4) $f(13) = 6\,227\,020\,800$,但 $f(13)$ 的返回值为 $1\,932\,053\,504$,为什么两者不相等? 要使 $f(13)$ 能返回正确的结果,应如何修改 f1 源程序?

- (5) 第 19 行 in

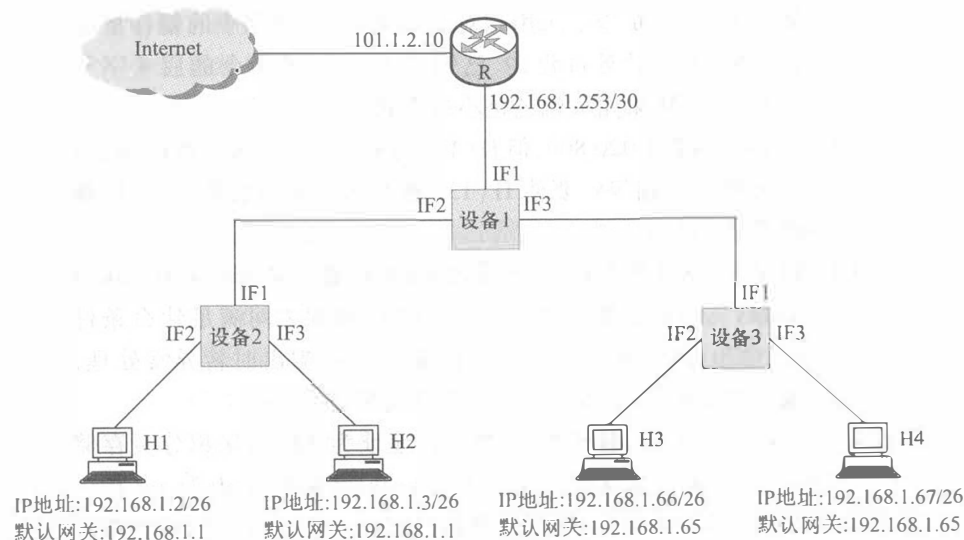
$R[ecx]$,当乘法器输出的高、低 32 位乘积之间满足什么条件时,溢出标志 $OF = 1$? 要使 CPU 在发生溢出时转异常处理,编译器应在 imul 指令后加一条什么指令?

46. (7 分)对于题 45,若计算机 M 的主存地址为 32 位,采用分页存储管理方式,页大小为 4 KB,则第 1 行 push 指令和第 30 行 ret 指令是否在同一页中(说明理由)? 若指令 Cache 有 64 行,采用 4 路组相联映射方式,主存块大小为 64 B,则 32 位主存地址中,哪几位表示块内地址? 哪几位表示 Cache 组号? 哪几位表示标记(tag)信息? 读取第 16 行 call 指令时,只可能在指令 Cache 的哪一组中命中(说明理由)?

47. (9 分)某网络拓扑如题 47 图所示,其中 R 为路由器,主机 H1~H4 的 IP 地址配置以及 R 的各接口 IP 地址配置如图中所示。现有若干台以太网交换机(无 VLAN 功能)和路由器两类网络互连设备可供选择。

请回答下列问题:

- (1) 设备 1、设备 2 和设备 3 分别应选择什么类型网络设备?
- (2) 设备 1、设备 2 和设备 3 中,哪几个设备的接口需要配置 IP 地址? 并为对应的接口配置正确的 IP 地址。
- (3) 为确保主机 H1~H4 能够访问 Internet,R 需要什么服务?
- (4) 若主机 H3 发送一个目的地址为 192.168.1.127 的 IP 数据报,网络中哪几个主机会接收该数据报?



题 47 图

2019 年全国硕士研究生招生考试 计算机科学与技术学科联考 计算机学科专业基础综合试题参考答案

一、单项选择题

- | | | | | |
|-------|-------|-------|-------|-------|
| 1. B | 2. B | 3. C | 4. A | 5. C |
| 6. A | 7. D | 8. C | 9. B | 10. D |
| 11. B | 12. C | 13. A | 14. D | 15. D |
| 16. D | 17. B | 18. C | 19. B | 20. C |
| 21. A | 22. D | 23. B | 24. C | 25. C |
| 26. B | 27. C | 28. B | 29. C | 30. B |
| 31. A | 32. C | 33. C | 34. A | 35. B |
| 36. B | 37. B | 38. C | 39. D | 40. B |

二、综合应用题

41. 【答案要点】

(1) 算法的基本设计思想:

算法分 3 步完成。第 1 步,采用两个指针交替前行,找到单链表的中间结点;第 2 步,将单链表的后半段结点原地逆置;第 3 步,从单链表前后两段中依次各取一个结点,按要求重排。

(2) 算法实现:

```
void change_list( NODE * h )
{
    NODE * p, * q, * r, * s;
    p = q = h;
    while ( q->next != NULL )        // 寻找中间结点
```

```

    p = p->next;          // p 走一步
    q = q->next;
    if ( q->next != NULL ) q = q->next; // q 走两步

    q = p->next; // p 所指结点为中间结点, q 为后半段链表的首结点
    p->next = NULL;
    while ( q != NULL ) // 将链表后半段逆置
    {
        r = q->next;
        q->next = p->next;
        p->next = q;
        q = r;
    }

    s = h->next;          // s 指向前半段的第一个数据结点, 即插入点
    q = p->next;          // q 指向后半段的第一个数据结点
    p->next = NULL;
    while ( q != NULL )   // 将链表后半段的结点插入到指定位置
    {
        r = q->next;      // r 指向后半段的下一个结点
        q->next = s->next; // 将 q 所指结点插入到 s 所指结点之后
        s->next = q;
        s = q->next;      // s 指向前半段的下一个插入点
        q = r;
    }

```

(3) 算法的时间复杂度:
 参考答案的时间复杂度为 $O(n)$ 。

42. 【答案要点】

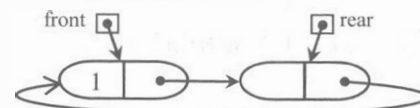
- (1) 采用链式存储结构(两段式单向循环链表), 队头指针为 front, 队尾指针为 rear。
- (2) 初始时, 创建只有一个空闲结点的两段式单向循环链表, 头指针 front 与尾指针 rear 均指向空闲结点。如下图所示。



队空的判定条件: $\text{front} == \text{rear}$ 。

队满的判定条件: $\text{front} == \text{rear} \rightarrow \text{next}$ 。

- (3) 插入第一个元素后的队列状态:



- (4) 操作的基本过程:

入队操作:	
若 ($\text{front} == \text{rear} \rightarrow \text{next}$)	// 队满
则在 rear 后面插入一个新的空闲结点;	
入队元素保存到 rear 所指结点中; $\text{rear} = \text{rear} \rightarrow \text{next}$; 返回。	
出队操作:	
若 ($\text{front} == \text{rear}$)	// 队空
则出队失败, 返回;	
取 front 所指结点中的元素 e; $\text{front} = \text{front} \rightarrow \text{next}$; 返回 e。	

43. 【答案要点】

//信号量

```

semaphore bowl;          // 用于协调哲学家对碗的使用
semaphore chopsticks[ n ]; // 用于协调哲学家对筷子的使用
for ( int i = 0; i < n; i++ )

```



```

    chopsticks[ i ].value = 1; // 设置两个哲学家之间筷子的数量
    bowl.value = min( n-1, m ); // bowl.value ≤ n-1, 确保不死锁

```

CoBegin

```

while ( True ) { // 哲学家 i 的程序
    思考;
    P( bowl ); // 取碗
    P( chopsticks[ i ] ); // 取左边筷子
    P( chopsticks[ ( i + 1 ) MOD n ] ); // 取右边筷子
    就餐;
    V( chopsticks[ i ] );
    V( chopsticks[ ( i + 1 ) MOD n ] );
    V( bowl );
}

```

CoEnd

44. 【答案要点】

- (1) 磁盘容量 = $(300 \times 10 \times 200 \times 512 / 1024) \text{KB} = 3 \times 10^5 \text{KB}$ 。
- (2) 依次访问的簇是 100 260、101 660、110 560、60 005。
- (3) 第 100 530 簇在磁盘上的物理地址由其所在的柱面号、磁头号、扇区号构成
其所在的柱面号为 $\lfloor 100530 / (10 \times 200 / 2) \rfloor = 100$ 。
 $100530 \% (10 \times 200 / 2) = 530$, 磁头号为 $\lfloor 530 / (200 / 2) \rfloor = 5$ 。
扇区号为 $(530 \times 2) \% 200 = 60$ 。
将簇号转换成磁盘物理地址的过程由磁盘驱动程序完成。

45. 【答案要点】

- (1) 计算 $f(10)$ 需要调用函数 $f1$ 共 10 次 执行第 16 行 call 指令会递归调用 $f1$ 。
- (2) 第 12 行 jle 指令是条件转移指令。第 16 行 call 指令、第 20 行 jmp 指令、第 30 行 ret 指令一定会使程序跳转执行。
- (3) 第 16 行 call 指令的下一条指令的地址为 $0040\ 1025\text{H} + 5 =$

$0040\ 102\text{AH}$, 故第 17 行指令的虚拟地址是 $0040\ 102\text{AH}$ call 指令采用相对寻址方式, 即目标地址 = (PC) + 偏移量, call 指令的目标地址为 $0040\ 1000\text{H}$, 所以偏移量 = 目标地址 - (PC) = $0040\ 1000\text{H} - 0040\ 102\text{AH} = \text{FFFF FFD6H}$ 根据第 16 行 call 指令的偏移量字段为 D6 FF FF FF , 可确定 M 采用小端方式。

- (4) 因为 $f(13) = 6\ 227\ 020\ 800$, 大于 32 位 int 型数据可表示的最大值, 因而 $f1(13)$ 的返回值是一个发生了溢出的结果。

为使 $f1(13)$ 能返回正确结果, 可将函数 $f1$ 的返回值类型改为 double(或 long long 或 long double 或 float)。

- (5) 若乘积的高 33 位为非全 0 或非全 1, 则 $\text{OF} = 1$

编译器应该在 imul 指令后加一条“溢出陷阱指令”, 使得 CPU 自动查询溢出标志 OF, 当 $\text{OF} = 1$ 时调出“溢出异常处理程序”。

46. 【答案要点】

第 1 行指令和第 30 行指令的代码在同一页。

因为页大小为 4 KB, 所以虚拟地址的高 20 位为虚拟页号。第 1 行指令和第 30 行指令的虚拟地址高 20 位都是 00401H , 因此两条指令在同一页中。

Cache 组数为 $64/4 = 16$, 因此, 主存地址划分中, 低 6 位为块内地址、中间 4 位为组号(组索引)、高 22 位为标记。

读取第 16 行 call 指令时, 只可能在指令 Cache 第 0 组中命中。

因为页大小为 4 KB, 所以虚拟地址和物理地址的最低 12 位完全相同, 因而 call 指令虚拟地址 $0040\ 1025\text{H}$ 中的 $025\text{H} = 0000\ 0010\ 0101\text{B} = 00\ 0000\ 100101\text{B}$ 为物理地址的低 12 位, 故对应 Cache 组号为 0。

47. 【答案要点】

- (1) 设备 1: 路由器, 设备 2: 以太网交换机, 设备 3: 以太网交换机
- (2) 设备 1 的接口需要配置 IP 地址; 设备 1 的 IF1、IF2 和 IF3 接口的 IP 地址分别是: $192.168.1.254$ 、 $192.168.1.1$ 和 $192.168.1.65$ 。
- (3) R 需要提供 NAT 服务
- (4) 主机 H4 会接收该数据报。