

- 1) Мооре-ов закон.
- 2) Подтип у VHDL-у. Написати неколико примера подтипова у VHDL-у.
- 3) SRAM меморијска ћелија, нацртати архитектуру ове ћелије.
- 4) Графички приказати архитектуру 4-битног програмабилног сабирача/одузимања.

ОБАВЕШТЕЊЕ:

Полагање усменог дела испита траје 45 минута.

Предметни професор