

Електронски факултет Ниш
Катедра за рачунарство
Логичко пројектовање

Усмени део испита
Испитни рок
10.02.2022.

- 1) Графички приказати ток модерног дигиталног дизајна и објаснити у чему се он разликује у односу на ток класичног дигиталног дизајна.
- 2) Шта описује процес меморије стања, написати неки произвољан пример.
- 3) Која је разлика између RAM и SAM меморијског система, навести пример за SAM меморијски систем.
- 4) Графички приказати архитектуру потпуног сабирача преко полусабирача.

ОБАВЕШТЕЊЕ:

Полагање усменог дела испита траје 45 минута.

Предметни професор