

- 1) Графички приказати различите слојеве апстракције у дизајну дигиталног система а затим за сваки слој дати по један пример спецификације.
- 2) Нацртати шему D флип-флоп-а и објаснити начин функционисања њене master/slave конфигурације.
- 3) Зашто је уведена PAL архитектура, нацртати један пример ове архитектуре.
- 4) Графички приказати архитектуру 4-битног RCA сабирача и објаснити који је његов недостатак.

ОБАВЕШТЕЊЕ:

Полагање усменог дела испита траје 45 минута.

Предметни професор