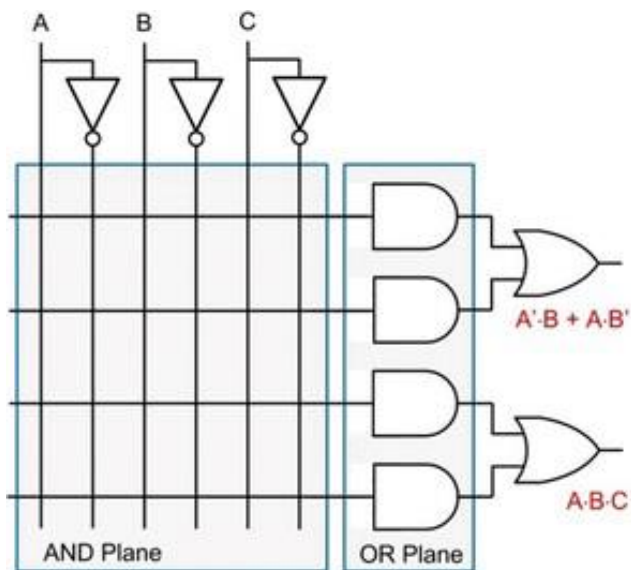


7. Програмабилне логичке мреже

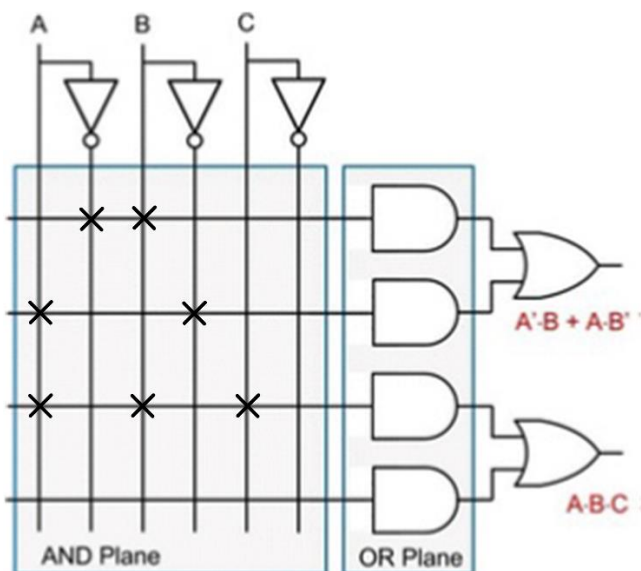
Задатак 11.1.6

За неконфигурисану PAL мрежу на слици 11.13, нацртати конекционе тачке (симбол X) за имплементацију два SOP логичка израза приказана на излазима.



Слика. 11.13 Празна PAL мрежа

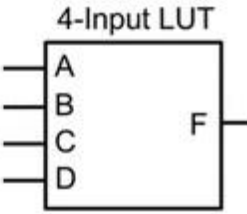
Решење задатка 11.1.6



Задатак 11.2.6

Нацртати логички дијаграм за 4-улазни LUT за имплементацију таблице истинитости приказане на слици 11.14. Имплементирати LUT само са 2-улазним мултиплексерима. Означити тачну локацију улаза (A, B, C и D), жељену вредност за сваки ред таблице истинитости и излаз (F) на дијаграму.

A	B	C	D	F
0	0	0	0	0
0	0	0	1	1
0	0	1	0	0
0	0	1	1	1
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	0
1	0	0	0	0
1	0	0	1	1
1	0	1	0	0
1	0	1	1	1
1	1	0	0	0
1	1	0	1	0
1	1	1	0	0
1	1	1	1	0



Слика. 11.14 Таблица истинитости 4-улазног LUT-а

Решење задатка 11.2.6

