Спецификација предмета за књигу предмета					
опецификација предмета за књигу предмета					
Студијски програм			Електротехника и рачунарство		
Изборно подручје (модул)			Рачунарство и информатика		
Врста и ниво студија			Основне академске студије		
Назив предмета			Логичко пројектовање		
Наставник (за предавања)			Радмановић М. Милош		
Наставник/са	арадник (за	вежбе)	Радмановић М. Милош		
Наставник/са	<del> </del>		Јовановић Д. Мартин		
Број ЕСПБ			Статус предмета (обавезни/изборни)	Обавезни	
Услов			, , , , , , , , , , , , , , , , , , , ,		
Циљ	Овладавање знањем и принципима за пројектовање и тестирање логичких мрежа и				
предмета	могућностима њихове примене у решавању практичних проблема.				
Исход		туденти су упознати са методологијом за пројектовање и тестирање логичких мрежа и			
	оспособљени за коришћење одговарајућих софтверских пакета за решавање проблема.				
Садржај предмета					
	Увод у логичко пројектовање, основе VHDL језика за опис логичких мрежа, комбинационе мреже,				
	опис конбинационих мрежа у VHDL-у, MSI комбинационе мреже, опис MSI комбинационих мрежа				
	у VHDL-у, секвенцијалне мреже, опис секвенцијалних мрежа у VHDL-у, меморије, програмабилне				
Теоријска	логичке мреже, аритметичка логичка кола, увод у пројектовање рачунарских система.				
настава	поги же мреже, аритмети жа поги жа кола, увод у пројектовање ра тупароких опотема.				
Практична	Приказ низа решених задатака. Примери описа логичких мрежа у VHDL-у. Пројектовање,				
настава	симулација, тестирање логичких мрежа у софтверском пакетау Quatrus2.				
(вежбе,	симулација, тестирање погичких мрежа у софтверском пакетау Quatiusz.				
дон,					
доп, студијски					
истражива-					
чки рад)					
Литература					
	1 B. LaMeres, Introduction to Logic Circuits & Logic Design with VHDL, Springer 2017.				
	S. Brown, Z. Vranesic, Fundamentals of Digital Logic with VHDL Design, McGraw-Hill, 2009.				
3	J. Astola, R. S. Stanković, Fundamentals of Switching Theory and Logic Design, Springer, 2006.				
	R. Stojanović, Automatizovano projektovanje digitalnih sistema (VHDL i FPGA), University of				
	Montenegro, 2008.				
5 Материјали на сајту: http://cs.elfak.ni.ac.rs/nastava/					
Број часова активне наставе недељно током семестра/триместра/године					
Предавања	Вежбе	дон	Студијски истраживачки рад	Остали часови	
2	2	1	0	0	
Методе	Предавања и показне вежбе уз коришћење слајдова, самосталне практичне вежбе уз коришћење				
извођења	рачунара.				
наставе					
Оцена знања		ни број пое	на 100)		
Предиспитне	е обавезе	поена	Завршни испит	поена	
активност у току				20	
предавања			писмени испит	20	
практична настава		20	усмени испит	40	
колоквијуми		20			
семинари					