# 大阪大学大学院情報科学研究科

コンピュータサイエンス専攻 情報システム工学専攻 情報ネットワーク学専攻 マルチメディア工学専攻 バイオ情報工学専攻

### 平成 20 年度 博士前期課程 入試問題

## (A) 情報工学

### 【注意事項】

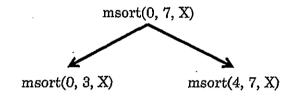
- 問題数は必須問題3題(1~3),選択問題8題(4~11),合計11題である.
   必須問題は3題すべて解答すること.また、選択問題は2題を選択して解答すること.
- 問題用紙は表紙を含めて19枚である.
- 解答用紙は全部で7枚である.
  - 1枚目(灰色)の解答用紙には 1 (必須問題)の解答を
  - 2枚目(緑色)の解答用紙には[2](必須問題)(1)の解答を
  - 3枚目(緑色)の解答用紙には2 (必須問題)(2)の解答を
  - 4枚目(赤色)の解答用紙には3 (必須問題)(1)の解答を
  - 5枚目(赤色)の解答用紙には (3)(必須問題)(2)の解答を
  - 6枚目(白色)の解答用紙には4~11(選択問題)から選択した1題の解答を
  - 7枚目(白色)の解答用紙には4~11(選択問題)から選択したもう12 題の解答をそれぞれ記入すること.

解答用紙は間違えると採点されないことがあるので注意すること.

- 解答用紙の「試験科目」の欄には解答した問題の科目名(「アルゴリズムとプログラミング」など)を、「問」の欄には対応する問題番号(1~11 から 1 つ)を記入すること、また、選択問題調査票上の、選択した問題の番号(4~11 から 2 つ)に○をつけること、
- 解答欄が不足した場合は裏面を使用すること、その際、表面末尾に「裏面に続く」と明記しておくこと、解答用紙の追加は認めない。
- 留学生特別選抜の受験者は、英語で解答することも可能である。その際、字数制限の ある問については、同等な適当な長さの英文で解答すること。

配点:(1) 15点,(2-1) 20点,(2-2) 20点,(2-3) 20点,(2-4) 25点 マージソート (merge sort) とは、要素列を再帰的 (recursive) に分割し、併合 (merge) しながら整列 (ソート: sort) するアルゴリズムである。ここでは、整列された2本の要素列があるとき、それらの列をまとめて1本の整列された列を作ることを併合と呼ぶ、以下の各間に答えよ。

- (1) マージソートとクイックソート (quick sort) のアルゴリズムを平均および最悪の時間計算量 (time complexity) の観点から比較せよ.
- (2) 次ページの図 1 は構造体(structure) Item の配列(array)をメンバ(member) key の値で、マージソートを用いて昇順(ascending order)に整列する C 言語で書かれたプログラムである. なお、各行の行頭の数字およびコロンは行番号を表している. 以下の各小問に答えよ.
- (2-1) 図 1 の関数 msort は、key の値で配列 A の first 番目から last 番目の要素をマージソートで整列する. サイズ 8 の配列 X が与えられ、msort(0,7,X) が呼び出されたときに、関数 msort が再帰的に呼び出される様子を、下図に追記する形で解答用紙に完成させよ.

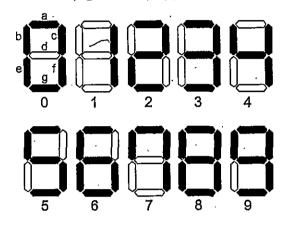


- (2-2) 図1の関数 merge は、key の値で昇順に整列されたサイズ nA の配列 A と key の値で昇順に整列されたサイズ nB の配列 B を一つの配列に併合する. なお、併合された配列は、配列 C の i 番目以降の要素に格納される、空欄(ア)、(イ)を埋めよ、
- (2-3) 図1の関数 main を実行した際に標準出力に出力される結果を示せ.
- (2-4) 同じ key の値をもつ複数の配列要素がある場合,それらの要素間の整列前の配列におけるインデックス (添え字, index) の大小関係と、整列後の配列におけるインデックスの大小関係が変化しない整列アルゴリズムは安定である (stable) という. 図1の関数 msort について、安定であるか安定でないかを答えよ、また、その理由をプログラムの行番号を指定して簡潔に答えよ、

```
#include <stdio.h>
1:
2:
       #define MAX 32
3:
       typedef struct item {
4
5:
         int key;
6:
         float info:
7:
       } Item:
8:
9:
       void merge(Item *A, int nA, Item *B, int nB, int i, Item *C) {
10:
         int iA, iB, iC:
         iA = iB = iC = 0;
11:
         while (iC \leq nA + nB - 1) {
12:
           if (iA \ge nA) C[i + iC] = B[iB++];
13:
                                                                         /* A については終了 */
14:
            else if (iB >= nB) C[i+iC] = A[iA++];
                                                                         /* B については終了 */
15:
           else if (A[iA].key <= B[iB].key)
                                                  (ア)
16:
            else
                                                  (イ)
17:
           iC = iC + 1;
18:
         }
19:
       }
20:
21:
       void msort(int first, int last, Item *A) {
22:
         int i, j, middle;
23:
         Item A1[MAX], A2[MAX];
24:
25:
         if (last - first < 1) return;
26:
         middle = (first + last) / 2;
                                                                         /* 中央値により分割 */
27:
         msort(first, middle, A);
                                                                         /* 前半の整列 */
28:
         msort(middle + 1, last, A);
                                                                         /* 後半の整列 */
29:
30:
         i = first; j = 0;
         while (i < middle + 1) A1[j++] = A[i++];
31:
                                                                         /* A1 は前半の部分配列 */
32:
         i = middle + 1; j = 0;
         while (i < last + 1) A2[j++] = A[i++];
33:
                                                                         /* A2 は後半の部分配列 */
34:
         merge(A1, middle - first + 1, A2, last - middle, first, A); /* 併合 */
35:
       }
36:
37:
       void print_array(int first, int last, Item *A) {
38:
         int k:
39:
         for (k = first; k < last + 1; k++)
40:
           printf("%d: %d, %3.1f\forall n", k, A[k].key, A[k].info);
41:
42:
43:
       Item X[] = \{(5, 2.0), (8, 3.5), (2, 4.5), (7, 5.0), (2, 6.5), (3, 9.0), (4, 8.0), (3, 7.5)\};
44:
45:
       int main() {
46:
         msort(0, 7, X);
47:
         print_array(0, 7, X);
48:
         return 0;
49:
```

(配点:(1-1)10点, (1-2)18点, (1-3)10点, (1-4)12点, (2-1)10点, (2-2)20点, (2-3)20点)

(1) 下図は、 $a \sim g$  の 7 つのオン(on)・オフ(off)可能な表示素子(display element)からなる表示器 (display device)を用いて 1 桁の 10 進数(decimal number)を表示した例である。例えば、「0 (zero)」は a,b,c,e,f,g をオン、d をオフにすることにより表現できる。それぞれの表示素子は、論理値(logical value) 1(0)を入力するとオン(オフ)になるとする。以下の各小間に答えよ。

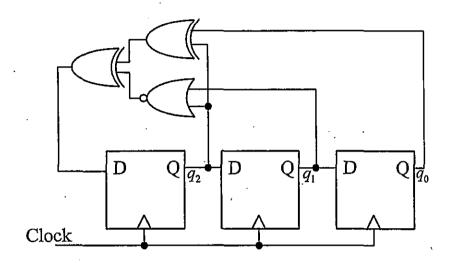


- (1-1) 入力する 1 桁の 10 進数 n を 4 ビット(bit)の 2 進数(binary number)  $(x_2x_2x_1x_0)_2$  で表現する. このとき、n (0 $\leq n \leq 9$ ) および論理変数(logical variable)  $x_3$ , $x_2$ , $x_1$ , $x_0$  の値、表示素子 a $\sim$ g のオン・オフの対応を示す、12 列からなる真理値表(truth table)を作りたい.解答用紙の空欄を埋めて真理値表を完成させよ.ただし、 $x_0$  を最下位桁(LSB; Least Significant Bit)とする.
- (1-2) b, c, g の最小積和形(最簡積和形, minimal sum-of-products expression)をカルノー図 (Karnaugh map)を用いてそれぞれ求めよ. ただし, 10 進数の入力 n の値が 10~15 に対する出力値はドント・ケア(don't care)としてよい.
- (1-3) (1-2) の結果に基づいて、表示素子 c への適切な入力を与える論理回路(logical circuit) を、NAND ゲート 3 つのみを用いて構成し図示せよ. ただし、入力として $x_3, x_2, x_1, x_0$  に加えてそれらの否定も利用できるものとする.
- (1-4) 表示素子 f への適切な入力を与える論理回路を F で表す.入力として  $x_3,x_2,x_1,x_0$  に加えてそれらの否定も利用できるものとする.このとき、表示素子 b へ適切な入力を与える論理回路は AND ゲート、OR ゲート、および論理回路 F のみを用いて構成できる.用いるゲート数が最小の構成を図示せよ.論理回路 F への入力は図示しなくてよい.

(2)

3個のエッジトリガ型 D フリップフロップ(flip flop)を用いたカウンタ(counter)の設計について各小問に答えよ.

(2-1) 以下の図で表される順序回路(sequential circuit)について考える. この回路はある周期(sequence length) をもつカウンタとして動作する. カウンタの初期状態(initial state)は  $(q_2,q_1,q_0)$ =(0,0,0)である. カウンタの周期を答えよ.



- (2-2) 1 ビットの入力xを持つカウンタを新たに設計する。x = 0のとき、(2-1)で示したカウンタ動作を、x = 1のとき、 $(q_2, q_1, q_0)$ は(0, 0, 0), (0, 0, 1), (0, 1, 0), (0, 1, 1), (1, 0, 0), (1, 0, 1), (1, 1, 0), (1, 1, 1), (0, 0, 0), (0, 0, 1) …とカウントアップ動作をする。このカウンタの状態遷移表(state transition table)を完成させよ。
- (2-3)  $q_2,q_1,q_0$  に対応する D フリップフロップの入力を  $d_2,d_1,d_0$  とする. (2-2)の状態遷移表を元にカルノー図を利用して、 $d_2,d_1,d_0$  をそれぞれ $x,q_2,q_1,q_0$  の論理関数で表せ、結果は最小積和形で示すこと、なお、設計の過程がわかるように解答すること.

配点: (1-1) 21 点, (1-2) 25 点, (1-3) 12 点, (2-1) 16 点, (2-2) 16 点, (2-3) 10 点

(1) 図 1-1, 図 1-2 は、4 ビット×4 ビット乗算器 (multiplier) の構成例を示している. これらの乗算器に関する以下の説明を読んで、小問 (1-1)~(1-3) に答えよ.

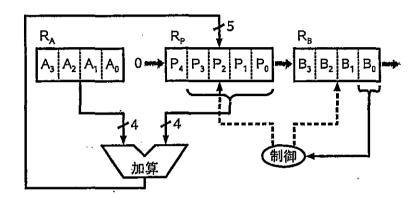


図 1-1: 繰り返し型 (逐次型) 乗算法による乗算器構成例

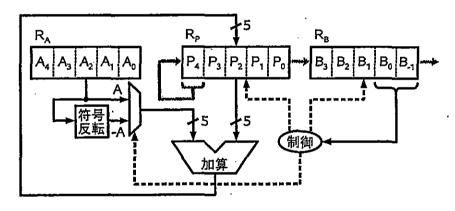


図 1-2: Booth 法による乗算器構成例

図中で  $R_A$ ,  $R_B$ ,  $R_P$  はレジスタ (register), 実線矢印はデータの流れ, 点線矢印は制御信号の流れをそれぞれ 示し, 実線矢印に斜め線と共に示されている数値は、ビット幅を表している.  $R_B$  と  $R_P$  はシフト機能も有し, 灰色矢印はシフト動作時のデータの流れを示している.  $R_A$  に被乗数 (multiplicand) A,  $R_B$  に乗数 (multiplier) B を格納し、 $R_P$  を 0 に初期化して乗算器を動作させると、乗算結果の下位 4 ビットが  $B_0$   $\sim$   $B_3$  に、上位 4 ビットが  $P_0$   $\sim$   $P_3$  に格納される.

図 1-1 は繰り返し型 (逐次型) 乗算法 (sequential multiplication) による符号無し数の乗算器構成例を示している。この乗算器では、 $R_B$  の最下位桁 (least significant bit)  $B_0$  の値に応じて、加算を行うか否かが選択され、次のクロックサイクルで  $R_P$  と  $R_B$  の内容が 1 ビット論理右シフト (logical shift right) される (左から 0 が詰められる)。これらの処理を繰り返して乗算が行われる。加算は、4 ビット符号無し加算器により行われ、最上位桁 (most significant bit) の桁上げ (carry) も含めて 5 ビットが  $R_P$  に格納される。

図 1-2 は、条件付きで加算回数の削減が可能であり、かつ、符号付き数を統一的に取り扱い可能な乗算法として知られる Booth 法 (Booth's algorithm) による符号付き数の乗算器構成例を示している。この乗算器では、符号付き数は 2 の補数 (2's complement) 表現により表される。被乗数 A には符号拡張 (sign-extension) により  $A_4$  が付加され、乗数 B には初期値 0 の  $B_{-1}$  が付加される。 $B_0$ , $B_{-1}$  の値に応じて表 1 に従って加算処理が行われ、次のクロックサイクルで  $R_P$  と  $R_B$  の内容が 1 ビット算術右シフト (arithmetic shift right) される (左から符号ビット  $P_4$  が詰められる)。これらの処理を繰り返して乗算が行われる。加算は 5 ビット符号無し加算器により行われ、最上位桁の桁上げは無視される。

表 1: Booth 法における加算処理

$B_0$	$B_{-1}$	加算処理
0	0	加算しない
0	1	A を加算
1	0	–A を加算
1	1	加算しない

(1-1) 図 1-1 の乗算器において、被乗数 A が 6、乗数 B が 7 の場合の、 $R_A$  の内容 (2 進数)、各クロックサイクルの処理内容、各クロックサイクルの処理完了後の  $R_P$ 、 $R_B$  の内容 (2 進数)を示せ、処理内容欄には、下記の選択肢から選んで記号を記入せよ、

(選択肢) (a) 1 ビット右シフト, (b) A を加算

(1-2) 図 1-2 の乗算器において、被乗数 A が -6、乗数 B が 7 の場合の、 $R_A$  の内容 (2 進数)、各クロックサイクルにおける処理内容、各クロックサイクルの処理完了後の  $R_P$ 、 $R_B$  の内容 (2 進数)を示せ、処理内容欄には、下記の選択肢から選んで記号を記入せよ、

(選択肢) (a) I ビット右シフト, (b) A を加算, (c) -A を加算

(1-3) 図 1-2 の乗算器において、加算回数が最小および最大となるのは乗数 B がどのような場合か示せ.

#### (2) 以下の各小問に答えよ.

(2-1) 磁気ディスク(magnetic disk)装置に関する次の説明文の空欄(a)~(b)に当てはまる適切な語句を下記の選択肢から b 1 つ選び,その番号を答えよ.

図2に示すように、磁気ディスク装置の内部には、両面に(a)の塗られた円盤(ディスク: disk)が複数枚あり、それらが回転軸を共有し、モータ(motor)によって高速回転される、データの記録がディスク上に同心円状になされる場合、その同心円を(b)と言う.(b)は、複数個の(c)から構成されており、データは(c)単位で読み書きされる。全てのディスク上の同じ半径を持つ(b)をまとめて(d)と呼ぶ。同じ(d)上に存在するデータは、ディスクが異なっていてもアクセスする際に(e)を移動させる必要がないため、高速アクセスが可能である。

この装置の性能を決定する指標には、目的の(d)まで(e)が移動するための時間である(f)、ディスクが回転してアクセス対象となる(c)の先頭が(e)のある場所に到達するための時間である(g)、および実際にデータを読み書きするための時間である(h)が用いられる。また、(f)、(g)、(h)の和を一般にアクセス時間と呼ぶ。

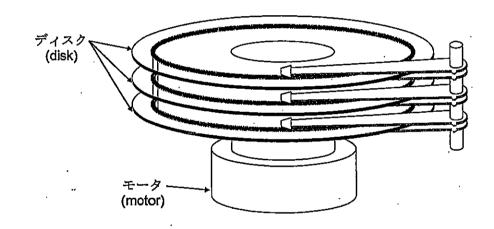


図2:磁気ディスク装置

#### 選択肢

- ①計算時間 (calculation time) ②パーティション (partition) ③セクタ (sector)
- ④転送時間 (transfer time) ⑤ゾーン (zone) ⑥ヘッド (head)
- ⑦サーチ時間あるいは回転遅延時間 (search time) ⑧ボリューム (volume)
- ⑨ディレクトリ (directory) ⑩磁性体 (magnetic material)
- ⑪キャッシュ時間 (cache time) ⑫シリコン (silicon) ⑬トラック (track)
- ⑭シーク時間 (seek time) ⑮シリンダ (cylinder)

(2-2) 平均シーク時間が 10 [ミリ秒], 回転速度が 4800 [回転/分], セクタ長が 512 [バイト], 1 トラックあたりの記録容量が 10240 [バイト/トラック]のディスクから, 1 つのセクタを読み出すのに必要な平均アクセス時間を求めよ、導出過程も示すこと.

- (2-3) 様々なシリンダ上のデータへのアクセス要求が複数ある場合に、ヘッドを移動させるシリンダの順序を決定する手法として、
  - (ア) 最短シーク順 (shortest seek first): 現在のヘッドの位置に最も近いシリンダへのアクセスを優先させる
  - (イ) エレベータ順 (エレベータ・アルゴリズム, elevator algorithm): ヘッドを移動させる方向を決め、その先にアクセス要求がなくなるまでその方向にヘッドを移動させながらアクセスを行い、その後、逆方向にヘッドを移動させアクセスを続ける

がある. (イ)が(ア)に対してアクセス時間の観点で優れている点を100字以内で述べよ.

(配点: (1-1) 25 点, (1-2) 25 点, (1-3) 25 点, (2) 25 点)

図 1 に示すように電位 $V_1,V_2$  ( $V_2>V_1$ ) の無限平行導体板(parallel infinite conducting planes) の間に、誘電率(dielectric constant)  $\varepsilon_1,\varepsilon_2$ 、導電率(electric conductivity)  $\sigma_1,\sigma_2$ 、厚さ $d_1,d_2$ の2種類の物質が挿入されている。以下の各間に答えよ、導出過程も示すこと。ただし、x,y,z軸は図 1 のように定めている。

- (1) 2種類の物質が導電率 0 ( $\sigma_1 = \sigma_2 = 0$ ) の誘電体(dielectric material)である場合を考える. 以下の各小間に答えよ.
- (1-1) 無限平行導体板間の各部における電東密度(dielectric flux density) Dの大きさと方向を求めよ.
- (1-2) 電位 $V_1$ の導体板から誘電体内部の法線方向(normal direction) にx ( $0 \le x \le d_1 + d_2$ ) の距離の点の電位(electric potential) V を求めよ.
- (1-3) 無限平行導体板における単位面積当たりの静電容量(electric capacitance)を求めよ.
- (2) 2種類の物質の導電率が共に 0 でない ( $\sigma_1 \neq 0$ ,  $\sigma_2 \neq 0$ ) 場合を考える. このとき、無限平行導体板間の各部における電界(electric field) の大きさを求めよ.

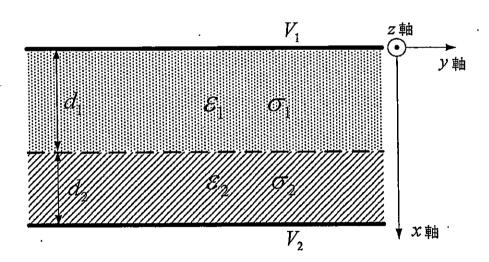
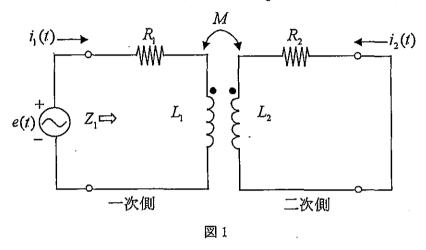


図1

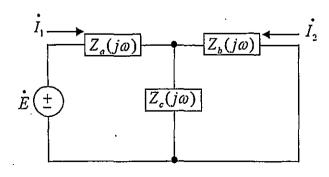
(配点:(1)25点,(2)25点,(3)25点,(4)25点)

図 1 は、自己インダクタンス(self inductance) $L_1$  、 $L_2$  、 抵抗(resistance) $R_1$  、 $R_2$  の回路が相互インダクタンス(mutual inductance)M で結合され、一次側に角周波数 $\omega$  の電源電圧 $e(t)=E\sin\omega t$  を加えた

定常状態にある回路である. 図1の回路について、フェーザ (phaser) 法を用いて以下の各間に答えよ.



- (1) 一次側に流れる電流 $i_1(t)$ のフェーザ表示を $\dot{I_1}$ 、二次側に流れる電流 $i_2(t)$ のフェーザ表示を $\dot{I_2}$ とする.  $\dot{I_1}$ と $\dot{I_2}$ の関係式を、電源電圧e(t)のフェーザ表示 $\dot{E}$ を用いずに求めよ.
- (2) 一次側から見た合成インピーダンス $Z_1$ のフェーザ表示について、実部、虚部をそれぞれ求めよ.
- (3) 相互インダクタンスを $\alpha$ 倍とした時に、一次側に流れる電流を $I_1$ のまま、二次側に流れる電流  $I_2$ を $\frac{1}{\alpha}$ 倍 に変更したい、二次側の $R_2$ 、 $L_2$ はどのように変更すればよいか答えよ、
- (4) 図1の回路は、図2のようにフェーザ法で表示された相互インダクタンスを含まない等価回路で表すことができる。このときの $Z_a(j\omega)$ 、 $Z_b(j\omega)$ 、 $Z_c(j\omega)$ をそれぞれ求めよ。



(配点: (1)50点, (2)50点)

以下の各間に答えよ.

(1) X-Y平面における曲線について考える.この曲線上の点P(x,y) における法線 (normal line) へ原点O から垂線 (perpendicular) をおろし、法線との交点を $N(\alpha,\beta)$  とする.また、P から X 軸への垂線の足 (foot of perpendicular) を H とする. 直線 OP と直線 HN とが平行になる場合、この曲線は  $2xyy'=y^2-x^2$  なる微分方程式 (differential equation) を満足することを示せ.

また、この微分方程式を解いて、この曲線の式を求めよ、ここで、y'=dy/dxである.

(2)  $f(x) = \cos \mu x \ (-\pi \le x \le \pi)$  をフーリエ級数展開 (Fourier series expansion) せよ. また,得られた結果を利用して,

$$\sum_{n=1}^{\infty} \frac{2\mu}{\mu^2 - n^2}$$

の値を求めよ. ただし, μ は整数でないものとする.

(配点: (1-1) 20点, (1-2) 20点, (2-1) 30点, (2-2) 30点)

(1) 次のように、5つの集合  $X_1, X_2, X_3, X_4, X_5$  それぞれの上で定義された関係  $R_1, R_2, R_3, R_4, R_5$  を考える、ここで、 $N^*$  は 2以上の整数の集合、N は 1以上の整数の集合である。

- (1-1)  $R_i$  (i=1,2,3,4,5) のうち、同値関係 (equivalence relation) であるものをすべて挙げよ、また、同値関係として挙げた  $R_i$  それぞれについて同値類 (equivalence class) を全て記せ
- (1-2)  $R_i$  (i=1,2,3,4,5) のうち、半順序関係 (partial order relation, semiorder relation) であるものをすべて挙げよ、また、半順序関係として挙げた  $R_i$  それぞれについて、 $X_i$  の最大元があればそれを示せ、最大元が存在しない場合はそのように記せ、ただし、 $l \neq m$  であるような  $(l,m) \in R_i$  について、m の方が l より大きいと定義する.
- (2) S をある集合とし,f を S から S への写像とする.S から S への写像  $f^1, f^2, f^3, \cdots$  を,任意の  $x \in S$  について, $f^1(x) = f(x), f^2(x) = f(f(x)), f^3(x) = f(f(f(x))), \cdots$  により定義する.ある自然数 k が存在し,次の条件が成立しているとする.

条件「任意の  $x \in S$  について  $f^k(x) = x$  である」

- (2-1) 「 $x=f^i(y)$  となるような自然数iが存在するとき、かつ、そのときに限り $x\sim y$ 」と定めることにより、S 上の関係 「 $\sim$ 」を定義する。このとき「 $\sim$ 」が同値関係であることを証明せよ、
- (2-2) f が全単射 (bijection) であることを証明せよ.

(配点:(1)20 点, (2-1)10 点,

(2-2-1)10点, (2-2-2)15点, (2-2-3)30点, (2-2-4)5点, (2-2-5)10点)

複数の地点からなる集合を考える.集合中の2つの地点間のコスト(交通費,時間など)を求めたい.任意の地点から別の任意の地点へ,「直接コスト」と呼ぶコストが定義されるものとする. 次のように述語(predicate) Tを定義する.

T(x,y,u): 「地点 x から地点 y ヘコスト u で到達可能である」

また、関数記号 f, m, s は、すべて 2 引数の関数とし、それぞれ以下を表すとする...

f(x,y):地点 x と地点 y 間の直接コスト;

m(x,y):x と y のうち小さい値;

 $s(x,y):x \ge y$  の和

以下の各問に答えよ. なお, 解答には論理記号として  $\rightarrow$ ,  $\land$ ,  $\lor$ ,  $\neg$ ,  $\lor$ ,  $\exists$  を用いよ.

- (1) 次の各内容を表す閉論理式 (closed formula)A, B をそれぞれ記述せよ、但し、x, y, z, w, v は変数とする.
  - A 「地点x から地点y ヘコストv で到達可能である」ならば「地点y から地点x ヘコストv で到達可能である」
  - B 「地点xから地点yへコストwで到達可能であり」かつ「地点yから地点zへコストvで到達可能である」ならば、「地点xから地点zへ、『wとvの和のコストと、直接コストf(x,z)の2つのうち、より小さいコスト』で到達可能である」
- (2) 以下、3つの地点  $n_1, n_2, n_3$  からなる集合上で考える. 以下の各小問に答えよ.
- (2-1) 次の各内容を表す論理式 C,D をそれぞれ記述せよ.
  - C 地点  $n_1$  から地点  $n_2$  ヘコスト  $f(n_1,n_2)$  で到達可能
  - D 地点  $n_3$  から地点  $n_2$  ヘコスト  $f(n_3, n_2)$  で到達可能
- (2-2) 論理式  $(A \land B \land C \land D) \rightarrow (\exists z \ T(n_1, n_3, z))$  を E とする. 式 E の否定から導出原理 (resolution principle) を用いて、地点  $n_1$  から地点  $n_3$  へのコストを表す式 (expression) を求めたい、次の各小問に答えよ.
- (2-2-1) 式 ¬E に対応するスコーレム連言標準形 (Skolem conjunctive normal form) を求めよ.
- (2-2-2) (2-2-1) で求めたスコーレム連言標準形を表現する節 (clause) 集合を挙げよ.
- (2-2-3) (2-2-2) で求めた節集合に対して、導出原理を用いてコストを表す式を求めよ、導出の 過程も示すこと.
- (2-2-4) (2-2-3) で求めたコストの式の内容を文章で説明せよ.
- (2-2-5) 関数 s(x,y), m(x,y), f(x,y) の解釈を以下に与える.

$$s(x,y) = x + y;$$

$$m(x,y) = \begin{cases} x : x \le y \\ y : x > y \end{cases}$$

$$f(n_1, n_2) = 10, \quad f(n_1, n_3) = 25, \quad f(n_2, n_3) = 10,$$

$$f(n_1, n_1) = 0, \quad f(n_2, n_2) = 0, \quad f(n_3, n_3) = 0, \quad f(x, y) = f(y, x)$$

このとき (2-2-3) で求めたコストの式に対して具体的な値を求めよ.

0

 $q_2$ 

 $q_0$ 

·1

(配点: (1-1) 20 点, (1-2) 30 点, (1-3) 10 点, (2-1) 10 点, (2-2) 15 点, (2-3) 5 点, (2-4) 10 点)

(1) オートマトン (automaton) に関する以下の各小問に答えよ. なお, オートマトン M が受理する言語, お よびその補集合を、それぞれ L(M) と  $L^{c}(M)$  で表す。

(1-1) 決定性有限オートマトン (deterministic finite automaton) Ma を右の表で定める. 例えば状態  $q_0$  では,入力が 0 の場合の次状態は  $q_2$  であり,入力が 1 の場合の次状態 は q<sub>1</sub> である. 初期状態 (initial state) は q<sub>0</sub>, 受理状態 (accepting states) は q<sub>4</sub> と q<sub>5</sub> とし, 入力記号 (input symbols) は0と1である...

 $q_1$  $q_5$  $q_4$  $q_2$  $q_0$  $q_5$  $q_4$  $q_4$  $q_5$  $L(M_a) = L(M_b)$  を満たす最小状態数 (minimum number of states) の決定性有限オー  $q_5$  $q_5$ トマトン My を求め、状態遷移図 (state transition diagram) の形で示せ.

(1-2) 任意に与えられる有限オートマトン (finite automaton)  $M_1$  と  $M_2$  より,新たな有限オートマトンを構 成する3つの手続きU, P およびS が存在するとする。構成される有限オートマトンはそれぞれ以下の性質 を持つ.

 $M' = \mathcal{U}(M_1)$  に対して  $L(M') = L^c(M_1)$ 

 $M' = \mathcal{P}(M_1, M_2)$  に対して  $L(M') = L(M_1) \cap L(M_2)$ 

 $M' = S(M_1, M_2)$  に対して  $L(M') = L(M_1) \cup \dot{L}(M_2)$ 

2つの有限オートマトン $M_x$ と $M_y$ を、それぞれ以下の条件を満たすように構成したい。

- $L(M_x) = \phi \Leftrightarrow L(M_1) = L(M_2)$
- $L(M_v) = \phi \Leftrightarrow \forall z \in L(M_1) : z \notin L(M_2)$

下記の選択肢は  $M_1, M_2, U, \mathcal{P}, \mathcal{S}$  を組み合わせて構成した有限オートマトンである.  $M_x$  と  $M_y$  に対し, 条件に合致するものを選択肢からそれぞれ1つ選び,その記号を書け.

選択肢: (a)  $\mathcal{P}(\mathcal{U}(M_1), M_2)$ 

(b)  $\mathcal{P}(M_1, \mathcal{U}(M_2))$ 

(c)  $\mathcal{P}(M_1, M_2)$ 

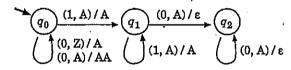
 $\mathcal{S}(d)\,\mathcal{S}(M_1,\mathcal{U}(M_2))$ 

(e)  $\mathcal{P}(\mathcal{S}(M_1,\mathcal{U}(M_2)),\mathcal{S}(\mathcal{U}(M_1),M_2))$ 

(f)  $\mathcal{S}(\mathcal{P}(M_1,\mathcal{U}(M_2)),\mathcal{P}(\mathcal{U}(M_1),M_2))$ 

 $(g) \mathcal{S}(\mathcal{P}(M_1, M_2), \mathcal{P}(\mathcal{U}(M_1), \mathcal{U}(M_2)))$ 

(1-3) 空スタック受理 (acceptance by empty stack) を行 なう決定性プッシュダウンオートマトン (deterministic pushdown automaton) Mn を状態遷移図の形で右に示 す、始点を持たない太い矢印が指し示している状態が



初期状態である. 例えば状態  $g_0$  から  $g_0$  自身への矢印に添えられたラベル (0,Z) / A は,入力テープ上の文 字が0でスタックトップの記号が2のとき、スタックトップの記号をポップするとともに入力テープのヘッ ドを次に進め、次の状態を go にし、スタックに A をプッシュする動作を表している. 合致する動作が無い 場合は Μπ は動作を停止する、プッシュする記号が ε の場合は何もプッシュしないことを表す、なお Ζ は スタックの初期(底) 記号 (initial symbol) であり,実行に先立って Z がひとつスタックに入れられる.入力 を全て読み終えてスタックが空になるとき、空スタック受理という。

 $M_p$  が空スタック受理する入力の内、長さが5以下のものを全て示せ、

(2) 文脈自由文法 (context-free grammar) に関する以下の各小問に答えよ、以下では文脈自由文法を 4- 組 (N,T,P,S) で表す。ここで N は非終端記号 (non-terminal symbol) の有限集合, T は終端記号 (terminal symbol) の有限集合, P は生成規則 (generating rule, production rule) の有限集合, S は始記号 (start symbol) である。  $\varepsilon$  は空語 (empty word) を表すものとする。

文脈自由文法  $G_1 = (N_1, T_1, P_1, S_1)$  を考える.  $N_1, T_1, P_1, S_1$  は次の通りとする.

- (2-1)  $G_1$  によって生成される文 (sentence) のうち、すべての終端記号が現れるもので、最も長さが短いものを1つ示せ、文の長さとは、文を構成する終端記号の数とする.
- (2-2) 以下の文は $G_1$ によって生成される.

始記号Aからこの文への導出の一例を,以下に示す.

$$A \to BA \to CA \to C \to \mathsf{<}\mathsf{p}\mathsf{>}\ A \to \mathsf{<}\mathsf{p}\mathsf{>}\ BA \to \mathsf{<}\mathsf{p}\mathsf{>}\ CA \to \mathsf{<}\mathsf{p}\mathsf{>}\ A \to \mathsf{<}\mathsf{p}\mathsf{>}\ \mathsf{<}\mathsf{p}\mathsf{>}$$

上の例と同様の形式で、始記号 A からこの文への最左導出 (leftmost derivation) と最右導出 (rightmost derivation) を、それぞれ 1 つずつ示せ.

(2-3) 文脈自由文法  $G_2=(N_2,T_2,P_2,S_2)$  を考える、 $N_2,T_2,P_2,S_2$  は次の通りとする、

$$\begin{split} N_2 &= N_1, \, T_2 = T_1, \\ P_2 &= \{ \; A \to \varepsilon \; | \; BA, \quad B \to C \; | \; D \; | \; E, \quad C \to \langle \mathbf{p} \rangle \; A < \! / \mathbf{p} \rangle, \quad D \to \langle \mathbf{u} \mathbf{l} \rangle \; F < \! / \mathbf{u} \mathbf{l} \rangle, \\ E \to \varepsilon \; | \; \text{text} \; | \; E < \!\!\! \text{em} \rangle \; E \; | \; E < \!\!\! / \text{em} \rangle \; E, \quad F \to \varepsilon \; | \; \langle \mathbf{li} \rangle \; A < \!\!\! / \mathbf{li} \rangle \; F \; \}, \\ S_2 &= A \end{split}$$

 $G_1$  で生成されるが、 $G_2$  では生成されない文を、1つ示せ、

(2-4) 文脈自由文法  $G_3=(N_3,T_3,P_3,S_3)$  を考える.  $N_3,T_3,P_3,S_3$  は次の通りとする.

$$N_3 = N_1, T_3 = T_1, P_3 = P_1 \cup P_2, S_3 = A$$

 $G_3$  で生成されるが, $G_1$  では生成されない文を,1つ示せ.

(配点: (1-1)10点, (1-2)15点, (2-1)20点, (2-2)15点, (2-3)20点, (2-4)20点)

ビット誤り率p (0 < p < 1/2) の 2 元対称通信路 (binary symmetric channel) における通信を考える. 2 元ベクトルv を送信したときに 2 元ベクトルv が受信される確率を  $P(\bar{v},\bar{u})$  と書くことにする.

- (1) 確率  $P(\bar{v},\bar{u})$  に関して,以下の小問に答えよ.
- (1-1)  $\bar{v}=(1,1,1,1,1,1,1)$ ,  $\bar{u}=(1,0,1,0,1,1,1)$  のとき, 確率  $P(\bar{v},\bar{u})$  を p を用いて表せ.
- (1-2)  $\bar{v}$ ,  $\bar{u}$  の成分数は共に n であるとし,  $\bar{v}$  と  $\bar{u}$  のハミング距離 (Hamming distance) を D で表すとき, 確率  $P(\bar{v},\bar{u})$  を p, n, D を用いて表せ.
- (2) 最小距離 (minimum distance) が d, 符号長 (code length) が n の 2 元線形符号 (binary linear code) を上述の通信路で用いる場合を考える. 復号法として, 最大尤度基準 (maximum likelihood criterion) による復号法 (または最尤復号法), 限界距離復号法 (bounded distance decoding) などが知られている. 以下の小問に答えよ.
- $_{ar a}(2-1)$  最大尤度基準による復号法では,受信語 ar a に対して,P(ar v,ar a) を最大にする符号語 ar v に復号する.符号語 ar v は受信語 ar a とのハミング距離が最小となる符号語であることを示せ.
- (2-2) 限界距離復号法の復号過程を説明する以下の文の空欄(あ)~(う) を埋めよ.

限界距離tは、(あ) を満たす非負整数である。復号の過程は以下の2つの場合に分けられる。

(場合 1) 受信語から (い) に符号語 ō が存在する場合, ō を復号結果とする.

(場合 2) そのような v が存在しない場合は、 (う) する.

- (2-3) 限界距離復号法の (場合 1) において、符号語  $\bar{v}$  に復号されるような受信語の数は、どの符号語  $\bar{v}$  についても、 $\sum_{i=0}^t \binom{n}{i}$  であることを示せ、ここで、 $\binom{n}{i}$  は二項係数であり  ${}_n C_i$  とも表記される、
- (2-4) 2元ハミング符号に対して、限界距離 1 の復号法を用いるとき、小問 (2-2) における限界距離復号法の (場合 2) は生じないことを示せ、以下の事実は使ってよい。

2元ハミング符号の符号長n,情報記号数kは, $2^k(1+n)=2^n$ を満たす.

(配点:(1-1)20点,(1-2)20点,(1-3)20点,(2-1)10点,(2-2)30点)

(1) トークンパッシング方式 (token passing) は、ホストをリング状に接続し、リングに沿ってトークン (token) と呼ばれる特殊なビット列を巡回させることによって媒体アクセス制御 (medium access control) を行うものである。

トークンパッシング方式の基本動作は次のとおりである。まず、フレーム (frame) を送信したいホストは、トークンの受信を待つ。受信したトークンが、フレーム送信可能であることを表すフリートークン (free token) の場合には、これをビジートークン (busy token) に変えて、ビジートークンに続けてフレームを次のホストに送信する。ビジートークンを受信したホストは、続くフレームの宛先が自ホストであればフレームをコピーして受け取った後、また、宛先が異なるホストである場合にはそのまま、ビジートークンとフレームを次のホストに送信する。フレームの送信元ホストは、自らが送信したフレームのビジートークンを受信すると、ビジートークンと、続くフレームをリングから取り除いた後、フリートークンを生成して次のホストに送信する。

この、トークンパッシング方式に関する以下の各小問に答えよ、なお、トークンの大きさ、およびホストでの処理遅延は無視できるものとする。また、伝搬遅延 (propagation delay) を  $1~\rm km$  あたり  $5~\rm v$  マイクロ秒とする。また、 $M~\rm (メガ)$  を  $1.0~\rm x$   $10^6$ 、 $K~\rm (キロ)$  を  $1.0~\rm x$   $10^3$  とする。

- (1-1) 回線速度が 4 Mbps でリング長が 100 km のネットワークにおいて、あるホストが 1 Kbit のフレームの送信を開始した、このホストによって新たにフリートークンが送信されるまでの時間を答えよ。
- (1-2) 同じ一台のホストのみが 1 Kbit のフレームを連続して送信する際の,回線速度が 4 Mbps でリング長が 100 km のネットワーク,および回線速度が 100 Mbps でリング長が 200 km のネットワークのそれぞれに おける平均スループット (throughput)を答えよ、なお、ホストはフレームごとにフリートークンを生成、送信し、再度フリートークンを受信してから次のフレームを送信するものとする.
- (1-3) トークンパッシング方式の利点と欠点を1つずつ、イーサネットで使用されている媒体アクセス制御方式 である CSMA/CD (Carrier Sense Multiple Access with Collision Detection) 方式と比較して、それぞれ 100 文字程度で述べよ。

- (2) インターネットプロトコル (IP: Internet Protocol) に関する以下の各小問に答えよ.
- (2-1) IP のバージョン 4 では、32 ビットの IP アドレスによってホストを特定する. クラス B のアドレスクラスでは、最上位 2 ビットを "10" とし、続く 14 ビットをネットワーク識別子とする. 残り 16 ビットのうち 8 ビットをサブネット識別子としたときの、1 つのサブネットでホストに割り当て可能なアドレスの最大数を答えよ.
- (2-2) 以下の文中の空欄  $(a)\sim(f)$  に当てはまる最も適切な用語を選択肢よりそれぞれ選べ、なお、異なる記号には異なる選択肢が当てはまる.

あるホストから送信された IP パケットは、ルーティングプロトコルによって定められた経路を通って宛先ホストへと届けられる。インターネットのルーティングプロトコルは、自律システム (autonomous system) 内で使用される (a)と、自律システム間で使用される (b)に大別される。 (a)の代表例である RIP (Routing Information Protocol)は (c)型ルーティング、OSPF (Open Shortest Path First)は (d)型ルーティングである。 (c)型ルーティングでは、ノードは、ネットワークのアドレスごとに、そのネットワークに属するホスト宛のパケットを渡す隣接ノード、およびそのネットワークまでのコスト情報などをテーブルとして管理しており、この情報を隣接ノード間で交換することによって、テーブルの内容を更新する。一方, (d)型ルーティングでは、ネットワーク内の全てのノードがネットワーク全体の状態を把握しており、 (e)を用いて効率よく最短経路を計算する。OSPFは (f) なネットワークに適している。

#### 選択肢:

- (1) ディスタンスベクトル (distance vector)
- (2) AODV (Ad hoc On-Demand Distance Vector)
- (3) BGP (Border Gateway Protocol)
- (4) EGP (Exterior Gateway Protocol)
- (5) 静的ルーティング (static routing)
- (6) マルチキャスト (multicast)
- (7) AIMD (Additive Increase and Multiplicative Decrease)
- (8) IGP (Interior Gateway Protocol)
- (9) 小規模
- (10) 大規模
- (11) ブロードキャスト (broadcast)
- (12) Dijkstra アルゴリズム
- (13) Bellman-Ford アルゴリズム
- (14) リーキーバケットアルゴリズム (leaky bucket algorithm)
- (15) トークンバケットアルゴリズム (token bucket algorithm)
- (16) リンクステート (link state)