- 61統色
- (4) 图 S2 图 S 5 图 S3 图 一 图 S4 图 一
- (5) 4= Q2Q1+Q1Q0+Q1X thet Q2Q1+Q1Q0+Q2X Qt = Q100x + Q100x + Q100x Q= = Q1 Q0 X + Q1Q0 + Q1 X
- (2)011-1"72PJZ+ ... 59 (5)のハードカアコスト・・・・48(回路全体のゲート数を削減に場合) (6) 55(回路全体。中一数左削减低、場合)
- ①状態数が減ってもゲートが増えることがある (7)
 - ②状態数を減らすことではなく、フリップ。フロップ。の数を減らすことが重要 れしたかり、ノーンは キグ (状態数を減らしても、フリップフロップの数が減らないことがある)