Output-Address Mapping Table

Decoder Output-Address Mapping

Output	Address	Decoder
0001	0000	decSeq00
0010	0100	decSeq00
0001	1000	decSeq00
0010	1000	decSeq00
0001	1000	decSeq00
0001	1000	decSeq00
0100	1100	decSeq00
1000	1100	decSeq00
0001	1100	decSeq00
0001	1100	decSeq00
0100	0001	decSeq01
0100	0001	decSeq01
1000	0001	decSeq01
0001	0001	decSeq01
0001	0101	decSeq01
1000	0101	decSeq01

Output-Address Mapping Table

0010	0101	decSeq01
0001	0101	decSeq01
0010	1001	decSeq01
1000	1001	decSeq01
0010	1001	decSeq01
0001	1001	decSeq01
0010	1101	decSeq01
0001	1101	decSeq01
1000	1101	decSeq01
0001	1101	decSeq01
0001	0010	decSeq10
0010	0010	decSeq10
0100	0010	decSeq10
0001	0010	decSeq10
1000	0110	decSeq10
0100	0110	decSeq10
0100	0110	decSeq10
0001	0110	decSeq10
0001	1010	decSeq10
0001	1010	decSeq10
1000	1010	decSeq10
0001	1010	decSeq10
1000	1110	decSeq10
0100	1110	decSeq10
0100	1110	decSeq10

Output-Address Mapping Table

1110	decSeq10
0011	decSeq11
0111	decSeq11
1011	decSeq11
1111	decSeq11
	0011 0011 0011 0011 0111 0111 0111 0111 1011 1011 1011 1011 1111 1111 1111