

Procesos	Llegada	Tiempo uso CPU
P1	0	4
P2	2	6
P3	4	7
P4	6	10
P5	8	3
P6	7	7
P7	9	4
P8	3	8
P9	12	2

Procesos	Llegada	Tiempo uso CPU
P1	0	3 X
P2	2	7 X
P3	4	4 X
P7	5	4 X
P4	6	5 X
P5	8	9 X
P6	10	8 X
P8	12	23
P9	15	19

[illegible]

[illegible]





