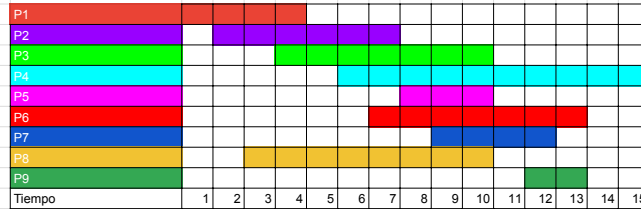
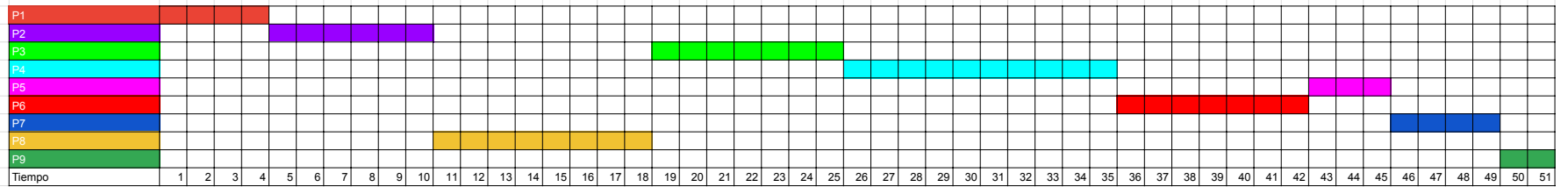


Procesos	Llegada	Tiempo uso CPU
P1	0	4
P2	2	6
P3	4	7
P4	6	10
P5	8	3
P6	7	7
P7	9	4
P8	3	8
P9	12	2

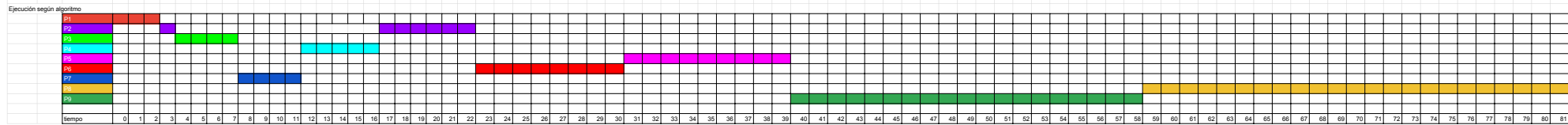
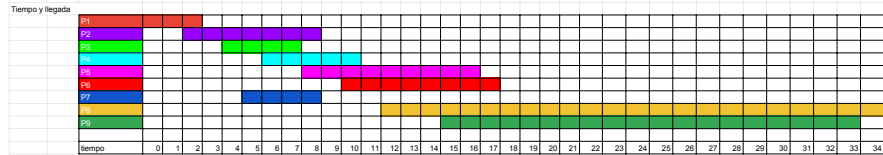
Tiempo y llegada



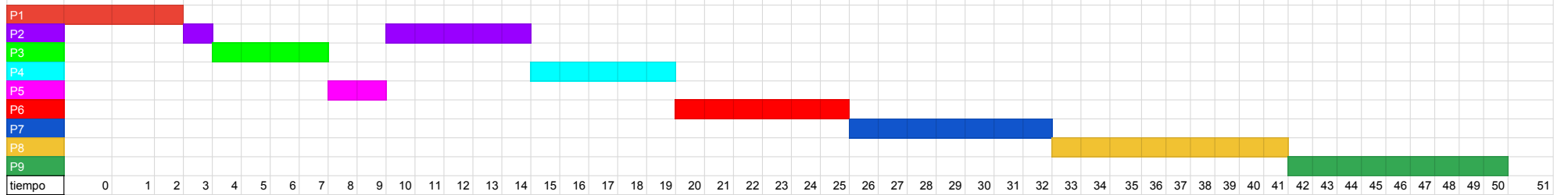
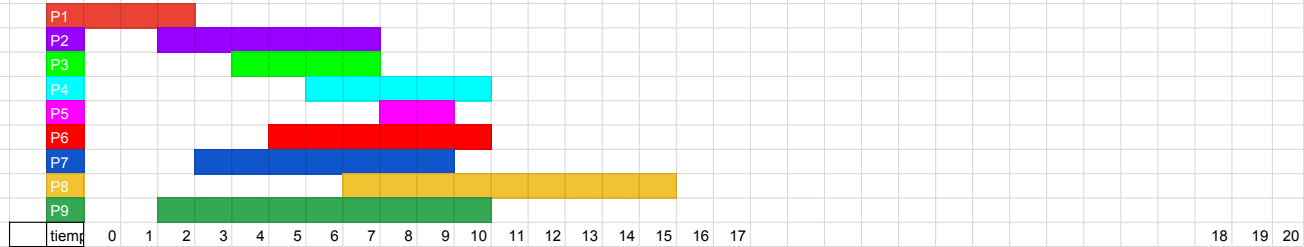
Ejecución según algoritmo

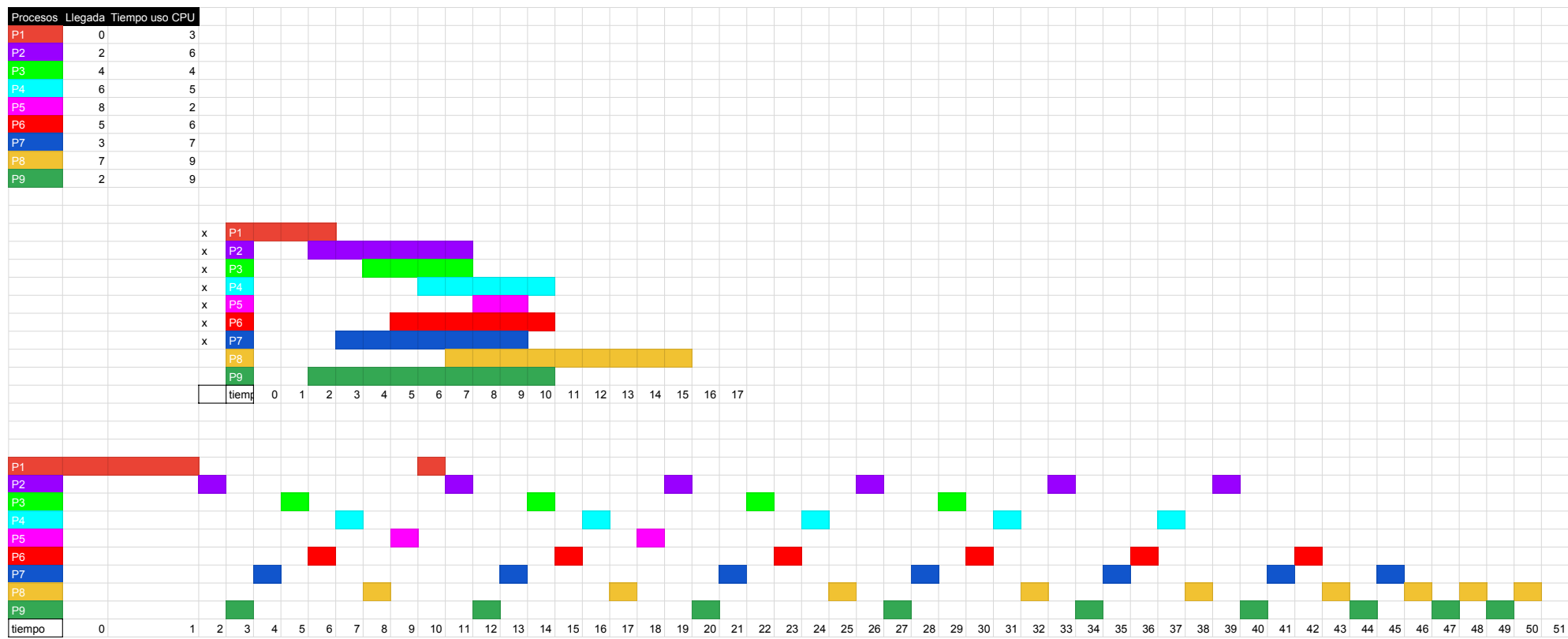


Proceso	Llegada	Tiempo uso CPU
P1	0	3
P2	2	7
P3	4	4
P4	6	5
P5	8	9
P6	10	8
P7	5	4
P8	12	23
P9	15	19



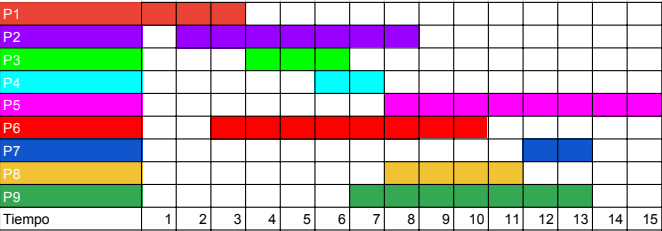
Procesos	Llegada	Tiempo
P1	0	3
P2	2	6
P3	4	4
P4	6	5
P5	8	2
P6	5	6
P7	3	7
P8	7	9
P9	2	9



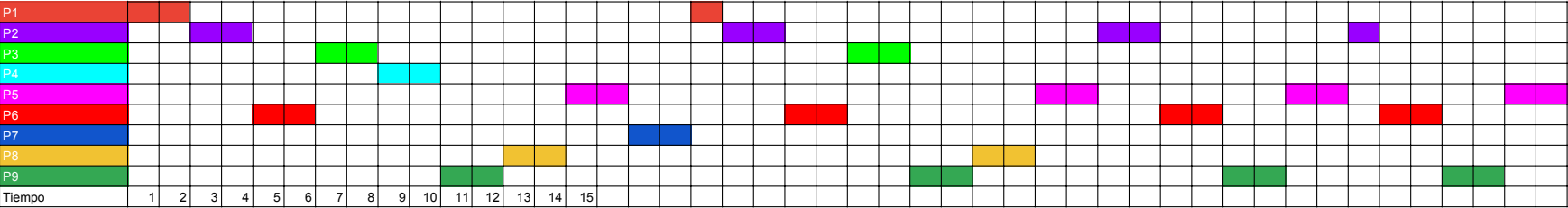


Procesos	Llegada	Tiempo uso CPU
P1	0	3
P2	2	7
P3	4	3
P4	6	2
P5	8	8
P6	3	8
P7	12	2
P8	8	4
P9	7	7

Tiempo y llegada



Ejecución según algoritmo



Orden de interrupciones



