

/*Temps Réel en multi-coeurs: problème de contention mémoire*/

Louisa BESSAD & Roberto MEDINA

02 Mars 2013

??? Présenter les structures de PAPI used ???

Objectifs

1. Mesures:
 - (a) Plateforme de mesures avec la librairie PAPI (sur les caches L1/L2, L3 si présent, accès mémoire)
 - (b) Clouer les tâches sur les différents coeurs pour ne pas mettre d'autres tâches sur ces coeurs -> priorité maximale
2. Développer une application qui soit faussement Temps-Réel (temps d'exécution fini), paramétrables si besoin (ajout d'un temporisateur), qui accède à tous les caches et à la mémoire
 - (a) prévoir le prefetch du processeur
 - (b) optimisation du compilateur (accès séquentiel préféré par ex)
3. Développer une application attaquante qui soit la plus gourmande en accès mémoire possible
4. Mesurer le temps d'exécution de la TR seule puis quand on ajoute 1 à N attaquants

Avancée

Modification tâche temps-réel pour pouvoir ajouter un temporisateur par la suite.

Idée de tâches attaquante au maximum le bus et les caches:

- open et close successif :
 - (bloc pris en tête de liste bloc libre et puis libéré et donc mis en queue de cette même liste -> sollicite des zones mémoires différentes et donc des places dans le cache différentes).
 - pas open séquentiels car ramène plusieurs blocs lors du premier open et les autres prendraient ces blocs là plutôt que retourner sur le disque en chercher d'autres.
- read -> pas accès mémoire obg -> Non
- write -> accès mémoire obg si on close juste après pour éviter l'utilisation du write back si il y a (et donc obliger l'accès disque).
- déplacement pointeur -> accès mémoire obg????
- duplication -> n'alloue pas d'autres bloc mais accès mémoire obg
- copie d'un fichier vers autre???? Non car chargement séquentiel des contenus en cache.
- open, write, duplication, close, read sur autre desc puis close.

write >> open en temps d'accès / write ~ duplication