

Plan du rapport final

Louisa BESSAD & Roberto MEDINA

March 19, 2014

1 Introduction

- Description du sujet
- Problématique
- Objectif (cf. Pré-rapport)

2 Description de l'architecture matérielle pour les tests

- Intel Core i3-330M Processor (2.13 GHz, 3 MB L3 Cache)

3 Description des programmes utilisant PAPI

- Événements mesurés (options ajoutées pour un seul coeur, granularité, domaine...)
- Fonctionnement du wrapper
- Fonctionnement de l'hyperviseur

4 Les différentes tâches (attaquantes, temps réel)

- Description des 2 tâches, leur impact sur la mémoire.
- *Evolution des choix.*

5 Résultats et analyses

- *Evolution des résultats avec les évolutions de codes? En fonction du gouverneur CPU.*
- Différences des résultats avec pre-fetching.

6 Conclusion et ouverture