

Comment	Description	Designator	Footprint	LibRef	Quantity
minikk_4v_hor	connecteur mini kk 4voies horizontal	ALIM_5v	con_mini_kk_4h	con_mini_kk_4h	1
100nF		C1, C2, C3, C12, C13, C14, C15, C16, C17, C18, C19, C20, C21, C22, C23, C24, C26	TCONDO	CONDO, TCONDO	17
1µF		C4, C5, C7	TCONDO	CONDO	3
100nF		C6, C25, C31	0805	CONDO, TCONDO	3
1500µF		C8	CAPA_AXIAL_10_21	CAPACITOR POL	1
33nF		C9, C10, C11	0805	TCONDO	3
2,2µF		C28	1210	CAPACITOR POL	1
minikk_5v_hor	connecteur mini kk 5 voies horizontal	cod0, cod1, cod2, Compas	con_mini_kk_5h	con_mini_kk_5h	4
POWER		D2	LED_CMS	LED_	1
10A		F1	PORTE_FUSIBLE	FUSE1	1
minikk_2v	connecteur mini kk 2 voies vertical	fan	con_mini_kk_2v	con_mini_kk_2v	1
16PIN		J2	HE10-16V	16PIN	1
JST_3V_GP2D	ref FN : 949-2429 connecteur JST utilisé dans les GP2D*	J5, J6, J7, J8	CON_GP2	con_gp2	4
mnlok_2h	connecteur mat'n-lok 2 voies horizontal	MOT0, MOT1, MOT2, PUISS	con_mat_n_lok_2h	con_mat_n_lok_2h	4
10k		R1, R2, R3, R4, R5	0805	RES, TRESIST	5
470		R7	TRES	TRESIST	1
470		R8, R9, R10, R11, R12, R13	0805	TRESIST	6
1k		R32	0805	RES	1
MC33886	pont H 5A	U1, U2, U5	HSOP20	MC33886	3
MAX3002EUP	bidir 8channels level translator	U3, U4	TSSOP20	MAX3002	2
UNIOC_NG_FPGA2		UNIOC_F1	TCON26	UNIOC_NG_FPGA2	1
UNIOC_NG_FPGA1		UNIOC_F2	TCON26	UNIOC_NG_FPGA1	1
UNIOC_NG_µC		UNIOC_µC1	TCON34	UNIOC_NG_µC	1