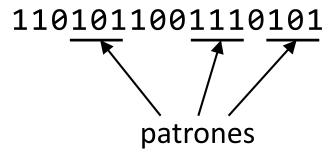


Práctica 3 - AVANZADA

Redes iterativas y unidad multifunción

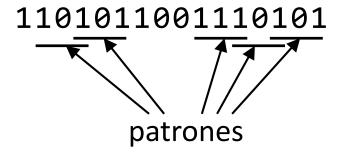
Ejercicio 1

- Modificar la celda básica para que la red tenga solapamiento.
 - Versión parte básica:



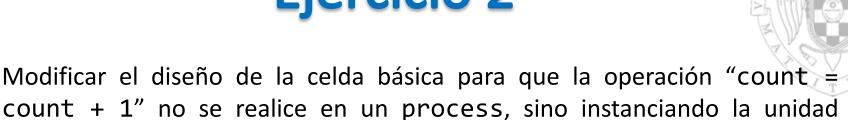
num_patterns = 3

Versión ejercicio 1:



num_patterns = 5

Ejercicio 2



- Además,
 - Si encuentra "101", actualizar la señal interna count de modo que:count_out = count_in + 1.

multifunción que habéis creado en el diseño básico.

- Si encuentra "111", actualizar la señal interna count de modo que:
 count_out = count_in 1.
- OJO! Ahora aparecerán números negativos!!
 - Señales unsigned...??
- Implementar en la FPGA para comprobar su correcto funcionamiento C_N_WIDTH_DATA = 8 (utilizar los 8 switches para el vector de entrada), C G WIDTH COUNT = 3 (utilizar 3 LEDs para devolver la salida).