

# Práctica 6, parte AVANZADA

Multiplicación de números en formato IEEE 754

Última actualización: 20/12/2017

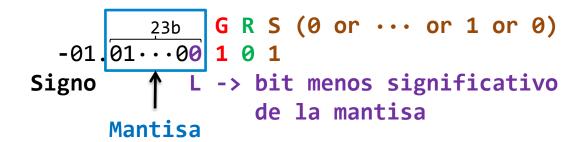
# Redondeo de operaciones

- El estándar IEEE 754 especifica que :
  - "(...) every operation specified in Section 5 shall be performed as if it first produced an intermediate result correct to infinite precision and with unbounded range, and then rounded that result according to one of the modes in this section."
- Si queremos represntar el valor final utilizando menos bits de los devueltos por el multiplicador (es decir, con menor precisión), el resultado debe ser redondeado. Tipos de redondeo:
  - Hacia cero (truncado o "chopping") <u>USADO EN LA PARTE BÁSICA</u>
    - "(...) the result shall be the format's value closest to and no greater in magnitude than the infinitely precise result"
  - Hacia menos infinito (defecto)
    - "(...) the result shall be the format's value (possibly -∞) closest to and no greater than the infinitely precise result"
  - Hacia infinito (exceso)
    - "(...) the result shall be the format's value(possibly +∞) closest to and no less than the infinitely
      precise result"
  - Al más próximo (por defecto):
    - "The representable value nearest to the infinitely precise result shall be delivered; if the two nearest representable values are equally near, the one with its least significant bit zero shall be delivered."

#### Cómo?

- Añadiendo 3 bits a la derecha de la mantisa: G, R y S
  - G (Bit de guarda): primer bit descartado.
  - R (Bit de redondeo): segundo bit descartado.
  - S (bit de sticky): OR lógica del resto de bits.
- Utilizando el Signo y el Least significant bit (bit menos significativo) de la mantisa:

Mantisa normalizada: +/-  $01.\overline{xx\cdots xx}$   $23b \times 23b \times -$  se descartan Mantisa a redondear:  $-01.01\cdots 00100\cdots 10$ 

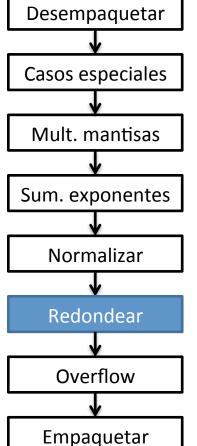




# Multiplicación

T E

5. Redondear usando **signo L G R S**:



Tipo de redondeo	Resultado > 0 (signo=0)	Resultado < 0 (signo=1)
0	Usar Mantisa	Usar Mantisa
-∞	Usar Mantisa	+1 si ( <b>G</b> o <b>R</b> o <b>S</b> )
+∞	+1 si ( <b>G</b> o <b>R</b> o <b>S</b> )	Usar Mantisa
Más próximo	+1 si (LGRS = "1100" o "X11X" o "X101")	
	1	

Es posible que, después de hacer el +1, el **msb** de la mantisa vuelva a ser 1. Ses debe normalizar otra vez si esto ocurre

# Especificaciones técnicas

Definición de la entidad:

Salida:

X = 0 o 1 en función de si se debe redondear (+1) o no (+0)



# Ejercicios a realizar

- Codificar el módulo combinacional ieee754\_round
  - Probarlo utilizando el testbench tb\_round.vhd
- 2. Incluir el módulo en el controlador:
  - Utilizar "hacia 0" como método de redondeo, forzando (hard-codeando) la entrada "round\_type" a 00.
  - NO intentar hacer una re-normalización después de redondear.
  - Probar con el testbench de la parte básica, y se debe obtener el mismo resultado.
- 3. Opcional (para candidatear a MH):
  - Realizar una re-normalización de la mantisa si, como resultado del redondeo, el MSB de ésta ha vuelto a ser 1
  - Probar diferentes tipos de redondeo

#### **Entrega**



- Utilizar el Campus Virtual, donde está el testbench del ejercicio 1.
- Realizar las entregas a través del Campus Virtual.
  - Si un ejercicio no está entregado en el Campus Virtual, no se valorará.
  - Los ficheros a entregar serán el proyecto ENTERO, habiéndolo limpiado (Project -> Cleanup Project Files) y comprimido en un .zip con nombre:
     <nombre\_apellidos\_lab\_puesto>.zip