Facultad de Ingeniería, Universidad de Buenos Aires 66.20 Organización de Computadoras

Trabajo Práctico 0 Infraestructura básica

Impaglione, Rocio - Padrón: 94178 rocio.impaglione@gmail.com Monsech, Santiago - Padrón: 92968 santiagomonsech@gmail.com Trucco, Guido - Padrón: 97980 gftrucco@gmail.com

2do Cuatrimestre de 2018

Índice

1.	Introducción	2
2.	Desarrollo del Trabajo Práctico	3
	2.1. Diseño e Implementación	3
	2.2. Compilación del programa	3
	2.3. Funcionamiento del programa	3
	2.4. Corridas de Prueba	5
3.	Codigo Fuente	9
	3.1. Codigo C	9
	3.2. Codigo MIPS32	17
4.	Conclusiones	52
5.	Referencias	53
6.	Anexo	54
	6.1. Enunciado provisto por los profesores del curso	54

1. Introducción

El objetivo del presente trabajo práctico es lograr que los alumnos se familiaricen con las herramientas de software que se utilizarán en la materia. A tal fin, los mismos deberán implementar un programa que resuelva el problema presentado por los profesores en el enunciado del presente trabajo, junto con la documentación correspondiente.

2. Desarrollo del Trabajo Práctico

2.1. Diseño e Implementación

El trabajo práctico pide a los alumnos que desarrollen una aplicación que reciba un texto (que puede ingresarse por medio de un archivo o utilizando la entrada standard) y permita codificar o decodificar el contenido del mismo al protocolo de base64, según lo desee el usuario. Una vez realizado este procesamiento, el programa deberá devolver el resultado por salida standard o a través de un archivo de texto especificado en los parámetros de entrada.

A tales fines, se utilizó el lenguaje C para programar lo pedido. Se buscó respetar las especificaciones dadas por el enunciado entregado por los profesores en lo que respecta a parámetros de entrada, salida y forma de procesamiento.

2.2. Compilación del programa

El archivo fuente del programa se denomina tp0.c y se incluye un archivo decode.c/decode.h y encode.c/encode.h en los cuales se encuentra la logica de codificacion y decodificacion.

Para compilar el programa en sistemas Linux, se debe utilizar el comando

make

en el directorio donde se encuentre dicho archivo, pues incluimos un Makefile para facilitar este proceso.

Para ejecutar en NetBSD, se compila con el comando

```
gcc -Wall -O0 tp0.c decode.c encode.c -lm -o {archivo ejecutable}
```

Si se desea obtener el código assembly, hay que ejecutar los comandos

```
gcc -Wall -O0 -S -mrnames tp0.c -o {archivo salida} gcc -Wall -O0 -S -mrnames encode.c -o {archivo salida} gcc -Wall -O0 -S -mrnames decode.c -o {archivo salida}
```

Una vez realizado el paso anterior, para ejecutar el programa solo basta con situarse en la carpeta donde se haya hecho la compilacion e ingresar

con los parámetros que se desee utilizar (los mismos se encuentran especificados en la siguiente seccion).

2.3. Funcionamiento del programa

Como ya se menciono, una vez que se realiza la compilacion detallada en el inciso anterior, el programa esta listo para usarse.

Para correr la aplicación con los parametros por defecto, solamente basta abrir una terminal y escribir:

./tp0

A continuacion, se le retornara el control al usuario para que pueda ingresar un valor a codificar por teclado (entrada standard). Presionando la tecla Enter o Ctrl + D (end of transmission), indicara a la aplicacion que termino de ingresar texto y lo puede procesar y devolver el resultado. La ejecucion emitira por salida standard el resultado de la decodificacion del stream de texto ingresado. Recordemos que los valores por defecto descriptos en el enunciado son:

■ Input: stdin

• Output: stdout

• Action: encode

Si el usuario deseara cambiar el nombre del archivo de entrada por defecto, podra hacerlo a traves del parametro -i o -input. Por ejemplo:

Un procedimiento similar debe realizarse si se desea reemplazar la salida stdout por una salida a un archivo especifico. El usuario debera utilizar el parametro -o o —output, seguido del nombre del archivo de salida deseado. En caso de no existir, el mismo sera creado.

Algo importante a notar, es que la aplicacion valida el ingreso de una ruta a un directorio valido. Si el usuario ingresa mal el valor de entrada o salida, el programa finalizara devolviendo error.

./tp0 -o directorio/inexistente/archivo.txt

File path is invalid. Type 'tp0 -h' for help. Program terminated

Ademas, la aplicacion admite el ingreso de un parametro -a o -action, que permite al usuario especificar si se desea hacer una codificacion (encode) o una decodificacion (decode) del stream de texto de entrada.

Por ejemplo,

De esta forma se obtendra el string codificado a base64, y el mismo sera retornado por salida estandar. El resultado sera:

TWFu

Si quisieramos decodificar un mensaje codificado:

echo -n aGVsbG8gd29ybGQK | ./tp0 -a decode

El resultado de la decodificación sera

hello world

En caso de que existan dudas sobre el uso de la aplicación, el usuario puede escribir

./tp0-h

y de este modo podra acceder a la opcion de ayuda del programa TP0 Organizacion de computadoras - HELP

tp0 -h Displays help and usage of the application

tp0 -V Displays version of the application

tp0 Options:

-i -input Set the location of the input file

-o -output Set the location of the output file

-a -action Program action: encode (default) or decode

Examples:

tp0 -a encode -i /input -o /output

tp0 -a decode

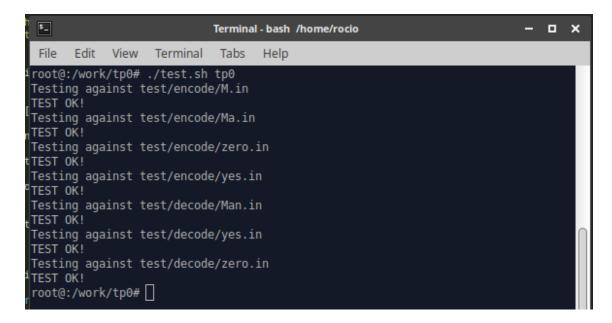
La version de la aplicacion puede verse utilizando el parametro -V:

tp0 -V TP0 Organizacion de computadoras - VERSION: 1.0

Corridas de Prueba 2.4.

En este apartado se presentan las corridas de prueba que muestran el funcionamiento de la aplicación desarrollada.

Incluimos junto con la resolucion del trabajo practico un archivo bash (test.sh) que realiza los tests que se muestran a continuación de forma automatica.

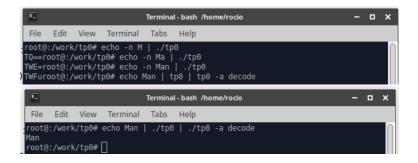


■ Codificacion de archivo vacio:

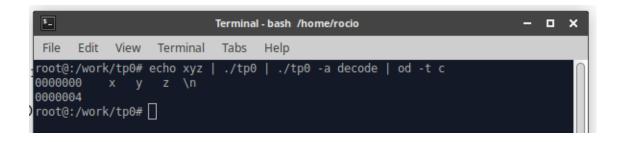
```
File Edit View Terminal Tabs Help

root@:/work/tp0# touch /tmp/zero.txt
root@:/work/tp0# ./tp0 -a encode -i /tmp/zero.txt -o /tmp/zero.txt.b64
root@:/work/tp0# ls -l /tmp/zero.txt.b64
-rw-r--r-- 1 root wheel 0 Sep 26 23:22 /tmp/zero.txt.b64
root@:/work/tp0# []
```

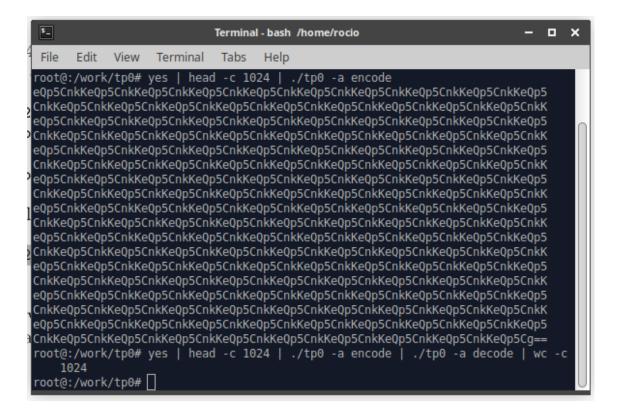
• Codificacion y decodificacion basica:



• Verificacion bit a bit:



• Codificamos 1024 bytes y chequeamos la cantidad:

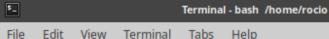


• Codificamos un archivo proveniente de un archivo de texto:

"Lorem ipsum dolor sit amet consectetur adipiscing elit consequat, ad nunc vehicula sed dictum purus praesent orci, dis suspendisse sociosqu laoreet velit felis arcu. Non ante condimentum habitant faucibus morbi ut quisque aliquet tempus, pretium praesent rutrum tincidunt suspendisse metus sed nisl, aliquam conubia dui risus nulla potenti turpis taciti. Iaculis magnis porttitor molestie potenti dictumst arcu tortor ligula varius facilisi magna, nascetur nostra aliquam volutpat rhoncus tempor quisque duis vel suspendisse eleifend, dis consequat nec lectus ornare ad conubia litora senectus laoreet.

Hac pellentesque purus fringilla eget ut integer quam malesuada penatibus praesent, eros et mattis scelerisque felis placerat posuere aenean aptent conubia nullam, mus donec curae aliquam maecenas facilisis habitasse condimentum tempus. Phasellus fusce felis per etiam sapien massa fringilla ut semper nam donec dignissim, hendrerit duis class pulvinar nisi litora ante curae dis euismod fames primis, porta ligula quis cubilia eu vestibulum mattis blandit nibh habitant senectus. Euismod felis dapibus eleifend risus facilisis nibh tempus facilisi consequat dui, himenaeos habitasse montes dictumst sagittis quisque per integer gravida etiam conubia, auctor lacus cursus ultrices aliquet pretium fermentum diam placerat."

Luego lo guardamos en un archivo de salida. Decodificamos el archivo de salida y lo mostramos por salida standard:



root@:/work/tp0# ./tp0 -i lorem.txt

IkxvcmVtIGlwc3VtIGRvbG9yIHNpdCBhbWV0IGNvbnNlY3RldHVyIGFkaXBpc2NpbmcqZWxpdCBj b25zZXF1YXQsIGFkIG51bmMqdmVoaWN1bGEqc2VkIGRpY3R1bSBwdXJ1cyBwcmFlc2VudCBvcmNp LCBkaXMqc3VzcGVuZGlzc2Uqc29jaW9zcXUqbGFvcmVldCB2ZWxpdCBmZWxpcyBhcmN1LiB0b24q YW50ZSBib25kaWllbnR1bSBoYWJpdGFudCBmYXViaWJ1cyBtb3JiaSB1dCBxdWlzcXVlIGFsaXF1 ZXQqdGVtcHVzLCBwcmV0aXVtIHByYWVzZW50IHJ1dHJ1bSB0aW5jaWR1bnQqc3VzcGVuZGlzc2Uq bWV0dXMac2VkIG5pc2wsIGFsaXF1YW0aY29udWJpYSBkdWkacmlzdXMabnVsbGEacG90ZW50aSB0 dXJwaXMgdGFjaXRpLiBJYWN1bGlzIG1hZ25pcyBwb3J0dGl0b3IqbW9sZXN0aWUqcG90ZW50aSBk aWNOdWlzdCBhcmNlIHRvcnRvciBsaWdlbGEqdmFyaXVzIGZhY2lsaXNpIG1hZ25hLCBuYXNjZXR1 ciBub3N0cmEgYWxpcXVhbSB2b2x1dHBhdCByaG9uY3VzIHRlbXBvciBxdWlzcXVlIGR1aXMgdmVs IHN1c3BlbmRpc3NlIGVsZWlmZW5kLCBkaXMgY29uc2VxdWF0IG5lYyBsZWN0dXMgb3JuYXJlIGFk IGNvbnViaWEgbGl0b3JhIHNlbmVjdHVzIGxhb3JlZXQuCgpIYWMgcGVsbGVudGVzcXVlIHB1cnVz IGZyaW5naWxsYSBlZ2V0IHV0IGludGVnZXIqcXVhbSBtYWxlc3VhZGEqcGVuYXRpYnVzIHByYWVz ZW50LCBlcm9zIGV0IG1hdHRpcyBzY2VsZXJpc3F1ZSBmZWxpcyBwbGFjZXJhdCBwb3N1ZXJlIGFl bmVhbiBhcHRlbnQgY29udWJpYSBudWxsYW0sIG11cyBkb25lYyBjdXJhZSBhbGlxdWFtIG1hZWNl bmFzIGZhY2lsaXNpcyBoYWJpdGFzc2UgY29uZGltZW50dW0gdGVtcHVzLiBQaGFzZWxsdXMgZnVz Y2UqZmVsaXMqcGVyIGV0aWFtIHNhcGllbiBtYXNzYSBmcmluZ2lsbGEqdXQqc2VtcGVyIG5hbSBk b25lYyBkaWduaXNzaW0sIGhlbmRyZXJpdCBkdWlzIGNsYXNzIHB1bHZpbmFyIG5pc2kgbGl0b3Jh IGFudGUgY3VyYWUgZGlzIGV1aXNtb2QgZmFtZXMgcHJpbWlzLCBwb3J0YSBsaWd1bGEgcXVpcyBj dWJpbGlhIGV1IHZlc3RpYnVsdW0gbWF0dGlzIGJsYW5kaXQgbmliaCBoYWJpdGFudCBzZW5lY3R1 cy4gRXVpc21vZCBmZWxpcyBkYXBpYnVzIGVsZWlmZW5kIHJpc3VzIGZhY2lsaXNpcyBuaWJoIHRl bXB1cyBmYWNpbGlzaSBjb25zZXF1YXQgZHVpLCBoaW1lbmFlb3MgaGFiaXRhc3NlIG1vbnRlcyBk aWN0dW1zdCBzYWdpdHRpcyBxdWlzcXVlIHBlciBpbnRlZ2VyIGdyYXZpZGEqZXRpYW0qY29udWJp YSwqYXVjdG9yIGxhY3VzIGN1cnN1cyB1bHRyaWNlcyBhbGlxdWV0IHByZXRpdW0qZmVybWVudHVt root@:/work/tp0#

Terminal - bash /home/rocio

- 0 x

File Edit View Terminal Tabs Help

F_

root@:/work/tp0# ./tp0 -i lorem.txt -o output.txt root@:/work/tp0# ./tp0 -i output.txt -a decode

"Lorem ipsum dolor sit amet consectetur adipiscing elit consequat, ad nunc vehicu la sed dictum purus praesent orci, dis suspendisse sociosqu laoreet velit felis a rcu. Non ante condimentum habitant faucibus morbi ut quisque aliquet tempus, pret ium praesent rutrum tincidunt suspendisse metus sed nisl, aliquam conubia dui ris us nulla potenti turpis taciti. Iaculis magnis porttitor molestie potenti dictums t arcu tortor ligula varius facilisi magna, nascetur nostra aliquam volutpat rhon cus tempor quisque duis vel suspendisse eleifend, dis consequat nec lectus ornare ad conubia litora senectus laoreet.

Hac pellentesque purus fringilla eget ut integer quam malesuada penatibus praesen t, eros et mattis scelerisque felis placerat posuere aenean aptent conubia nullam , mus donec curae aliquam maecenas facilisis habitasse condimentum tempus. Phasel lus fusce felis per etiam sapien massa fringilla ut semper nam donec dignissim, h endrerit duis class pulvinar nisi litora ante curae dis euismod fames primis, por ta ligula quis cubilia eu vestibulum mattis blandit nibh habitant senectus. Euism od felis dapibus eleifend risus facilisis nibh tempus facilisi consequat dui, him enaeos habitasse montes dictumst sagittis quisque per integer gravida etiam conub ia, auctor lacus cursus ultrices aliquet pretium fermentum diam placerat." root@:/work/tp0#

3. Codigo Fuente

3.1. Codigo C

constants.h

```
#ifndef TPO CONSTANTS H
#define TPO CONSTANTS H
        #define ERR EMPTY -1
        #define ERR INVALID CHARS -2
        #define ERR INVALID FORMAT -3
        #define ERR INVALID FILE PATH -4
        #define ERR INVALID PARAMETER -5
        #define ERR INVALID ACTION TYPE -6
        #define BLOCK SIZE INPUT ENCODING 3
        #define BLOCK SIZE INPUT DECODING 4
        #define BLOCK SIZE OUTPUT ENCODING 5
        #define INVALID CHAR -1
        #define WHITESPACE -2
        #define EQUALS -3
        extern const unsigned char encoding Table [];
        extern const char decodingTable[];
        void showVersion(void);
        void showHelp();
        void showError(int);
        void validate(int);
        int checkForInvalidCharacters(char*);
        int parseAction(char*,char **);
        int checkForPath(char*,FILE*,char**,char*);
        int readInput(FILE*, unsigned char*, int, int);
        void write partial (unsigned char* processedOutput, FILE* output,
           char* path);
#endif //TPO CONSTANTS H
```

tp0.c

```
#include <stdio.h>
#include <stdlib.h>
#include <ctype.h>
#include <unistd.h>
#include <getopt.h>
#include <memory.h>
#include "encode.h"
#include "decode.h"
#include "constants.h"
typedef struct receivedParameters {
    FILE* output;
    FILE* input;
    char* path to output;
    char* path to input;
    char* action;
} parameters t;
```

```
const unsigned char encoding Table []={"
  ABCDEFGHIJKLMNOPQRSTUVWXYZabcdefghijklmnopqrstuvwxyz0123456789+/"};
const char decoding Table []={
54, 55, 56, 57, 58, 59, 60, 61, -1, -1, -1, -1, -1, -1, -1, 0, 1, 2, 3, 4, 5, 6, 7, 8, 9, \\
10, 11, 12, 13, 14, 15, 16, 17, 18, 19, 20, 21, 22, 23, 24, 25, -1, -1, -1, -1, -1, -1, -1, 26, 27, 28,
29,30,31,32,33,34,35,36,37,38,39,40,41,42,43,44,45,46,47,48,49,50,51,-1,-1,
-1,-1,-1,-1,-1,-1 };
static struct option long options[] =
            {"input", required argument, NULL, 'i'},
            {"output", required argument, NULL, 'o',},
            {"action", required_argument, NULL, 'a'},
            { "help ", no_argument, NULL, 'h'},
            \{"version", no\_argument, NULL, 'V'\},\
            \{NULL, 0, NULL, 0\}
      };
void process(parameters t);
parameters t getParams(int, char **);
int checkForPath(char* path, FILE* file, char** path to save, char* type){
   if (path == NULL) return ERR EMPTY;
   if(checkForInvalidCharacters(path) == -1) return ERR INVALID CHARS;
   if (\operatorname{strcmp}(\operatorname{path}, "-") == 0)
      if (strcmp(type, "out") == 0) file = stdout;
      if (strcmp(type, "in") == 0) file = stdin;
   }
   char* mode = "r";
   if (strcmp(type, "out") ==0) mode = "w";
   if (!(file = fopen(path, mode))) return ERR INVALID FILE PATH;
   *path_to_save = path;
   return 0;
int checkForInvalidCharacters(char* path){
   char invalidChars [] = "!@\%^*|";
   int i;
   for (i = 0; i < strlen(invalidChars); ++i) {
      if (strchr(path, invalidChars[i]) != NULL) {
         return -1;
      }
   }
   return 0;
```

```
int parseAction(char* action, char **actionToSave){
    if (action == NULL) return ERR EMPTY;
    if (strcmp(action, "decode") = 0 && (strcmp(action, "encode") = 0))
       return ERR_INVALID ACTION TYPE;
    *actionToSave = action;
    return 0;
};
parameters t getParams(int argc, char **argv){
    parameters t receivedParameters;
    //defaults
    receivedParameters.output = stdout;
    receivedParameters.path to output = NULL;
    receivedParameters.input = stdin;
    receivedParameters.path to input = NULL;
    receivedParameters.action = "encode";
    // loop over all of the options
    while ((ch = getopt long(argc, argv, "hVo:i:a:", long options, NULL))
       != -1) {
        switch (ch){
            case 'o':
                validate(checkForPath(optarg, receivedParameters.output, &
                    receivedParameters.path to output, "out"));
                break;
            case 'i':
                validate(checkForPath(optarg, receivedParameters.input, &
                    receivedParameters.path to input, "in"));
                break;
            case 'a':
                validate (parseAction (optarg,&receivedParameters.action));
                break:
            case 'V':
                showVersion();
                exit(0);
                break;
            case 'h':
                showHelp();
                exit(0);
                break;
            case '?':
                if (optopt == 'o' || optopt == 'i' || optopt == 'a') {
                     fprintf (stderr, "No arguments provided for option - %c
                        . \ n", optopt);
                } else if (isprint (optopt)) {
                     fprintf (stderr, "Unknown option '-%c'.\n", optopt);
                    fprintf (stderr, "Unknown option '\\x\%x'.\n", optopt);
            default:
                showHelp();
                exit(1);
        }
```

```
}
   if(!(stdin)) {
       showHelp();
       exit(1);
   return receivedParameters;
}
void validate(int result){
   if (result < 0)
       showError(result);
       exit(1);
   }
}
void showHelp(){
   printf("%s\n", "TPO Organizacion de computadoras - HELP");
   Displays help and usage of the application");
   printf("%s\n", "tp0 Options:");
   printf("%s\n", "-i --input
                                Set the location of the input file");
   printf("%s\n", "-o --output
                                Set the location of the output file");
   printf("%s\n", "-a --action
                                Program action: encode (default) or
      decode");
   }
void showVersion(){
   printf("%s\n", "TPO Organizacion de computadoras - VERSION: 1.0");
}
void showError(int errorCode) {
   \quad \text{if } (\text{errorCode} = \text{ERR\_EMPTY}) \ \{\\
       fprintf(stderr, "%s\n", "Parameter is empty. Type 'tp0 -h' for help
          . Program terminated");
   if (errorCode == ERR INVALID CHARS) {
       -h' for help. Program terminated");
   if (errorCode == ERR INVALID FORMAT) {
       fprintf(stderr, "%s\n", "Invalid arguments. Type 'tp0 -h' for help.
           Program terminated");
   if (errorCode == ERR INVALID FILE PATH) {
       fprintf(stderr, "%s\n", "File path is invalid. Type 'tp0 -h' for
          help. Program terminated");
   if (errorCode == ERR INVALID PARAMETER) {
       fprintf(stderr, "%s\n", "Parameter input is invalid. Type 'tp0 -h'
          for help. Program terminated");
   }
```

```
if (errorCode = ERR INVALID ACTION TYPE) {
        fprintf(stderr, "%\n", "Action is invalid. Type 'tp0 -h' for help.
            Program terminated");
    }
void process(parameters_t parameters){
    if(strcmp(parameters.action, "encode") == 0) {
        encode (parameters.input, parameters.path to input, parameters.output,
           parameters.path to output);
    if(strcmp(parameters.action, "decode") == 0) {
        decode (parameters.input, parameters.path to input, parameters.
           output, parameters.path to output);
    }
}
int readInput(FILE* input, unsigned char* buff, int buffSize, int decode) {
    int i;
    int currentChar;
    for (i = 0; i < buffSize; ++i) {
        currentChar = fgetc(input);
        if (!ferror(input)) {
            if (currentChar != EOF) {
                 if (!decode) buff[i] = currentChar;
                 else {
                     if (currentChar = '\n') {
                        i --:
                         continue;
                     if (is Valid (current Char) == 0){
                                          fprintf(stderr, "Unable to decode:
                                             invalid character. Program will
                                             terminate.\n");
                                         exit(1);
                    buff[i] = currentChar;
                }
            } else {
                return i;
        } else {
            fprintf(stderr, "An error occurred when reading input.");
            exit(1);
        }
    return buffSize;
void write partial (unsigned char* processed Output, FILE* output, char* path
   ) {
    if (output != NULL) {
        while (*processedOutput != '\0'){
            if (!(fprintf(output, "%c", *processedOutput))) {
                 printf("%c\n", *processedOutput);
                 fprintf(stderr, "Error when writing output to file %\n",
```

```
path);
    exit(1);
}
++processedOutput;
}
} else {
    fprintf(stderr, "Unable to open or create output file %\n", path);
    exit(1);
}

int main(int argc, char *argv[]) {
    int result = 0;
    parameters_t receivedParameters = getParams(argc, argv);
    process(receivedParameters);
    return result;
}
```

encode.h

```
#ifndef TP0_ENCODE_H
#define TP0_ENCODE_H

void encode(FILE*,char*,FILE*,char*);
   int encodeChars(unsigned const char[], unsigned char[], int);
   int exceedsLineSize(int);

#endif //TP0_ENCODE_H
```

encode.c

```
#include <stdlib.h>
#include <stdio.h>
#include "encode.h"
#include "constants.h"
void encode(FILE*input, char*path, FILE * output, char * path out) {
    unsigned char buffer [BLOCK SIZE INPUT ENCODING];
    unsigned char encodedOutput[BLOCK_SIZE OUTPUT ENCODING];
    encodedOutput[4] = ' \setminus 0';
    int length;
    int charsInLine = 0;
    if(path) input = fopen(path, "r");
    if (path out) output = fopen (path out, "w");
    if (!input) {
        fprintf(stderr, "Can't open the file %\n", path);
        exit (1);
    }
    while (!feof(input)) {
        length = readInput(input, buffer, BLOCK SIZE INPUT ENCODING,0);
        if (length > 0) {
            encodeChars(buffer , encodedOutput , length);
```

```
write partial (encodedOutput, output, path out);
               charsInLine += 4;
               if (exceedsLineSize(charsInLine) == 1){
                    charsInLine = 0;
                    encodedOutput[0] = ' \ n';
                    encodedOutput [1] = ' \setminus 0';
                    write partial(encodedOutput, output, path out);
               }
          }
     }
}
int exceedsLineSize(int charsInLine) {
     return (charsInLine = 76) ? 1:0;
}
int encodeChars (unsigned const char input [], unsigned char output [], int
    length) {
     if (length == 3) {
          output[0] = encodingTable[input[0] >> 2];
          \operatorname{output}[1] = \operatorname{encodingTable}[((\operatorname{input}[0] \& 0x03) << 4) + (\operatorname{input}[1] >> 
          [2] = \operatorname{encodingTable}[((\operatorname{input}[1] \& 0x0f) << 2) + (\operatorname{input}[2] >> 1)
              6);
          output [3] = encoding Table [input [2] & 0x3F];
     \} else if (length = 2) {
          output[0] = encodingTable[input[0] >> 2];
          \operatorname{output}[1] = \operatorname{encodingTable}[((\operatorname{input}[0] \& 0x03) << 4) + (\operatorname{input}[1] >>
          \operatorname{output}[2] = \operatorname{encodingTable}[(\operatorname{input}[1] \& 0x0F) << 2];
          output[3] = '=';
     } else if (length = 1) {
          output [0] = encoding Table [input [0] >> 2];
          output[1] = encodingTable[(input[0] & 0x03) << 4];
          output [2] = '=';
          output [3] = '=';
     return 4;
```

decode.h

```
#ifndef TP0_DECODE_H
#define TP0_DECODE_H

void decode(FILE*,char*, FILE *, char *);
   int decodeChars(unsigned const char[], unsigned char[]);
   int isValid(unsigned char);

#endif //TP0_DECODE_H
```

decode.c

```
#include <stdlib.h>
#include <stdio.h>
#include <string.h>
#include "constants.h"
```

```
#include "decode.h"
void decode(FILE * input, char * path, FILE * output, char * path out){
         unsigned char buffer [BLOCK SIZE INPUT DECODING];
         unsigned char decoded output [BLOCK SIZE INPUT DECODING];
        decoded output [4] = ' \setminus 0';
        int chars read = 0, length;
    if (path) input = fopen(path, "r");
    if (path out) output = fopen (path out, "w");
    if (!input) {
         fprintf(stderr, "Can't open the file %\n", path);
         exit(1);
    while (! feof(input)) {
         length = readInput(input, buffer, BLOCK SIZE INPUT DECODING,1);
        chars read += length;
         if (length && (length < BLOCK SIZE INPUT DECODING)) {
                  fprintf(stderr, "Can't finish decoding file %: wrong
                     length \n", path);
                 break;
         if(length > 0){
             decodeChars(buffer, decoded output);
                 write partial (decoded output, output, path out);
         }
    }
    fclose (output);
int decodeChars(unsigned const char input[], unsigned char output[]) {
         char decodedOutput[4] = \{\};
        decodedOutput \, [\, 0\, ] \,\, = \,\, decodingTable \, [\, input \, [\, 0\, ]\, ]\,;
        decodedOutput[1] = decodingTable[input[1]];
        decodedOutput[2] = decodingTable[input[2]];
        decodedOutput[3] = decodingTable[input[3]];
        output[0] = ((decodedOutput[0] \ll 2) \mid (decodedOutput[1] \gg 4));
         if (decodedOutput[2] = EQUALS && decodedOutput[3] = EQUALS) {
                 output [1] = ' \setminus 0';
                 output[2] = ' \setminus 0';
                 return 1;
        output [1] = (((decodedOutput [1] & 15) << 4) | ((decodedOutput [2] >>
             2) & 15));
         if (decodedOutput [3] == EQUALS) {
                 output [2] = ' \setminus 0';
                 return 2;
         }
         output [2] = (((decodedOutput [2] & 255) << 6) | ((decodedOutput [3])
            & 63));
        return 3;
}
```

```
int isValid(unsigned char currentChar){
    int i = 0;
    while (i < strlen((const char*)encodingTable)){
        if((currentChar == '=')||(encodingTable[i] == currentChar))
        {
            return 1;
        }
        i++;
    }
    return 0;
}</pre>
```

3.2. Codigo MIPS32

tp0.S

```
1 "tp0.c"
         . file
         .section .mdebug.abi32
         . previous
         .abicalls
         .globl
                  encoding Table\\
         .rdata
         . align
                  encodingTable, @object
         .type
         .size
                  encodingTable, 65
encodingTable:
         . ascii
                  "ABCDEFGHIJKLMNOPQRSTUVWXYZabcdefghijklmnopqrstuvwxyz0123"
                  "456789 + / \setminus 000"
         . ascii
                  decodingTable
         . globl
         .align
         .type
                  decodingTable, @object
                  decodingTable, 256
         .size
decodingTable:
         .byte
                  -1
         . byte
                  -1
         .byte
                  -1
         .byte
                  -1
         .byte
                  -2
         .byte
                  -1
                  -1
         .byte
         .byte
                  -1
         .byte
                  -1
```

```
.byte
         -1
. byte
         -1
. byte
         -1
         -1
. byte
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
. byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
. byte
         -1
.byte
         -1
. byte
         -1
.byte
         -1
. byte
         -1
. byte
         62
.byte
         -1
.byte
         -1
.byte
         -1
. byte
         63
.byte
         52
. byte
         53
.byte
         54
.byte
         55
.byte
         56
.byte
         57
.byte
         58
.byte
         59
. byte
         60
. byte
         61
. byte
         -1
. byte
         -1
.byte
         -1
.byte
         -3
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         0
.byte
         1
.byte
         2
.byte
         3
. byte
         4
. byte
         5
.byte
         6
. byte
         7
. byte
         8
.byte
         9
. byte
         10
.byte
         11
.byte
         12
. byte
         13
.byte
         14
.byte
         15
.byte
         16
```

```
.byte
         17
. byte
         18
. byte
         19
. byte
         20
.byte
         21
.byte
         22
.byte
         23
.byte
         24
.byte
         25
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
. byte
         -1
.byte
         26
         27
.byte
.byte
         28
. byte
         29
.byte
         30
.byte
         31
.byte
         32
.byte
         33
. byte
         34
.byte
         35
.byte
         36
.byte
         37
.byte
         38
.byte
         39
.byte
         40
.byte
         41
         42
.byte
. byte
         43
.byte
         44
. byte
         45
.byte
         46
.byte
         47
.byte
         48
.byte
         49
.byte
         50
.byte
         51
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
. byte
         -1
. byte
         -1
.byte
         -1
. byte
         -1
         -1
.byte
.byte
         -1
. byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
```

```
.byte
         -1
. byte
         -1
. byte
         -1
         -1
.byte
.byte
         -1
. byte
         -1
. byte
         -1
.byte
         -1
.byte
         -1
. byte
         -1
         -1
.byte
.byte
         -1
         -1
.byte
.byte
         -1
         -1
. byte
. byte
         -1
.byte
         -1
. byte
         -1
. byte
         -1
.byte
         -1
. byte
         -1
         -1
.byte
.byte
         -1
. byte
         -1
         -1
.byte
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
```

```
.byte
         -1
. byte
         -1
. byte
         -1
         -1
. byte
.byte
         -1
.byte
         -1
         -1
.byte
.byte
         -1
. byte
         -1
.byte
         -1
.byte
         -1
. byte
         -1
         -1
.byte
.byte
         -1
         -1
.byte
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
. byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
         -1
. byte
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
. byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
. byte
         -1
. byte
         -1
.byte
         -1
. byte
         -1
         -1
.byte
. byte
         -1
. byte
         -1
         -1
.byte
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
.byte
         -1
```

```
. align
                      2
$LC0:
                      "input \setminus 000"
           . ascii
           . align
                      2
$LC1:
                      "output \setminus 000"
           . ascii
           . align
$LC2:
           . ascii
                      "action \setminus 000"
           . align
LC3:
                      "help\000"
           . ascii
           . align
$LC4:
           . ascii
                      "version\000"
           . data
           . align
                      long_options, @object
           . type
           .\ size
                      long_options, 96
long_options:
           . \, {\rm word} \,
                      $LC0
                      1
           . word
                      0
           . \ {\rm word} \\
           . \ word
                      105
           . word
                      $LC1
           . word
                      1
                      0
           . word
                      111
           . word
           . word
                      $LC2
           . word
                      1
                      0
           . word
                      97
           . word
           . word
                      LC3
           . \ {\rm word}
                      0
           . \ word
                      0
                      104
           . word
           . word
                      $LC4
           . word
                      0
           . \ word
                      0
           . \ word
                      86
                      0
           . word
                      0
           . word
           . word
                      0
           . word
                      0
           .rdata
           .align
                      2
$LC5:
                      "-\000"
           . ascii
                      2
           . align
$LC6:
           . ascii
                      "out \setminus 000"
           . align
$LC7:
                      " in \backslash 000"
           . ascii
           . align
                      2
$LC8:
           . ascii
                      " r \setminus 000"
           . align
                      2
```

```
$LC9:
                   w \ 000
          . ascii
          .text
          . align
                   checkForPath
          .globl
          .ent
                   checkForPath
checkForPath:
          . frame
                   $fp,48,$ra
                                                \# \text{ vars} = 8, \text{ regs} = 3/0, \text{ args} = 16,
              extra= 8
          . \, mask
                   0xd00000000, -8
                   0 \times 000000000,
          . fmask
                   noreorder
          .set
          .cpload $t9
         .set
                   reorder
         subu
                   sp, sp, 48
          .cprestore 16
         sw
                   $ra,40($sp)
                   $fp,36($sp)
         sw
                   $gp,32($sp)
         sw
                   $fp, $sp
         move
                   $a0,48($fp)
         sw
                   $a1,52($fp)
         sw
                   $a2,56($fp)
         sw
         \mathbf{s}\mathbf{w}
                   $a3,60($fp)
         lw
                   $v0,48($fp)
                   $v0, $zero, $L18
         bne
                                                \# 0 \times ffffffffffffffff
                   $v0,-1
         l i
                   $v0,28($fp)
         sw
                   $L17
$L18:
         lw
                   $a0,48($fp)
                   $t9, checkForInvalidCharacters
         la
         jal
                   $ra,$t9
         move
                   v1, v0
                                                # 0xffffffffffffffff
                   v0, -1
         l i
                   $v1,$v0,$L19
         bne
                                                # 0xfffffffffffffe
          li
                   $v0,-2
                   $v0,28($fp)
         sw
                   $L17
         b
$L19:
         lw
                   $a0,48($fp)
                   $a1,$LC5
         la
                   $t9, strcmp
         la
          jal
                   $ra,$t9
         bne
                   $v0, $zero, $L20
         lw
                   $a0,60($fp)
         la
                   $a1,$LC6
         la
                   $t9, strcmp
                   $ra,$t9
          jal
                   $v0, $zero, $L21
         bne
                   \$v0\ , \_\_sF + 88
         la
                   $v0,52($fp)
         sw
$L21:
                   $a0,60($fp)
         lw
         la
                   $a1,$LC7
         la
                   $t9, strcmp
          jal
                   $ra,$t9
                   $v0, $zero, $L20
         bne
```

```
la
                   v0, sF
                   $v0,52($fp)
         sw
$L20:
         la
                   $v0,$LC8
                   $v0,24($fp)
         sw
         lw
                   $a0,60($fp)
         la.
                   $a1,$LC6
         la
                   $t9, strcmp
                   $ra,$t9
         jal
         bne
                   v0, zero, L23
                   $v0,$LC9
         la
                   $v0,24($fp)
         sw
$L23:
         lw
                   $a0,48($fp)
         lw
                   $a1,24($fp)
                   $t9, fopen
         la
                   $ra,$t9
         jal
                   $v0,52($fp)
         sw
                   $v0,52($fp)
         lw
                   $v0, $zero, $L24
         bne
                                               # 0xfffffffffffc
         li
                   $v0,-4
                   $v0,28($fp)
         sw
                   $L17
         b
$L24:
         lw
                   $v1,56($fp)
                   $v0,48($fp)
         lw
                   $v0,0($v1)
         sw
                   $zero, 28($fp)
$L17:
         lw
                   $v0,28($fp)
                   $sp,$fp
         move
         lw
                   $ra,40($sp)
         lw
                   $fp,36($sp)
         addu
                   sp, sp, 48
                   $ra
                   checkForPath
         . end
                   checkForPath, .-checkForPath
         .size
         . rdata
         . align
                  2
$LC10:
                   "!@%^*|\000"
         . ascii
         .text
         . align
         .globl
                   check For Invalid Characters\\
         .ent
                   check For Invalid Characters\\
check For Invalid Characters:\\
                                               \# \text{ vars} = 16, regs= 3/0, args= 16,
         . frame
                   $fp,56,$ra
             extra= 8
                   0 \times d00000000, -8
         . \, mask
                  0 \times 000000000,
         . fmask
                   noreorder
         .set
         .cpload $t9
         .\,\mathrm{set}
                   reorder
                   p, p, p, 56
         subu
         .cprestore 16
         sw
                   $ra,48($sp)
                   $fp,44($sp)
         sw
                   $gp,40($sp)
         sw
```

```
move
                  $fp,$sp
                  $a0,56($fp)
         sw
                  $v0,$LC10
         lw
                  $v0,24($fp)
         sw
                  $v0,$LC10+4
         lhu
         sh
                  $v0,28($fp)
                  v0, $LC10+6
         lbu
         sb
                  $v0,30($fp)
                  $zero, 32($fp)
$L26:
         addu
                  $a0,$fp,24
         la
                  $t9, strlen
                  $ra,$t9
         jal
         lw
                  $v1,32($fp)
         sltu
                  $v0,$v1,$v0
                  $v0, $zero, $L29
         bne
         b
                  L27
$L29:
         lw
                  $v1,32($fp)
                  $v0,$fp,24
         addu
                  v0, v0, v1
         addu
         1b
                  $v0,0($v0)
         lw
                  $a0,56($fp)
         move
                  $a1,$v0
         la
                  $t9, strchr
                  $ra,$t9
         jal
                  $v0, $zero, $L28
         beq
                                              # 0xffffffffffffffff
                  $v0,-1
         l i
         sw
                  $v0,36($fp)
                  L25
         b
$L28:
                  $v0,32($fp)
         lw
         addu
                  $v0,$v0,1
         sw
                  $v0,32($fp)
                  L26
         b
$L27:
                  $zero, 36($fp)
         sw
$L25:
                  $v0,36($fp)
         lw
                  $sp,$fp
         move
                  $ra,48($sp)
         lw
                  $fp,44($sp)
         lw
         addu
                  $sp,$sp,56
                  ra
                  check For Invalid Characters\\
         . end
         .size
                  check For Invalid Characters \;, \; .-check For Invalid Characters \;
         .rdata
         .align
$LC11:
         . ascii
                  " decode \setminus 000"
         . align
$LC12:
         . ascii
                  "encode\setminus 000"
         .text
         . align
                  2
         .globl
                  parseAction
         .ent
                  parseAction
parseAction:
```

```
. frame
                   $fp,48,$ra
                                               \# \text{ vars} = 8, regs= 3/0, args= 16,
             extra=8
         . \, mask
                   0 \times d00000000, -8
         . fmask
                  0 \times 000000000,
         .set
                   noreorder
         .cpload $t9
         .\,\mathrm{set}
                   reorder
         subu
                   $sp,$sp,48
         .cprestore 16
                   $ra,40($sp)
         sw
                   $fp,36($sp)
         sw
                   $gp,32($sp)
         sw
         move
                   $fp,$sp
                   $a0,48($fp)
         sw
                   $a1,52($fp)
         sw
                   $v0,48($fp)
         lw
         bne
                   $v0,$zero,$L32
                                               # 0xfffffffffffffffff
         l i
                   $v0,-1
                   $v0,24($fp)
         sw
                   $L31
         b
$L32:
         lw
                   $a0,48($fp)
         la
                   $a1,$LC11
         la
                   $t9, strcmp
         ial
                   $ra,$t9
                   $v0,$zero,$L33
         bne
         lw
                   $a0,48($fp)
         la
                   $a1,$LC12
         la
                   $t9, strcmp
                   $ra,$t9
         jal
                   $v0,$zero,$L33
         bne
                                               # 0xfffffffffffffa
         l i
                   $v0,-6
                   $v0,24($fp)
         sw
                   L31
         b
$L33:
                   $v1,52($fp)
         lw
                   $v0,48($fp)
         lw
                   $v0,0($v1)
         sw
         sw
                   $zero, 24($fp)
$L31:
                   $v0,24($fp)
         lw
                   $sp, $fp
         move
         lw
                   $ra,40($sp)
         lw
                   $fp,36($sp)
         addu
                   $sp,$sp,48
                   ra
         j
         . end
                   parseAction
                   parseAction, .-parseAction
         .size
         .rdata
         . align
$LC13:
         . a\,s\,c\,i\,i
                   "hVo: i:a:\000"
         . align
$LC14:
                   "No arguments provided for option -\% .\n\000"
         . ascii
         . align
$LC15:
                   "Unknown option -\%c'.\n\000"
         . ascii
```

```
. align
                   2
$LC16:
                    "Unknown option ' \setminus x \% '. \setminus n \setminus 000"
          . ascii
          .text
          . align
                   getParams
          .globl
          .ent
                   getParams
getParams:
                   $fp,88,$ra
                                                 \# \text{ vars} = 40, \text{ regs} = 3/0, \text{ args} = 24,
          . frame
              extra= 8
          .\,\mathrm{mask}
                   0xd0000000, -8
          . fmask
                   0 \times 000000000,0
          .set
                    noreorder
          .cpload $t9
          .set
                    reorder
                    $sp,$sp,88
         subu
          .cprestore 24
                    $ra,80($sp)
         sw
                    $fp,76($sp)
         sw
                    $gp,72($sp)
         sw
                    $fp, $sp
         move
                    $a0,88($fp)
         sw
                    $a1,92($fp)
         sw
         sw
                    $a2,96($fp)
         la
                    v0,__sF+88
                    $v0,40($fp)
         sw
                    $zero, 48($fp)
         sw
                    v0, _sF
         la
                    $v0,44($fp)
         sw
                    $zero,52($fp)
         sw
                    $v0,$LC12
         la
                   $v0,56($fp)
$L35:
         sw
                    $zero, 16($sp)
                    $a0,92($fp)
         lw
                    $a1,96($fp)
         lw
         la
                    $a2,$LC13
          la.
                    $a3, long_options
                    $t9, getopt long
          la
          jal
                    $ra,$t9
                    $v0,32($fp)
         sw
                    $v1,32($fp)
         lw
                                                 \# 0 x ff ff ff ff ff ff ff ff
                    $v0,-1
          li
         bne
                    $v1,$v0,$L37
                   $L36
$L37:
                   $v0,32($fp)
         lw
         addu
                    v0, v0, -63
                    $v0,64($fp)
         sw
                    $v1,64($fp)
         lw
                    $v0,$v1,49
          sltu
         beq
                    $v0, $zero, $L50
                    $v0,64($fp)
         lw
                   \$v1\ ,\$v0\ ,2
          sll
         la
                   $v0,$L51
                    $v0,$v1,$v0
         addu
         lw
                   $v0,0($v0)
                   v0
          . cpadd
```

```
$v0
         j
          . rdata
          . align
                   2
$L51:
          .gpword $L44
          .gpword $L50
          .gpword $L50
          .\,\mathrm{gpword}\ \$\mathrm{L}50
          .gpword $L50
          .\,\mathrm{gpword}\ \$\mathrm{L}50
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L42
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .\,\mathrm{gpword}\ \$\mathrm{L}50
          .\,\mathrm{gpword}\ \$\mathrm{L}50
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L41
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L43
          .gpword $L40
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L50
          .gpword $L39
          .\,\mathrm{text}
$L39:
                   $v0,$fp,40
         addu
         addu
                   $v0,$v0,8
         lw
                   $a0, optarg
```

```
lw
                  $a1,40($fp)
         move
                  $a2,$v0
                  $a3,$LC6
         la
         la
                  $t9, checkForPath
                  $ra,$t9
         jal
                  a0, v0
         move
                  $t9, validate
         la
                  $ra,$t9
         jal
                  $L35
         b
L40:
                  v0, fp, 40
         addu
         addu
                  $v0,$v0,12
         lw
                  $a0, optarg
         lw
                  $a1,44($fp)
         move
                  $a2,$v0
         la
                  $a3,$LC7
                  $t9, checkForPath
         la
                  $ra,$t9
         jal
         move
                  $a0,$v0
                  $t9, validate
         la
                  $ra,$t9
         jal
                  $L35
         b
L41:
         addu
                  $v0,$fp,40
         addu
                  $v0,$v0,16
         1w
                  $a0, optarg
                  $a1,$v0
         move
                  $t9, parseAction
         la
         jal
                  $ra,$t9
         move
                  $a0,$v0
                  $t9, validate
         la
                  $ra,$t9
         jal
         b
                  $L35
L42:
                  $t9, show Version
         la
                  $ra,$t9
         jal
         move
                  $a0,$zero
         la
                  $t9, exit
                  $ra,$t9
         jal
$L43:
         la
                  $t9, showHelp
                  $ra,$t9
         jal
                  $a0,$zero
         move
         la
                  $t9, exit
                  $ra,$t9
         jal
L44:
         lw
                  $v1,optopt
         l i
                  $v0,111
                                             \# 0x6f
         beq
                  $v1,$v0,$L46
         lw
                  $v1,optopt
         l i
                  $v0,105
                                             \# 0x69
         beq
                  v1 , v0 , L46
         lw
                  $v1,optopt
         li
                                             \# 0x61
                  v0,97
                  $v1,$v0,$L46
         beq
         b
                  L45
$L46:
                  a0, _sF+176
         la
```

```
la
                   $a1,$LC14
         lw
                   $a2,optopt
                   $t9, fprintf
         la
                   $ra,$t9
         jal
                   $L50
         b
L45:
         lw
                   $v1,_ctype_
         lw
                   $v0, optopt
                   $v0,$v1,$v0
         addu
         addu
                   $v0,$v0,1
         lbu
                   $v0,0($v0)
                   v0, v0, 0x97
         andi
         beq
                   $v0, $zero, $L48
         la
                   a0, _sF+176
         la
                   $a1,$LC15
                   $a2, optopt
         lw
         la
                   $t9, fprintf
                   $ra,$t9
         jal
         b
                   L50
L48:
                   \$a0\ ,\_\_sF{+}176
         la
                   a1, LC16
         la
         lw
                   $a2, optopt
         la
                   $t9, fprintf
         jal
                   $ra,$t9
$L50:
                   t9, showHelp
         la
         jal
                   $ra,$t9
         li
                   $a0,1
                                               \# 0x1
         la
                   $t9, exit
                   $ra,$t9
         jal
$L36:
         la
                   v0, sF
         bne
                   $v0,$zero,$L52
         la
                   $t9, showHelp
                   $ra,$t9
         jal
         li
                   $a0,1
                                               \# 0x1
         la
                   $t9, exit
         jal
                   $ra,$t9
$L52:
                   $v0,40($fp)
         lw
                   $v1,88($fp)
         lw
         \mathbf{s}\mathbf{w}
                   $v0,0($v1)
         lw
                   $v0,44($fp)
                   $v1,88($fp)
         lw
                   $v0,4($v1)
         sw
                   $v0,48($fp)
         lw
         lw
                   $v1,88($fp)
                   $v0,8($v1)
         sw
         lw
                   $v0,52($fp)
                   $v1,88($fp)
         lw
                   $v0,12($v1)
         sw
         lw
                   $v0,56($fp)
         lw
                   $v1,88($fp)
         \mathbf{s}\mathbf{w}
                   $v0,16($v1)
         lw
                   $v0,88($fp)
                   $sp, $fp
         move
                   $ra,80($sp)
         lw
```

```
lw
                   $fp,76($sp)
         addu
                   sp, sp, 88
         j
                   $ra
                   getParams
         . end
                   getParams, .-getParams
         .size
         . align
         .globl
                   validate
         .ent
                   validate
validate:
                   p,40,ra
                                              \# \text{ vars} = 0, regs= 3/0, args= 16,
         . frame
             extra= 8
                   0xd0000000, -8
         . \, mask
         . fmask
                   0 \times 000000000,
         .\,\mathrm{set}
                   noreorder
         .cpload $t9
         .set
                   reorder
         subu
                   $sp,$sp,40
         .\ cprestore\ 16
                   ra,32(sp)
         sw
                   $fp,28($sp)
         sw
                   $gp,24($sp)
         sw
                   $fp,$sp
         move
                   $a0,40($fp)
         sw
         lw
                   $v0,40($fp)
         bgez
                   $v0,$L53
         lw
                   $a0,40($fp)
                   $t9, showError
         la
         jal
                   $ra,$t9
         l i
                   $a0,1
                                               \# 0x1
                   $t9, exit
         la
                   $ra,$t9
         jal
$L53:
         move
                   $sp, $fp
         lw
                   $ra,32($sp)
         lw
                   $fp,28($sp)
         addu
                   $sp,$sp,40
                   ra
         j
                   validate
         . end
                   validate, .-validate
         .size
         .rdata
         . align
                   2
LC17:
                   . ascii
         .align
$LC18:
         . ascii
                   "TP0 Organizacion de computadoras — \text{HELP} \setminus 000"
                   2
         . align
$LC19:
                   "Usage: \setminus 000"
         . ascii
         . align
$LC20:
         . a\,s\,c\,i\,i
                   "tp0 -h
                               Displays help and usage of the application \000"
         . align
                   2
$LC21:
                   "tp0 -V
                               Displays version of the application \setminus 000"
         . ascii
         . align
                   2
$LC22:
                   "tp0 Options:\000"
         . ascii
```

```
. align
                  2
$LC23:
                                      Set the location of the input file \setminus 000"
         . ascii
                  "-i --input
         . align
                  2
LC24:
                                      Set the location of the output file \backslash 000"
         . ascii
                  "-o --output
         . align
LC25:
                                      Program action: encode (default) or deco"
         . ascii
                  "-a --action
                  "de\000"
         . ascii
         . align
LC26:
         . ascii
                  "Examples: \000"
         . align
$LC27:
                      tp0 -a encode -i ~/input -o ~/output\000"
         . ascii
                  2
         . align
$LC28:
         . ascii
                      tp0 -a decode\000"
         .text
         . align
         .globl
                  showHelp
         .ent
                  show Help\\
showHelp:
         . frame
                  $fp,40,$ra
                                             \# \text{ vars} = 0, regs= 3/0, args= 16,
             extra= 8
                  0xd00000000, -8
         . \, mask
                  0 \times 000000000,
         . fmask
         .set
                   noreorder
         .cpload $t9
                   reorder
         .set
         subu
                   $sp,$sp,40
         .cprestore 16
                   $ra,32($sp)
         sw
                   $fp,28($sp)
         sw
                   $gp,24($sp)
         sw
                   fp, sp
         move
                   $a0,$LC17
         la
         la
                   $a1,$LC18
         la
                   $t9, printf
                   $ra,$t9
         jal
                   $a0,$LC17
         la
         la
                   $a1,$LC19
         la
                   $t9, printf
                   $ra,$t9
         jal
                  $a0,$LC17
         la
                   $a1,$LC20
         la
         la
                   $t9, printf
         jal
                   $ra,$t9
                   $a0,$LC17
         la
                   $a1,$LC21
         la
                   $t9, printf
         la
         jal
                   $ra,$t9
                  $a0,$LC17
         la
                   $a1,$LC22
         la
         la
                   $t9, printf
                   $ra,$t9
         jal
                  $a0,$LC17
         la
```

```
la
                   $a1,$LC23
         la
                   $t9, printf
         jal
                   $ra,$t9
                   $a0,$LC17
         la
                   $a1,$LC24
         la
         la
                   $t9, printf
         jal
                   $ra,$t9
                   $a0,$LC17
         la
         la
                   $a1,$LC25
                   $t9, printf
         la
                   $ra,$t9
         jal
                   $a0,$LC17
         la
         la
                   $a1,$LC26
         la
                   $t9, printf
                   $ra,$t9
         jal
                   $a0,$LC17
         la
         la
                   $a1,$LC27
                   $t9, printf
         la
         jal
                   $ra,$t9
                   $a0,$LC17
         la
         la
                   $a1,$LC28
                   $t9, printf
         la
                   $ra,$t9
         jal
         move
                   $sp, $fp
         lw
                   $ra,32($sp)
                   $fp,28($sp)
         lw
                   $sp,$sp,40
         addu
         j
                   $ra
         . end
                  showHelp
         .size
                  showHelp, .-showHelp
         .rdata
         . align
$LC29:
         . ascii
                   "TP0 Organizacion de computadoras — VERSION: 1.0 \setminus 000"
         . text
         . align
         .globl
                  showVersion
         .ent
                   showVersion
showVersion:
         . frame
                   $fp,40,$ra
                                              \# \text{ vars} = 0, regs= 3/0, args= 16,
             extra= 8
                   0xd00000000, -8
         . \, mask
         . fmask
                  0 \times 000000000,
         .set
                   noreorder
         .cpload $t9
                   reorder
         .set
         subu
                   $sp,$sp,40
         .cprestore 16
                   $ra,32($sp)
         sw
                   $fp,28($sp)
         sw
                   $gp,24($sp)
         sw
                   fp\ ,sp
         move
                   $a0,$LC17
         la
         la
                   $a1,$LC29
                   $t9, printf
         la
         jal
                   $ra,$t9
                   $sp, $fp
         move
                   $ra,32($sp)
         lw
```

```
lw
                   $fp,28($sp)
         addu
                   $sp,$sp,40
         j
                   ra
                  showVersion
         . end
                  showVersion, .-showVersion
         .size
         .rdata
         .align
$LC30:
                  "Parameter is empty. Type 'tp0 -h' for help. Program term"
         . ascii
                  "inated \setminus 000"
         . ascii
         . align
$LC31:
         . ascii
                  "Argument has invalid characters. Type 'tp0 -h' for help."
         . ascii
                  " Program terminated \000"
         . align
$LC32:
                  "Invalid arguments. Type 'tp0 -h' for help. Program termi"
         . ascii
                  "nated \setminus 000"
         . ascii
         . align
                  2
$LC33:
                   "File path is invalid. Type 'tp0 -h' for help. Program te"
         . ascii
         . ascii
                  "rminated \setminus 000"
                  2
         . align
$LC34:
                  "Parameter input is invalid. Type 'tp0 -h' for help. Prog"
         . ascii
                  "ram terminated \setminus 000"
         . ascii
         .align
$LC35:
         . ascii
                   "Action is invalid. Type 'tp0 -h' for help. Program termi"
                  "nated \setminus 000"
         . ascii
         .text
         . align
         .globl
                  showError
         .ent
                  showError
showError:
                  $fp,40,$ra
                                              \# \text{ vars} = 0, regs= 3/0, args= 16,
         . frame
             extra= 8
                  0 \times d00000000, -8
         . mask
                  0 \times 000000000,
         . fmask
         .set
                  noreorder
         .cpload $t9
                   reorder
         .set
         subu
                   $sp,$sp,40
         .cprestore 16
                   $ra,32($sp)
         sw
                   $fp,28($sp)
         sw
                   $gp,24($sp)
                   $fp, $sp
         move
                   $a0,40($fp)
         sw
         lw
                   $v1,40($fp)
                                              # 0xffffffffffffffff
         l i
                   $v0,-1
                  $v1,$v0,$L58
         bne
         la
                   a0, _sF+176
                  $a1,$LC17
         la
                  $a2,$LC30
         la
         la
                   $t9, fprintf
                   $ra,$t9
         jal
$L58:
```

```
lw
                   $v1,40($fp)
                                                 # 0xfffffffffffffe
          l i
                   $v0,-2
                   $v1,$v0,$L59
         bne
                   \begin{array}{l} \$ a0 \; , \underline{ } \; \underline{ } \; sF + 176 \\ \$ a1 \; , \$ LC17 \end{array}
         la
         la
          la
                   $a2,$LC31
                   $t9, fprintf
         la
                   $ra,$t9
         jal
$L59:
         lw
                   $v1,40($fp)
          l i
                   v0, -3
                                                 # 0xffffffffffffd
         bne
                   $v1,$v0,$L60
                   a0, _sF+176
         la
         la
                   $a1,$LC17
         la
                   $a2,$LC32
                   $t9, fprintf
         la
                   $ra,$t9
         jal
$L60:
         lw
                   $v1,40($fp)
          l i
                   v0, -4
                                                 # 0xfffffffffffffc
                   $v1,$v0,$L61
         bne
         la
                   \$a0\ , \_\_sF{+}176
         la
                   $a1,$LC17
                   $a2,$LC33
         la
         la
                   $t9, fprintf
                   $ra,$t9
          jal
$L61:
         lw
                   $v1,40($fp)
          l i
                   $v0, -5
                                                 # 0xfffffffffffb
         bne
                   $v1,$v0,$L62
         la
                   a0, _sF+176
                   $a1,$LC17
         la
         la
                   $a2,$LC34
         la
                   $t9, fprintf
                   $ra,$t9
         jal
$L62:
         lw
                   $v1,40($fp)
                                                 \# 0 \times ffffffffffffa
          l i
                   $v0,-6
         bne
                   $v1,$v0,$L57
         la
                   a0, _sF+176
                   $a1,$LC17
         la
                   $a2,$LC35
         la
                   $t9, fprintf
          la
          jal
                   $ra,$t9
$L57:
         move
                   $sp,$fp
                   $ra,32($sp)
         lw
         lw
                   $fp,28($sp)
                   $sp,$sp,40
         addu
                   $ra
         j
                   showError
          . end
                   showError , .-showError
          .size
          . align
          .globl
                   process
          .ent
                   process
process:
          .frame $fp,40,$ra
                                               \# \text{ vars} = 0, regs= 3/0, args= 16,
              extra=8
```

```
. \, \mathrm{mask}
                  0xd00000000, -8
         . fmask
                  0 \times 000000000,
         .set
                  noreorder
         .cpload $t9
         .set
                   reorder
         subu
                   $sp,$sp,40
         .cprestore 16
                   $ra,32($sp)
         sw
                   $fp,28($sp)
         sw
                   $gp,24($sp)
         sw
                   fp, sp
         move
                   $a0,40($fp)
         sw
         sw
                   $a1,44($fp)
                   $a2,48($fp)
         sw
                   $a3,52($fp)
         sw
                   $a0,56($fp)
         lw
         la
                   $a1,$LC12
                   $t9, strcmp
         la
                   $ra,$t9
         jal
                   $v0,$zero,$L65
         bne
         lw
                   $a0,44($fp)
         lw
                   $a1,52($fp)
                  $a2,40($fp)
         lw
         lw
                   $a3,48($fp)
         la
                   $t9, encode
                   $ra,$t9
         jal
$L65:
         lw
                   $a0,56($fp)
         la
                   $a1,$LC11
         la
                   $t9, strcmp
                   $ra,$t9
         jal
         bne
                  $v0,$zero,$L64
         lw
                   $a0,44($fp)
         lw
                   $a1,52($fp)
         lw
                   $a2,40($fp)
                   $a3,48($fp)
         lw
                   $t9, decode
         la
                   $ra,$t9
         jal
$L64:
         move
                   $sp, $fp
                   $ra,32($sp)
         lw
                   $fp,28($sp)
         lw
         addu
                   $sp,$sp,40
                   ra
         j
         .\ \mathrm{end}
                   process
         .size
                   process, .-process
         .rdata
         . align
$LC36:
                   "Unable to decode: invalid character. Program will termin"
         . ascii
                  "ate.\n \000"
         . ascii
         . align
$LC37:
                   "An error occurred when reading input.\000"
         . ascii
         . text
         . align
         .globl
                  readInput
                  readInput
         .ent
```

```
readInput:
         .frame
                  p, 56, ra
                                             \# \text{ vars} = 16, regs= 3/0, args= 16,
             extra= 8
         . \, mask
                  0xd00000000, -8
                  0 \times 000000000,
         . fmask
         .set
                  noreorder
         .cpload $t9
         .set
                  reorder
         subu
                  $sp,$sp,56
         .cprestore 16
                  $ra,48($sp)
         sw
                  $fp,44($sp)
         sw
                  $gp,40($sp)
         sw
                  $fp,$sp
         move
                  $a0,56($fp)
         sw
                  $a1,60($fp)
         sw
                  $a2,64($fp)
         sw
                  $a3,68($fp)
         sw
                  $zero, 24($fp)
         sw
$L68:
         lw
                  $v0,24($fp)
                  $v1,64($fp)
         lw
                  v0, v0, v1
         slt
         bne
                  $v0, $zero, $L71
         b
                  $L69
$L71:
                  $a0,56($fp)
         lw
                  $t9, fgetc
         la
         jal
                  $ra,$t9
         sw
                  $v0,28($fp)
                  $v0,56($fp)
         lw
         lhu
                  $v0,12($v0)
         srl
                  $v0,$v0,6
         andi
                  v0, v0, 0x1
         bne
                  $v0,$zero,$L72
         lw
                  $v1,28($fp)
                                             # 0xffffffffffffffff
         l i
                  $v0,-1
         beq
                  $v1,$v0,$L73
         lw
                  $v0,68($fp)
         bne
                  $v0,$zero,$L74
                  $v1,60($fp)
         lw
         lw
                  $v0,24($fp)
                  $v1,$v1,$v0
         addu
         lbu
                  $v0,28($fp)
                  $v0,0($v1)
         sb
                  $L70
$L74:
         lw
                  $v1,28($fp)
                                             # 0xa
         l i
                  $v0,10
                  $v1,$v0,$L76
         bne
                  $v0,24($fp)
         lw
         addu
                  v0, v0, -1
                  $v0,24($fp)
         sw
         b
                  $L70
L76:
         lbu
                  $v0,28($fp)
         move
                  $a0,$v0
                  $t9, is Valid
         la
```

```
$ra,$t9
         jal
         bne
                  $v0,$zero,$L77
         la
                  a0, _sF+176
                  $a1,$\bar{$\bar{L}C36}
         la
         la
                  $t9, fprintf
         jal
                  $ra,$t9
                                              \# 0x1
         l i
                  $a0,1
         la
                  $t9, exit
         jal
                  $ra,$t9
L77:
         lw
                  $v1,60($fp)
                  $v0,24($fp)
         lw
         addu
                  $v1,$v1,$v0
         lbu
                  $v0,28($fp)
                  $v0,0($v1)
         sb
         b
                  $L70
$L73:
                  $v0,24($fp)
         lw
                  $v0,32($fp)
         sw
                  $L67
         b
L72:
         la
                  a0, _sF+176
                  $a1,$LC37
         la
         la
                  $t9, fprintf
         jal
                  $ra,$t9
                  $a0,1
                                              \# 0x1
         l i
                  $t9, exit
         la
         jal
                  $ra,$t9
$L70:
         lw
                  $v0,24($fp)
         addu
                  $v0,$v0,1
         sw
                  $v0,24($fp)
         b
                  $L68
$L69:
         lw
                  $v0,64($fp)
                  $v0,32($fp)
         sw
$L67:
                  $v0,32($fp)
         lw
         move
                  $sp, $fp
         lw
                  $ra,48($sp)
                  $fp,44($sp)
         lw
                  addu
                  $ra
         j
         . end
                  readInput
         .size
                  readInput, .-readInput
         .rdata
                  2
         . align
$LC38:
         . ascii
                  " %c \ 000 "
         . align
$LC39:
         . ascii
                  " %c \n\000"
         . align
LC40:
                  "Error when writing output to file %\n\000"
         . ascii
         . align
                  2
$LC41:
                  "Unable to open or create output file \sqrt[6]{n} 000"
         . ascii
```

```
. text
         . align
         .globl
                   write_partial
         .ent
                   write partial
write partial:
         .\ frame
                   p,40,ra
                                               \# \text{ vars} = 0, regs= 3/0, args= 16,
             extra= 8
         . \, mask
                   0xd0000000, -8
         . fmask
                   0 \times 0000000000,0
                   noreorder
         .set
         .cpload $t9
                   reorder
         .\ set
         subu
                   $sp,$sp,40
         .cprestore 16
                   ra,32(sp)
         sw
                   $fp,28($sp)
         sw
                   $gp,24($sp)
         sw
                   $fp,$sp
         move
                   $a0,40($fp)
         sw
                   $a1,44($fp)
         sw
                   $a2,48($fp)
         sw
         lw
                   $v0,44($fp)
                   $v0, $zero, $L81
         beq
L82:
         lw
                   $v0,40($fp)
                   $v0,0($v0)
         lbu
                   $v0, $zero, $L84
         bne
         b
                   $L80
$L84:
         lw
                   $v0,40($fp)
                   $v0,0($v0)
         lbu
         lw
                   $a0,44($fp)
         la
                   $a1,$LC38
         move
                   $a2,$v0
         la
                   $t9, fprintf
         jal
                   $ra,$t9
         bne
                   $v0,$zero,$L85
         lw
                   $v0,40($fp)
         lbu
                   $v0,0($v0)
         la
                   $a0,$LC39
                   $a1,$v0
         move
                   $t9, printf
         lа
         jal
                   $ra,$t9
         la
                   \$a0\ , \_\_sF{+}176
                   $a1,$LC40
         la
         lw
                   $a2,48($fp)
                   $t9, fprintf
         la
         jal
                   $ra,$t9
                                               \# 0x1
         l i
                   $a0,1
         la
                   $t9, exit
         jal
                   $ra,$t9
$L85:
                   $v0,40($fp)
         lw
                   \$v0\;,\$v0\;,1
         addu
         sw
                   $v0,40($fp)
         b
                   $L82
$L81:
                   a0, _sF+176
         la
```

```
la
                   $a1,$LC41
         lw
                   $a2,48($fp)
         la
                   $t9, fprintf
         jal
                   $ra,$t9
                                               \# 0x1
         li
                   $a0,1
         la
                   $t9, exit
         jal
                   $ra,$t9
L80:
         move
                   $sp, $fp
                   $ra,32($sp)
         lw
                   $fp,28($sp)
         lw
                   $sp,$sp,40
         addu
         j
                   ra
         . end
                   write\_partial
         .size
                   write_partial, .-write_partial
         . align
         .globl
                  main
                  main
         .ent
main:
                   $fp,80,$ra
                                               \# \text{ vars} = 32, \text{ regs} = 3/0, \text{ args} = 24,
         . frame
             extra= 8
         . \, {
m mask}
                   0xd0000000, -8
                   0 \times 000000000,
         . fmask
         . set
                   noreorder
         .cpload $t9
         .set
                   reorder
         subu
                   $sp,$sp,80
         .cprestore 24
                   $ra,72($sp)
         sw
                   $fp,68($sp)
         sw
                   $gp,64($sp)
         sw
         move
                   $fp,$sp
                   $a0,80($fp)
         sw
                   $a1,84($fp)
         sw
                   $zero, 32($fp)
         sw
                   $v0,$fp,40
         addu
                   $a0,$v0
         move
                   $a1,80($fp)
         lw
         lw
                   $a2,84($fp)
         la
                   $t9, getParams
                   $ra,$t9
         jal
                   $v0,56($fp)
         lw
         sw
                   $v0,16($sp)
         lw
                   $a0,40($fp)
         lw
                   $a1,44($fp)
                   $a2,48($fp)
         lw
                   $a3,52($fp)
         lw
         la
                   $t9, process
         jal
                   $ra,$t9
         lw
                   $v0,32($fp)
         move
                   $sp, $fp
                   $ra,72($sp)
         lw
                   p,68(sp)
         lw
         addu
                   $sp,$sp,80
         j
                   ra
         . end
                   main
         .size
                  \min, .-\min
                   "GCC: (GNU) 3.3.3 (NetBSD nb3 20040520)"
         .ident
```

encode.S

```
1 "encode.c"
         . file
         .section .mdebug.abi32
         .previous
         .abicalls
         . rdata
                  2
         . align
$LC0:
         . ascii
                  "r \setminus 000"
         . align
                  2
$LC1:
         . ascii
                  w\000
         .align
                  2
LC2:
                  "Can't open the file %\n\000"
         . ascii
         .text
                  2
         . align
         .globl
                  encode
         .ent
                  encode
encode:
         . frame
                  $fp,64,$ra
                                              \# \text{ vars} = 24, regs= 3/0, args= 16,
             extra=8
                  0xd00000000, -8
         . mask
         . fmask
                  0 \times 000000000,
         .set
                  noreorder
         .cpload $t9
         .set
                  reorder
                  $sp,$sp,64
         subu
         .cprestore 16
         sw
                  $ra,56($sp)
                  $fp,52($sp)
         sw
                  $gp,48($sp)
         sw
                  $fp,$sp
         move
                  $a0,64($fp)
         sw
                  $a1,68($fp)
         sw
                  $a2,72($fp)
         sw
                  $a3,76($fp)
         sw
                  $zero, 36($fp)
         sb
                  $zero,44($fp)
         sw
                  $v0,68($fp)
         lw
                  $v0, $zero, $L18
         beq
                  $a0,68($fp)
         lw
         la
                  $a1,$LC0
         la
                  $t9, fopen
                  $ra,$t9
         jal
         sw
                  $v0,64($fp)
$L18:
         lw
                  $v0,76($fp)
                  $v0, $zero, $L19
         beq
                  $a0,76($fp)
         lw
                  $a1,$LC1
         la
         la
                  $t9, fopen
                  $ra,$t9
         jal
                  $v0,72($fp)
         sw
$L19:
                  $v0,64($fp)
         lw
                  $v0, $zero, $L20
         bne
```

```
la
                   a0, _sF+176
         la
                   $a1,$LC2
         lw
                   $a2,68($fp)
                   $t9, fprintf
         la
                   $ra,$t9
         jal
         li
                   $a0,1
                                              \# 0x1
         la
                   $t9, exit
         jal
                   $ra,$t9
$L20:
                   noreorder
         .set
         nop
                   reorder
         .\ set
L21:
         lw
                   $v0,64($fp)
         lhu
                   $v0,12($v0)
                   $v0,$v0,5
         \operatorname{srl}
         andi
                   $v0,$v0,0x1
                   $v0, $zero, $L23
         beq
         b
                  L17
$L23:
         lw
                   $a0,64($fp)
         addu
                   $a1,$fp,24
         li
                   $a2,3
                                              \# 0x3
         move
                   $a3,$zero
         la
                   $t9, readInput
                   $ra,$t9
         jal
                   $v0,40($fp)
         sw
                   $v0,40($fp)
         lw
         blez
                   $v0,$L21
         addu
                   v0, p, 32
         addu
                   $a0,$fp,24
         move
                   $a1,$v0
                   $a2,40($fp)
         lw
         la
                   $t9, encodeChars
         jal
                   $ra,$t9
                   $v0,$fp,32
         addu
         move
                   $a0,$v0
         lw
                   $a1,72($fp)
         lw
                   $a2,76($fp)
         la
                   $t9, write_partial
                   $ra,$t9
         jal
                   $v0,44($fp)
         lw
         addu
                   $v0,$v0,4
         sw
                   $v0,44($fp)
                   $a0,44($fp)
         lw
         la
                   $t9, exceeds Line Size
                   $ra,$t9
         jal
         move
                   $v1,$v0
         l i
                   $v0,1
                                              \# 0x1
         bne
                   $v1,$v0,$L21
         sw
                   $zero,44($fp)
         l i
                   $v0,10
                                              \# 0xa
         sb
                   $v0,32($fp)
         sb
                   $zero, 33($fp)
         addu
                   $v0,$fp,32
         move
                   $a0,$v0
                   $a1,72($fp)
         lw
         lw
                   $a2,76($fp)
```

```
$t9, write_partial
         la
         jal
                   $ra,$t9
                   $L21
         b
$L17:
                   $sp, $fp
         move
         lw
                   $ra,56($sp)
         lw
                   $fp,52($sp)
         addu
                   $sp,$sp,64
                   $ra
         j
         . end
                   encode
                   encode, .-encode
         .size
         . align
         . globl
                   exceedsLineSize
         .ent
                   exceedsLineSize
exceedsLineSize:
                                               \# \text{ vars} = 0, regs= 2/0, args= 0,
         . frame
                   $fp, 16, $ra
             extra= 8
                   0x500000000, -4
         . mask
         . fmask
                  0 \times 000000000,
         .set
                   noreorder
         .cpload $t9
         .set
                   reorder
                   p, p, p, 16
         subu
         .cprestore 0
                   $fp,12($sp)
         sw
                   $gp,8($sp)
         sw
                   $fp, $sp
         move
                   $a0,16($fp)
         sw
         lw
                   $v0,16($fp)
                   v0, v0, 0x4c
         xori
         sltu
                   $v0,$v0,1
         move
                   $sp, $fp
         lw
                   $fp,12($sp)
         addu
                   p, p, p, 16
                   exceedsLineSize
         . end
         .size
                   exceedsLineSize, .-exceedsLineSize
         . align
         .globl
                   encodeChars
         .ent
                   encodeChars
encodeChars:
                                               \#\ vars =\ 0\,,\ regs =\ 2/0\,,\ args =\ 0\,,
                   $fp,16,$ra
         . frame
             extra=8
         . \, mask
                  0x500000000, -4
                  0 \times 000000000,0
         . fmask
                   noreorder
         .set
         .cpload $t9
                   reorder
         .set
         subu
                   $sp,$sp,16
         .\ cprestore\ 0
                   $fp,12($sp)
         sw
                   $gp,8($sp)
         sw
                   $fp,$sp
         move
                   $a0,16($fp)
         sw
         sw
                   $a1,20($fp)
         sw
                   $a2,24($fp)
                   $v1,24($fp)
         lw
                                               \# 0x3
         li
                   $v0,3
```

```
bne
                  $v1,$v0,$L28
         lw
                  $v1,20($fp)
         lw
                  $v0,16($fp)
         lbu
                  $v0,0($v0)
         \operatorname{srl}
                  $v0,$v0,2
         andi
                  v0, v0, 0x00ff
         lbu
                  $v0, encoding Table ($v0)
         sb
                  $v0,0($v1)
         lw
                  $v0,20($fp)
         addu
                  $a0,$v0,1
                  $v0,16($fp)
         lw
         lbu
                  $v0,0($v0)
         andi
                  v0, v0, 0x3
                  $v1,$v0,4
         sll
         lw
                  $v0,16($fp)
         addu
                  $v0,$v0,1
         lbu
                  $v0,0($v0)
         srl
                  $v0,$v0,4
         andi
                  v0, v0, 0x00ff
         addu
                  $v1,$v1,$v0
         la
                  $v0, encoding Table
                  $v0,$v1,$v0
         addu
         lbu
                  $v0,0($v0)
         sb
                  $v0,0($a0)
         lw
                  $v0,20($fp)
                  $a0,$v0,2
         addu
                  $v0,16($fp)
         lw
                  $v0,$v0,1
         addu
         lbu
                  $v0,0($v0)
         andi
                  v0, v0, 0xf
         sll
                  v1, v0, 2
         lw
                  $v0,16($fp)
         addu
                  $v0,$v0,2
         lbu
                  $v0,0($v0)
         \operatorname{srl}
                  $v0,$v0,6
                  $v0,$v0,0x00ff
         andi
         addu
                  $v1,$v1,$v0
         la
                  $v0, encoding Table
         addu
                  $v0,$v1,$v0
         lbu
                  $v0,0($v0)
                  $v0,0($a0)
         sb
         lw
                  $v0,20($fp)
         addu
                  $v1,$v0,3
         lw
                  $v0,16($fp)
                  $v0,$v0,2
         addu
         lbu
                  $v0,0($v0)
                  $v0,$v0,0x3f
         andi
         lbu
                  $v0, encoding Table ($v0)
         sb
                  $v0,0($v1)
         b
                  L29
L28:
         lw
                  $v1,24($fp)
         li
                                              \# 0x2
                  v0, 2
         bne
                  $v1,$v0,$L30
         lw
                  $v1,20($fp)
         lw
                  $v0,16($fp)
         lbu
                  $v0,0($v0)
                  $v0,$v0,2
         srl
```

```
andi
                  v0, v0, 0x00ff
         lbu
                  v0, encoding Table (v0)
         sb
                  $v0,0($v1)
         lw
                  $v0,20($fp)
         addu
                  $a0,$v0,1
         lw
                  $v0,16($fp)
         lbu
                  $v0,0($v0)
         andi
                  v0, v0, 0x3
         sll
                  $v1,$v0,4
         lw
                  $v0,16($fp)
         addu
                  $v0,$v0,1
                  $v0,0($v0)
         lbu
         \operatorname{sr} l
                  $v0,$v0,4
         andi
                  $v0,$v0,0x00ff
         addu
                  $v1,$v1,$v0
                  $v0, encoding Table
         la
         addu
                  $v0,$v1,$v0
         lbu
                  $v0,0($v0)
                  $v0,0($a0)
         sb
                  $v0,20($fp)
         lw
         addu
                  $v1,$v0,2
         lw
                  $v0,16($fp)
         addu
                  v0, v0, 1
         lbu
                  $v0,0($v0)
         andi
                  $v0,$v0,0xf
         sll
                  v0, v0, 2
         lbu
                  $v0, encoding Table ($v0)
         sb
                  $v0,0($v1)
         lw
                  $v0,20($fp)
         addu
                  $v1,$v0,3
         li
                  $v0,61
                                              \# 0x3d
         sb
                  v0,0(v1)
         b
                  L29
$L30:
         lw
                  $v1,24($fp)
                                              \# 0x1
         l i
                  $v0,1
         bne
                  v1, v0, L29
                  $v1,20($fp)
         lw
         lw
                  $v0,16($fp)
         lbu
                  $v0,0($v0)
                  $v0,$v0,2
         \operatorname{srl}
                  $v0,$v0,0x00ff
         andi
         lbu
                  $v0, encoding Table ($v0)
         sb
                  $v0,0($v1)
         lw
                  $v0,20($fp)
         addu
                  $v1,$v0,1
         lw
                  $v0,16($fp)
         lbu
                  $v0,0($v0)
         andi
                  v0, v0, 0x3
         sll
                  $v0,$v0,4
                  $v0, encoding Table ($v0)
         lbu
         sb
                  $v0,0($v1)
         lw
                  $v0,20($fp)
                  v1, v0, 2
         addu
         li
                  $v0,61
                                              \# 0x3d
         sb
                  $v0,0($v1)
         lw
                  $v0,20($fp)
                  $v1,$v0,3
         addu
```

```
l i
                   $v0,61
                                               \# 0x3d
         sb
                   $v0,0($v1)
$L29:
         l i
                   $v0,4
                                               \# 0x4
                   $sp, $fp
         move
         lw
                   $fp,12($sp)
         addu
                   $sp,$sp,16
                   ra
         j
                   encode Chars\\
         . end
                   encode Chars \;,\;\; .-encode Chars
         .size
                   "GCC: (GNU) 3.3.3 (NetBSD nb3 20040520)"
         .ident
```

decode.S

```
1 "decode.c"
         . file
         .section .mdebug.abi32
         . previous
         .abicalls
         . rdata
         . align
                  2
$LC0:
                  "r \setminus 000"
         . ascii
         . align
$LC1:
         . ascii
                   w \ 000
         . align
$LC2:
         . ascii
                   "Can't open the file %\n\000"
         .align
$LC3:
                   "Can't finish decoding file %: wrong length \n 000"
         . ascii
         .text
                  2
         . align
                   decode
         .globl
         .ent
                   decode
decode:
                  $fp,64,$ra
                                              \# \text{ vars} = 24, regs= 3/0, args= 16,
         . frame
             extra=8
                  0xd0000000, -8
         . \, mask
         . fmask
                  0 \times 000000000,
                   noreorder
         .set
         .cpload $t9
                   reorder
         .set
                   $sp,$sp,64
         subu
         .cprestore 16
                   $ra,56($sp)
         sw
                   $fp,52($sp)
         sw
                   $gp,48($sp)
         sw
                   $fp, $sp
         move
                   $a0,64($fp)
         sw
                   $a1,68($fp)
         sw
                   $a2,72($fp)
         \mathbf{sw}
                   $a3,76($fp)
         sw
                   $zero, 36($fp)
         sb
                   $zero, 40($fp)
         sw
                   $v0,68($fp)
         lw
                   v0, zero, L18
         beq
         lw
                   $a0,68($fp)
                   $a1,$LC0
         la
```

```
$t9, fopen
         la
         jal
                   $ra,$t9
                   $v0,64($fp)
         sw
$L18:
                   $v0,76($fp)
         lw
         beq
                   $v0, $zero, $L19
         lw
                   $a0,76($fp)
         lа
                   $a1,$LC1
                   $t9, fopen
         la
                   $ra,$t9
         jal
                   $v0,72($fp)
         sw
L19:
                   $v0,64($fp)
         lw
         bne
                   $v0, $zero, $L20
         la
                   a0, _sF+176
                   $a1,$LC2
         la
         lw
                   $a2,68($fp)
         la
                   $t9, fprintf
         jal
                   $ra,$t9
                                               \# 0x1
         li
                   $a0,1
         la
                   $t9, exit
                   $ra,$t9
         jal
$L20:
         . set
                   noreorder
         nop
                   reorder
         .set
$L21:
         lw
                   $v0,64($fp)
         lhu
                   $v0,12($v0)
         \operatorname{sr} l
                   $v0,$v0,5
         andi
                   v0, v0, 0x1
                   $v0, $zero, $L23
         beq
                   L22
$L23:
         lw
                   $a0,64($fp)
         addu
                   $a1,$fp,24
         l i
                   $a2,4
                                               \# 0x4
         l i
                                               \# 0x1
                   $a3,1
         la
                   $t9, readInput
         jal
                   $ra,$t9
                   $v0,44($fp)
         sw
                   $v1,40($fp)
         lw
                   $v0,44($fp)
         lw
         addu
                   v0, v1, v0
                   $v0,40($fp)
         sw
         lw
                   $v0,44($fp)
                   $v0, $zero, $L24
         beq
         lw
                   $v0,44($fp)
         slt
                   $v0,$v0,4
         beq
                   $v0,$zero,$L24
                   a0, _sF+176
a1, _LC3
         la
         la
                   $a2,68($fp)
         lw
         la
                   $t9, fprintf
         jal
                   $ra,$t9
         b
                   L22
$L24:
                   $v0,44($fp)
         lw
```

```
$v0,$L21
         blez
         addu
                  $v0,$fp,32
         addu
                  $a0,$fp,24
         move
                  $a1,$v0
                  $t9, decodeChars
         la
         jal
                  $ra,$t9
                  $v0,$fp,32
         addu
         move
                  $a0,$v0
                  $a1,72($fp)
         lw
         lw
                  $a2,76($fp)
                  $t9, write_partial
         la
                  $ra,$t9
         jal
                  L21
$L22:
         lw
                  $a0,72($fp)
                  $t9, fclose
         la
                  $ra,$t9
         jal
         move
                  $sp, $fp
         lw
                  $ra,56($sp)
                  $fp,52($sp)
         lw
         addu
                  $sp,$sp,64
                  $ra
         j
                  decode
         . end
         .size
                  decode, .-decode
         . align
         .globl
                  decodeChars
                  decodeChars
         .ent
decodeChars:
         . frame
                  $fp,32,$ra
                                              \# \text{ vars} = 16, regs= 2/0, args= 0,
             extra= 8
                  0x500000000, -4
         . \, mask
                  0 \times 000000000,
         . fmask
         .set
                  noreorder
         .cpload $t9
         . set
                  reorder
                  $sp,$sp,32
         subu
         .cprestore 0
                  $fp,28($sp)
         sw
                  $gp,24($sp)
         sw
                  $fp,$sp
         move
                  $a0,32($fp)
         sw
                  $a1,36($fp)
         sw
                  $zero, 8($fp)
         sw
         lw
                  $v0,32($fp)
                  $v0,0($v0)
         lbu
         lbu
                  $v0, decoding Table ($v0)
         sb
                  $v0,8($fp)
         lw
                  $v0,32($fp)
                  $v0,$v0,1
         addu
                  $v0,0($v0)
         lbu
                  $v0, decoding Table ($v0)
         lbu
         sb
                  $v0,9($fp)
         lw
                  $v0,32($fp)
         addu
                  v0, v0, 2
                  $v0,0($v0)
         lbu
                  $v0, decoding Table ($v0)
         lbu
         sb
                  $v0,10($fp)
                  $v0,32($fp)
         lw
```

```
$v0,$v0,3
         addu
         lbu
                  $v0,0($v0)
         lbu
                  $v0, decoding Table ($v0)
         sb
                  $v0,11($fp)
         lw
                  $a0,36($fp)
         1b
                  $v0,8($fp)
         sll
                  $v1,$v0,2
         lb
                  $v0,9($fp)
         \operatorname{sra}
                  $v0,$v0,4
                  $v0,$v1,$v0
         or
         sb
                  $v0,0($a0)
         lb
                  $v1,10($fp)
                  $v0, -3
                                             # 0xffffffffffffd
         l i
         bne
                  $v1,$v0,$L27
         1b
                  $v1,11($fp)
         1 i
                  v0, -3
                                             # 0xffffffffffffd
         bne
                  $v1,$v0,$L27
         lw
                  $v0,36($fp)
         addu
                  $v0,$v0,1
         {\rm sb}
                  $zero,0($v0)
         lw
                  $v0,36($fp)
         addu
                  v0, v0, 2
         sb
                  $zero,0($v0)
         li
                  $v0,1
                                             \# 0x1
         sw
                  $v0,16($fp)
                  $L26
         b
$L27:
         lw
                  $v0,36($fp)
         addu
                  $a0,$v0,1
         lbu
                  $v0,9($fp)
         andi
                  v0, v0, 0xf
         sll
                  $v1,$v0,4
                  $v0,10($fp)
         1b
                  $v0,$v0,2
         sra
         andi
                  $v0,$v0,0xf
                  $v0,$v1,$v0
         or
         sb
                  $v0,0($a0)
         1b
                  $v1,11($fp)
         l i
                                             # 0xffffffffffffd
                  $v0,-3
         bne
                  $v1,$v0,$L28
                  $v0,36($fp)
         lw
                  $v0,$v0,2
         addu
         sb
                  $zero, 0($v0)
         li
                  $v0,2
                                             \# 0x2
                  $v0,16($fp)
         sw
         b
                  L26
$L28:
         lw
                  $v0,36($fp)
         addu
                  $a0,$v0,2
         lb
                  $v0,10($fp)
         andi
                  $v0,$v0,0xff
         sll
                  v1, v0, 6
         lbu
                  $v0,11($fp)
         andi
                  v0, v0, 0x3f
                  $v0,$v1,$v0
         or
         sb
                  $v0,0($a0)
         l i
                  $v0,3
                                             \# 0x3
                  $v0,16($fp)
         sw
```

```
L26:
         lw
                   $v0,16($fp)
         move
                   $sp, $fp
                   p,28(sp)
         lw
                   p, p, p, 32
         addu
                   ra
         j
                   decodeChars
         . end
                   decodeChars, .-decodeChars
         .size
         . align
         .globl
                  isValid
                   isValid
         .ent
is Valid:
                                               \# \text{ vars} = 16, \text{ regs} = 3/0, \text{ args} = 16,
         . frame
                   $fp,56,$ra
             extra=8
                  0 \times d00000000, -8
         . \, {
m mask}
                  0x000000000,0
         . fmask
         .set
                   noreorder
         .cpload $t9
         .set
                   reorder
                   $sp,$sp,56
         subu
         .cprestore 16
         sw
                   $ra,48($sp)
                   $fp,44($sp)
         sw
                   $gp,40($sp)
         sw
                   $fp, $sp
         move
                   $v0,$a0
         move
                   $v0,24($fp)
         sb
                   $zero, 28($fp)
$L30:
         lа
                   $a0, encoding Table
                   $t9, strlen
         la
                   $ra,$t9
         jal
                   $v1,28($fp)
         lw
         sltu
                   $v0,$v1,$v0
         bne
                   $v0, $zero, $L32
                   $L31
         b
$L32:
         lbu
                   $v1,24($fp)
         li
                   $v0,61
                                               \# 0x3d
         beq
                   $v1,$v0,$L34
                   $v1,28($fp)
         lw
                   v0, encoding Table
         la
         addu
                   $v0,$v1,$v0
         lbu
                   $v1,0($v0)
                   $v0,24($fp)
         lbu
                   $v1,$v0,$L34
         beq
                   $L33
         b
$L34:
                                               # 0x1
         l i
                   $v0,1
                   $v0,32($fp)
         sw
         b
                   $L29
$L33:
         lw
                   $v0,28($fp)
         addu
                   $v0,$v0,1
                   $v0,28($fp)
         sw
         b
                   $L30
$L31:
                   $zero, 32($fp)
         sw
```

4. Conclusiones

La realizacion del presente trabajo practico nos sirvio para poder conocer y familiarizarnos con las herramientas y entornos con los que trabajaremos a lo largo de la materia, como por ejemplo GXemul y la plataforma NetBSD. Ademas, pudimos mejorar nuestros conocimientos en el lenguaje de programacion C y nuestra interaccion con entornos UNIX. Otro punto a notar, es que pudimos ver como obtener el codigo assembly de nuestro programa, y tener un primer acercamiento a un lenguaje de bajo nivel. Como nota adicional, nos parecio interesante aprender como se lleva a cabo la codificacion a base64 y viceversa, ya que es un protocolo que se utiliza frecuentemente para transferencia de contenido.

5. Referencias

Referencias

- [1] GXemul, http://gavare.se/gxemul/
- [2] The NetBSD project, http://www.netbsd.org/
- [3] RFC 2045: Multipurpose Internet Mail Extensions (MIME) Part One: Format of Internet Message Bodies; sección 6.8, Base64 Content-Transfer-Encoding. http://tools.ietf.org/html/rfc2045#section-6.8
- [4] Base64 (Wikipedia). http://en.wikipedia.org/wiki/Base64

- 6. Anexo
- 6.1. Enunciado provisto por los profesores del curso

66:20 Organización de Computadoras Trabajo práctico #0: Infraestructura básica 2^{do} cuatrimestre de 2018

\$Date: 2018/09/08 23:16:30 \$

1. Objetivos

Familiarizarse con las herramientas de software que usaremos en los siguientes trabajos, implementando un programa (y su correspondiente documentación) que resuelva el problema piloto que presentaremos más abajo.

2. Alcance

Este trabajo práctico es de elaboración grupal, evaluación individual, y de carácter obligatorio para todos alumnos del curso.

3. Requisitos

El trabajo deberá ser entregado personalmente, en la fecha estipulada, con una carátula que contenga los datos completos de todos los integrantes.

Además, es necesario que el trabajo práctico incluya (entre otras cosas, ver sección 6), la presentación de los resultados obtenidos explicando, cuando corresponda, con fundamentos reales, las causas o razones de cada resultado obtenido.

El informe deberá respetar el modelo de referencia que se encuentra en el grupo¹, y se valorarán aquellos escritos usando la herramienta T_EX / L^AT_EX.

4. Recursos

Usaremos el programa GXemul [1] para simular el entorno de desarrollo que utilizaremos en este y otros trabajos prácticos, una máquina MIPS corriendo una versión reciente del sistema operativo NetBSD [2].

En la clase del 21/8 hemos repasado los pasos necesarios para la instalación y configuración del entorno de desarrollo.

¹http://groups.yahoo.com/group/orga-comp

5. Programa

Se trata de escribir, en lenguaje C, un programa para codificar y decodificar información en formato base 64: el programa recibirá, por línea de comando, los archivos o *streams* de entrada y salida, y la acción a realizar, codificar (acción por defecto) o decodificar. De no recibir los nombres de los archivos (o en caso de recibir – como nombre de archivo) usaremos los *streams* estándar, stdin y stdout, según corresponda. A continuación, iremos leyendo los datos de la entrada, generando la salida correspondiente. De ocurrir errores, usaremos stderr. Una vez agotados los datos de entrada, el programa debe finalizar adecuadamente, retornando al sistema operativo.

Estrictamente hablando, base 64 es un grupo de esquemas de codificación similares. En nuestra implementación, estaremos siguiendo particularmente el esquema establecido en [3], con el siguiente agregado: si se recibe una secuencia de caracteres inválida en la decodificación, debe asumirse como una condición de error que el programa deberá reportar adecuadamente y detener el procesamiento en ese punto.

5.1. Ejemplos

Primero, usamos la opción -h para ver el mensaje de ayuda:

```
$ tp0 -h
Usage:
  tp0 -h
  tp0 -V
  tp0 [options]
Options:
  -V, --version
                    Print version and quit.
  -h, --help
                    Print this information.
  -i, --input
                    Location of the input file.
  -o, --output
                    Location of the output file.
  -a, --action
                    Program action: encode (default) or decode.
Examples:
  tp0 -a encode -i ~/input -o ~/output
  tp0 -a decode
   Codificamos un archivo vacío (cantidad de bytes nula):
$ touch /tmp/zero.txt
$ tpO -a encode -i /tmp/zero.txt -o /tmp/zero.txt.b64
$ ls -l /tmp/zero.txt.b64
-rw-r--r- 1 user group 0 2018-09-08 16:21 /tmp/zero.txt.b64
   Codificamos el caracter ASCII M,
$ echo -n M | tp0
TQ==
   Codificamos los caracteres ASCII M y a,
$ echo -n Ma | tp0
TWE=
```

```
Codificamos Man,
```

```
$ echo -n Man | tp0
TWFu
```

Codificamos y decodificamos:

```
$ echo Man | tp0 | tp0 -a decode
Man
```

Verificamos bit a bit:

Codificamos 1024 bytes, para verificar que el programa genere líneas de no mas de 76 unidades de longitud:

```
\label{eq:continuous} $$ yes \mid head -c 1024 \mid tp0 -a encode $$ eQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5CnkKeQp5C
```

Verificamos que la cantidad de bytes decodificados, sea 1024:

```
\ yes \mid head -c 1024 \mid tp0 -a encode \mid tp0 -a decode \mid wc -c 1024
```

Generamos archivos de tamaño creciente, y verificamos que el procesamiento de nuestro programa no altere los datos:

```
n=1;
$ while :; do
          head -c $n </dev/urandom >/tmp/in.bin;
>
          tp0 -a encode -i /tmp/in.bin -o /tmp/out.b64;
          tp0 -a decode -i /tmp/out.b64 -o /tmp/out.bin;
>
          if diff /tmp/in.bin /tmp/out.bin; then :; else
>
                  echo ERROR: $n;
>
                  break;
          fi
          echo ok: $n;
          n="'expr $n + 1'";
          rm -f /tmp/in.bin /tmp/out.b64 /tmp/out.bin
> done
ok: 1
ok: 2
ok: 3
. . .
```

6. Informe

El informe deberá incluir al menos las siguientes secciones:

- Documentación relevante al diseño e implementación del programa;
- Comando(s) para compilar el programa;
- Las corridas de prueba, con los comentarios pertinentes;
- El código fuente, en lenguaje C, el cual también deberá entregarse en formato digital compilable (incluyendo archivos de entrada y salida de pruebas);
- El código MIPS32 generado por el compilador;
- Este enunciado.

El informe deberá entregarse en formato impreso y digital.

Referencias

- [1] GXemul, http://gavare.se/gxemul/.
- [2] The NetBSD project, http://www.netbsd.org/.
- [3] RFC 2045: Multipurpose Internet Mail Extensions (MIME) Part One: Format of Internet Message Bodies; sección 6.8, Base64 Content-Transfer-Encoding. http://tools.ietf.org/html/rfc2045#section-6.8.
- [4] Base64 (Wikipedia). http://en.wikipedia.org/wiki/Base64.