

Instituto Tecnológico de Buenos Aires

22.12 ELECTRÓNICA II

---

# Trabajo de laboratorio 1

## Fuente regulada de tensión

---

*Grupo 4*

BUALÓ, Santiago Andrés	57557
LAGUINGE, Juan Martín	57430
MARTORELL, Ariel Antonio	56209
PARRA, Rocío	57669

*Profesores*

HIRCHOREN, Gustavo Abraham  
PETRUCCI, Javier David

Presentado: 23/04/2019

# Índice

1. Análisis de la protección	2
2. una sección	3
3. otra sección	3

## 1. Análisis de la protección

Se decidió utilizar una protección foldback dado que esta evita el pasarnos de la corriente de salida máxima establecida,  $I_{o_{máx}} = 1.5 A$  y nos limita la cantidad de potencia a disipar por una menor a la dada por una protección lineal reduciendo costos. Al agregar la protección foldback nos quedamos con el siguiente circuito:

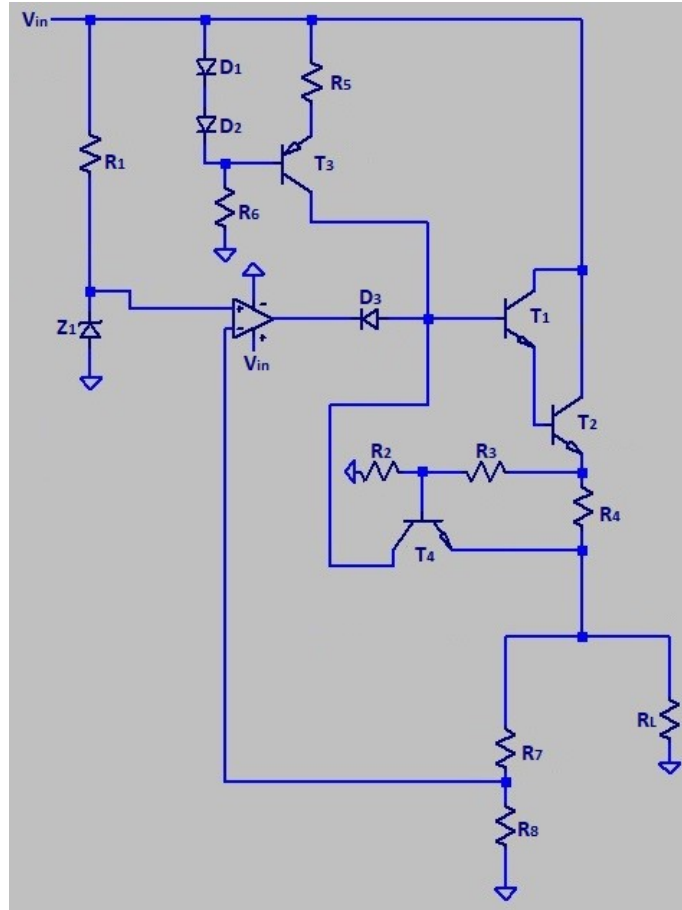


Figura 1: Circuito con protección

De la figura 1 podemos observar que la protección va a tener los siguientes parámetros:

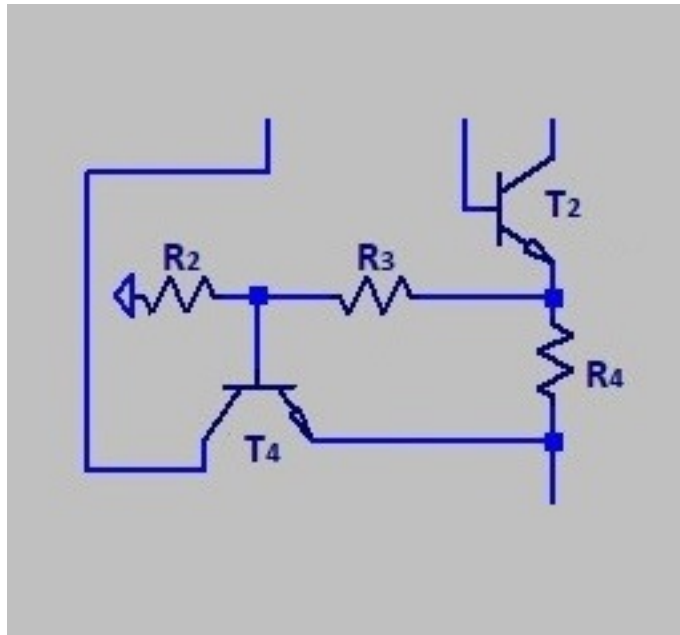


Figura 2: Análisis del circuito

De la 2 al recorrer la maya marcada obtenemos la siguiente ecuación:

2. una sección
3. otra sección