

# 3D 引擎开发笔记

Zhang Yufeng <sup>1</sup>

2022 年 5 月 31 日

<sup>1</sup>Email: 759094438@qq.com

# 目录

<b>第一部分 序言</b>	<b>i</b>
序言	ii
0.1 新的开始 . . . . .	ii
0.2 初步的写作计划 . . . . .	ii
0.2.1 基础系统 . . . . .	iii
0.2.2 数学与几何 . . . . .	iii
0.2.3 渲染系统 . . . . .	iii
0.2.4 物理系统 . . . . .	iii
0.2.5 场景管理系统 . . . . .	iv
0.2.6 脚本及 AI 系统 . . . . .	iv
<b>第二部分 基础知识</b>	<b>1</b>
<b>第一章 从零开始</b>	<b>2</b>
1.1 第一个简单项目 . . . . .	2
1.2 内存检测模块 . . . . .	3
1.3 打开第一个窗口 . . . . .	13
1.4 日志输出 . . . . .	14
1.4.1 为什么需要日志输出 . . . . .	14
1.4.2 封装日志模块 . . . . .	15
1.5 模块接口 . . . . .	18
<b>第二章 基本算法</b>	<b>20</b>
<b>第三章 设计模式</b>	<b>21</b>
<b>第四章 计算机硬件相关</b>	<b>22</b>
4.1 LC3 电脑结构简介 . . . . .	22

目 录	2
4.1.1 LC3 指令集	23
4.1.2 标志位	23
4.2 虚拟机实现	23
4.3 简单编译器实现	35
 第三部分 基础模块	 48
第五章 文件系统	49
5.1 文件管理系统简介	49
第六章 资源管理	50
第七章 内存管理	51
第八章 多线程相关	52
第九章 程序中的数学	53
 第四部分 中级模块	 54
第十章 渲染	55
第十一章 物理	56
第十二章 脚本系统	57
附录 A 附录	58
后记	59

# 第一部分

## 序言

# 序言

## 0.1 新的开始

从本科时期开始接触代码后，我便一直希望能够进行自己的项目开发，日常也喜欢写一些个人小程序自娱自乐，因为一直对游戏较为感兴趣，因此初期希望研究并开发类似 Unity 的游戏引擎。当然 Unity 是一个庞然大物，仅靠一个人是无法完成开发的，但是把目标放到 Unity 的部分功能来，这个计划就可行的多。困于本科时期知识基础的薄弱，以及相关开发经验的缺乏，四年间都只做过一些较小的个人项目，我的知识尚未形成一个较为完整的体系，也没有将个人的思想融入到项目中实现。

研究生阶段，为了在读研究生涯中做点什么，希望留下自己的印记，我开始了这个项目的设计。但是由于毕业与工作的压力，之前的文章写了部分就暂时搁浅了，而现在终于有时间来继续推进。我的目标是将此项目作为一个小的完整的系统，搜集资料后按照个人的想法进行设计和实现，不仅能够锻炼提升个人水平，还能够锻炼阅读写作与其他能力。同时，这个系列的文章不仅是我个人学习过程的笔记，也将作为后续编写类似程序的相关参考，并在这之中提出一些我个人的想法来抛砖引玉，得到他人的指导或同好的学习与分享。最后希望通过此项目对其他做类似学习与开发的人做出一些微薄的贡献。

在这之中，感谢我的亲人、我的对象、我的老师与朋友对我的支持与帮助。

本文使用  $\text{\LaTeX}$  编写，感谢这个详细的教程<sup>1</sup>。本文使用  $\text{\XeLaTeX}$  编译。

## 0.2 初步的写作计划

此项目聚焦于跨平台 3D 引擎的设计开发，从零开始搭建一个 3D 引擎用于渲染 3D 场景，以及支持脚本及 AI 的场景内物体互动，使其具有成为仿真环境的可能性。本项目模仿游戏引擎进行模块划分，一个游戏引擎由许多模块组成，每个模块具有相对独立的功能，参考《游戏引擎架构》的内容，本文章将按照以下几个部分设计介绍。当然也有部分章节可能脱离主线，介绍一些额外的内容。

---

<sup>1</sup><https://mirrors.tuna.tsinghua.edu.cn/CTAN/info/lshort/chinese/lshort-zh-cn.pdf>

本笔记主要参考的内容出自大名鼎鼎的 Game Engine Architecture<sup>2</sup>的引擎架构，该图附于本章最后。

这个原版的图片中的模块与功能过于完整与强大，有很多是我没有必要、也没有办法去实现的部分。经过简化后，我的引擎架构如下图所示：

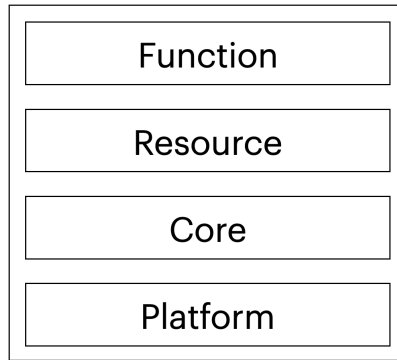


图 1: 简化的引擎架构图

该框架主要分为平台层、核心层、资源层、功能层与编辑器层。之后的各个章节将会按照分层的结构来组织。

### 0.2.1 基础系统

这个部分用于介绍引擎底层系统的设计，作为学习的必要过程，本项目中将跟随开发进度不断修改引擎底层结构的设计。许多基础的数据结构与算法也会出现在本节。

### 0.2.2 数学与几何

随后的渲染与物理部分，都与数学紧密相关。数学构成了渲染与物理模块的基石。本节主要介绍一些基本的数学内容，作为后续部分的基础。

### 0.2.3 渲染系统

为了能够展示场景的运行效果，需要有直观的方式展现内容，3D 渲染就是最好的方式。这个部分主要介绍渲染的相关内容，包括一个软渲染器以及对应的 GPU 版本渲染器。

### 0.2.4 物理系统

本节展示一个简单的物理仿真模块，用于刚体碰撞与刚体动力学仿真。为了引擎具有物理仿真的基础功能，也为了更好的表达引擎之中的交互，引入了物理模块作为底层。

---

<sup>2</sup><https://www.gameenginebook.com/index.html>

### 0.2.5 场景管理系统

这个部分用于介绍较为大型的场景优化所需的场景管理模块的相关内容。

### 0.2.6 脚本及 AI 系统

本节主要介绍如何集成一个脚本系统，与场景部分相结合。由脚本系统的功能扩展 AI 的功能。

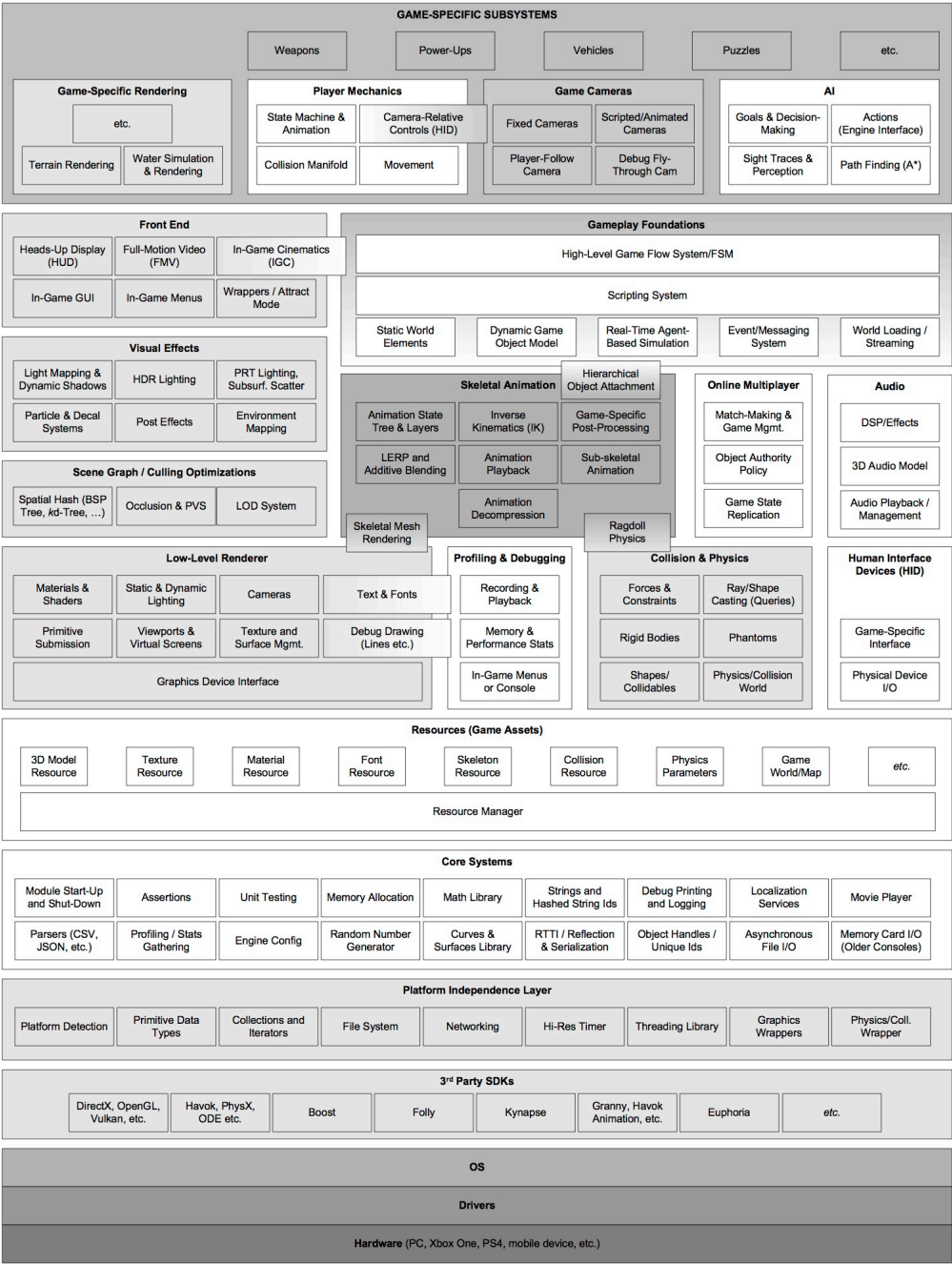


图 2: 引擎架构图<sup>3</sup>

<sup>3</sup><https://www.gameenginebook.com/figures.html>



## 第二部分

### 基础知识

# 第一章 从零开始

## 1.1 第一个简单项目

作为笔记的第一部分，本节主要介绍从零开始搭建一个小型项目的过程。大部分的 C++ 项目都需要选择一个基本的编译配置，而 CMake 是其中一个流行的选择。从 github 看去，很多国内外大型的开源项目都选择了 CMake 进行项目的配置和管理。前几年我也是 CMake 的推荐者，但学习过 CMake 的我仍然觉得 CMake 过于死板，需要学习额外的 DSL (Domain Specific Language)，学习曲线比较陡峭。经过查找，我发现了一个国产的开源项目 xmake<sup>1</sup>，可以用 Lua 编写项目配置文件，符合 C++ 编译过程的直觉，且可以通过 xmake 避免复杂繁琐的外部库安装配置过程，让人感觉很舒心。最终本项目决定使用 xmake 作为项目配置软件。

当然，本项目从熟悉的 Hello World 开始，一步步搭建起项目框架。首先是函数主体：

```
1 #include <iostream>
2
3 int main() {
4     std::cout << "Hello World" << std::endl;
5     return 0;
6 }
```

main.cpp

这个就是简单的标准的 Hello World，通过 xmake 可以简单的配置项目：

```
1 target("hello_world")
2     set_kind("binary")
3     add_files("Engine/*.cpp")
4 target_end()
```

xmake.lua

---

<sup>1</sup><https://xmake.io>

在命令行输入 `xmake` 后，就可以自动编译项目，输入 `xmake r hello_world` 后，就可以运行对应项目。通过这种流程，可以进行快速的项目编译与运行测试。

在后续章节中，若是对应的模块代码过于冗长，我将使用伪代码的形式提供运行的主要流程，对于的代码可以在 `github` 仓库中查看。

## 1.2 内存检测模块

作为第一个编写的模块，我选择了内存检测的模块。该模块的目的是提供一个跨平台，线程安全的内存泄漏检测器。参考了 Vorbrodt 的 Blog<sup>2</sup>，对其添加了线程安全锁后，实现了一个小型的内存检测器。由于通过宏定义完成了内存检测器的行数输出，所以该检测器只能用于普通的 `new` 和 `delete`，对于 `placement new` 就无力处理了。若想要不用宏定义也可以获取代码调用位置，可能就只能等待 C++20 的 `std::source_location` 的功能了。

该内存检测模块主要通过检测 `new` 与 `delete` 的配对问题来检测内存泄漏。一次 `new` 对应一次 `delete`，一次 `new[]` 对应 `delete[]`，避免错配。该模块使用了 `set` 来存储信息，在 `new` 的过程中插入信息，`delete` 的过程中检测并删除对应 `new` 的信息，达到匹配的效果。为了能够在程序退出时自动输出内存泄漏检查信息，定义了一个 `dump_all` 的全局变量，当程序退出时，该变量自动析构，执行最后的内存泄漏检测并输出结果。

```
1  #pragma once
2
3  // #ifdef new
4  // #undef new
5  // #endif
6
7  #ifdef RK_MEMORY_CHECK
8
9  #include <new>
10 #include <memory>
11 #include <vector>
12 #include <utility>
13 #include <functional>
14 #include <unordered_set>
15 #include <iostream>
16 #include <ostream>
17 #include <cstdlib>
18
19 namespace Rocket::Memory::detail {
```

<sup>2</sup><https://vorbrodt.blog/2021/05/27/how-to-detect-memory-leaks/>

```

20     using string_t = const char*;
21     struct new_entry_t;
22 }
23
24 void* operator new (std::size_t n);
25 void* operator new [] (std::size_t n);
26 void operator delete (void* ptr) noexcept;
27 void operator delete [] (void* ptr) noexcept;
28
29 void* operator new (std::size_t n, Rocket::Memory::detail::new_entry_t&& entry);
30
31 void* operator new (std::size_t n, Rocket::Memory::detail::string_t file, int
    line, Rocket::Memory::detail::string_t func);
32 void* operator new [] (std::size_t n, Rocket::Memory::detail::string_t file, int
    line, Rocket::Memory::detail::string_t func);
33 void operator delete (void* ptr, Rocket::Memory::detail::string_t, int, Rocket::
    Memory::detail::string_t) noexcept;
34 void operator delete [] (void* ptr, Rocket::Memory::detail::string_t, int, Rocket
    ::Memory::detail::string_t) noexcept;
35
36 // #ifndef new
37 // #define new new(__FILE__, __LINE__, __proc__)
38 // #endif
39 #endif

```

MemoryCheck.h

```

1  #include "Memory/MemoryCheck.h"
2
3  #ifdef RK_MEMORY_CHECK
4  #include <thread>
5  #include <mutex>
6
7  // #ifndef new
8  // #undef new
9  // #endif
10
11 namespace Rocket::Memory::detail {
12     template<typename T>
13     struct malloc_allocator_t : std::allocator<T> {

```

```

14
15     T* allocate(std::size_t n) {
16         T* ptr = (T*)std::malloc(n * sizeof(T));
17         if(!ptr) throw std::bad_alloc();
18         return ptr;
19     }
20
21     void deallocate(T* ptr, std::size_t) { std::free(ptr); }
22 };
23
24 struct alignas(8) new_entry_t {
25     new_entry_t(void* p = nullptr, bool a = false, std::size_t b = 0,
26         string_t f = "N/A", int l = -1, string_t fn = "N/A")
27     : bytes{ b }, ptr{ p }, file{ f }, func{ fn }, line{ l }, is_array{ a }
28         {}
29
30     std::size_t bytes;      // 8
31     void*      ptr;         // 4
32     string_t   file;        // 4
33     string_t   func;        // 4
34     int        line;        // 4
35     bool       is_array;    // 1
36     bool       padding[7]; // 7
37 };
38
39 inline std::ostream& operator << (std::ostream& os, const new_entry_t& entry)
40 {
41     os << entry.bytes << "B leaked using '" << (entry.is_array ? "new[]" : "
42         new")
43         << "' -> '" << entry.file << ":" << entry.line << "' in '" << entry.
44         func << "'";
45     return os;
46 }
47
48 inline bool operator == (const new_entry_t& lhs, const new_entry_t& rhs) {
49     return lhs.ptr == rhs.ptr; }
50
51 struct new_entry_hash_t : std::hash<void*> {
52     using base = std::hash<void*>;
53     std::size_t operator()(const new_entry_t& entry) const { return base::

```

```

        operator()(entry.ptr); }
49     };
50
51     using new_entry_set_t = std::unordered_set<new_entry_t, new_entry_hash_t, std
        ::equal_to<new_entry_t>, malloc_allocator_t<new_entry_t>>;
52     using new_entry_list_t = std::vector<new_entry_t, malloc_allocator_t<
        new_entry_t>>;
53
54     // use local static object to store info
55     inline auto get_new_entry_set() {
56         static new_entry_set_t* new_entry_set = []() {
57             void* raw = std::malloc(sizeof(new_entry_set_t));
58             if(!raw) throw std::bad_alloc();
59             return new (raw) new_entry_set_t;
60         }();
61         return new_entry_set;
62     }
63
64     // use local static object to store info
65     inline auto get_mismatch_list() {
66         static new_entry_list_t* mismatch_list = []() {
67             void* raw = std::malloc(sizeof(new_entry_list_t));
68             if(!raw) throw std::bad_alloc();
69             return new (raw) new_entry_list_t;
70         }();
71         return mismatch_list;
72     }
73
74     // remove previous new object in info list
75     inline void operator_delete(void* ptr, bool array_delete) noexcept {
76         static std::recursive_mutex operator_delete_lock;
77         std::scoped_lock guard{ operator_delete_lock };
78         auto it = get_new_entry_set()->find(ptr);
79         if(it != get_new_entry_set()->end()) {
80             if(it->is_array == array_delete) {
81                 get_new_entry_set()->erase(it);
82             }
83             else {
84                 try { get_mismatch_list()->push_back(*it); }
85                 catch(...) {}

```

```
86         get_new_entry_set()->erase(it);
87     }
88 }
89     std::free(ptr);
90 }
91 }
92
93 namespace Rocket::Memory {
94     inline bool dump_leak() {
95         if(auto leaks = detail::get_new_entry_set(); !leaks->empty()) {
96             std::cerr << "\n*****\n";
97             std::cerr << "*** MEMORY LEAK(S) FOUND ***\n";
98             std::cerr << "*****\n\n";
99
100             for(auto& entry : *leaks)
101                 std::cerr << entry << "\n";
102
103             std::cerr << "\n";
104
105             return false;
106         }
107         else {
108             return true;
109         }
110     }
111
112     inline bool dump_mismatch() {
113         if(auto mismatches = detail::get_mismatch_list(); !mismatches->empty()) {
114             std::cerr << "\n*****\n";
115             std::cerr << "*** NEW/DELETE MISMATCH ***\n";
116             std::cerr << "*****\n\n";
117
118             for(auto& entry : *mismatches)
119                 std::cerr << entry << ", freed using '" << (entry.is_array ? "
120                     delete" : "delete[]") << "'\n";
121
122             std::cerr << "\n";
123
124             return false;
125         }
126     }
```

```

125         else {
126             return true;
127         }
128     }
129
130     inline void dump_all() {
131         bool result_1 = dump_leak();
132         bool result_2 = dump_mismatch();
133         if(result_1 && result_2) {
134             std::cerr << "\n*****\n";
135             std::cerr << "***** NO MEMORY LEAK *****\n";
136             std::cerr << "*****\n\n";
137         }
138     }
139 }
140
141 // create global dump variable, when program exit, it will use ~__dump_all__()
    automatically and dump all info
142 namespace { inline const struct __dump_all__ { ~__dump_all__() { Rocket::Memory::
    dump_all(); } } __dump_all_on_exit__; }
143
144 void* operator new (std::size_t n) {
145     void* ptr = std::malloc(n);
146     if(!ptr) throw std::bad_alloc();
147     return ptr;
148 }
149
150 void* operator new [] (std::size_t n) {
151     return ::operator new(n, Rocket::Memory::detail::new_entry_t{ nullptr, true,
        n, nullptr, 0, nullptr });
152 }
153
154 void* operator new (std::size_t n, Rocket::Memory::detail::string_t file, int
    line, Rocket::Memory::detail::string_t func) {
155     return ::operator new(n, Rocket::Memory::detail::new_entry_t{ nullptr, false,
        n, file, line, func });
156 }
157
158 void* operator new [] (std::size_t n, Rocket::Memory::detail::string_t file, int
    line, Rocket::Memory::detail::string_t func) {

```



```
159     return ::operator new(n, Rocket::Memory::detail::new_entry_t{ nullptr, true,
160         n, file, line, func });
161 }
162 void* operator new (std::size_t n, Rocket::Memory::detail::new_entry_t&& entry) {
163     void* ptr = std::malloc(n);
164     if(!ptr) throw std::bad_alloc();
165     //void* ptr = ::operator new(n);
166     entry.ptr = ptr;
167     try {
168         static std::recursive_mutex operator_new_lock;
169         std::scoped_lock guard{ operator_new_lock };
170         Rocket::Memory::detail::get_new_entry_set()->insert(std::forward<decltype
            (entry)>(entry));
171     }
172     catch(...) {}
173     return ptr;
174 }
175
176 void operator delete (void* ptr) noexcept {
177     Rocket::Memory::detail::operator_delete(ptr, false);
178 }
179
180 void operator delete [] (void* ptr) noexcept {
181     Rocket::Memory::detail::operator_delete(ptr, true);
182 }
183
184 void operator delete (void* ptr, Rocket::Memory::detail::string_t, int, Rocket::
    Memory::detail::string_t) noexcept {
185     Rocket::Memory::detail::operator_delete(ptr, false);
186 }
187
188 void operator delete [] (void* ptr, Rocket::Memory::detail::string_t, int, Rocket
    ::Memory::detail::string_t) noexcept {
189     Rocket::Memory::detail::operator_delete(ptr, true);
190 }
191
192 // #warning If '__PRETTY_FUNCTION__' is undefined replace it with '__proc__'
    below. \
193 // Otherwise comment these warnings out and hope we get 'std::source_location'
```

```

    soon! \
194 // https://en.cppreference.com/w/cpp/utility/source_location/
195
196 // #ifndef new
197 // // #define new new(__FILE__, __LINE__, __FUNCTION__)
198 // #define new new(__FILE__, __LINE__, __proc__)
199 // // #define new new(__FILE__, __LINE__, __PRETTY_FUNCTION__)
200 // #endif
201 #endif

```

## MemoryCheck.cpp

关于内存检测模块，后续仍有很多改进空间，首先需要的就是移除宏定义对 `new` 和 `delete` 的限制，使其能够运行调用 `placement` 的 `new` 与 `delete` 版本，以及可以在此添加自定义的内存管理器，进行自定义内存分配策略。在新的 C++ 中，已经有内存管理器的相关内容，在未来的看法中，可以考虑基于 C++ 标准库来实现内存管理的功能。

除此之外，还可以通过重载 `new` 与 `delete` 函数，来调用别的底层内存分配库，比如在这里利用了微软推出的 `mi_malloc` 库，相比系统自带的 `malloc` 函数，可以提供更高的性能。不过需要注意的是，在不同的模块间，若采用了不同的底层内存库，有可能导致程序运行时出差，难以排查，这点需要额外注意。

```

1 #pragma once
2 #include "Core/Declare.h"
3
4 #include <memory>
5 #include <new>
6
7 // -----
8 // This header provides convenient overrides for the new and
9 // delete operations in C++.
10 //
11 // This header should be included in only one source file!
12 //
13 // On Windows, or when linking dynamically with mimalloc, these
14 // can be more performant than the standard new-delete operations.
15 // See <https://en.cppreference.com/w/cpp/memory/new/operator_new>
16 // -----
17
18 #if defined(__cplusplus)
19 #include <mimalloc.h>

```

```

20
21     void operator delete(void* p) noexcept;
22     void operator delete[](void* p) noexcept;
23
24     void* operator new(std::size_t n) noexcept(false);
25     void* operator new[](std::size_t n) noexcept(false);
26
27     void* operator new (std::size_t n, const std::nothrow_t& tag) noexcept;
28     void* operator new[](std::size_t n, const std::nothrow_t& tag) noexcept;
29
30 #if (__cplusplus >= 201402L || _MSC_VER >= 1916)
31     void operator delete (void* p, std::size_t n) noexcept;
32     void operator delete[](void* p, std::size_t n) noexcept;
33 #endif
34
35 #if (__cplusplus > 201402L || defined(__cpp_aligned_new))
36     void operator delete (void* p, std::align_val_t al) noexcept;
37     void operator delete[](void* p, std::align_val_t al) noexcept;
38     void operator delete (void* p, std::size_t n, std::align_val_t al) noexcept;
39     void operator delete[](void* p, std::size_t n, std::align_val_t al) noexcept;
40
41     void* operator new( std::size_t n, std::align_val_t al)   noexcept(false);
42     void* operator new[]( std::size_t n, std::align_val_t al) noexcept(false);
43     void* operator new (std::size_t n, std::align_val_t al, const std::nothrow_t
44         &) noexcept;
45     void* operator new[](std::size_t n, std::align_val_t al, const std::nothrow_t
46         &) noexcept;
47 #endif
48 #endif

```

MemoryDefine.h

```

1 #include "Core/MemoryDefine.h"
2
3 #if defined(__cplusplus)
4     void operator delete (void* p) noexcept           { mi_free(p); };
5     void operator delete[](void* p) noexcept         { mi_free(p); };
6     void* operator new (std::size_t n) noexcept(false) { return mi_new(n); }
7     void* operator new[](std::size_t n) noexcept(false) { return mi_new(n); }
8

```

```

9      void* operator new (std::size_t n, const std::nothrow_t& tag) noexcept { (
        void)(tag); return mi_new_nothrow(n); }
10     void* operator new[](std::size_t n, const std::nothrow_t& tag) noexcept { (
        void)(tag); return mi_new_nothrow(n); }
11
12     #if (__cplusplus >= 201402L || _MSC_VER >= 1916)
13         void operator delete (void* p, std::size_t n) noexcept { mi_free_size(p,n);
            };
14         void operator delete[](void* p, std::size_t n) noexcept { mi_free_size(p,n);
            };
15     #endif
16
17     #if (__cplusplus > 201402L || defined(__cpp_aligned_new))
18         void operator delete (void* p, std::align_val_t al) noexcept {
            mi_free_aligned(p, static_cast<size_t>(al)); }
19         void operator delete[](void* p, std::align_val_t al) noexcept {
            mi_free_aligned(p, static_cast<size_t>(al)); }
20         void operator delete (void* p, std::size_t n, std::align_val_t al) noexcept
            { mi_free_size_aligned(p, n, static_cast<size_t>(al)); };
21         void operator delete[](void* p, std::size_t n, std::align_val_t al) noexcept
            { mi_free_size_aligned(p, n, static_cast<size_t>(al)); };
22
23         void* operator new (std::size_t n, std::align_val_t al) noexcept(false) {
            return mi_new_aligned(n, static_cast<size_t>(al)); }
24         void* operator new[](std::size_t n, std::align_val_t al) noexcept(false) {
            return mi_new_aligned(n, static_cast<size_t>(al)); }
25         void* operator new (std::size_t n, std::align_val_t al, const std::nothrow_t
            &) noexcept { return mi_new_aligned_nothrow(n, static_cast<size_t>(al));
            }
26         void* operator new[](std::size_t n, std::align_val_t al, const std::nothrow_t
            &) noexcept { return mi_new_aligned_nothrow(n, static_cast<size_t>(al));
            }
27     #endif
28     #endif

```

## 1.3 打开第一个窗口

当然作为一个 3D 程序，需要通过显示器才能展示我们的工作成果。不同的系统有不同的显示 API，为了保证本项目的跨平台能力，需要尽可能一致的为不同平台提供相同的封装，在这里本项目选择了常用的 GLFW 库<sup>3</sup>。

本项目有两套渲染器，一个是 Vulkan 渲染器，一个是软渲染器。软渲染器在 CPU 中渲染完图片后，使用 OpenGL 进行屏幕渲染输出，该软渲染器主要参考了 GAMES102 课程的代码<sup>4</sup>。根据 LearnOpenGL 教程<sup>5</sup>，可以很容易写出第一个窗口程序：

```
1  #include "Memory/MemoryCheck.h"
2
3  #define GLFW_INCLUDE_NONE
4  #include <GLFW/glfw3.h>
5  #include <glad/glad.h>
6
7  #include <iostream>
8
9  void processInput(GLFWwindow *window);
10
11 int main() {
12     glfwInit();
13     glfwWindowHint(GLFW_CONTEXT_VERSION_MAJOR, 3);
14     glfwWindowHint(GLFW_CONTEXT_VERSION_MINOR, 3);
15     glfwWindowHint(GLFW_OPENGL_PROFILE, GLFW_OPENGL_CORE_PROFILE);
16     glfwWindowHint(GLFW_RESIZABLE, false);
17     #if defined(RK_MACOS)
18         glfwWindowHint(GLFW_OPENGL_FORWARD_COMPAT, GL_TRUE);
19     #endif
20
21     GLFWwindow* window = glfwCreateWindow(1280, 720, "Rocket", NULL, NULL);
22     if (window == NULL) {
23         std::cout << "Failed to create GLFW window" << std::endl;
24         glfwTerminate();
25         return -1;
26     }
27     glfwMakeContextCurrent(window);
28
```

<sup>3</sup><https://www.glfw.org/>

<sup>4</sup><https://games-cn.org/games102/>

<sup>5</sup><https://learnopengl-cn.github.io/>

```
29     if (!gladLoadGLLoader((GLADloadproc)glfwGetProcAddress)) {
30         std::cout << "Failed to initialize GLAD" << std::endl;
31         return -1;
32     }
33
34     while (!glfwWindowShouldClose(window)) {
35         processInput(window);
36
37         glClearColor(0.2f, 0.3f, 0.3f, 1.0f);
38         glClear(GL_COLOR_BUFFER_BIT);
39
40         glfwSwapBuffers(window);
41         glfwPollEvents();
42     }
43
44     glfwDestroyWindow(window);
45     glfwTerminate();
46
47     return 0;
48 }
49
50 void processInput(GLFWwindow *window)
51 {
52     if(glfwGetKey(window, GLFW_KEY_ESCAPE) == GLFW_PRESS)
53         glfwSetWindowShouldClose(window, true);
54 }
```

glfw.cpp

之后开展的渲染学习项目，将从这段程序开始扩展，并接入软渲染器来实现场景初步渲染的能力。

## 1.4 日志输出

### 1.4.1 为什么需要日志输出

在程序运行过程中，除了编译器带给我们的单步调试功能，开发过程中也需要额外的信息输出方式，用于快速检查程序输出内容是否正常以及快速定位可能存在 bug 的代码位置。比如输出 log 日志可以快速检测各个模块初始化是否按照预定顺序执行，是否全部

成功初始化；在调用函数的过程中，可以检测运行逻辑是否与预期一样。更重要的是，在发布出去的软件中，我们对其进行错误追踪的方式可能只有日志输出一个渠道，所以有一个完善的日志输出模块，对我们的开发工作会有很大帮助。为了达到这个目的，本节主要介绍日志输出的部分。

### 1.4.2 封装日志模块

日志输出模块首先需要保证系统性能，其次可以按照不同的日志等级输出信息，便于分类，再次则需要保证多线程输出信息的安全，最后则是能够输出到日志文件等功能。经过挑选，本项目采用了 spdlog 作为日志输出的底层库，并对其进行了简单的封装。主要包括 *Log.h*<sup>64</sup> 与 *Log.cpp*<sup>66</sup> 两个文件。在程序运行开始需要初始化 Log，在项目终止时需要终止日志输出（虽然可以依靠自动析构，但是显式调用可以使流程更加清晰）。利用宏定义，可以快速添加新的日志分类。

```

1  #pragma once
2  #ifdef RK_CONSOLE_LOG
3  #include <memory>
4  #include <unordered_map>
5  #include <spdlog/spdlog.h>
6
7  #define INIT_LOG_CHANNEL(x) s_##x##_logger_ = spdlog::stdout_color_mt(#x);\
8      SetLevel(level, s_##x##_logger_.get());
9  #define END_LOG_CHANNEL(x) s_##x##_logger_.reset();
10 #define DECLARE_LOG_CHANNEL(x) \
11     public:\
12         inline static spdlog::logger* Get##x##Logger() { \
13             return s_##x##_logger_.get(); } \
14     private:\
15         static std::shared_ptr<spdlog::logger> s_##x##_logger_;
16 #define IMPLEMENT_LOG_CHANNEL(x) std::shared_ptr<spdlog::logger>\
17     Rocket::Log::s_##x##_logger_;
18 #endif
19
20 namespace Rocket {
21     enum class LogLevel {
22         TRACE = 0, INFO, WARN, ERR, CRITICAL,
23     };
24
25     class Log {
26     public:

```

```

27     static void Init(LogLevel level = LogLevel::TRACE);
28     static void End();
29 #ifdef RK_CONSOLE_LOG
30     //    Log    μ
31     DECLARE_LOG_CHANNEL(Core);
32     DECLARE_LOG_CHANNEL(Window);
33     DECLARE_LOG_CHANNEL(Render);
34     DECLARE_LOG_CHANNEL(Event);
35     DECLARE_LOG_CHANNEL(File);
36     DECLARE_LOG_CHANNEL(Audio);
37     DECLARE_LOG_CHANNEL(App);
38 #endif
39 };
40 } // namespace Rocket
41
42 #ifdef RK_CONSOLE_LOG
43
44 #define RK_CRITICAL(x, ...) \
45     do{::Rocket::Log::Get##x##Logger()->critical(__VA_ARGS__);}while(0);
46 #define RK_ERROR(x, ...) \
47     do{::Rocket::Log::Get##x##Logger()->error(__VA_ARGS__);}while(0);
48 #define RK_WARN(x, ...) \
49     do{::Rocket::Log::Get##x##Logger()->warn(__VA_ARGS__);}while(0);
50 #define RK_INFO(x, ...) \
51     do{::Rocket::Log::Get##x##Logger()->info(__VA_ARGS__);}while(0);
52 #define RK_TRACE(x, ...) \
53     do{::Rocket::Log::Get##x##Logger()->trace(__VA_ARGS__);}while(0);
54
55 #else
56
57 #define RK_CRITICAL(x, ...)
58 #define RK_ERROR(x, ...)
59 #define RK_WARN(x, ...)
60 #define RK_INFO(x, ...)
61 #define RK_TRACE(x, ...)
62
63 #endif

```

Log.h



```
1  #include "Log/Log.h"
2
3  #ifdef RK_CONSOLE_LOG
4
5  // #define SPDLOG_FMT_EXTERNAL
6  #include <spdlog/spdlog.h>
7  #include <spdlog/async.h>
8  #include <spdlog/sinks/stdout_color_sinks.h>
9  #include <spdlog/sinks/basic_file_sink.h>
10 #include <spdlog/fmt/ostr.h>
11 #include <spdlog/fmt/bin_to_hex.h>
12 #include <spdlog/fmt/chrono.h>
13 #include <spdlog/fmt/fmt.h>
14
15 IMPLEMENT_LOG_CHANNEL(Core);
16 IMPLEMENT_LOG_CHANNEL(Window);
17 IMPLEMENT_LOG_CHANNEL(Render);
18 IMPLEMENT_LOG_CHANNEL(Event);
19 IMPLEMENT_LOG_CHANNEL(File);
20 IMPLEMENT_LOG_CHANNEL(Audio);
21 IMPLEMENT_LOG_CHANNEL(App);
22 #endif
23
24 namespace Rocket {
25 #ifdef RK_CONSOLE_LOG
26     static void SetLevel(LogLevel level, spdlog::logger* logger) {
27         switch(level) {
28             case LogLevel::TRACE:
29                 logger->set_level(spdlog::level::trace); break;
30             case LogLevel::INFO:
31                 logger->set_level(spdlog::level::info); break;
32             case LogLevel::WARN:
33                 logger->set_level(spdlog::level::warn); break;
34             case LogLevel::ERR:
35                 logger->set_level(spdlog::level::err); break;
36             case LogLevel::CRITICAL:
37                 logger->set_level(spdlog::level::critical); break;
38         }
39     }
```

```
40
41     void Log::Init(LogLevel level) {
42         spdlog::set_pattern("%^[%1%$] [%T] [%n] %v%$");
43         INIT_LOG_CHANNEL(Core);
44         INIT_LOG_CHANNEL(Window);
45         INIT_LOG_CHANNEL(Render);
46         INIT_LOG_CHANNEL(Event);
47         INIT_LOG_CHANNEL(File);
48         INIT_LOG_CHANNEL(Audio);
49         INIT_LOG_CHANNEL(App);
50     }
51
52     void Log::End() {
53         END_LOG_CHANNEL(Core);
54         END_LOG_CHANNEL(Window);
55         END_LOG_CHANNEL(Render);
56         END_LOG_CHANNEL(Event);
57         END_LOG_CHANNEL(File);
58         END_LOG_CHANNEL(Audio);
59         END_LOG_CHANNEL(App);
60     }
61 #else
62     void Log::Init(LogLevel level) {}
63     void Log::End() {}
64 #endif
65 }
```

Log.h

## 1.5 模块接口

为了更加明确各个部分的功能，这个小节主要描述模块通用的接口，不同的功能根据具体模块进行扩展。在此引入了 `IRuntimeModule` 这个基类，所有的模块均继承自这个类，保证了各个模块接口的统一。

```
1 #pragma once
2 #include <string>
3 #include <ostream>
4
```

```

5 namespace Rocket {
6     class IRuntimeModule {
7     public:
8         virtual ~IRuntimeModule() = default;
9
10        // Return == 0 : everything OK
11        // Return != 0 : something wrong
12        [[nodiscard]] virtual int Initialize() = 0;
13        virtual void Finalize() = 0;
14        virtual void Tick(double step) = 0;
15        // For Debug
16        [[nodiscard]] virtual inline std::string ToString() const { return
            GetName(); }
17    protected:
18        [[nodiscard]] virtual inline const char* GetName() const = 0;
19    };
20
21    inline std::ostream& operator << (std::ostream& os, const IRuntimeModule& r)
22    {
23        return os << r.ToString();
24    }
25
26    #define RUNTIME_MODULE_TYPE(type) virtual const char* GetName() const override {
        return #type; }

```

IRuntimeModule.h

模块运行的流程如下所示:

---

**Algorithm 1** Main Loop
 

---

**procedure** MAIN LOOP

    Init Modules

    Init Timer

**while** *isRunning* **do**

        Update Timer

        Tick Module

    Finalize Modules

---

## 第二章 基本算法

本章主要介绍一些可能用在引擎中的基本数据结构及基本算法，包括排序和查找算法。本书的算法主要参考算法第四版<sup>1</sup>，所以很多算法和数据结构的设计会比较类似 Java 的代码。虽然本章会介绍很多数据结构与算法，但是在实际应用中，还是考虑尽量使用标准库来完成对应的功能，以提高代码通用性与可读性，方便移植到新的平台。

---

<sup>1</sup><https://algs4.cs.princeton.edu/home/>

## 第三章 设计模式

设计模式主要针对已经存在的问题，抽象解决方法。

## 第四章 计算机硬件相关

为了深入了解计算机的运行原理，加深对程序编译与运行流程的理解，本章主要介绍构造 LC3 Computer<sup>1</sup>的虚拟机，并构建一个相对简单的 C 程序编译器，来生成 LC3 运行的汇编代码，最后通过汇编代码生成二进制文件，在虚拟机中运行。这个虚拟机可以运行运行比较简单的程序，也可以别人编写的 2048 小程序<sup>2</sup>。

使用 LC3 作为计算机原理展示的例子，不仅仅是因为这个出现在了 Introduction to Computing Systems: From Bits and Gates to C and Beyond, 2nd Edition<sup>3</sup>一书中，也因为这个系统结构简单，且其运行的指令集与当前电脑运行的指令集有很多相似的地方，可以由此抛砖引玉，沿着这个方向继续深入学习。

本章的内容主要参考以下几个资料<sup>4</sup>。

### 4.1 LC3 电脑结构简介

LC3 的电脑结构<sup>5</sup>较为简单，它的指令集模仿了 x86 的指令集，是一个精简版的指令集，但是这个 LC3 电脑拥有现代 CPU 的所有基本概念，非常适合用于初学者学习研究。

LC3 的最大内存为 65536 个 `uint16_t`，它的最大内存空间为 128KiB，虽然很小，但是足够运行一些示例程序。当然，作为一个虚拟机，该内存空间也可以扩展，加载更大与更复杂的程序。在虚拟机中，内存使用 `uint16_t` 的数组来表示。

在 LC3 中，它的 CPU 通过寄存器来操作数据，执行指定指令。LC3 一共有 10 个寄存器，分别是 R0-R7 一共 8 个通用寄存器，一个 PC 指令寄存器和一个 COND 标志位寄存器。通用寄存器可以进行各种程序计算，PC 寄存器指向下一个待执行的指令，COND 寄存器保存之前计算的结果标志。寄存器在虚拟机中同样由数组表示。

---

<sup>1</sup>[https://en.wikipedia.org/wiki/Little\\_Computer\\_3](https://en.wikipedia.org/wiki/Little_Computer_3)

<sup>2</sup><https://github.com/rpendleton/lc3-2048>

<sup>3</sup><https://higherred.mheducation.com/sites/0072467509/index.html>

<sup>4</sup><https://justinmeiners.github.io/lc3-vm/>

<sup>5</sup><http://users.ece.utexas.edu/~patt/07s.360N/handouts/360n.appC.pdf>

### 4.1.1 LC3 指令集

指令用于告诉 CPU 应该执行什么样的操作，以及该操作附带的参数。在 LC3 中仅有 16 个指令，每个指令 16bit 长，左 4 位用于表示指令代码，其余位数用于存储指令参数。这 16 个指令分别为：OP\_BR、OP\_ADD、OP\_LD、OP\_ST、OP\_JSR、OP\_AND、OP\_LDR、OP\_STR、OP\_RTI、OP\_NOT、OP\_LDI、OP\_STI、OP\_JMP、OP\_RES、OP\_LEA、OP\_TRAP。由于 LC3 的指令数量很少，该指令集属于 RISC 指令集<sup>6</sup>。

### 4.1.2 标志位

LC3 的标志位仅有三个符号：FL\_POS、FL\_ZRO、FL\_NEG。该符号用于表示逻辑表达式的比较结果。

## 4.2 虚拟机实现

虚拟机的执行主要分为以下几步：

1. 从 PC 寄存器加载指令
2. 对 PC 寄存器加一
3. 根据加载的指令决定执行命令
4. 执行命令
5. 回到第一步

指令的执行在虚拟机里使用 switch case 来决定执行程序。这个虚拟机的运行流程十分简单，具体实现代码如下：

```
1  #include <stdio.h>
2  #include <stdlib.h>
3  #include <stdint.h>
4  #include <string.h>
5  #include <signal.h>
6
7  /* unix */
8  #if defined(WIN32) || defined(WIN64)
9  #include <Windows.h>
10 #include <conio.h> // _kbhit
11 HANDLE hStdin = INVALID_HANDLE_VALUE;
12 #else
13 #include <unistd.h>
14 #include <fcntl.h>
```

<sup>6</sup>[https://en.wikipedia.org/wiki/Reduced\\_instruction\\_set\\_computer](https://en.wikipedia.org/wiki/Reduced_instruction_set_computer)

```
15 #endif
16
17 #include <sys/time.h>
18 #include <sys/types.h>
19 #include <sys/termios.h>
20 #include <sys/mman.h>
21
22 enum
23 {
24     R_R0 = 0,
25     R_R1,
26     R_R2,
27     R_R3,
28     R_R4,
29     R_R5,
30     R_R6,
31     R_R7,
32     R_PC, /* program counter */
33     R_COND,
34     R_COUNT
35 };
36 enum
37 {
38     OP_BR = 0, /* branch */
39     OP_ADD,    /* add */
40     OP_LD,     /* load */
41     OP_ST,     /* store */
42     OP_JSR,    /* jump register */
43     OP_AND,    /* bitwise and */
44     OP_LDR,    /* load register */
45     OP_STR,    /* store register */
46     OP_RTI,    /* unused */
47     OP_NOT,    /* bitwise not */
48     OP_LDI,    /* load indirect */
49     OP_STI,    /* store indirect */
50     OP_JMP,    /* jump */
51     OP_RES,    /* reserved (unused) */
52     OP_LEA,    /* load effective address */
53     OP_TRAP    /* execute trap */
54 };
```



```

55 enum
56 {
57     FL_POS = 1 << 0, /* P */
58     FL_ZRO = 1 << 1, /* Z */
59     FL_NEG = 1 << 2, /* N */
60 };
61 enum
62 {
63     MR_KBSR = 0xFE00, /* keyboard status */
64     MR_KBDR = 0xFE02 /* keyboard data */
65 };
66 enum
67 {
68     TRAP_GETC = 0x20, /* get character from keyboard, not echoed onto the
                        terminal */
69     TRAP_OUT = 0x21, /* output a character */
70     TRAP_PUTS = 0x22, /* output a word string */
71     TRAP_IN = 0x23, /* get character from keyboard, echoed onto the terminal
                        */
72     TRAP_PUTSP = 0x24, /* output a byte string */
73     TRAP_HALT = 0x25 /* halt the program */
74 };
75
76 #define MEMORY_MAX (1 << 16)
77 uint16_t memory[MEMORY_MAX]; /* 65536 locations */
78 uint16_t reg[R_COUNT];
79
80 uint16_t sign_extend(uint16_t x, int bit_count)
81 {
82     if ((x >> (bit_count - 1)) & 1) {
83         x |= (0xFFFF << bit_count);
84     }
85     return x;
86 }
87
88 uint16_t swap16(uint16_t x)
89 {
90     return (x << 8) | (x >> 8);
91 }
92

```

```
93 void update_flags(uint16_t r)
94 {
95     if (reg[r] == 0)
96     {
97         reg[R_COND] = FL_ZRO;
98     }
99     else if (reg[r] >> 15) /* a 1 in the left-most bit indicates negative */
100     {
101         reg[R_COND] = FL_NEG;
102     }
103     else
104     {
105         reg[R_COND] = FL_POS;
106     }
107 }
108
109 void read_image_file(FILE* file)
110 {
111     /* the origin tells us where in memory to place the image */
112     uint16_t origin;
113     fread(&origin, sizeof(origin), 1, file);
114     origin = swap16(origin);
115
116     /* we know the maximum file size so we only need one fread */
117     uint16_t max_read = MEMORY_MAX - origin;
118     uint16_t* p = memory + origin;
119     size_t read = fread(p, sizeof(uint16_t), max_read, file);
120
121     /* swap to little endian */
122     while (read-- > 0)
123     {
124         *p = swap16(*p);
125         ++p;
126     }
127 }
128
129 int read_image(const char* image_path)
130 {
131     FILE* file = fopen(image_path, "rb");
132     if (!file) { return 0; };
```

```
133     read_image_file(file);
134     fclose(file);
135     return 1;
136 }
137
138 #if defined(WIN32) || defined(WIN64)
139 uint16_t check_key()
140 {
141     return WaitForSingleObject(hStdin, 1000) == WAIT_OBJECT_0 && _kbhit();
142 }
143 #else
144 uint16_t check_key()
145 {
146     fd_set readfds;
147     FD_ZERO(&readfds);
148     FD_SET(STDIN_FILENO, &readfds);
149
150     struct timeval timeout;
151     timeout.tv_sec = 0;
152     timeout.tv_usec = 0;
153     return select(1, &readfds, NULL, NULL, &timeout) != 0;
154 }
155 #endif
156
157 void mem_write(uint16_t address, uint16_t val)
158 {
159     memory[address] = val;
160 }
161
162 uint16_t mem_read(uint16_t address)
163 {
164     if (address == MR_KBSR)
165     {
166         if (check_key())
167         {
168             memory[MR_KBSR] = (1 << 15);
169             memory[MR_KBDR] = getchar();
170         }
171         else
172         {
```

```
173         memory[MR_KBSR] = 0;
174     }
175 }
176 return memory[address];
177 }
178
179 #if defined(WIN32) || defined(WIN64)
180 DWORD fdwMode, fdwOldMode;
181
182 void disable_input_buffering()
183 {
184     hStdin = GetStdHandle(STD_INPUT_HANDLE);
185     GetConsoleMode(hStdin, &fdwOldMode); /* save old mode */
186     fdwMode = fdwOldMode
187         ^ ENABLE_ECHO_INPUT /* no input echo */
188         ^ ENABLE_LINE_INPUT; /* return when one or
189                               more characters are available */
190     SetConsoleMode(hStdin, fdwMode); /* set new mode */
191     FlushConsoleInputBuffer(hStdin); /* clear buffer */
192 }
193
194 void restore_input_buffering()
195 {
196     SetConsoleMode(hStdin, fdwOldMode);
197 }
198 #else
199 struct termios original_tio;
200
201 void disable_input_buffering()
202 {
203     tcgetattr(STDIN_FILENO, &original_tio);
204     struct termios new_tio = original_tio;
205     new_tio.c_lflag &= ~ICANON & ~ECHO;
206     tcsetattr(STDIN_FILENO, TCSANOW, &new_tio);
207 }
208
209 void restore_input_buffering()
210 {
211     tcsetattr(STDIN_FILENO, TCSANOW, &original_tio);
212 }
```

```
213 #endif
214
215 void handle_interrupt(int signal)
216 {
217     restore_input_buffering();
218     printf("\n");
219     exit(-2);
220 }
221
222
223 int main(int argc, const char* argv[])
224 {
225     if (argc < 2)
226     {
227         /* show usage string */
228         printf("lc3 [image-file1] ...\n");
229         exit(2);
230     }
231
232     for (int j = 1; j < argc; ++j)
233     {
234         if (!read_image(argv[j]))
235         {
236             printf("failed to load image: %s\n", argv[j]);
237             exit(1);
238         }
239     }
240
241     signal(SIGINT, handle_interrupt);
242     disable_input_buffering();
243
244     /* since exactly one condition flag should be set at any given time, set the
245         Z flag */
246     reg[R_COND] = FL_ZRO;
247
248     /* set the PC to starting position */
249     /* 0x3000 is the default */
250     enum { PC_START = 0x3000 };
251     reg[R_PC] = PC_START;
252
253     int running = 1;
```

```
252 while (running)
253 {
254     /* FETCH */
255     uint16_t instr = mem_read(reg[R_PC]++);
256     uint16_t op = instr >> 12;
257
258     switch (op)
259     {
260         case OP_ADD:
261             {
262                 /* destination register (DR) */
263                 uint16_t r0 = (instr >> 9) & 0x7;
264                 /* first operand (SR1) */
265                 uint16_t r1 = (instr >> 6) & 0x7;
266                 /* whether we are in immediate mode */
267                 uint16_t imm_flag = (instr >> 5) & 0x1;
268
269                 if (imm_flag)
270                 {
271                     uint16_t imm5 = sign_extend(instr & 0x1F, 5);
272                     reg[r0] = reg[r1] + imm5;
273                 }
274                 else
275                 {
276                     uint16_t r2 = instr & 0x7;
277                     reg[r0] = reg[r1] + reg[r2];
278                 }
279
280                 update_flags(r0);
281             }
282             break;
283         case OP_AND:
284             {
285                 uint16_t r0 = (instr >> 9) & 0x7;
286                 uint16_t r1 = (instr >> 6) & 0x7;
287                 uint16_t imm_flag = (instr >> 5) & 0x1;
288
289                 if (imm_flag)
290                 {
291                     uint16_t imm5 = sign_extend(instr & 0x1F, 5);
```

```

292             reg[r0] = reg[r1] & imm5;
293         }
294         else
295         {
296             uint16_t r2 = instr & 0x7;
297             reg[r0] = reg[r1] & reg[r2];
298         }
299         update_flags(r0);
300     }
301     break;
302 case OP_NOT:
303     {
304         uint16_t r0 = (instr >> 9) & 0x7;
305         uint16_t r1 = (instr >> 6) & 0x7;
306
307         reg[r0] = ~reg[r1];
308         update_flags(r0);
309     }
310     break;
311 case OP_BR:
312     {
313         uint16_t pc_offset = sign_extend(instr & 0x1FF, 9);
314         uint16_t cond_flag = (instr >> 9) & 0x7;
315         if (cond_flag & reg[R_COND])
316         {
317             reg[R_PC] += pc_offset;
318         }
319     }
320     break;
321 case OP_JMP:
322     {
323         /* Also handles RET */
324         uint16_t r1 = (instr >> 6) & 0x7;
325         reg[R_PC] = reg[r1];
326     }
327     break;
328 case OP_JSR:
329     {
330         uint16_t long_flag = (instr >> 11) & 1;
331         reg[R_R7] = reg[R_PC];

```

```

332         if (long_flag)
333         {
334             uint16_t long_pc_offset = sign_extend(instr & 0x7FF, 11);
335             reg[R_PC] += long_pc_offset; /* JSR */
336         }
337     else
338     {
339         uint16_t r1 = (instr >> 6) & 0x7;
340         reg[R_PC] = reg[r1]; /* JSRR */
341     }
342     break;
343 }
344 break;
345 case OP_LD:
346 {
347     uint16_t r0 = (instr >> 9) & 0x7;
348     uint16_t pc_offset = sign_extend(instr & 0x1FF, 9);
349     reg[r0] = mem_read(reg[R_PC] + pc_offset);
350     update_flags(r0);
351 }
352 break;
353 case OP_LDI:
354 {
355     /* destination register (DR) */
356     uint16_t r0 = (instr >> 9) & 0x7;
357     /* PCoffset 9*/
358     uint16_t pc_offset = sign_extend(instr & 0x1FF, 9);
359     /* add pc_offset to the current PC, look at that memory
        location to get the final address */
360     reg[r0] = mem_read(mem_read(reg[R_PC] + pc_offset));
361     update_flags(r0);
362 }
363 break;
364 case OP_LDR:
365 {
366     uint16_t r0 = (instr >> 9) & 0x7;
367     uint16_t r1 = (instr >> 6) & 0x7;
368     uint16_t offset = sign_extend(instr & 0x3F, 6);
369     reg[r0] = mem_read(reg[r1] + offset);
370     update_flags(r0);

```



```

371         }
372         break;
373     case OP_LEA:
374     {
375         uint16_t r0 = (instr >> 9) & 0x7;
376         uint16_t pc_offset = sign_extend(instr & 0x1FF, 9);
377         reg[r0] = reg[R_PC] + pc_offset;
378         update_flags(r0);
379     }
380     break;
381     case OP_ST:
382     {
383         uint16_t r0 = (instr >> 9) & 0x7;
384         uint16_t pc_offset = sign_extend(instr & 0x1FF, 9);
385         mem_write(reg[R_PC] + pc_offset, reg[r0]);
386     }
387     break;
388     case OP_STI:
389     {
390         uint16_t r0 = (instr >> 9) & 0x7;
391         uint16_t pc_offset = sign_extend(instr & 0x1FF, 9);
392         mem_write(mem_read(reg[R_PC] + pc_offset), reg[r0]);
393     }
394     break;
395     case OP_STR:
396     {
397         uint16_t r0 = (instr >> 9) & 0x7;
398         uint16_t r1 = (instr >> 6) & 0x7;
399         uint16_t offset = sign_extend(instr & 0x3F, 6);
400         mem_write(reg[r1] + offset, reg[r0]);
401     }
402     break;
403     case OP_TRAP:
404         reg[R_R7] = reg[R_PC];
405
406         switch (instr & 0xFF)
407         {
408             case TRAP_GETC:
409                 /* read a single ASCII char */
410                 reg[R_R0] = (uint16_t)getchar();

```

```
411         update_flags(R_R0);
412         break;
413     case TRAP_OUT:
414         putc((char)reg[R_R0], stdout);
415         fflush(stdout);
416         break;
417     case TRAP_PUTS:
418     {
419         /* one char per word */
420         uint16_t* c = memory + reg[R_R0];
421         while (*c)
422         {
423             putc((char)*c, stdout);
424             ++c;
425         }
426         fflush(stdout);
427     }
428     break;
429     case TRAP_IN:
430     {
431         printf("Enter a character: ");
432         char c = getchar();
433         putc(c, stdout);
434         fflush(stdout);
435         reg[R_R0] = (uint16_t)c;
436         update_flags(R_R0);
437     }
438     break;
439     case TRAP_PUTSP:
440     {
441         /* one char per byte (two bytes per word)
442         here we need to swap back to
443         big endian format */
444         uint16_t* c = memory + reg[R_R0];
445         while (*c)
446         {
447             char char1 = (*c) & 0xFF;
448             putc(char1, stdout);
449             char char2 = (*c) >> 8;
450             if (char2) putc(char2, stdout);
```

```

451             ++c;
452         }
453         fflush(stdout);
454     }
455     break;
456     case TRAP_HALT:
457         puts("HALT");
458         fflush(stdout);
459         running = 0;
460         break;
461     }
462     break;
463     case OP_RES:
464     case OP_RTI:
465     default:
466         abort();
467         break;
468 }
469 }
470 restore_input_buffering();
471 }

```

lc3vm-basic.c

这个虚拟机还有高级版本，可以加载一个微型的系统，代替 c 的 switch case，直接执行程序代码。

## 4.3 简单编译器实现

```

1  #include <stdio.h>
2  #include <stdlib.h>
3  #include <stdint.h>
4  #include <string.h>
5  #include <signal.h>
6
7  /* unix */
8  #if defined(WIN32) || defined(WIN64)
9  #include <Windows.h>
10 #include <conio.h> // _kbhit

```

```
11 HANDLE hStdin = INVALID_HANDLE_VALUE;
12 #else
13 #include <unistd.h>
14 #include <fcntl.h>
15 #endif
16
17 #include <sys/time.h>
18 #include <sys/types.h>
19 #include <sys/termios.h>
20 #include <sys/mman.h>
21
22 enum
23 {
24     R_R0 = 0,
25     R_R1,
26     R_R2,
27     R_R3,
28     R_R4,
29     R_R5,
30     R_R6,
31     R_R7,
32     R_PC, /* program counter */
33     R_COND,
34     R_COUNT
35 };
36 enum
37 {
38     OP_BR = 0, /* branch */
39     OP_ADD,    /* add */
40     OP_LD,     /* load */
41     OP_ST,     /* store */
42     OP_JSR,    /* jump register */
43     OP_AND,    /* bitwise and */
44     OP_LDR,    /* load register */
45     OP_STR,    /* store register */
46     OP_RTI,    /* unused */
47     OP_NOT,    /* bitwise not */
48     OP_LDI,    /* load indirect */
49     OP_STI,    /* store indirect */
50     OP_JMP,    /* jump */

```

```

51     OP_RES,      /* reserved (unused) */
52     OP_LEA,      /* load effective address */
53     OP_TRAP      /* execute trap */
54 };
55 enum
56 {
57     FL_POS = 1 << 0, /* P */
58     FL_ZRO = 1 << 1, /* Z */
59     FL_NEG = 1 << 2, /* N */
60 };
61 enum
62 {
63     MR_KBSR = 0xFE00, /* keyboard status */
64     MR_KBDR = 0xFE02 /* keyboard data */
65 };
66 enum
67 {
68     TRAP_GETC = 0x20, /* get character from keyboard, not echoed onto the
69                        terminal */
70     TRAP_OUT = 0x21,  /* output a character */
71     TRAP_PUTS = 0x22, /* output a word string */
72     TRAP_IN = 0x23,   /* get character from keyboard, echoed onto the terminal
73                        */
74     TRAP_PUTSP = 0x24, /* output a byte string */
75     TRAP_HALT = 0x25   /* halt the program */
76 };
77 #define MEMORY_MAX (1 << 16)
78 uint16_t memory[MEMORY_MAX]; /* 65536 locations */
79 uint16_t reg[R_COUNT];
80 uint16_t sign_extend(uint16_t x, int bit_count)
81 {
82     if ((x >> (bit_count - 1)) & 1) {
83         x |= (0xFFFF << bit_count);
84     }
85     return x;
86 }
87
88 uint16_t swap16(uint16_t x)

```

```
89 {
90     return (x << 8) | (x >> 8);
91 }
92
93 void update_flags(uint16_t r)
94 {
95     if (reg[r] == 0)
96     {
97         reg[R_COND] = FL_ZRO;
98     }
99     else if (reg[r] >> 15) /* a 1 in the left-most bit indicates negative */
100     {
101         reg[R_COND] = FL_NEG;
102     }
103     else
104     {
105         reg[R_COND] = FL_POS;
106     }
107 }
108
109 void read_image_file(FILE* file)
110 {
111     /* the origin tells us where in memory to place the image */
112     uint16_t origin;
113     fread(&origin, sizeof(origin), 1, file);
114     origin = swap16(origin);
115
116     /* we know the maximum file size so we only need one fread */
117     uint16_t max_read = MEMORY_MAX - origin;
118     uint16_t* p = memory + origin;
119     size_t read = fread(p, sizeof(uint16_t), max_read, file);
120
121     /* swap to little endian */
122     while (read-- > 0)
123     {
124         *p = swap16(*p);
125         ++p;
126     }
127 }
128
```

```
129 int read_image(const char* image_path)
130 {
131     FILE* file = fopen(image_path, "rb");
132     if (!file) { return 0; };
133     read_image_file(file);
134     fclose(file);
135     return 1;
136 }
137
138 #if defined(WIN32) || defined(WIN64)
139 uint16_t check_key()
140 {
141     return WaitForSingleObject(hStdin, 1000) == WAIT_OBJECT_0 && _kbhit();
142 }
143 #else
144 uint16_t check_key()
145 {
146     fd_set readfds;
147     FD_ZERO(&readfds);
148     FD_SET(STDIN_FILENO, &readfds);
149
150     struct timeval timeout;
151     timeout.tv_sec = 0;
152     timeout.tv_usec = 0;
153     return select(1, &readfds, NULL, NULL, &timeout) != 0;
154 }
155 #endif
156
157 void mem_write(uint16_t address, uint16_t val)
158 {
159     memory[address] = val;
160 }
161
162 uint16_t mem_read(uint16_t address)
163 {
164     if (address == MR_KBSR)
165     {
166         if (check_key())
167         {
168             memory[MR_KBSR] = (1 << 15);
```

```
169         memory[MR_KBDR] = getchar();
170     }
171     else
172     {
173         memory[MR_KBSR] = 0;
174     }
175 }
176 return memory[address];
177 }
178
179 #if defined(WIN32) || defined(WIN64)
180 DWORD fdwMode, fdwOldMode;
181
182 void disable_input_buffering()
183 {
184     hStdin = GetStdHandle(STD_INPUT_HANDLE);
185     GetConsoleMode(hStdin, &fdwOldMode); /* save old mode */
186     fdwMode = fdwOldMode
187         ^ ENABLE_ECHO_INPUT /* no input echo */
188         ^ ENABLE_LINE_INPUT; /* return when one or
189                               more characters are available */
190     SetConsoleMode(hStdin, fdwMode); /* set new mode */
191     FlushConsoleInputBuffer(hStdin); /* clear buffer */
192 }
193
194 void restore_input_buffering()
195 {
196     SetConsoleMode(hStdin, fdwOldMode);
197 }
198 #else
199 struct termios original_tio;
200
201 void disable_input_buffering()
202 {
203     tcgetattr(STDIN_FILENO, &original_tio);
204     struct termios new_tio = original_tio;
205     new_tio.c_lflag &= ~ICANON & ~ECHO;
206     tcsetattr(STDIN_FILENO, TCSANOW, &new_tio);
207 }
208
```



```
209 void restore_input_buffering()
210 {
211     tcsetattr(STDIN_FILENO, TCSANOW, &original_tio);
212 }
213 #endif
214
215 void handle_interrupt(int signal)
216 {
217     restore_input_buffering();
218     printf("\n");
219     exit(-2);
220 }
221
222
223 int main(int argc, const char* argv[])
224 {
225     if (argc < 2)
226     {
227         /* show usage string */
228         printf("lc3 [image-file1] ... \n");
229         exit(2);
230     }
231
232     for (int j = 1; j < argc; ++j)
233     {
234         if (!read_image(argv[j]))
235         {
236             printf("failed to load image: %s\n", argv[j]);
237             exit(1);
238         }
239     }
240     signal(SIGINT, handle_interrupt);
241     disable_input_buffering();
242
243     /* since exactly one condition flag should be set at any given time, set the
244        Z flag */
245     reg[R_COND] = FL_ZRO;
246
247     /* set the PC to starting position */
248     /* 0x3000 is the default */
```

```
248     enum { PC_START = 0x3000 };
249     reg[R_PC] = PC_START;
250
251     int running = 1;
252     while (running)
253     {
254         /* FETCH */
255         uint16_t instr = mem_read(reg[R_PC]++);
256         uint16_t op = instr >> 12;
257
258         switch (op)
259         {
260             case OP_ADD:
261             {
262                 /* destination register (DR) */
263                 uint16_t r0 = (instr >> 9) & 0x7;
264                 /* first operand (SR1) */
265                 uint16_t r1 = (instr >> 6) & 0x7;
266                 /* whether we are in immediate mode */
267                 uint16_t imm_flag = (instr >> 5) & 0x1;
268
269                 if (imm_flag)
270                 {
271                     uint16_t imm5 = sign_extend(instr & 0x1F, 5);
272                     reg[r0] = reg[r1] + imm5;
273                 }
274                 else
275                 {
276                     uint16_t r2 = instr & 0x7;
277                     reg[r0] = reg[r1] + reg[r2];
278                 }
279
280                 update_flags(r0);
281             }
282             break;
283             case OP_AND:
284             {
285                 uint16_t r0 = (instr >> 9) & 0x7;
286                 uint16_t r1 = (instr >> 6) & 0x7;
287                 uint16_t imm_flag = (instr >> 5) & 0x1;
```

```
288
289         if (imm_flag)
290         {
291             uint16_t imm5 = sign_extend(instr & 0x1F, 5);
292             reg[r0] = reg[r1] & imm5;
293         }
294         else
295         {
296             uint16_t r2 = instr & 0x7;
297             reg[r0] = reg[r1] & reg[r2];
298         }
299         update_flags(r0);
300     }
301     break;
302 case OP_NOT:
303     {
304         uint16_t r0 = (instr >> 9) & 0x7;
305         uint16_t r1 = (instr >> 6) & 0x7;
306
307         reg[r0] = ~reg[r1];
308         update_flags(r0);
309     }
310     break;
311 case OP_BR:
312     {
313         uint16_t pc_offset = sign_extend(instr & 0x1FF, 9);
314         uint16_t cond_flag = (instr >> 9) & 0x7;
315         if (cond_flag & reg[R_COND])
316         {
317             reg[R_PC] += pc_offset;
318         }
319     }
320     break;
321 case OP_JMP:
322     {
323         /* Also handles RET */
324         uint16_t r1 = (instr >> 6) & 0x7;
325         reg[R_PC] = reg[r1];
326     }
327     break;
```

```

328         case OP_JSR:
329             {
330                 uint16_t long_flag = (instr >> 11) & 1;
331                 reg[R_R7] = reg[R_PC];
332                 if (long_flag)
333                 {
334                     uint16_t long_pc_offset = sign_extend(instr & 0x7FF, 11);
335                     reg[R_PC] += long_pc_offset; /* JSR */
336                 }
337                 else
338                 {
339                     uint16_t r1 = (instr >> 6) & 0x7;
340                     reg[R_PC] = reg[r1]; /* JSRR */
341                 }
342                 break;
343             }
344         break;
345     case OP_LD:
346         {
347             uint16_t r0 = (instr >> 9) & 0x7;
348             uint16_t pc_offset = sign_extend(instr & 0x1FF, 9);
349             reg[r0] = mem_read(reg[R_PC] + pc_offset);
350             update_flags(r0);
351         }
352         break;
353     case OP_LDI:
354         {
355             /* destination register (DR) */
356             uint16_t r0 = (instr >> 9) & 0x7;
357             /* PCoffset 9*/
358             uint16_t pc_offset = sign_extend(instr & 0x1FF, 9);
359             /* add pc_offset to the current PC, look at that memory
360              location to get the final address */
361             reg[r0] = mem_read(mem_read(reg[R_PC] + pc_offset));
362             update_flags(r0);
363         }
364         break;
365     case OP_LDR:
366         {
367             uint16_t r0 = (instr >> 9) & 0x7;

```

```
367         uint16_t r1 = (instr >> 6) & 0x7;
368         uint16_t offset = sign_extend(instr & 0x3F, 6);
369         reg[r0] = mem_read(reg[r1] + offset);
370         update_flags(r0);
371     }
372     break;
373 case OP_LEA:
374     {
375         uint16_t r0 = (instr >> 9) & 0x7;
376         uint16_t pc_offset = sign_extend(instr & 0x1FF, 9);
377         reg[r0] = reg[R_PC] + pc_offset;
378         update_flags(r0);
379     }
380     break;
381 case OP_ST:
382     {
383         uint16_t r0 = (instr >> 9) & 0x7;
384         uint16_t pc_offset = sign_extend(instr & 0x1FF, 9);
385         mem_write(reg[R_PC] + pc_offset, reg[r0]);
386     }
387     break;
388 case OP_STI:
389     {
390         uint16_t r0 = (instr >> 9) & 0x7;
391         uint16_t pc_offset = sign_extend(instr & 0x1FF, 9);
392         mem_write(mem_read(reg[R_PC] + pc_offset), reg[r0]);
393     }
394     break;
395 case OP_STR:
396     {
397         uint16_t r0 = (instr >> 9) & 0x7;
398         uint16_t r1 = (instr >> 6) & 0x7;
399         uint16_t offset = sign_extend(instr & 0x3F, 6);
400         mem_write(reg[r1] + offset, reg[r0]);
401     }
402     break;
403 case OP_TRAP:
404     reg[R_R7] = reg[R_PC];
405
406     switch (instr & 0xFF)
```



```
447         char char1 = (*c) & 0xFF;
448         putc(char1, stdout);
449         char char2 = (*c) >> 8;
450         if (char2) putc(char2, stdout);
451         ++c;
452     }
453     fflush(stdout);
454 }
455     break;
456     case TRAP_HALT:
457         puts("HALT");
458         fflush(stdout);
459         running = 0;
460         break;
461 }
462     break;
463     case OP_RES:
464     case OP_RTI:
465     default:
466         abort();
467         break;
468 }
469 }
470     restore_input_buffering();
471 }
```

lc3vm-basic.c

## 第三部分

### 基础模块



## 第五章 文件系统

本章主要介绍我自己设计的一套文件系统，该系统的主要功能是方便用户使用统一的方式加载资源文件，不论资源文件的存储位置，是否进行压缩。在统一文件加载方式后，我们在开发过程中，可以直接进行系统目录下的文件操作，并方便的对其进行修改。而当项目完成并将资源打包后，程序也可以利用同一套 API 直接进行打包的资源文件的操作，不需要额外的修改代码，方便了开发、调试与发布。

### 5.1 文件管理系统简介

## 第六章 资源管理

## 第七章 内存管理

## 第八章 多线程相关

## 第九章 程序中的数学

## 第四部分

### 中级模块

## 第十章 渲染

## 第十一章 物理



## 第十二章 脚本系统

## 附录 A 附录

## 后记