Exercício:

Raiz quadrada de números perfeitos → usando o algoritmo de progressão aritmética dos números ímpares:

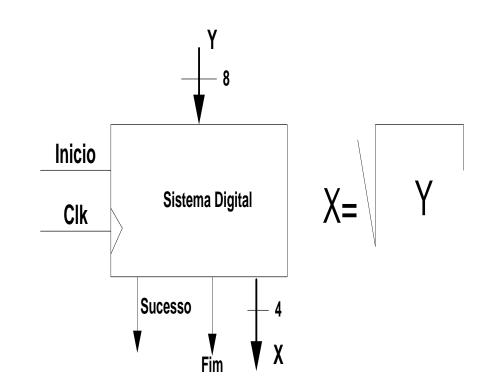
Por exemplo: raiz de 25

a PA tem 5 termos, portanto a resposta é 5

Por exemplo: raiz de 49

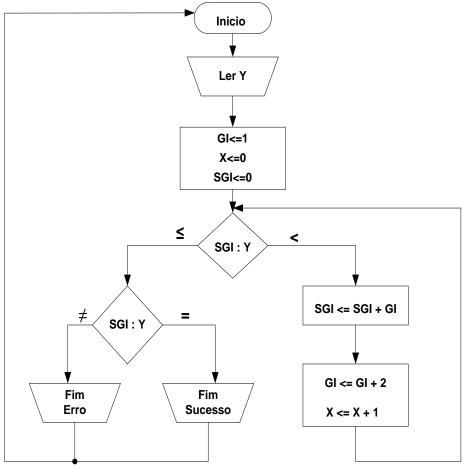
portanto a resposta é 7

Usando a metodologia RTL especifique o data path e o controlador



```
Algoritmo em pseudo-linguagem
Procedure (X,Y)
 Integer GI, SGI;
Begin
 Gi \leftarrow 1; X \leftarrow 0; SGI \leftarrow 0;
  While SGI < Y Do
   Begin
      SGI \leftarrow SGI + GI;
      GI \leftarrow GI + 2;
      X \leftarrow X + 1;
   End;
 If SGI=Y Then Write (" sucesso", X)
             Else Write ("Erro")
```

Fluxograma:

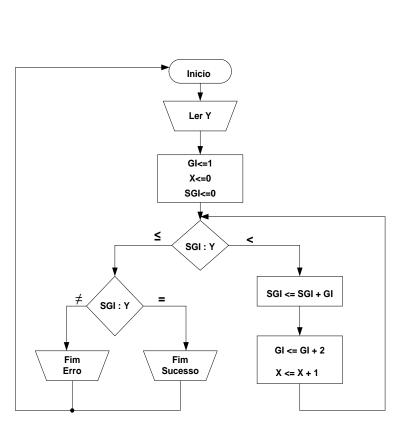


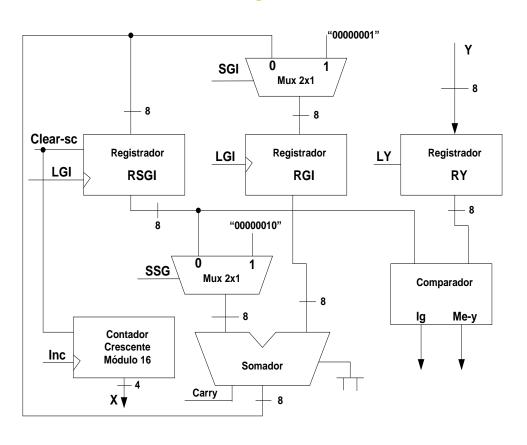
End.

01/07/2020

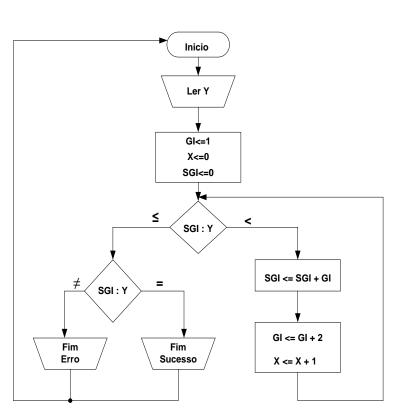
Fluxograma:

Especificação: Data path

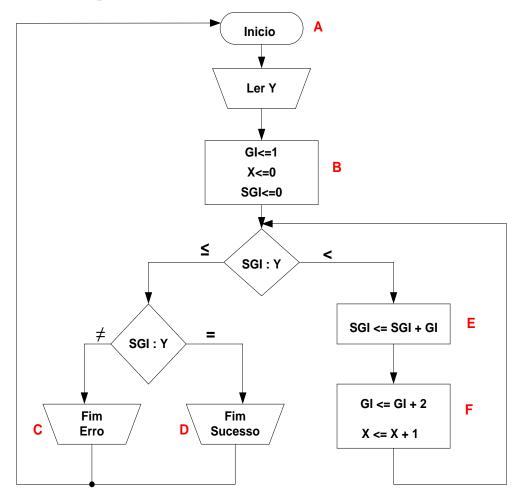




Fluxograma



Fluxograma com estados rotulados

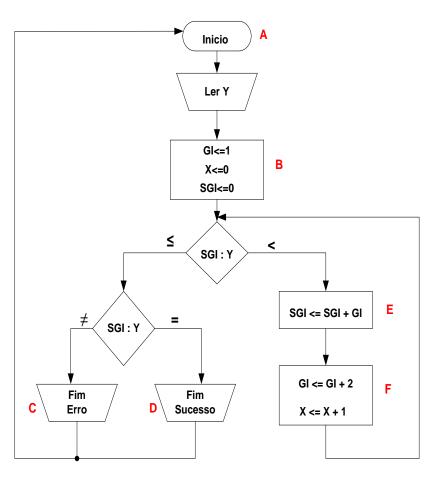


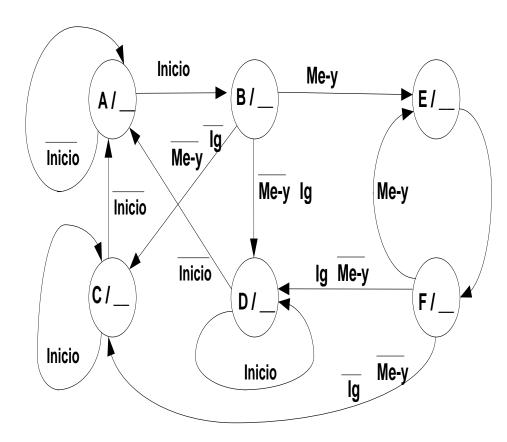
01/07/2020

Prof. Duarte - Departamento de Eletrônica Aplicada do ITA

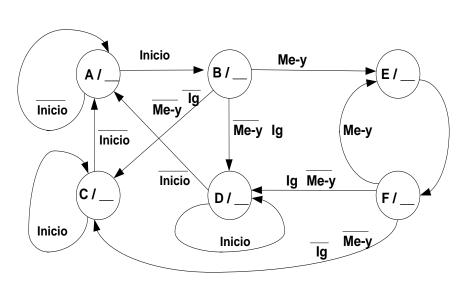
Fluxograma com estados rotulados

Grafo de transição de estados





Especificação do controlador

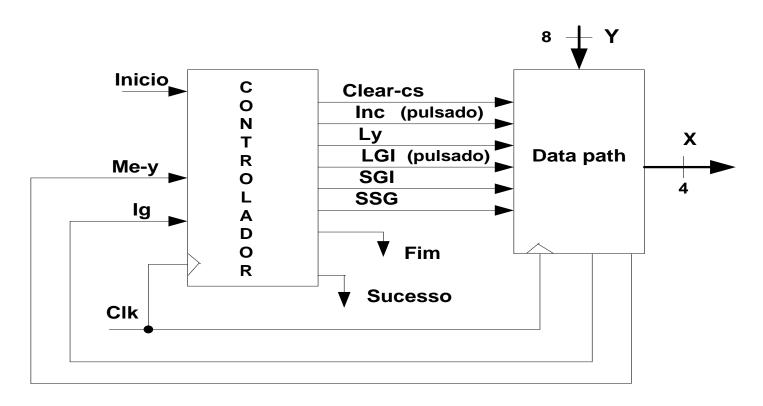


Saidas								
Estados	SGI	Clear-cs	LGI	LY	SSG	Inc	Sucesso	Termino
A	1	1	0	0	0	0	0	0
В	1	1	↑	1	0	1	0	0
C	1	1	0	0	0	0	0	1
D	1	1	0	0	0	0	1	1
E	0	0	0	0	0	0	0	0
F	0	0	↑	0	1	1	0	0

Grafo de transição de estados

Tabela de saídas

Arquitetura geral:



Compartilhamento e assinalamento de registradores Sejam as equações:

$$Y=(A*B)+(C*D)$$

$$Z=((B+D)+E)*E$$

Decomposição das operações:

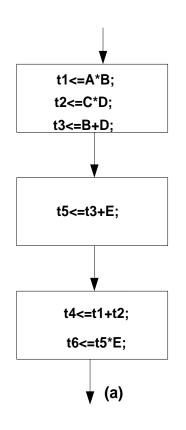
$$Y \le t4; Z \le t6$$

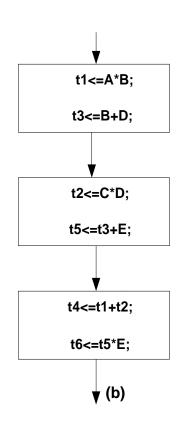
As equações Y e Z foram decompostas e distribuídas em três estados

Exemplo-a: necessitou de 2 multiplicadores e 1 somador

Exemplo-b: necessitou de 1 multiplicador e 1 somador

Unidades funcionais:





Registradores para variáveis temporárias

Assinalamento de variáveis → registradores

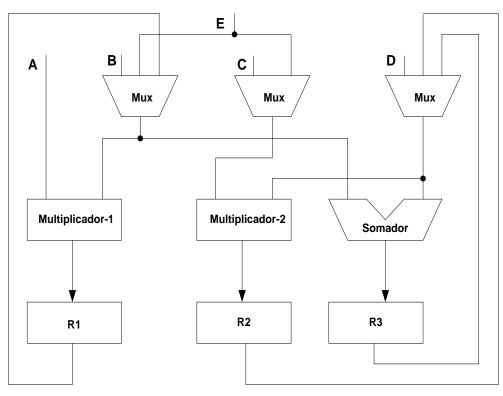
Redução de registradores: de 6 para 3



(a)

01/07/2020

Registrador R1 t1<=A*B: armazena t1 t2<=C*D; t3<=B+D; Registrador R2 armazena t2, t6 t5<=t3+E: Registrador R3 armazena t3, t5, t4 t4<=t1+t2; t6<=t5*E;



Prof. Duarte - Departamento de Eletrônica Aplicada do ITA

Eletrônica Aplicada do ITA

Distribuição das operações

Assinalamento de variáveis → registradores

Redução de registradores: de 6 para 3

Registradores para variáveis temporárias

