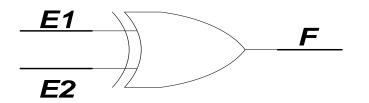
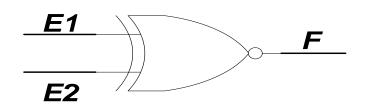
Propriedades da Porta XOR

Tabelas Verdade: XOR e XNOR



E1	E2	F
0	0	0
0	1	1
1	0	1
1	1	0

$$F = \overline{E1} \ E2 + \overline{E1} \ E2$$



E1	E2	F
0	0	1
0	1	0
1	0	0
1	1	1

$$F = E1 E2 + E1 E2$$

Equações soma de produto

Propriedades da Porta XOR

- b) E1⊕ 1=<u>E</u>1
- c) E1 + 0=E1
- d) E1

 E1=0

Prova

$$\overline{E1} \oplus E2 = \overline{E1} E2 + E1 \overline{E2} = (E1 + E2) (\overline{E1} + E2) = E1\overline{E1} + E1 E2 + \overline{E2} \overline{E1} + \overline{E2} \overline{E2} = E1 E2 + \overline{E2} \overline{E1} = E1 \oplus \overline{E2}$$

$$0 \qquad 0$$

Suficiência das operações:

As operações básicas: "E", "OU" e "NÃO"

a) Operação OU → operações (E,NÃO)

$$Z=X + Y=\overline{X} + \overline{Y} = \overline{X} \overline{Y}$$

Portanto, as operações "E" e "NÃO" são suficientes para representar qualquer função lógica

Suficiência das operações:

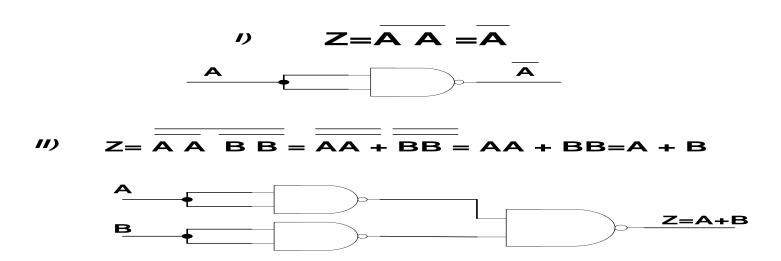
As operações básicas: "E", "OU" e "NÃO"

b) Operação E → operações (OU,NÃO)

Portanto, as operações "OU" e "NÃO" são suficientes para representar qualquer função lógica

Suficiência das operações:

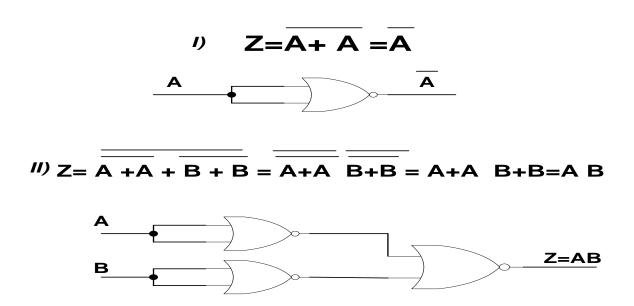
c) Operações (OU,NÃO) -> operação NAND



Portanto, a operação NAND é suficiente para representar qualquer função lógica → Porta Universal

Suficiência das operações:

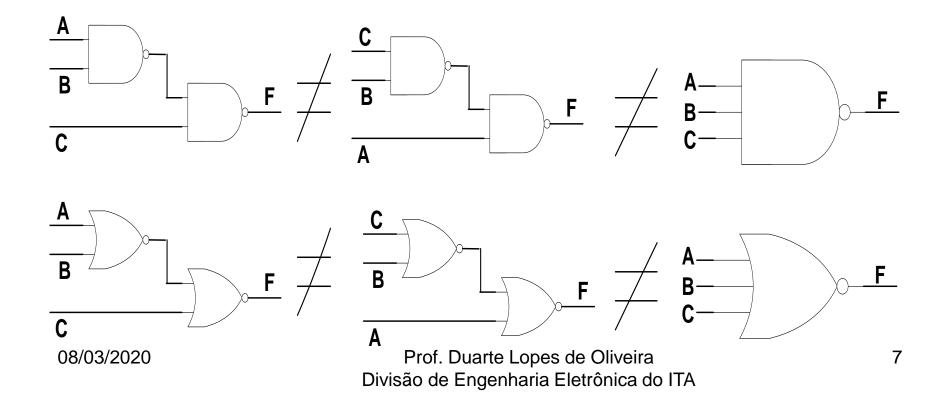
d) Operações (E,NÃO) → operação NOR



Portanto, a operação NOR é suficiente para representar qualquer função lógica -> Porta Universal

Suficiência das operações:

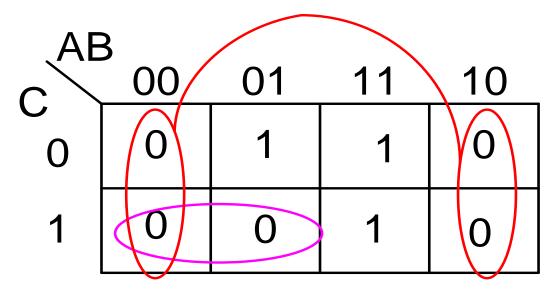
Operações (NAND, NOR → não satisfazem a propriedade associativa



Conversão: SOP → POS

Exemplo: F=AB + BC'

Mapa de Karnaugh → usar maxtermos



Conversão: SOP→POS

2) Teorema de DeMorgan

$$F = AB + BC'$$

$$F' = (AB + BC')'$$

$$F' = (A' + B') \bullet (B' + C)$$

$$F' = B' + A'C$$

$$F=(B'+A'C)'$$

$$F=B\bullet(A'C)'$$

$$F=B\bullet(A+C')$$

Conversão: SOP → POS

3) Principio da Dualidade

$$E = X + 0 \rightarrow \text{dual trocar 0 por 1 e trocar + por } \bullet \text{ (vice-versa)}$$

$$D[E] = X \bullet 1$$

F=AB + BC'
$$\Rightarrow$$
 D[F]= (A + B)•(B + C')
$$D[F]= AB + AC' + B + BC'$$

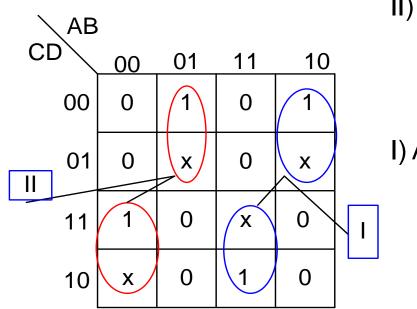
$$D[F]= B + AC'$$

$$D[D[F]]= B • (A + C')$$

Procedimento: uso da porta XOR Exemplo:

$$F=(A,B,C,D)=\sum(3,4,8,14) + d_m(2,5,9,15)$$

Implementar usando somente portas XOR (usando mapa de karnaugh)



II) A'B C'D'+ A'BC'D + A'B'C D + A'B'C D'
A'BC'(D + D') + A'B'C (D + D')
A'(B C'+ B'C) = A'(B
$$\oplus$$
C)
I) AB'C'D'+ AB'C'D + ABCD + ABCD'
AB'C'(D + D') + ABC (D + D')
A (B'C'+ BC) = A(B \oplus C)'
F=A'X + AX' = A \oplus X=A \oplus B \oplus C

Funções Combinatórias de Múltiplas Saídas

Projetar um comparador de 1 bit

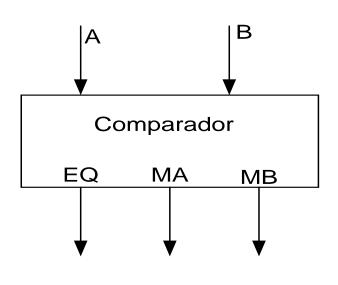


Tabela Verdade

	IVIA	MB
1	Ο	O
Ο	Ο	1
1	Ο	O
Ο	1	Ο
	1 0 1	0 0 1

Equações Booleanas

EQ= A'B'+ AB =
$$(A \oplus B)$$
'

$$MA = AB'$$

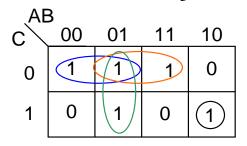
$$MB = A'B$$

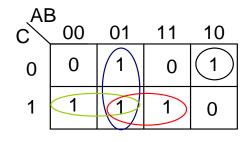
Prof. Duarte Lopes de Oliveira Divisão de Engenharia Eletrônica do ITA

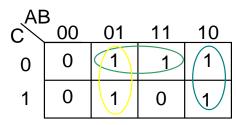
Minimização: Funções de Múltiplas Saídas

Exemplo: F1(A,B,C)=
$$\sum$$
(0,2,3,5,6)
F2(A,B,C)= \sum (1,2,3,4,7)
F3(A,B,C)= \sum (2,3,4,5,6)

Minimização individual







F1=A'C'+A'B+AB'C+BC'

F2=A'B+A'C+BC+AB'C'

F3=A'B + BC' + AB'

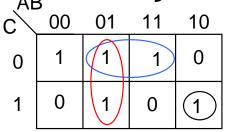
Número de Literais= 18 e Número de termos=8

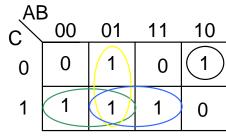
Minimização: Funções de Múltiplas Saídas

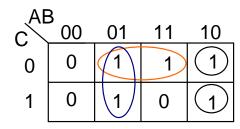
Exemplo: F1(A,B,C)=
$$\sum$$
(0,2,3,5,6)
F2(A,B,C)= \sum (1,2,3,4,7)

 $F3(A,B,C)=\sum (2,3,4,5,6)$

2) Minimização simultânea -> termos comuns



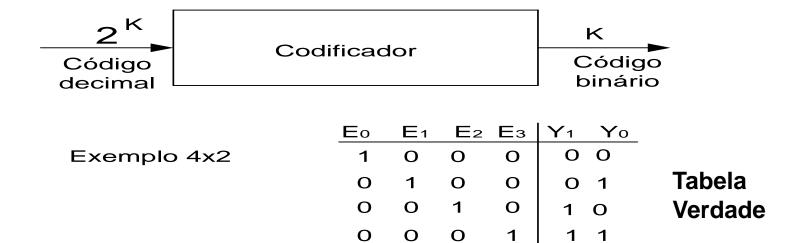




F1=A'C' + A'B + AB'C + BC' F2=A'B + A'C + BC + AB'C' F3=A'B + BC' + AB'C' + AB'C

Número de Literais= 16 e Número de termos= 7

1) Codificadores: código decimal -> binário



$$Y_1=E_0'E_1'E_2E_3' + E_0'E_1'E_2'E_3$$

 $Y_0=E_0'E_1E_2'E_3' + E_0'E_1'E_2'E_3$

Equações Booleanas SOP

2) Codificadores de prioridade



Exemplo 4x2

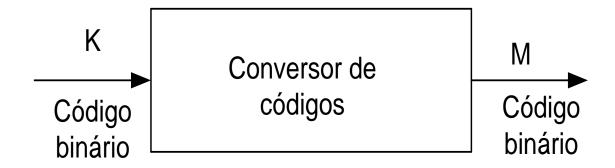
Tabela Verdade

$$Y_1 = E_3 + E_2E_3' = E_3 + E_2$$

$$Y_0 = E_3 + E_1 E_2' E_3' = E_3 + E_1 E_2'$$

Equações Booleanas SOP

3) Conversor de códigos



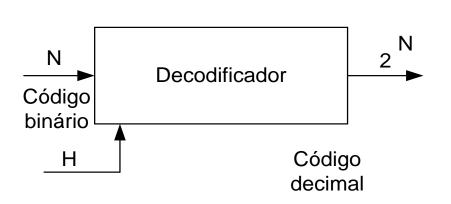
Exemplos: Códigos binário puro → código de Gray Código binário puro → código one-hot

Codígo binário puro → códfigo BCD (binary codified decimal)

Códigos alfa-númericos: ASCII, etc.

4) Decodificadores: código binário -> decimal

Exemplo 2 x 4

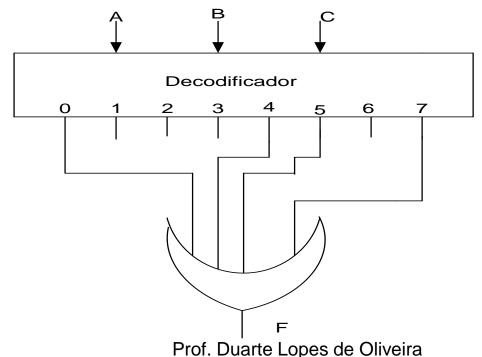


$$Y0=H(E_1 + E_2)$$
 $Y1=H(E_1 + E_2')$
 $Y2=H(E_1' + E_2)$ $Y3=H(E_1' + E_2')$

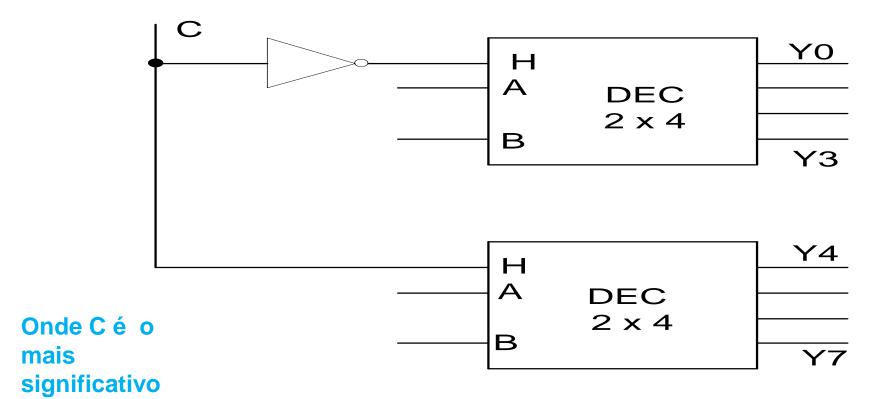
Equações Booleanas POS

Decodificadores → Aplicação: Gerador de função

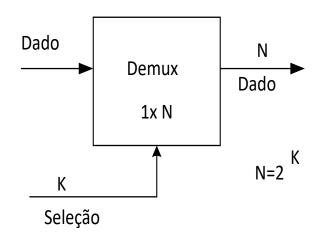
Exemplo: $F(A,B,C) = \sum (0,4,5,7)$



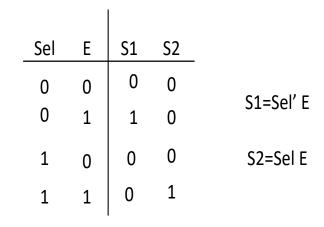
Expansão de decodificadores: 3x8 usando 2x4

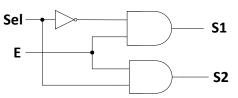


5) **Demultiplexador**: comunicação de dados









Expansão de Demux: 1x4 usando 1x2

