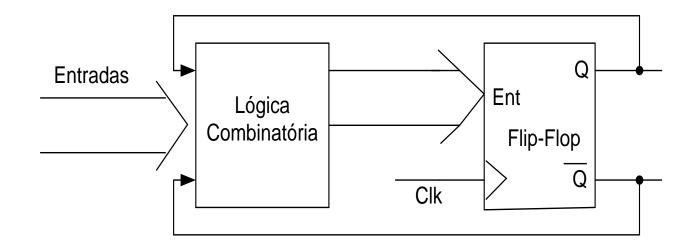
Estrutura Geral:



Procedimento:

1Passo: Tabela de operações do FF alvo e a tabela de excitação do FF objeto

2 Passo: Construir a tabela verdade da conversão.

Exemplo: projetar FF JK a partir do FF D Tabela de excitação do FF D

Tabela de Operações

Clk	D	Q N+1
↑	0	0
	1	1
0	X	Qn
1	X	Qn

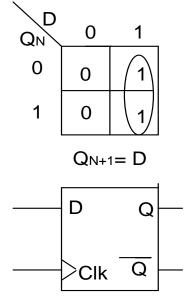


Tabela de Escitação

$Q_N \rightarrow Q_{N+1}$	D
0 > 0	0
0 → 1	1
1 → 0	0
1 → 1	1

Projeto: D= JQ' + K' Q

clk	J	K	Qn+1
↑	0	0	Qn
↑	0	1	0
↑	1	0	1
↑	1	1	Qn

J	K	Qn	D
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

JK	00	01	11	10
Q	0	0	1	1
1_		0	0	1

Circuito Lógico

