

Relatório do Projeto Final

Organização e Arquitetura de Computadores – Turma C – 116394

Professor: Marcelo Grandi Mandelli

Responsáveis: Danilo Neves – 14/0135839

Luiz Gustavo – 13/0123293

Rodrigo Guimarães – 14/0170740

Serão anexadas as imagens geradas pelo *ModelSim*, onde seguiram a ordem:

- ✓ Teste dos valores de PC, até a saturação do mesmo, ou seja, exibindo “88 88 8888”, com o controle sob a forma: “xxxxxxxxxxxx” + “00”;
- ✓ Teste dos registradores, de 0 a $2^5 - 1$, com o controle efetuado sob a forma: “0000000” + end + “10”;
- ✓ Teste de todos os endereços de memória, de 0 a $2^7 - 1$, com o controle efetuado sob a forma: end + “00000” + “11”.

Ao efetuar o teste do chaveamento do controle em: “xxxxxxxxxxxx” + “01”; não houve alteração dos valores mostrados nos displays de 7 segmentos, sempre exibindo “88 88 8888”.























































































