# SISTEMAS DE TEMPO REAL

Universidade de Araraquara – UNIARA Prof. Rodrigo D. Malara

Adaptado de Bruno Tadeu Caetano, Fellipe Gustavo Forte, Luis Fernando de Oliveira Jacintho, Jair Jonko Araujo

## Conteúdo

Introdução

Classificações

Sistemas operacionais e tempo real

**Escalonamento** 

Modelos de escalonamento

Exemplos de SOTR

## Introdução

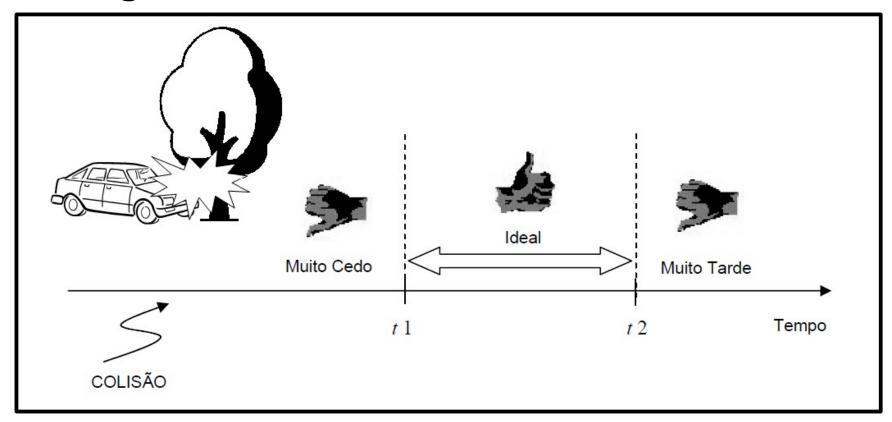
- Computação Convencional (não-tempo-real)
  - Programa P é executado com um entrada i, gerando uma saída o em um tempo t.
  - o = P(i), t
  - Menor t: maior performance
- Computação de tempo-real
  - Computação convencional com uma imposição a t
  - o = P(i), t < D
  - D recebe o nome de deadline. O programa deve obrigatoriamente ser executado antes do deadline.

## Introdução

- Sistemas de tempo real (STR)
  - Sistemas reativos ao ambiente
  - Comportamento previsível atendendo características temporais impostas pelo ambiente ou pelo usuário, mesmo com recursos limitados.
    - Algoritmos de escalonamento bem definidos
- Objetivo
  - Executar o aplicativo no tempo correto.

## Introdução

#### Airbag



## Classificação

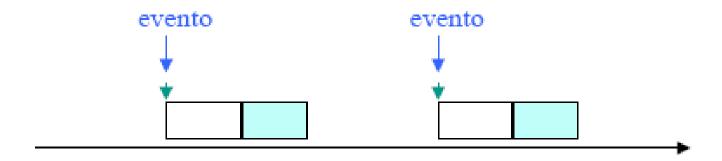
- Em geral apresentam duas classificações
  - Reativos
    - O escalonamento é dirigido pela interação com seu ambiente.
  - Embutidos
    - Fazem partes de sistemas maiores não computacionais
- Críticos (Hard real time)
  - Falha temporal pode resultar em consequências catastróficas
  - Necessário garantir requisitos temporais em projeto
  - Exemplo: usina nuclear, indústria petroquímica, mísseis
- Não-críticos (Soft real time)
  - Elevada disponibilidade
  - Elevada integridade

# Sistemas operacionais de tempo real

- Permitem especificar, verificar e implementar sistemas ou programas que, mesmo com recursos limitados, apresentam comportamentos previsíveis e atendem restrições temporais impostas pelo usuário ou pelo ambiente.
- Sistemas operacionais de tempo real (SOTR)
  - Sistemas que auxiliam, um escalonamento de tarefas que cumpre com deadlines.
  - O elemento chave que diferencia um SOTR de um SO convencional é o escalonador de processos.

#### Conceitos Básicos

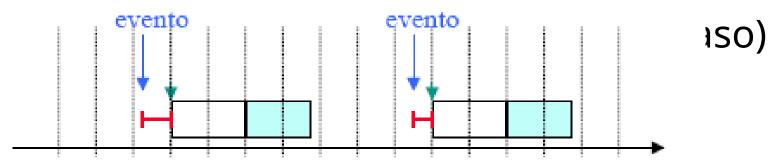
- Tarefas disparadas por Eventos (Event-Triggered)
  - □ Evento externo dera interruncão e



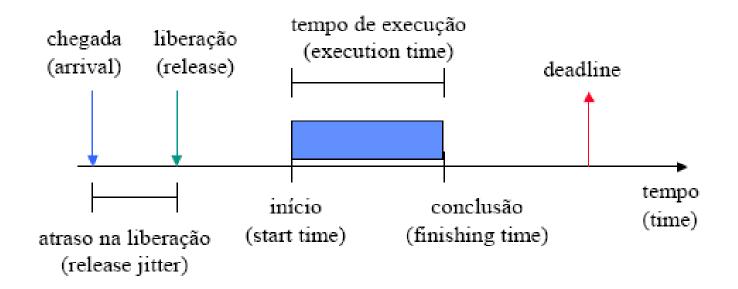
- Funciona bem com carga pequena
- Pode falhar no caso de carga pesada

#### Conceitos Básicos

- Eventos disparados de tempo em tempo (Time-Triggered)
  - Interrupção de relógio a cada T milisegundos (tick)
  - A cada tick alguns sensores e atuadores são acessados
  - Não existem interrupções além das do relógio



### Propriedades Temporais das Tarefas



- Folga = Deadline Liberação Tempo de execução
- Atraso = MAX( 0 , Conclusão Deadline )
- Tempo de resposta = Conclusão Chegada

#### Tarefas Periódicas

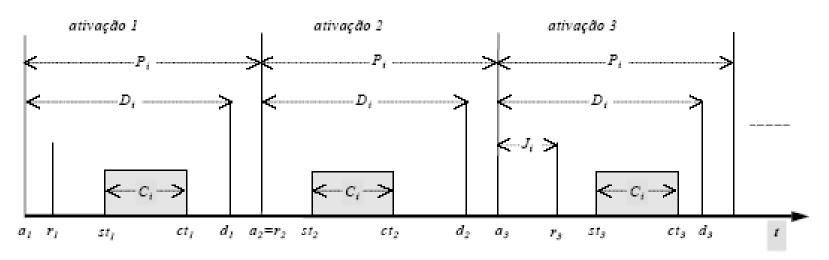
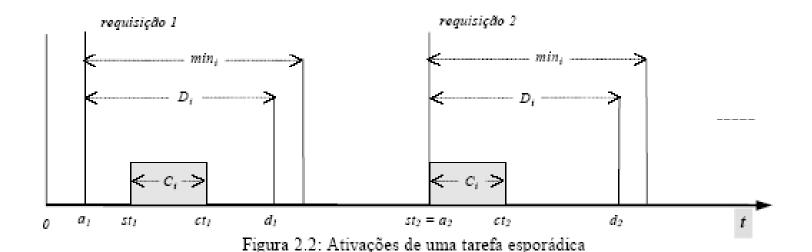


Figura 2.1: Ativações de uma tarefa periódica

- Tarefa é ativada a cada P unidades de tempo
- Instantes de chegada podem ser calculados a partir do inicial
- Exemplo: controle de processo via laço de realimentação

### Tarefas Esporádicas



- Instantes de chegada não são conhecidos
- Existe um intervalo mínimo de tempo entre chegadas
- Exemplo: atendimento a botão de alarme
  - Aparecimento de objeto em tela de radar

#### Conceitos Básicos

- Relações de exclusão mútua entre tarefas
  - Tarefas A e B apresentam exclusão mútua quando NÃO podem executar simultaneamente Exemplos:
  - Estrutura de dados compartilhada
  - Arquivo
  - Controlador de periférico

#### Escalonamento

- Ordem de execução que processos em pronto utilizarão o processador.
- Uma escala é dita ótima se sua organização é a melhor possível no atendimento das restrições temporais.
- Problema: Criar essa ordem.
- Propriedades relacionadas ao tempo devem ser levadas em conta.

### Escalonamento

- Release time
  - Tempo em que um processo está pronto para ser processado
- Deadline prazo
  - Tempo máximo para que um processo complete sua execução
- Tempo de Execução no Pior Caso (Worst case execution time)
  - Tempo máximo estabelecido em tempo de projeto, para a completa execução de um processo/tarefa.
- Período
  - Intervalo em que determinado processo deve se repetir
- Prioridade

#### Modelos de Escalonamento

- Modelos de escalonamento para tempo real [Liu e Layland, 1973]
  - Rate Monotonic (RM)–Período menor→maior prioridade
    - Monoprocessado, com prioridade fixa e preemptivo
    - Escala produzida off-line ou em tempo de projeto
  - Prazo Final mais Cedo (Earliest Deadline First EDF)
    - Processo Prazo Final mais Cedo deve executar primeiro
    - Orientado a prioridade com atribuição dinâmica
    - Escala produzida on-line ou em tempo de execução
  - Deadline Monotonic (DM)-Deadline menor→maior prioridade
    - Similar an RM

## Modelos de Escalonamento -RM

- □ Rate Monotonic
  - Premissas
    - As tarefas são periódicas e independentes
    - O deadline de cada tarefa coincide com seu período (Di = Pi)
    - O tempo de computação *Ci* de cada tarefa é conhecido e constante (*Worst Case Execution Time*)
    - O tempo de troca de contexto entre as tarefas é assumido como nulo.
  - Prioridades decrescem em função do aumento de período.
    - Quanto menor a prioridade numérica mais frequente a execução do processo

## Modelos de Escalonamento -RM

#### Rate Monotonic - Quantum 40ms

Tarefas periódicas	Período	Tempo de Computação	Prioridade RM
Α	100 ms	20 ms	1
В	150 ms	40 ms	2
С	350 ms	100 ms	3

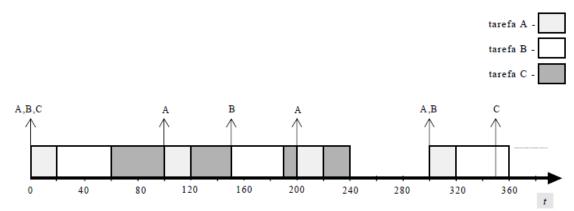
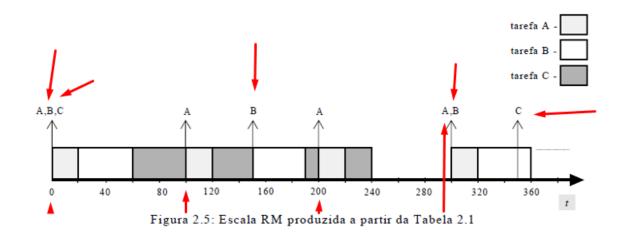


Figura 2.5: Escala RM produzida a partir da Tabela 2.1

#### Modelos de Escalonamento - RM

#### □ Rate Monotonic - Quantum 40ms

Tarefas periódicas	Período	Tempo de Computação	Prioridade RM
Α	100	20	1
В	150	40	2
С	350	100	3



## Modelos de Escalonamento -RM

- Vantagens
  - Simplicidade
  - Rate Monotonic Scheduling é ótimo para a classe de problemas na qual ele se encontra inserido
- Desvantagens
  - A maioria dos problemas não possuem tarefas totalmente independentes.
  - Pode causar deadlock e problemas de inversão de prioridades.

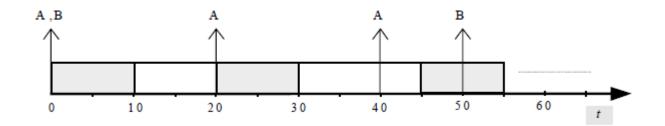
## Modelos de Escalonamento -EDF

- EDF Earliest Deadline First (EDF)
  - Processo com prazo final mais cedo deve executar primeiro
- Premissas:
  - As tarefas são periódicas e independentes
  - O deadline de cada tarefa coincide com seu período (Di = Pi)
  - O tempo de computação *Ci* de cada tarefa é conhecido e constante (*Worst Case Execution Time*)
  - O tempo de troca de contexto entre as tarefas é assumido como nulo.
- Ordenação ocorre segundo seu deadlines absolutos

# Modelos de Escalonamento - EDF

#### EDF

Tarefas periódicas	Período	Tempo de Computação	Deadline
Α	20 ms	10 ms	20 ms
В	50 ms	25 ms	50 ms



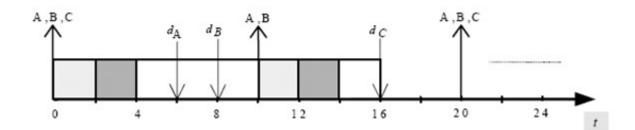
## Modelos de Escalonamento -DM

- DM ou Deadline Monotonic (DM)
  - Premissas:
    - As tarefas são periódicas e independentes
    - O deadline de cada tarefa menor ou igual seu período ( $D_i \le P_i$ )
    - O tempo de computação Ci de cada tarefa é conhecido e constante (Worst Case Execution Time)
    - O tempo de chaveamento entre as tarefas é assumido como nulo.
  - Prioridade baseada nos deadlines relativos das tarefas.

## Modelos de Escalonamento -DM

#### DM

Tarefas periódicas	Deadline	Período	Tempo de Computação	Prioridade DM
Α	6 ms	10 ms	2 ms	1
В	8 ms	10 ms	2 ms	2
С	16 ms	20 ms	8 ms	3



#### Modelos de Escalonamento

# Qual é o melhor?

tarefas periódicas	$C_i$	$P_i$	$D_{i}$				tarefa A -
tarefa A	10	20	20				tarefa B -
tarefa B	25	5 0	5 0				_
В	A			A	В		
	$\uparrow$			$\uparrow$	$\uparrow$		
10	20	•	3 0	40	50	60	t
		(a)	) Esca	lonam ento	EDF		
В	A			Α	В		
	$\uparrow$			$\uparrow$	1	perda	de deadline de E
10	20	•	3 0	40	50	60	t

## Ausência de um SOTR

Sistemas microcontrolados

# Software sem SO de Tempo Real

- Superloop com processos background/foreground:
- Background: A aplicação consiste em um loop infinito que chama algumas funções para realizar as operações desejadas.
- Foreground: Rotinas de tratamento de interrupção tratam eventos assíncronos.
- Rotina de Tratamento de Interrupção ou Interrupt Service Routine (ISR)

## Software sem SO de Tempo Real

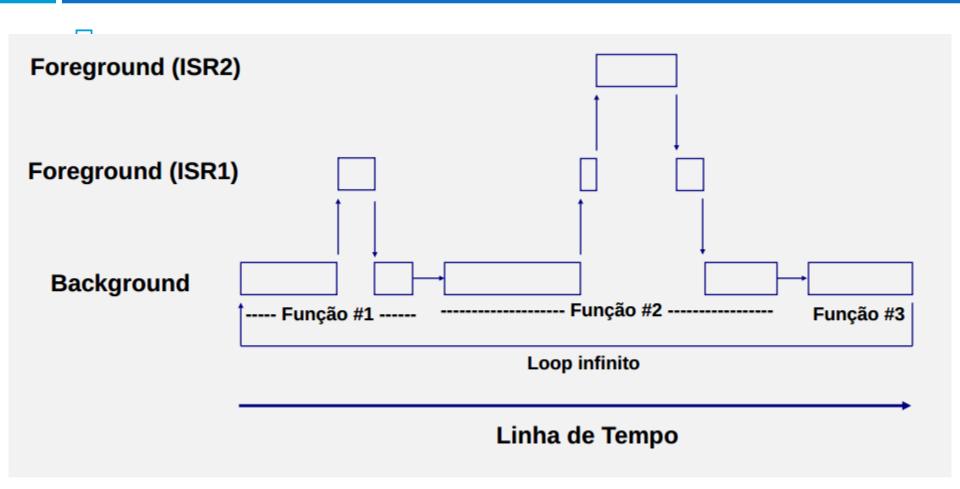
#### O SUPER-LOOP

BACKGROUND

```
int main(void)
                                 void USB ISR(void)
{
    init hardware();
                                      Limpa interrupção;
                                      Lê pacote;
   while (1) {
        I2C ReadPkg();
        UART Receive();
        USB GetPacket();
                                 void UART ISR(void)
        Audio Play();
        ADC Convert();
                                      Limpa interrupção;
                                      Trata byte recebido;
        LCD Show();
```

FOREGROUND

# Software sem SO de Tempo Real



# Vantagens do Super-Loop

- Fácil e rápido de desenvolver.
- Solução ótima em projetos pequenos e com requisitos modestos de restrições de tempo.
- Não requer treinamento ou conhecimento de API's específicas de um sistema operacional.
- Não consome recursos adicionais comparado à solução com um sistema operacional.

Difícil garantir que uma operação irá ser executada dentro das restrições de tempo.

Todo o código em background tem a mesma prioridade.

Se uma das funções demorar mais do que o esperado, todo o sistema será impactado.

```
while (1) {
    ADC_Read();
    UART_Receive();
    USB_GetPacket();
    ...
}

Delays e outras rotinas podem impactar todas as funções rodando em background.
}
void ADC_Read (void) {
    configure_ADC();
    while (conv_rdy == 0) {
    ;
}
```

Tarefas de alta prioridade precisam ser colocadas em foreground (ISR).

- ISRs muito longas podem impactar o tempo de resposta do sistema.
- É difícil coordenar a execução de rotinas em background e em foreground.

- Qualquer alteração em determinada parte do código pode impactar o tempo de resposta de todo o sistema.
- Difícil de garantir as restrições de tempo da aplicação.
- Sentimento de "medo" para alterar o código.

## Exemplos de SOTR

VxWorks 6
Windows CE.NET
RTLinux

#### VxWorks 6

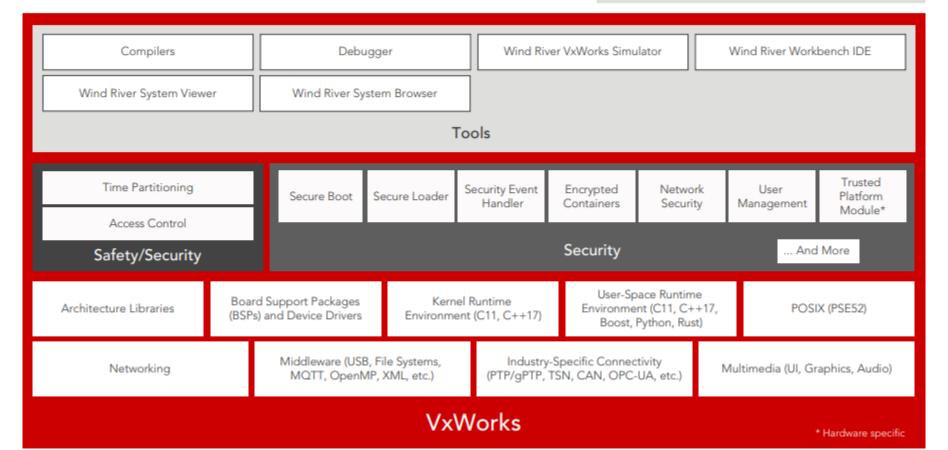
- Desenvolvido pela Wind River
  - □ Fundada em 1983
  - Comprada pela Intel em 2009
  - Vendida a TPG Capital em 2018
  - Primeira Sonda da NASA com VxWorks lançada em 1995
- Usado frequentemente em sistemas que envolvem robótica, aviação, sistemas de controle médico, simuladores aeroespaciais e controle bélico
  - NASA, Departamento de Defesa dos EUA,

- VxWorks é um RTOS hard real-time para aplicações embarcadas
- Ele é um RTOS determinístico, baseado em prioridades e preemptivo com baixa latência e mínimo jitter
- O seu Microkernel provê suporte multitarefas, interrupção por software e hardware, mecanismos de comunicação entre tarefas (memória compartilhada, troca de mensagens, semáforos)
- https://www.windriver.com/inspace/

- VxWorks suporta processadores de 32 e 64 bits, multi-core incluindo Intel®, Arm®, Power Architecture® e RISC-V.
- Seu abrangente suporte multi-núcleo pemite configurações para processamento simétrico (SMP) e assimétrico (AMP) e afinidade de CPU (BMP ou bound multiprocessing)
- Possui um Sistema de arquivos tolerante a falhas (HRFS – Highly Reliable File System)
- https://resources.windriver.com/vxworks/vxworks-productoverview

App Designer Toolkit Wind River Simics

Optional Tools

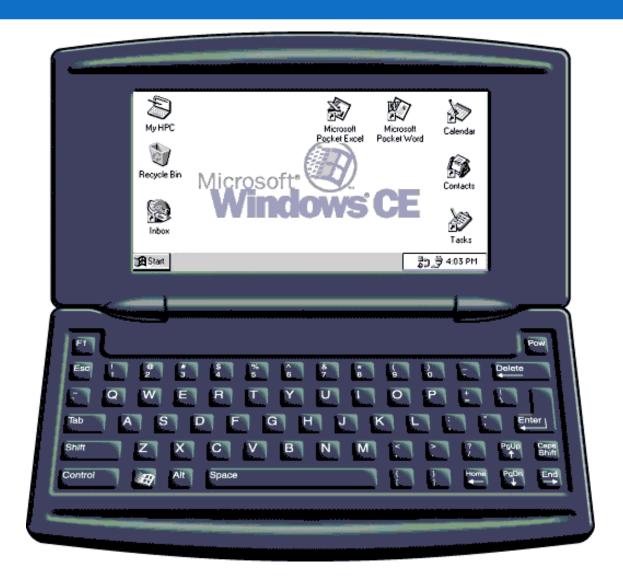


#### Limitações:

- Limite de tarefas é definido pela quantidade de memória disponível;
- Não permite uso de armazenamento secundário como memória (swapping)
- Compatibilidade limitada com outros SOTR, baseando-se apenas no padrão POSIX
  - Portabilidade entre sistemas baseados em UNIX

- Sistema aberto, escalonável, de 32-bits que integra recursos de tempo real com tecnologias já conhecidas como a API dos sistemas operacionais Windows, usada como interface de programação de aplicativos
- Projeto modular da arquitetura
  - Isola cada processo impedindo assim a interferência em outro processo em caso de falhas ou mau funcionamento do sistema

Internet Client Services	WinCE Applications	5	User Interface				
Custom Applications  Application Laye							
Core DLL	] []	Object	Store				
Multimedia Technologies	Graphic Windowing and Event System (GWES)	Device Manager	Communication Services and Networking				
Kernel		Operating System Layer					
OEM Adaptation Layer	<b>7</b>						
Boot Configurati	on	Drivers					
Loader Files			OEM Layer				
			Hardware Layer				



#### Camada de hardware:

• é onde o sistema operacional faz interação com a plataforma, na qual tem relação direta com a camada de hardware (OEM), que trata dos Controladores de Dispositivos (*Devices Drivers*), o inicializador do sistema operacional (*Boot Loader*) e os arquivos de configuração além da Camada de adaptação do OEM (BIOS).

#### Camada de adaptação do OEM:

- Para Arquiteturas computacionais alternativas
- responsável pelo carregamento do sistema operacional na memória e o processo de

- Camada do Sistema Operacional:
  - contém o kernel do SOTR, além dos principais serviços de multimídia, comunicação e gerenciamento de dispositivos.
- Camada de Aplicação:
  - Modo 'User'
  - aloca as interfaces gráficas com usuário e aplicativos, além de serviços de *Internet*.

- Kernel usa um sistema de paginação baseado em memória-virtual para gerenciar e alocar memória para os programas.
- bastante flexível
  - construído sobre um conjunto de módulos, cada um possui uma funcionalidade específica
  - sua versão mais compacta requer apenas 200 KB de ROM.

- Sincronização
  - regiões críticas, *mutex*, eventos e semáforos.
- Escalonador
  - baseado no Round-robin com fatia de tempo (time-slice ou quantum) ajustável pelo projetista do sistema. Possui 256 níveis de prioridade e pode ter 32000 processos executando simultaneamente.

# Comparação com VxWorks

SOTR	Hardware	Suporte	Políticas de	Proteção de	Prioridades
	suportado	a SMP	Escalonamento	memória	
VxWorks 6	Motorola	Sim.	Prioridade fixa e	Não possui.	256 níveis de
	68k/CPU32,		escalonamento	prioridades.	
	ColdFire,		round-robin (time		Limite de
	PowerPC, Intel		sharing).		tarefas
	x86/Pentium/IA-				executando
	32,				limitado a
	ARM/StrongARM,				quantidade de
	Hitachi, SuperH,				memória
	SPARC, i960,				disponível.
	DSP, xScale e				
	MIPS.				
Windows	x86, MIPS, SH.	Não.	Prioridade fixa,	Sim, inclusive	256 níveis de
CE versão			round-robin (time	com alocação	prioridades. 32
.NET			sharing).	dinâmica de	processos
				memória.	executando.

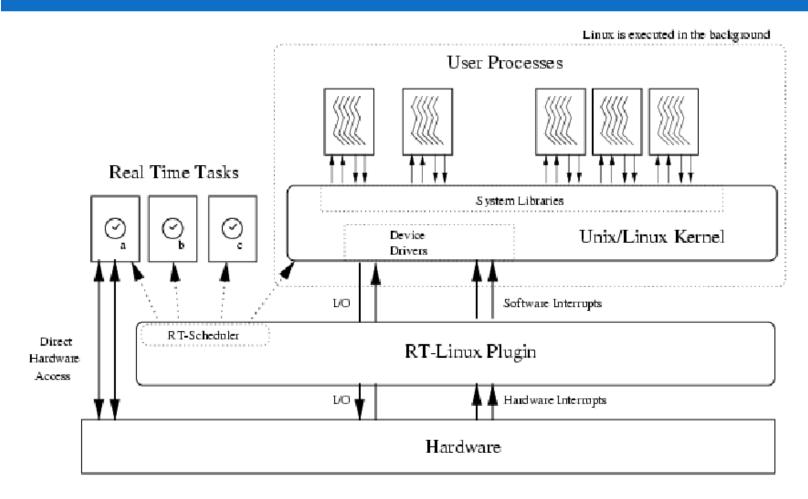
- Funciona sob o kernel do Linux
- É um RTOS hard real time
- Tarefas em tempo real devem rodar com o mínimo de latência e o mínimo jitter.
- O sistema deve ser simples, previsível e o mais perto possível da máquina.
- Permite ao programador escrever seu próprio escalonador.
- "Controlling a laser with Linux is crazy, but everyone in this room is crazy in his own way. So if you want to use Linux to control an industrial welding laser, I have no problem with it if your using PREEMPT\_RT." --Linus Torvalds

- Impossibilidade do Kernel do Linux ser usado como RTOS
- Escalonamento imprevisível depende da carga do sistema.
- Resolução grosseira do temporizador (10 ms)
- Kernel não preemptivo A interrupção de relógio não funciona quando o kernel está em execução.
- Desativação de interrupções usadas para sincronização de baixa granularidade.
- Uso de memória virtual
- Reordenação de solicitações por eficiência (por exemplo, para E/S de disco)

- Inspirado por MERT (Bell Labs 1978) um conceito de máquina virtual (VM) completo.
- RT Linux usa o conceito de VM limitada a emulação de interrupções.
- Linux se torna uma tarefa para este sistema operacional.
- Uma camada de software de emulação entre o kernel Linux e o hardware do controlador de interrupção.
- Impede a desativação de interrupções pelo Linux.

#### No RTLinux

- O kernel é considerado uma camada entre o kernel padrão do Linux e o hardware.
- O kernel do Linux vê a camada de tempo real como o próprio hardware.
- Kernel do RTLinux atribui prioridade mais baixa para o Kernel padrão do Linux.
- RTLinux não é preemptivo.
- A inicialização de uma tarefa em tempo real informa ao Kernel seu deadline e seu período.



RTLinux kernel

# Estudo de Caso

#### Estudo de Caso

- Controle de Tráfego Aéreo
  - São aplicações importantes que consistem em rastrear todas as aeronaves em um espaço aéreo monitorado e garantir que cada uma destas mantenha um distância segura de separação uma das outras.
  - Radar rastreia a posição da aeronave no espaço.
  - Comunicação.
  - Interação com o operador.

# Estudos de Caso

