
Procesadores de Lenguajes

Memoria de proyecto — Hito 4: Finalización del procesador

GRUPO 14

RODRIGO SOUTO SANTOS
LEONARDO PRADO DE SOUZA
JUAN ANDRÉS HIBJAN CARDONA
IZAN RODRIGO SANZ

*Grado en Ingeniería informática
Facultad de Informática
Universidad Complutense de Madrid*



Índice general

1. Especificación del Procesamiento de Vinculación	2
2. Especificación del Procesamiento de Pre-tipado	3
3. Especificación del Procesamiento de Comprobación de Tipos	4
4. Especificación del Procesamiento de Asignación de Espacio	5
5. Descripción de las Instrucciones de la Máquina-p	6
6. Especificación del Procesamiento de Etiquetado	7
7. Especificación del Procesamiento de Generación de Código	8

1 | Especificación del Procesamiento de Vinculación

2 | Especificación del Procesamiento de Pre-tipado

3 | Especificación del Procesamiento de Comprobación de Tipos

4 | Especificación del Procesamiento de Asignación de Espacio

5 | Descripción de las Instrucciones de la Máquina-p

6 | Especificación del Procesamiento de Etiquetado

7 | Especificación del Procesamiento de Generación de Código
