

# **System Programming**

(프로젝트 3 설명)

## 프로젝트 1 요약

- 프로젝트1에서 SIC/XE 머신이 실행될 수 있는 가상 환경(shell 환경)을 만들고 SIC/XE 머신이 작동될 수 있도록 준비함.
- Shell과 관련된 명령어, 메모리와 관련된 명령어, opcode와 관련된 명령어 크게 3가지를 구현함.
- Shell 관련 명령어에는 shell에서 사용할 수 있는 명령어들을 보여주는 명령어, 리눅스 ls 명령어와 같이 현재 shell이 작동하고 있는 디렉토리에 있는 파일을 보여주는 명령어, 유저가 사용한 명령어를 출력해주는 명령어, shell 가상 환경을 종료하는 명령어 4가지를 구현함.
- 메모리와 관련된 명령어는 가상 환경이 사용할 1MB 메모리에 대한 명령어로 메모리 내용을 수정하거나, 확인하는 명령어를 구현했다. 이 메모리와 관련된 명령어는 프로젝트3에서 프로그램이 메모리에 잘 올라갔는지 확인하기 위해 사용됨.
- Opcode와 관련된 명령어는 SIC/XE가 사용하는 Opcode들에 대해서 opcode의 이름 (ex) ADD)을 key 값으로 하는 해쉬 테이블로 구현한 optable이라는 곳에 미리 저장해두고 opcode를 확인하는 명령어를 구현함. 이 opcode는 프로젝트 2에서 assemble하는 데 사용됨.

### 프로젝트 2 요약

- 프로젝트 1에서 만든 shell에 assemble 기능을 추가하여 shell이 SIC/XE 어셈블리 코드에 대해서 어셈블할 수 있도록 구현함.
- Shell 관련 명령어에 대해서는 어셈블리 결과(object 파일등)를 shell 환경에서 확인할 수 있게 하기 위해서 파일의 내용을 보여주는 명령어를 구현함(리눅스의 cat과 같음).
- Assemble을 하는 동안 object code를 만드는 과정 속에서 symbol 주소가 필요한데 symbol에 대한 주소를 1-pass로 찾는 것이 어려움. 그러므로 어셈블 과정을 2-pass로 구현하고 symbol에 대한 주소를 symbol table에 저장함. 가장 최근에 성공한 어셈블에 대한 symbol table의 내용을 확인할 수 있는 명령어를 구현함.
- Assemble를 할 수 있게 하는 명령어를 구현함. SIC/XE 머신에서 사용하는 어셈블리 어로 작성된 소스 코드를 input으로 받으면 코드에 대한 object code의 내용이 담겨 있는 object file과 코드에 대한 location counter 값과 object code가 있는 lst 파일을 만듦.

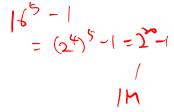
## 프로젝트 3 목표

- 프로젝트 2 에서 구현한 셀(shell)에 linking과 loading 기능을 추가하는 프로그램으로, 프로젝트 2 에서 구현된 assemble 명령을 통해서 생성된 object 파일을 link시켜 메모리에 올리는 일을 수행한다. 다음 네 가지 기능 구현을 위해 필요한 자료구조 및 알고리즘을 구상하여 전체 프로그램을 설계하는 것이 이번 프로젝트의 목표이다.
  - 1) 프로그램을 실행하거나, load할 때의 시작 주소를 사용자가 설정할 수 있는 명령어를 구현함.
  - 2) 프로그램들을 linking하고 메모리에 loading하는 과정을 수행하는 명령어를 구현함.
  - 3) 메모리 상에 올라간 프로그램을 실행하는 명령어를 구현함.
  - 4) Debug에 사용되는 breakpoint를 지정하는 명령어를 구현함.



## 주소 지정 명령어 설명

- progaddr [address(16진수)]을 실행하면, 해당 address로 프로그램이 load 되거나, run 명령어를 수행할 때 해당 address에서부터 시작된다. 예를 들면 progaddr 4000을 하게 되면 프로그램의 시작 메모리 주소는 4000번지가 된다.
- Address에 대한 범위는 SIC/XE 머신은 1MB의 메모리 주소를 사용하기 때문에 16진수로 0~FFFFF까지 들어올 수 있다.
- 처음 sicsim shell이 시작되면 시작 주소에 대한 값은 0x0으로 지정하도록 한다.



# Linking Loader에 대한설명

- 명령어 형식은 loader [object filename1] [object filename2] [...]이다. 입력 받은 순서대로 Filename1,filename2,...에 대한 object 파일을 읽고 linking을 해서 SIC/XE가 사용하는 가상 메모리(1MB)에 load를 한다.
- Linking loader 또한 assemble 과정과 마찬가지로 2-pass 방식으로 수행하도록 구현한다. Pass1에서는 외부 심볼에 대한 주소를 지정하고 pass2에서는 linking과 loading을 수행하도록 한다.
- Linking loader가 정상적으로 수행이 된다면 수행 후에 load map을 화면에 출력하도록 한다. (강의자료 chapter3 pp.18-21 참조) load map에는 control section의 시작 주소와 길이, symbol의 주소, 그리고 전체적인 프로그램의 길이가 나타나야 한다.

#### 예제를 통한 설명

- 아래 그림은 프로그램 주소를 4000으로 지정하고 proga.obj, progb.obj, progc.obj를 linking하고 loading한 후에 성공적으로 작동하고 load map이 출력된 상황이다.
- Proga.obj를 첫번째 인자로 받았기 때문에 PROGA이 먼저 올라오게 되는데 주소를 보면 4000으로 시작한다. 이는 load 하기 전에 progaddr 명령어를 통해서 시작 주소를 4000으로 지정했기 때문이다.

```
sicsim>progaddr 4000
sicsim>loader proga.obj progb.obj progc.obj
control symbol address length
section name
PROGA
                  4000
                         0063
         LISTA
                  4040
          ENDA
                  4054
                         007F
PROGB
                  4063
         LISTB
                  40C3
          ENDB
                  40D3
                  40E2
PROGC
                         0051
         LISTC
                  4112
                  4124
          ENDC
           total length 0133
```

#### 예제를 통한 설명

- 성공적으로 프로그램이 메모리 상에 로드 되었을 때 dump 명령어로 프로그램이 사용자가 지정한 시작 주소부터 잘 올라와 있는지 확인할 수 있다.
- 아래 그림은 전 슬라이드에서 설명한 loader proga.obj progb.obj
   progc.obj을 성공적으로 실행한 후의 메모리인데, 프로그램의 총 길이가
   133이므로 프로그램이 올라가는 시작 주소부터 시작 주소 + 133만큼 메모리상에 프로그램이 올라가게 된다.

```
sicsim>dump 4000, 4133
04020 03 20 1D 77 10 40 C7 05 00 14 00 00 00 00 00 00
04050 00 00 00 00 00 41 26 00 00 08 00 40 51 00 00 04
      00 00 00 00 00 00 00 00 00 00 00 00 00
      00 00 00 00 00 00 00 00 00 00 00 00 00
04090 00 00 00 00 00 00 00 00 00 03 10 40 40 77 20 27
040A0 05 10 00 14 00 00 00 00 00 00 00 00 00 00 00
040D0 00 00 00 00 41 26 00 00 08 00 40 51 00 00 04 00
040F0 00 00 00 00 00 00 00 00 00 03 10 40 40 77 10
04100 40 C7 05 10 00 14 00 00 00 00 00 00 00 00 00 00
04120 00 00 00 00 00 41 26 00 00 08 00 40 51 00 00 04
                              04130 00 00 83 00
```

# Break point에 대한설명

- 비주얼 스튜디오 등의 IDE에서 지원하는 debug 기능과 유사하게 break point를 설정하는 기능을 구현한다.
- 가상 shell에서 sic/xe 어셈블리 코드가 잘 작동하는 지 확인하기 위해 break point를 설정하고 프로그램을 실행 시 break point에서 프로그램을 정지함으로써 디버그를 할 수 있는 기능을 만든다.
- Breakpoint를 만나고 정지 후 다시 프로그램을 run하면 정지된 breakpoint부터 프로그램을 시작해서 다음 breakpoint를 만날 때까지 프로그램을 실행한다. Breakpoint가 없다면 프로그램 끝까지 실행한다.

# Break point에 대한설명

■ bp [address]를 shell에 입력하게 되면 shell은 breakpoint로 입력 받은 address를 지정하게 된다.

```
sicsim> bp 3
        [ok] create breakpoint 0003
sicsim> bp 2a
        [ok] create breakpoint 002A
sicsim> bp 1046
        [ok] create breakpoint 1046
```

■ bp clear를 입력하면 이때까지 지정한 breakpoint를 전부 삭제한다.

```
sicsim>bp clear
_____[ok] clear all breakpoints
```

■ bp만 입력하게 되면 현재 지정된 breakpoint을 화면으로 출력하도록 한다.

```
sicsim>bp
breakpoint
------
3
1046
2A
```

# 프로그램 실행(run)에 대한설명

- Loader 명령어를 통해서 메모리에 올라간 프로그램을 실행한다. Progaddr로 지정한 시작 주소부터 프로그램을 실행하도록 한다.
- 결과로는 SIC/XE에서 사용하는 7가지 레지스터(A, X, L, PC, B, S, T)의 값이 화면에 출력하도록 한다.
- 메모리에 올라온 프로그램을 실행하다 보면 레지스터의 값이 바뀌게 되는데 이를 구현하면 된다. (예를 들면 LDA #3이면 A register의 값이 3으로 바뀌게 된다)
- 프로그램은 breakpoint를 만나면 정지하고 breakpoint가 없으면 끝까지 실행되도록 한다.

## Breakpoint 및 run 명령에 대한 예제

■ 아래 코드로 작성된 프로그램(record를 buffer를 통해서 읽고 그 내용을 출력하도록 하는 프로그램)을 0번지부터 올린 후에 breakpoint를 3, 2A, 1046으로 지정을 한 다음에 run 명령어를 4번 수행한 결과

Line	Loc	Source statement			Object code	
5	0000	COPY	SPEART	- 0		
1.0	0000	PIRST	SPTI.	RETADR	17202D	
1.2	0003		Y.47363	#LENCTH	69202D	
13			EMARKED	Languagerrat		172025
1.5	0006	CLOOP	+JSOB	RDREC	4B101036	1 Ne
30	0000		LDA	LENGTH	032026	100000000000000000000000000000000000000
25	0000		COMP	#0	290000	Date
25 (2)	0010		JEO	ENDFIL	332007	Relo
3.5	0013		+JEUB	WELFLEXT	4510105D	
40	0017		J	CLOOP	3F2PEC	us
45	COLA	ENDETE.	LIDA	ROF	032010	) us
55 O	COID		STA	ESCHEPPINE.	052016	
55	0020		LIDA	#3	010003	Modif
60	0023		STA	LENGTH	OFZOOD	moun
65.55	0026		+JSUB	WEREC	4B10105D	-
70	002A			GRETTADE	3E2003	Red
80	0020	mor-	RESTREE	C'EOF'	454846	M. 1.055
95	0030	RETADE	PORCERN	1		
100	0033	LIENCPTH	PERSONAL	1		
105	0036	DUTPPER	RESID	4096		
110			(A = 10 B 0 B 0 B 0 B 0 B 0 B 0 B 0 B 0 B 0	(5) (5) (5) (5)		
115			EST TESTS COLU	TIME TO READ I	RECORD INTO B	CHERTSHIP
120			DOLLAGO	TIME TO TOUR	diction in its	Can b amer
125	1036	RUREC	CLEAR	×	B410	
230	1038		CLEAR	A	13403	
132	103A		CLHAR	55	D443	
133	1030		+LIXT	#4096	75101000	
135	1040	BLOOP	TTO	INPUT	E32319	
140	1043		JEO	RLOOP	ABREFA	
145	1046		RD	IMPUT	DB3313	
150	1049		COMPR	A.B	A001	
155	10413		J190	EDCTT	332308	
160	104E		STCH	BUFFER.X	57C203	
165	1051		TIRR	T	1385)	
170	1053		JLT	RECOR	3B27BA	
175	1056	BUCKER	SPTOC	LEGNOPTH	134300	
180	1059		RSUB		4F0300	
185	105C	IMPLE	DYTE	X'P1'	Fi	
195						
200			SUBBOU	TIME TO WRITE	RECORD FROM	BUFFER
205						
210	105D	WIRITING	CLUBAR	30	B410	
212	105F		LAYD	Y.FENCPT94	774000	
215	1062	WLOOP	TD	OUTPUT	E32011	
220	1065		JIDO	WLOOP	332FFA	
225	1068		LEXII	BUFFER, X	530003	
230	106B		WID	OUTPUT	DF2008	
235	10610		TIME	T	B850	
240	1070		JLT	WLOOP	BREEF	
245	1073		RSUB	THE RESERVE	450000	
250	1076	OUTPUT	BYTH	x . 05 .	05	
255	10/0	COLEGE.	EDID	FIRST	<b>G</b> 3	
after and real .			40004	47 4. 45.256 4		

# Breakpoint 및 run 명령에 대한 예제

■ 첫 번째 breakpoint인 3을 만났을 때 레지스터의 값

```
A : 000000 X : 000000
L : 001077 PC : 000003
B : 000000 S : 000000
T : 000000
Stop at checkpoint[3]
```

■ 두 번째 breakpoint인 1046 를 만났을 때 레지스터의 값 (코드에 의하면 1036으로 점프하기 때문에 1046이 먼저 나옴)

```
A : 000000 X : 000000
L : 00000A PC : 001046
B : 000033 S : 000000
T : 001000
Stop at checkpoint[1046]
```

■ 세 번째 breakpoint인 2A을 만났을 때 레지스터의 값

■ 네 번째로 run을 수행했을 때 더 이상 breakpoint가 없으므로 프로그램 끝까지 수행됨. 최종 레지스터의 값

```
A : 000046 X : 000003
L : 00002A PC : 001077
B : 000033 S : 000000
T : 000003
End Program
```

Page 13