

2022 超大型積體電路電腦輔助設計概論

2022 Introduction to VLSI CAD

Lab 10

學號：E94096110

姓名：鄭智宇

※作業要求的圖請使用**電腦截圖程式**截取，請勿用手機拍照的方式繳交

※Report 檔請以 pdf 的格式繳交

A. XOR

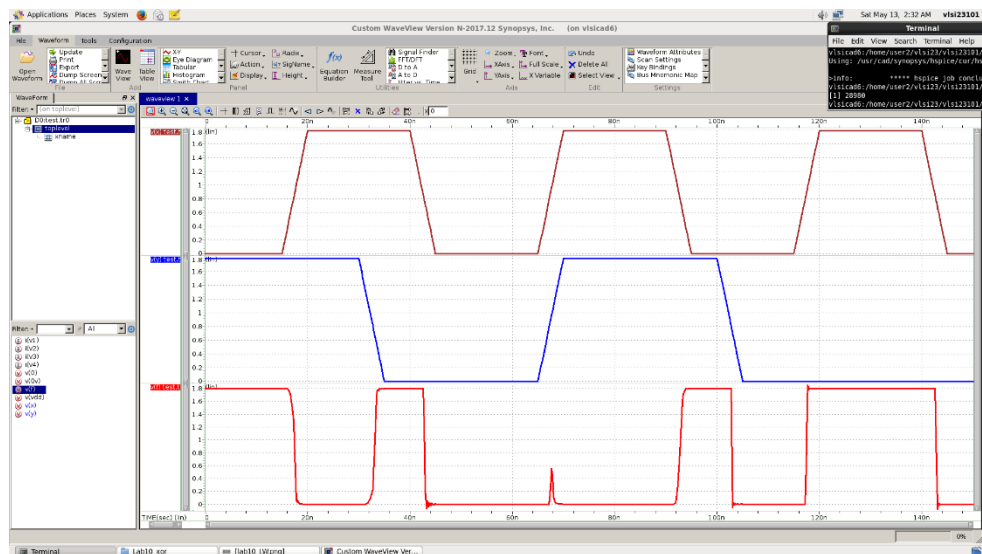
1. Presim

i. 請截取 terminal 顯示 job concluded 的圖

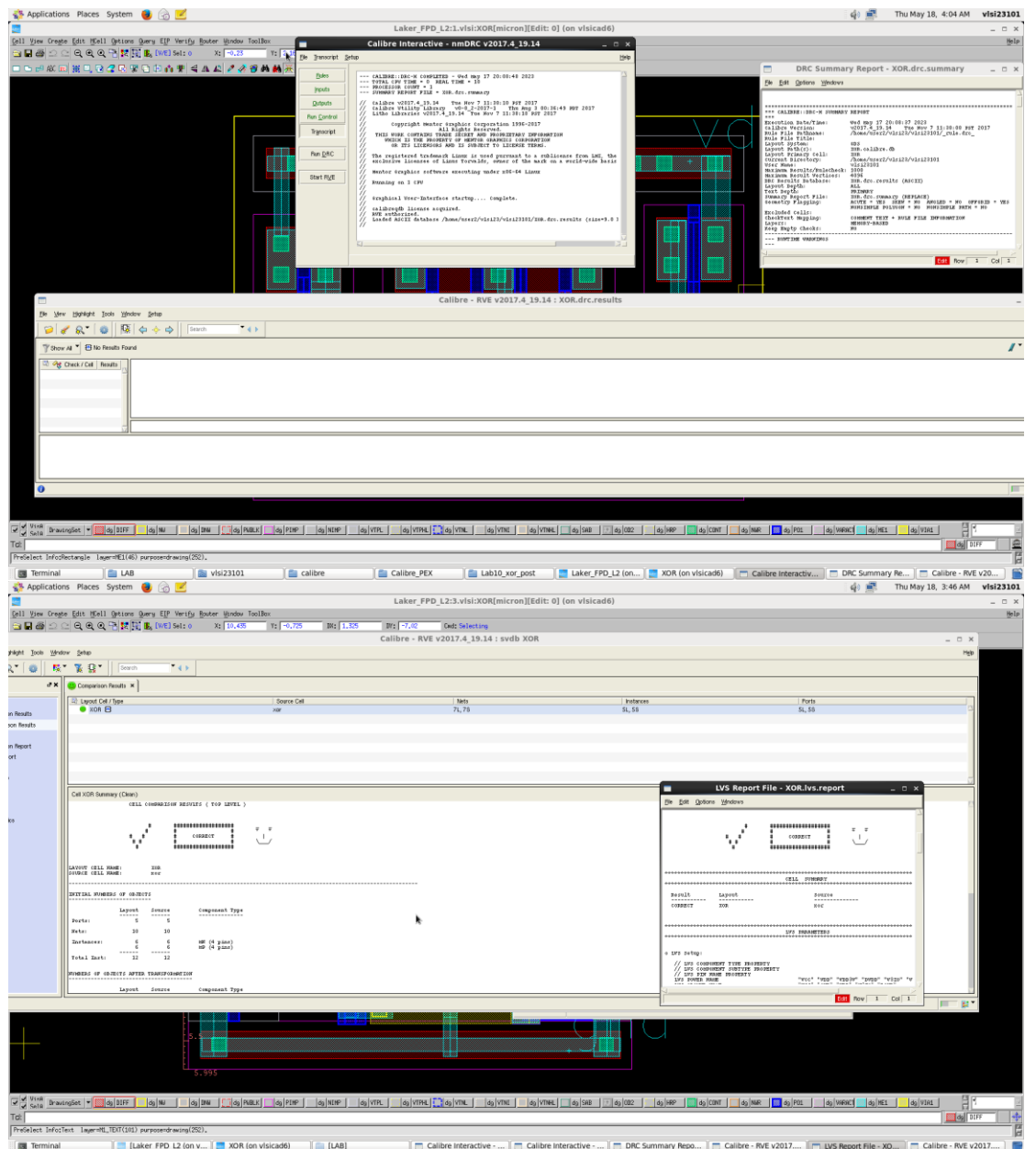


```
Applications Places System
Terminal
hspice -i test.tcl -l test.log -m test.mtf
**** hspice job concluded ****
```

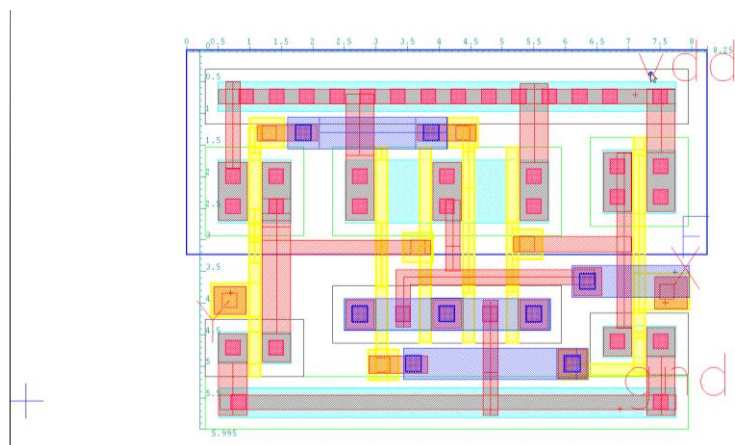
ii. 請截取 WaveView 中的波形







iv. Layout 截圖(顯示長寬)



3. 嘗試簡單說明 Presim 與 Post-sim 結果比較

比較兩者波型，發現 post sim 有比 pre sim 延遲一點點

B. 心得討論

學習如何使用多層金屬來達到更小的面積