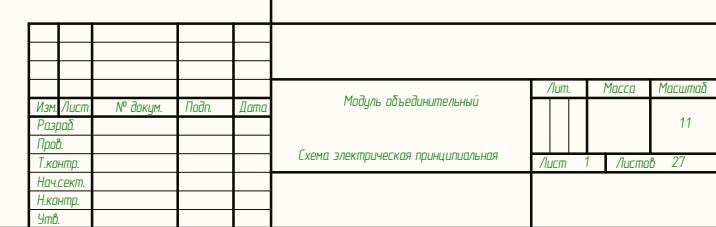
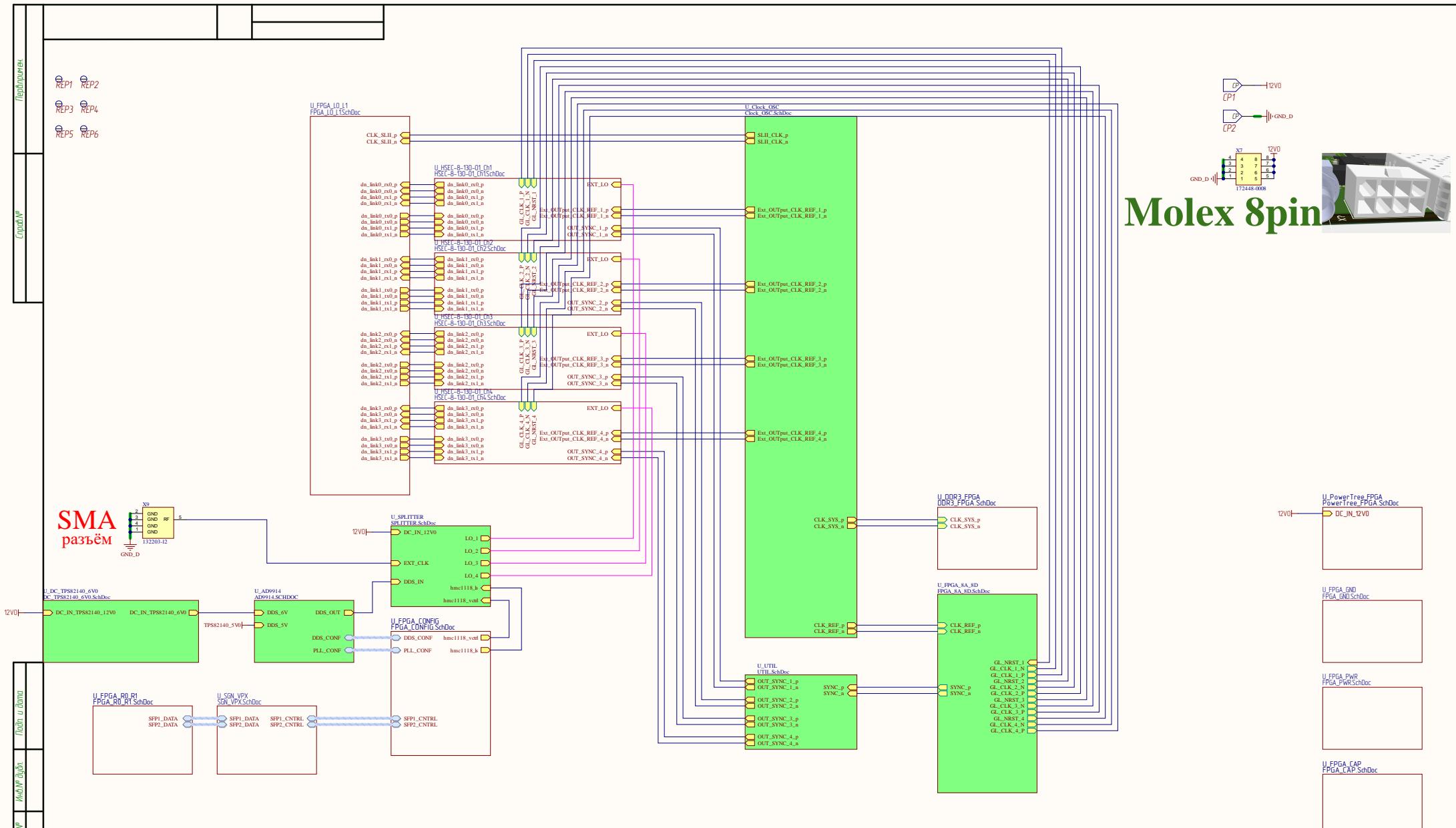
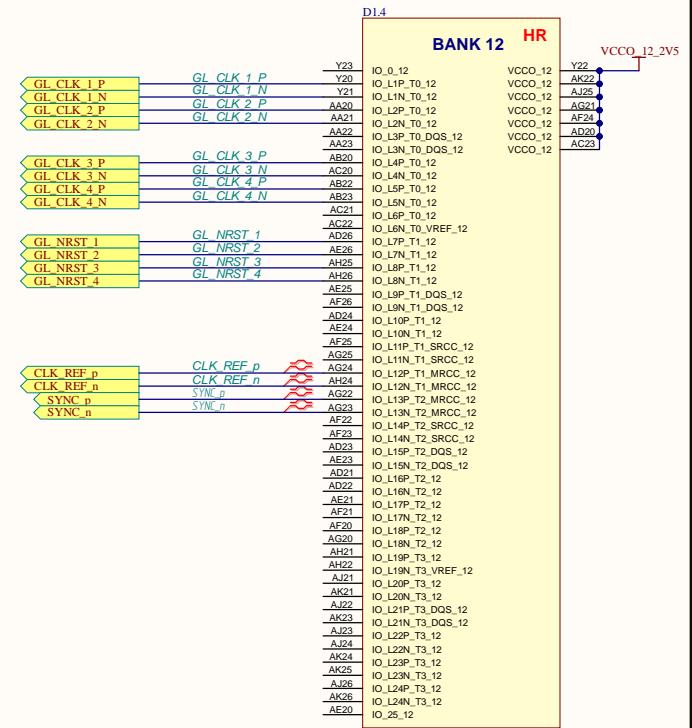


Поз. обозн.	Наименование	Кол.	Примечание
<b>Конденсаторы</b>			
C1...C3	0805-XTR-50B-0.1 мкФ±10%	3	
C4,C5	0805-XTR-10B-10 мкФ±10%	2	
C6	0805-XTR-50B-0.1 мкФ±10%	1	
C7, C8	0805-XTR-10B-10 мкФ±10%	2	
C9	0805-XTR-50B-0.1 мкФ±10%	1	
<b>Микросхемы</b>			
DAT,D42	DSS6NC52A10TQS5B	2	
D43	NCV117DT33TSG	1	
D44	ADMT15ARD2-3.3-R7	1	
D45	ADPT10ARD2-5.0-R7	1	
D46	ADPT11AUJ2-1.8-R7	1	
D47	ADP16AUU2-1.8-R7	1	
D48	HMC1034LPG-E	1	
D49	TC1-1-13M+	1	
DD1	74LVC541A DB	1	
DD2	ADP9914BCP2-REEL7	1	AD9914BCP2
DD3,DD4	74LVC541A DB	2	
<b>Индуктивности</b>			
L1,L2	LOW18AN47NJ00 0603-47 нГн ±5%	2	Murata
<b>Формульный элементов</b>			
Формат А4			

Поз. обозн.	Наименование	Кол.	Примечание
<b>Резисторы</b>			
R1	0805-0.125B 51 Ом ±5%	1	
R2	0805-0.125B 100 кОм ±10%	1	
R3	0805-0.125B 100 Ом ±10%	1	
R4	0805-0.125B 100 кОм ±10%	1	
R5	0805-0.125B 51 Ом ±5%	1	
R6	0805-0.125B 100 кОм ±10%	1	
R7	0805-0.125B 51 Ом ±5%	1	
R8	0805-0.125B 51 Ом ±5%	1	
R9	0805-0.125Вт 3.3 кОм ±5%	1	
R10	0603-0.1Вт 100 Ом ±5%	1	
R11,R12	0603-0.1Вт 49.9 Ом ±5%	2	
R13...R26	0603-0.1Вт 10 кОм ±5%	14	
R27	0603-0.1Вт 17.8 Ом ±1%	1	
R28	0603-0.1Вт 294 Ом ±1%	1	
R29	0603-0.1Вт 17.8 Ом ±1%	1	
XW1,XW2	Розетка SMA-KHDC	2	
<b>Другое</b>			
W1	Полосковая линия Z=50 Ом	1	
W2,W3	Синфазная полосковая линия Z=100 Ом	1	
W4,W5	Синфазная полосковая линия Z=100 Ом	1	
W6	Полосковая линия Z=50 Ом	1	
<b>Формат А4</b>			

XXXX.468751.002 ПЭЗ

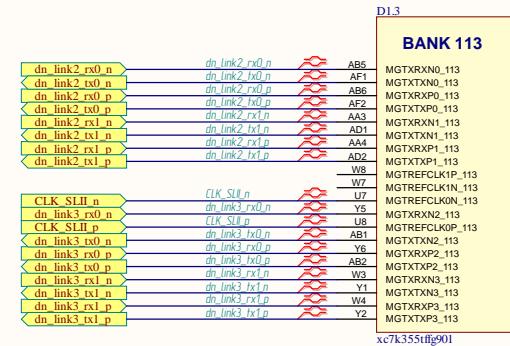
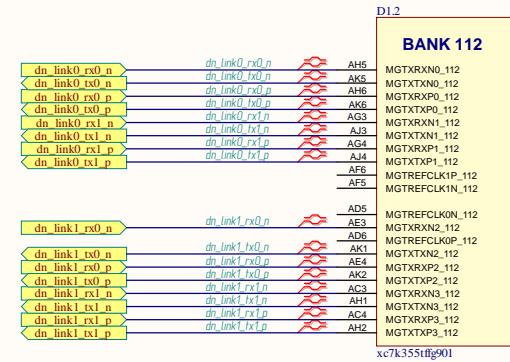




xc7k355tffg901

Избрани пособ.	Прилож. ботва	Баломжин-Н. <sup>о</sup>	Илчин Н. Сунгур	Горбач. и Батыя
----------------	---------------	--------------------------	-----------------	-----------------

<i>Изм.</i>	<i>Лист</i>	<i>№</i> <i>документа</i>	<i>Подп.</i>	<i>Дата</i>



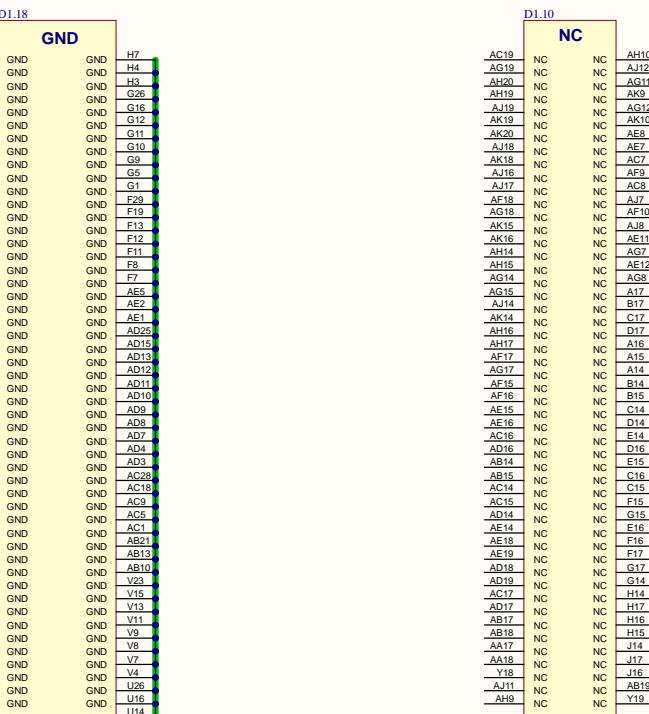
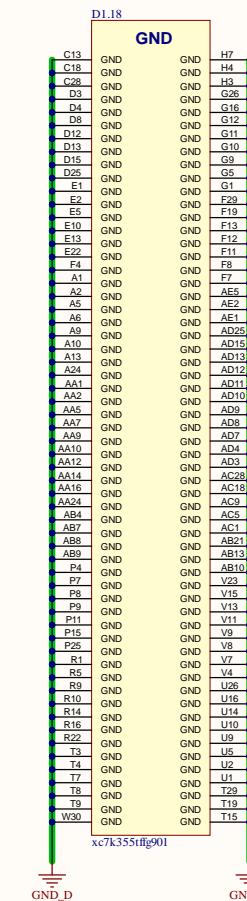
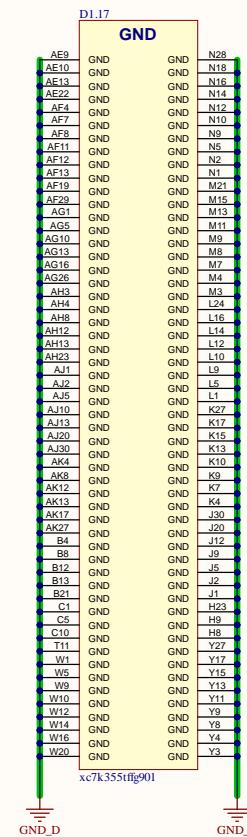
Добавился 4-й линк

И/Ф № по дн.	Номера даты	Время в часах №	Инф№ даты	Помѣр. и дата
--------------	-------------	-----------------	-----------	---------------

Инти № 0000  
Години вимірюваних  
Вимірювання №

Інти № 0000  
Години вимірюваних  
Вимірювання №

Інти № 0000  
Години вимірюваних  
Вимірювання №



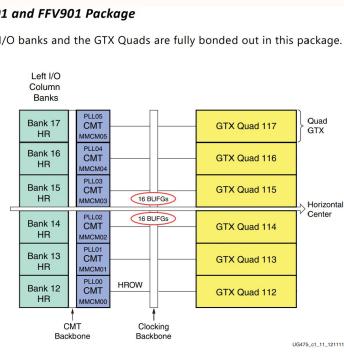
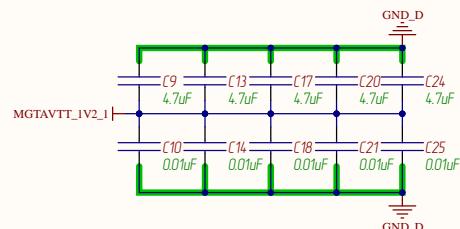
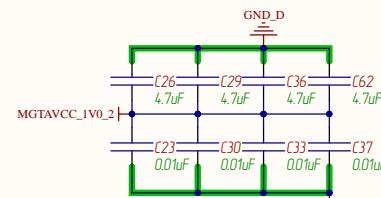
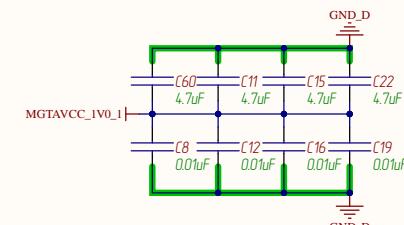
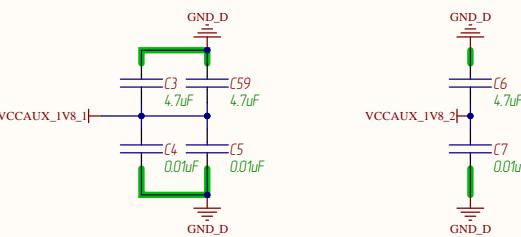
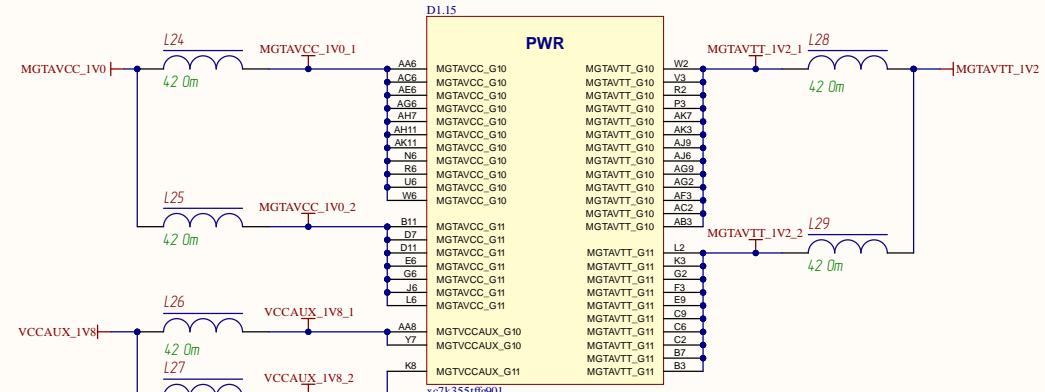
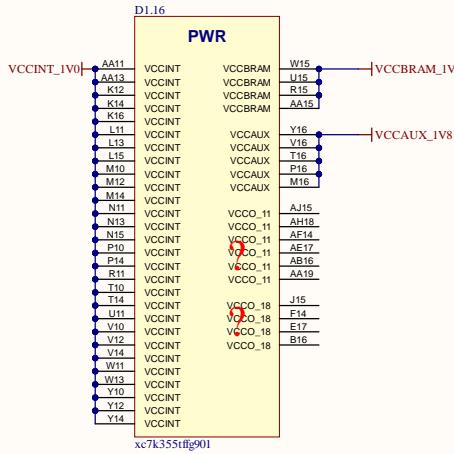
Изм.	Лист	№ докум.	Подп.	Дата
------	------	----------	-------	------

Копиоробот

Формат А3

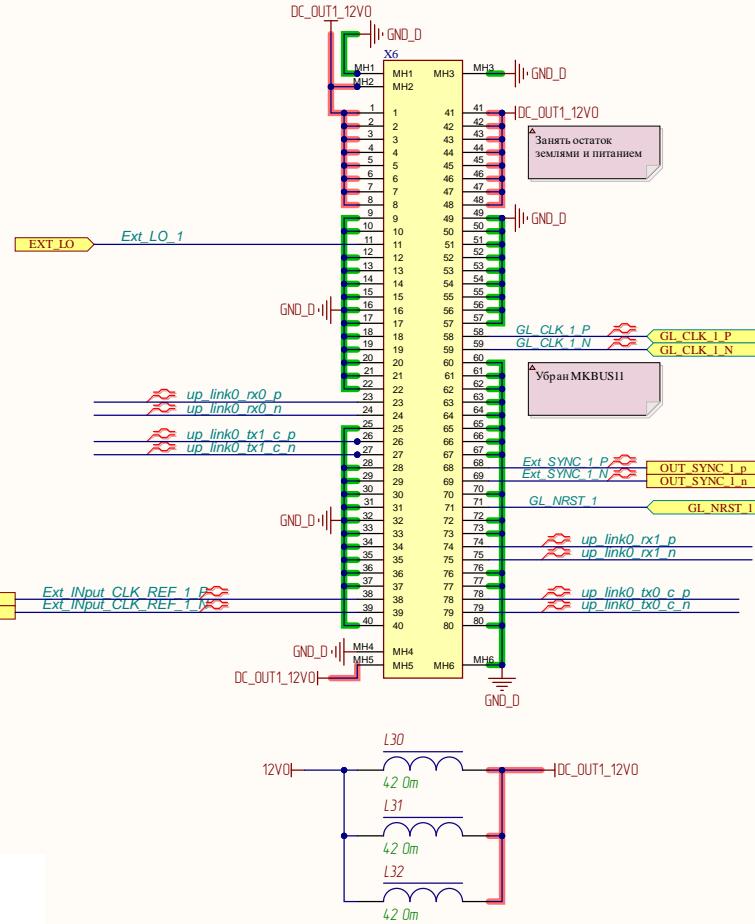
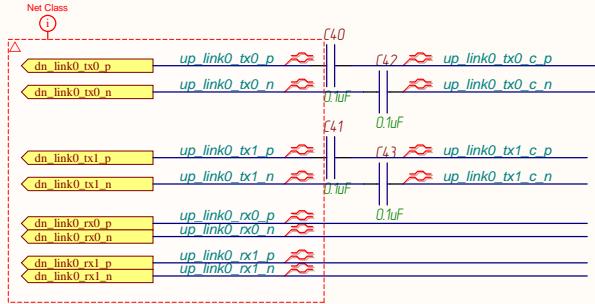
лист

5



<i>Изм.</i>	<i>Лист</i>	<i>№ докум.</i>	<i>Подп.</i>

# ПРОВЕРИТЬ RX<-->TX

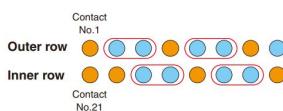


## SI Data

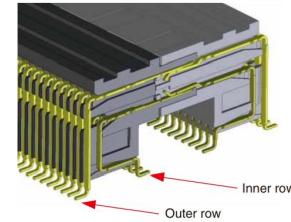
### Contact assignment

We recommend the following contact configuration to match 100 ohm differential impedance and reduce crosstalk.

Contact assignment (40 pos.)

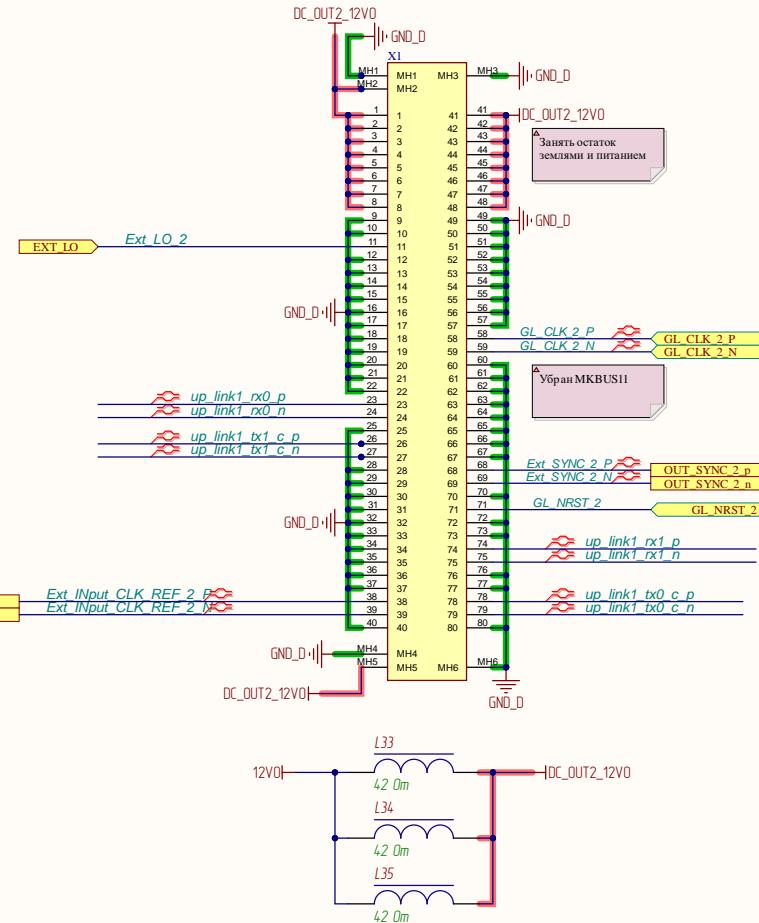
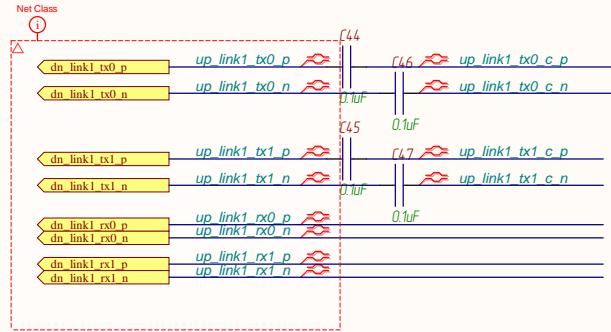


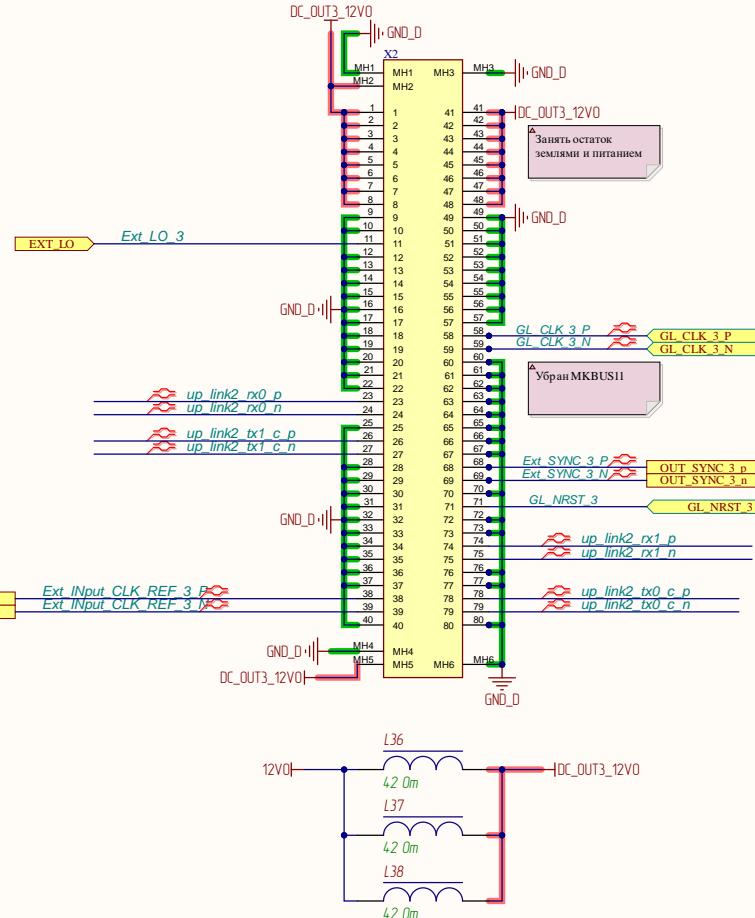
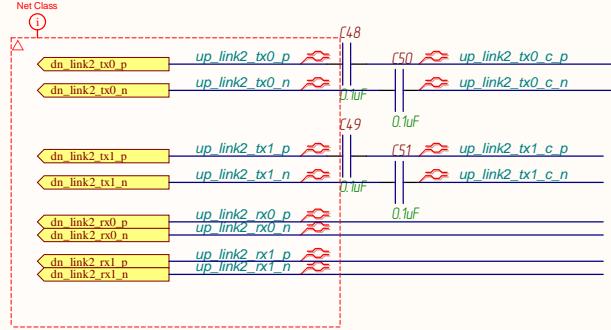
Coplanar connection type showing signal contact shape

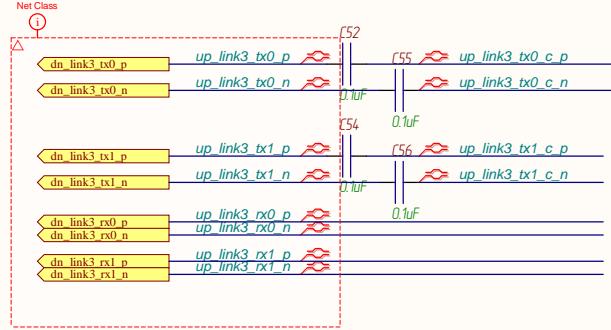


### Impedance

Изм.	Лист	№ докум.	Подп.	Дата



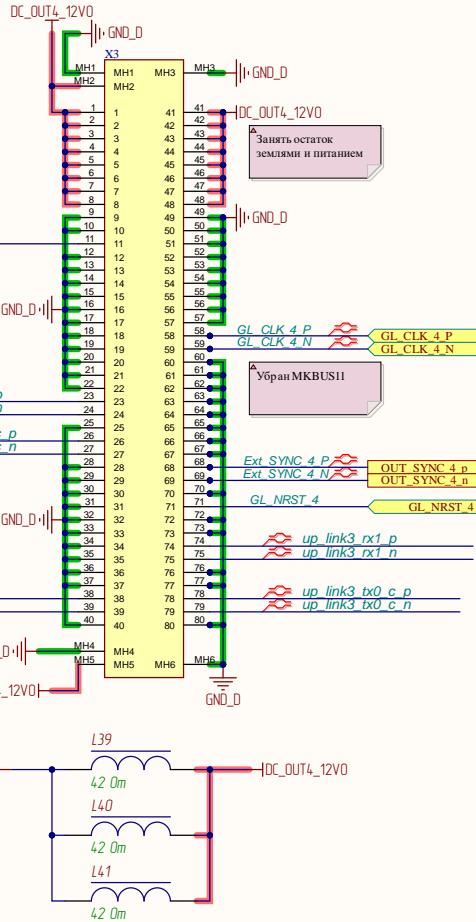




Ext Output CLK REF 4 p  
Ext Output CLK REF 4 n

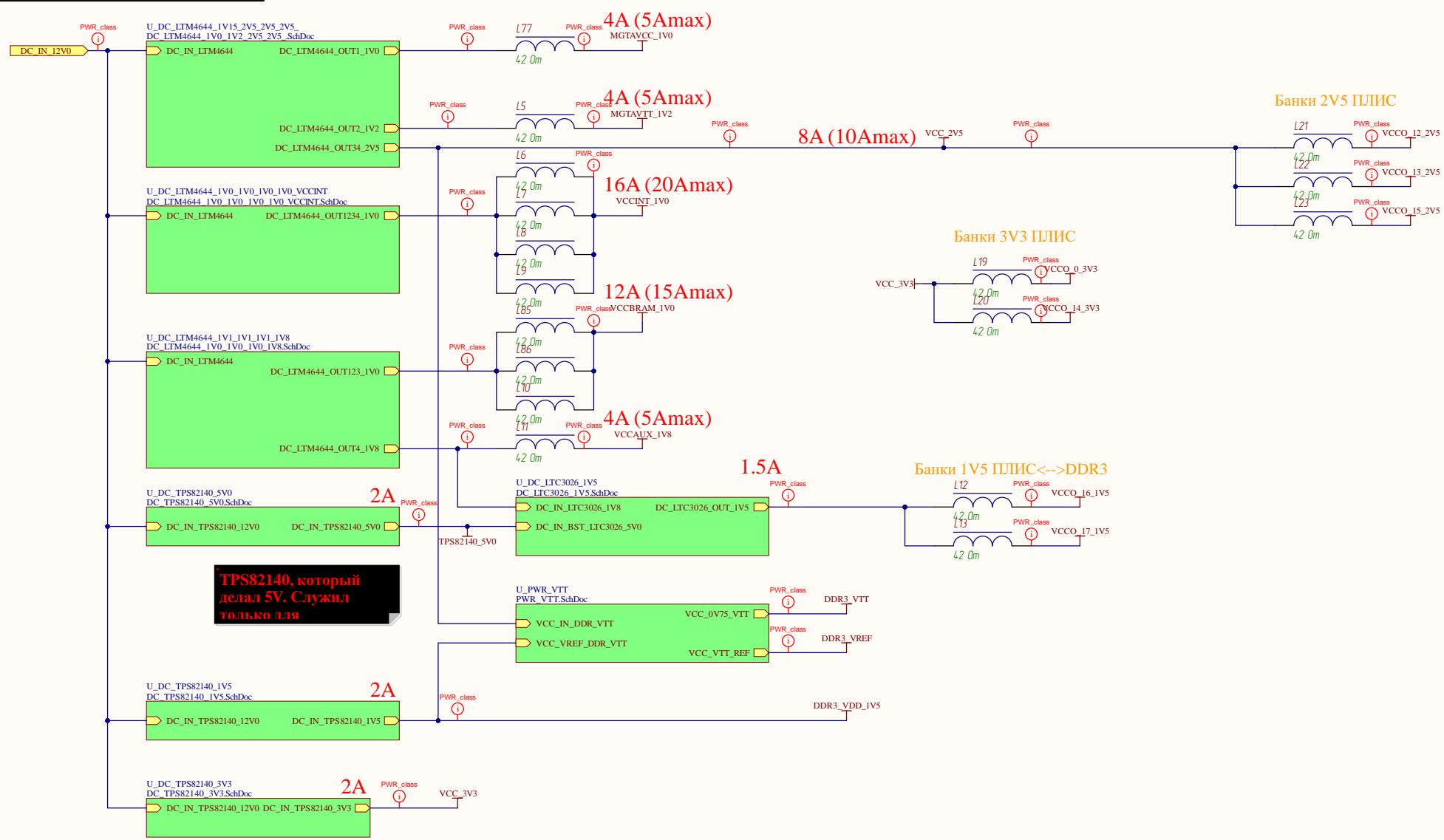
Ext Input CLK REF 4 p  
Ext Input CLK REF 4 n

Ext LO 4



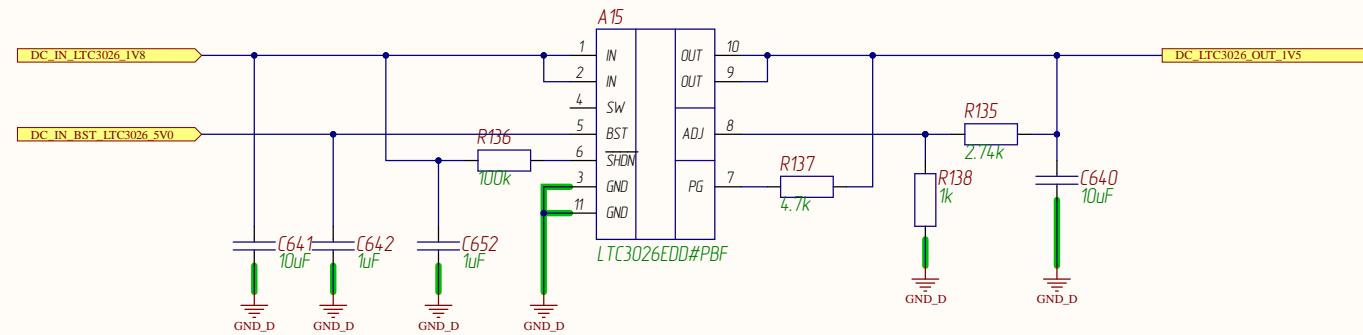
Изм №	Изм №	Пометка

Изм.	Лист	№ докум.	Подп.	Дата



Изм.	Лист	№ докум.	Подп.	Дата

OK!

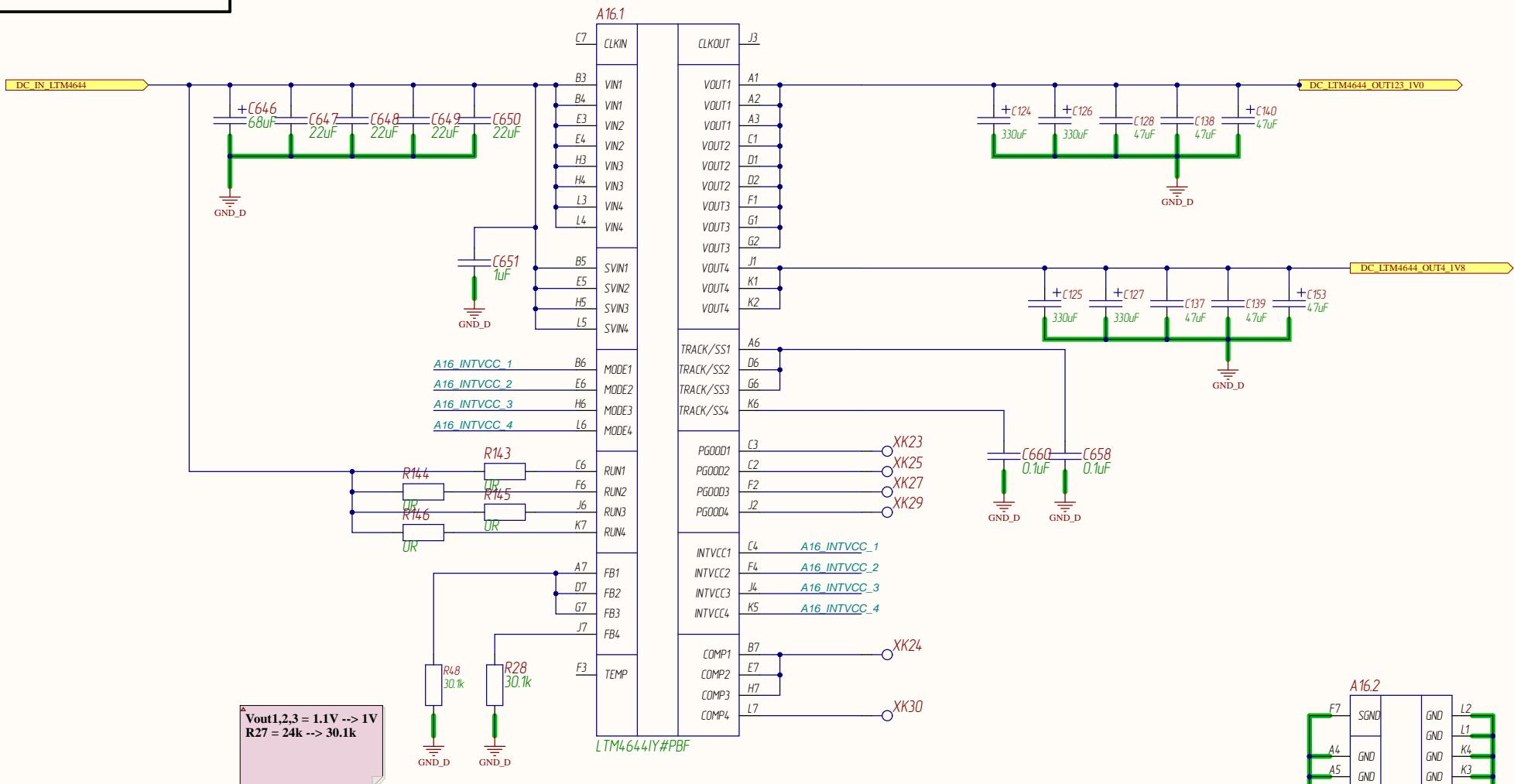


Инти №	Помітка
Бланк	Індивідуальний
Індивідуальний	

Ізм.	Лист	№ докум.	Подп.	Дата

Лист

12



**Vin: 4-14V**

**Vout1 + Vout2 + Vout3: 1.1V**

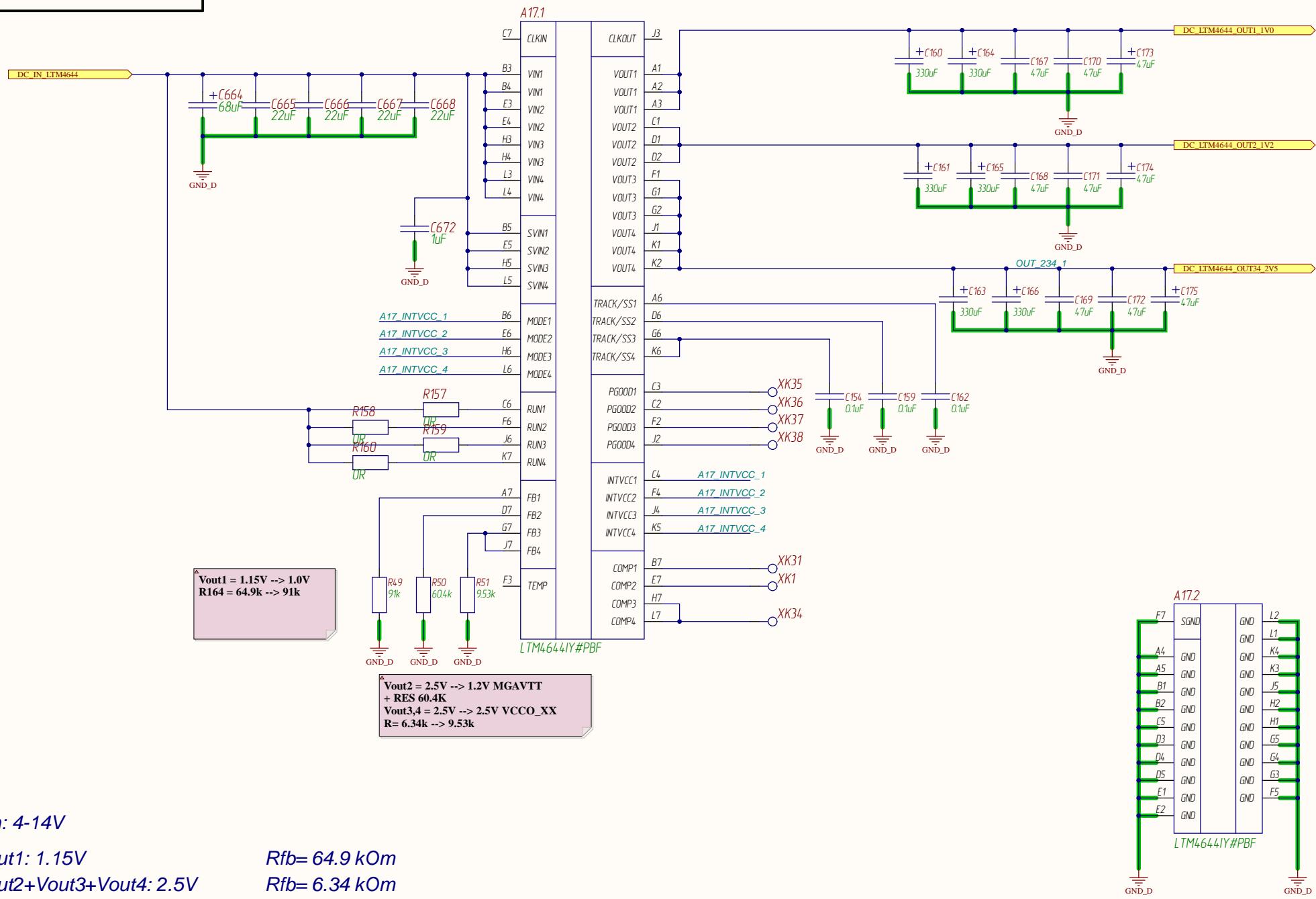
**Rfb=24 kOm**

**Vout4: 1.8V**

**Rfb=30.1 kOm**

Изм.	Лист	№ докум.	Подп.	Дата

OK!



Vin: 4-14V

Vout1: 1.15V

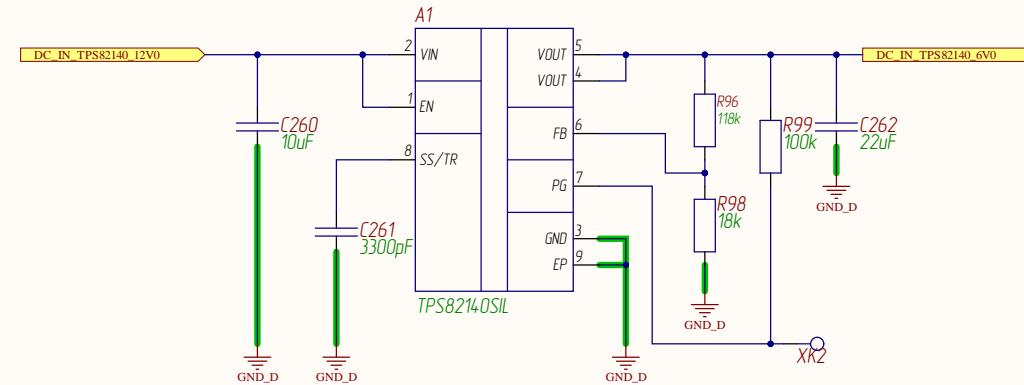
$V_{out2} + V_{out3} + V_{out4}$ : 2.5V

*Rfb= 64.9 kOm*

*Rfb*= 6.34 kΩm

Изм.	Лист	№ документа	Период

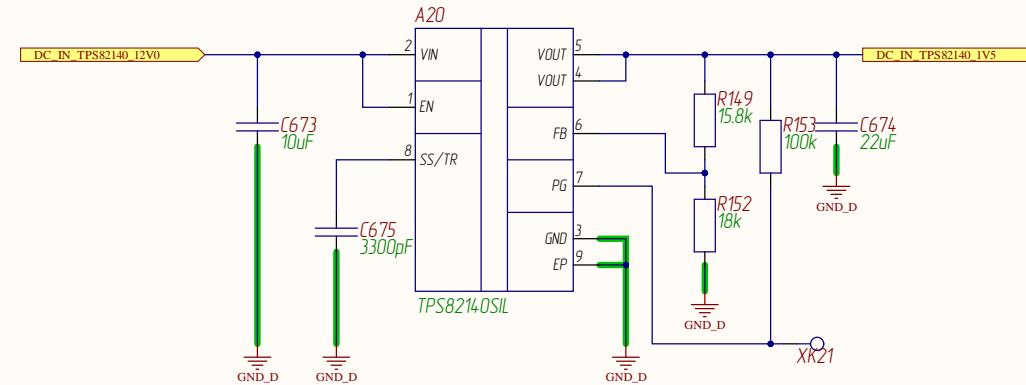
OK!



Инти №	Години	Время	Блоки	Индикатори

Изм.	Лист	№ докум.	Подп.	Дата

OK!

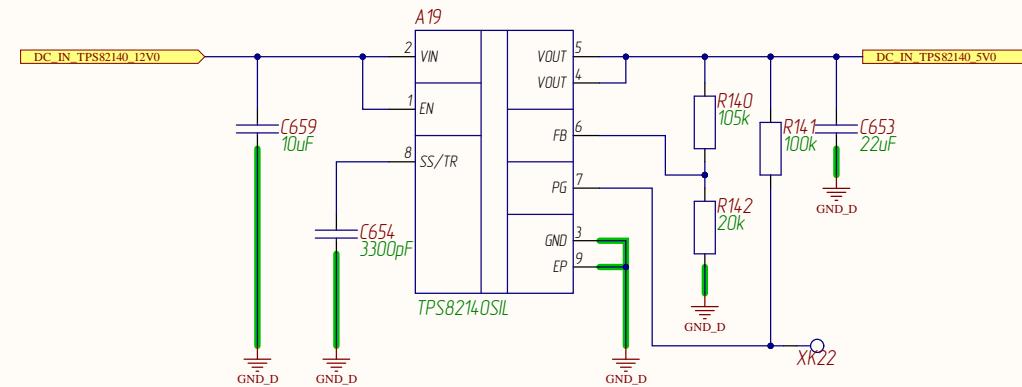


R1 - 15.8K  
R2 - 18K

Инти №	Помітка
	Важливі помітки
	Індивідуальні помітки
	Галочко: я збираю

Ізм.	Лист	№ докум.	Подп.	Дата

OK!



Инти №	Години	Броях на броя	Издател	Приемник

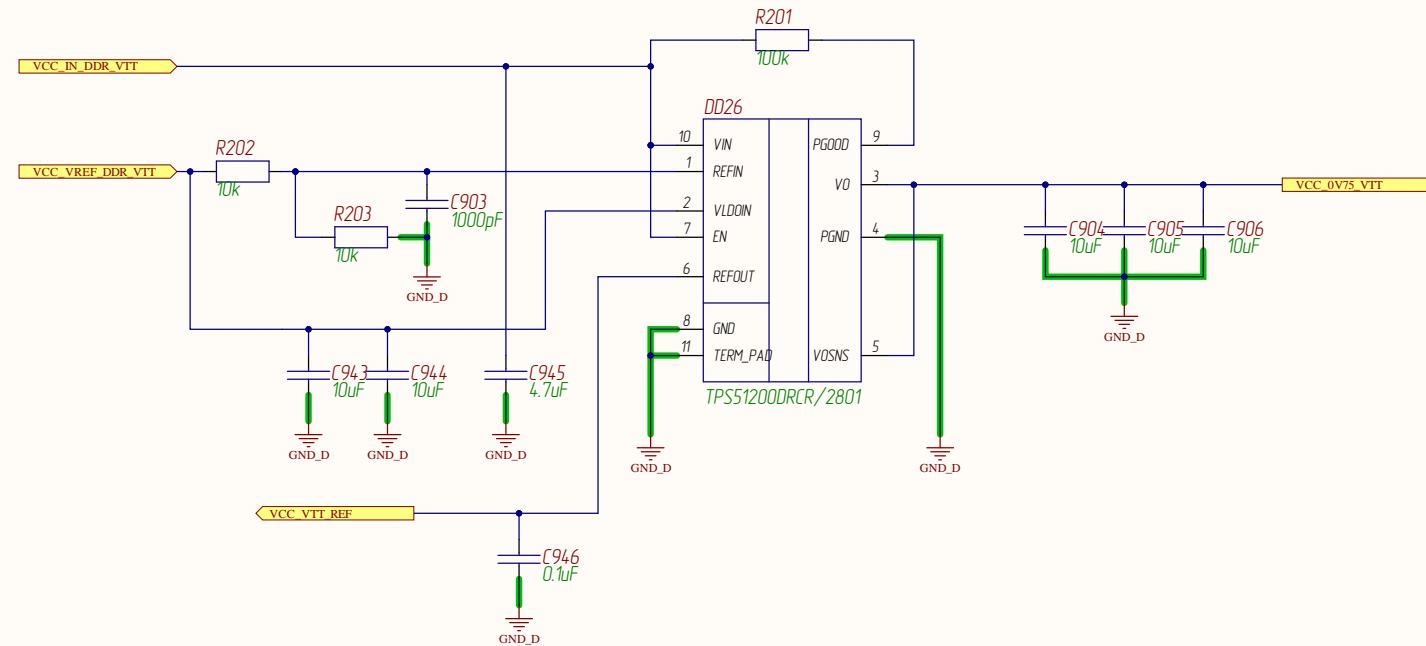
R1 - 105K  
R2 - 20K

Изм.	Лист	№ докум.	Подп.	Дата

лист

16

Component - OK  
SCH - OK

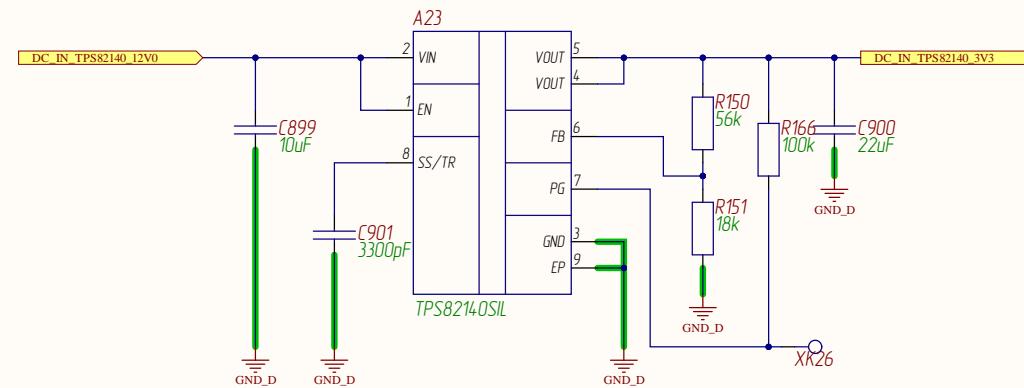


Инти №	Години
Блоки	Години
Индикатори	Години
Підтримка	Години

VCC\_IN\_DDR\_VTT 2V5  
VCC\_VREF\_DDR\_VTT 1V5

Ізм.	Лист	№ докум.	Подп.	Дата

/лист  
17

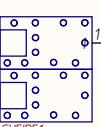
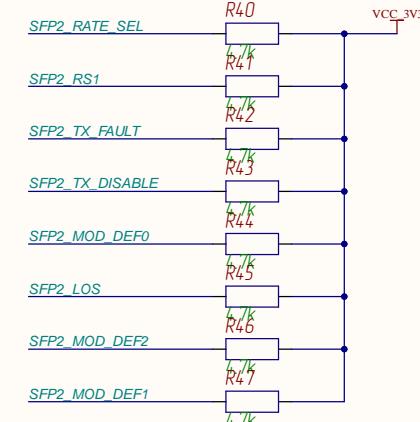
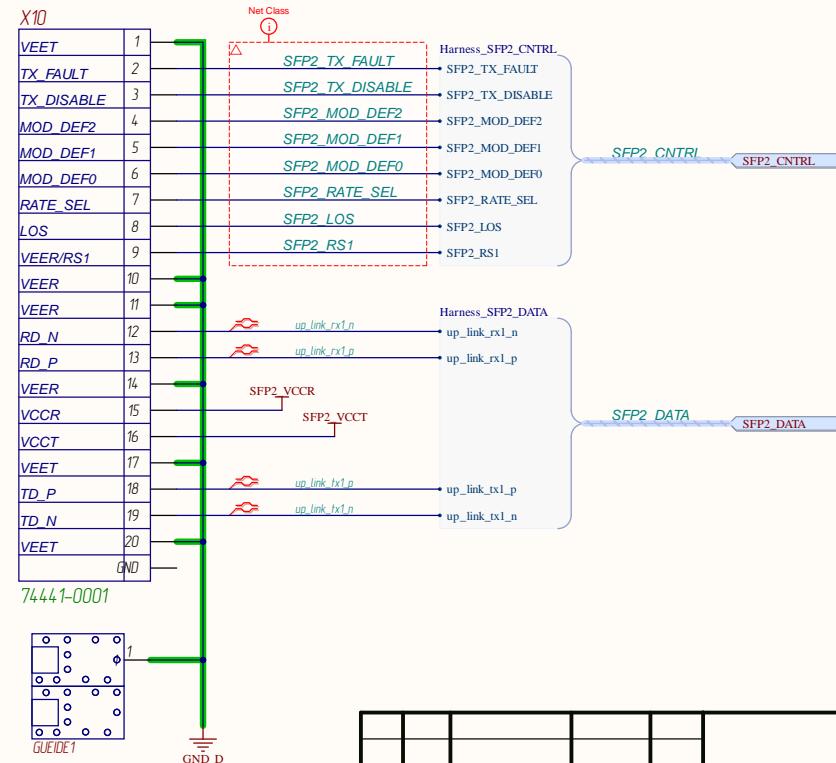
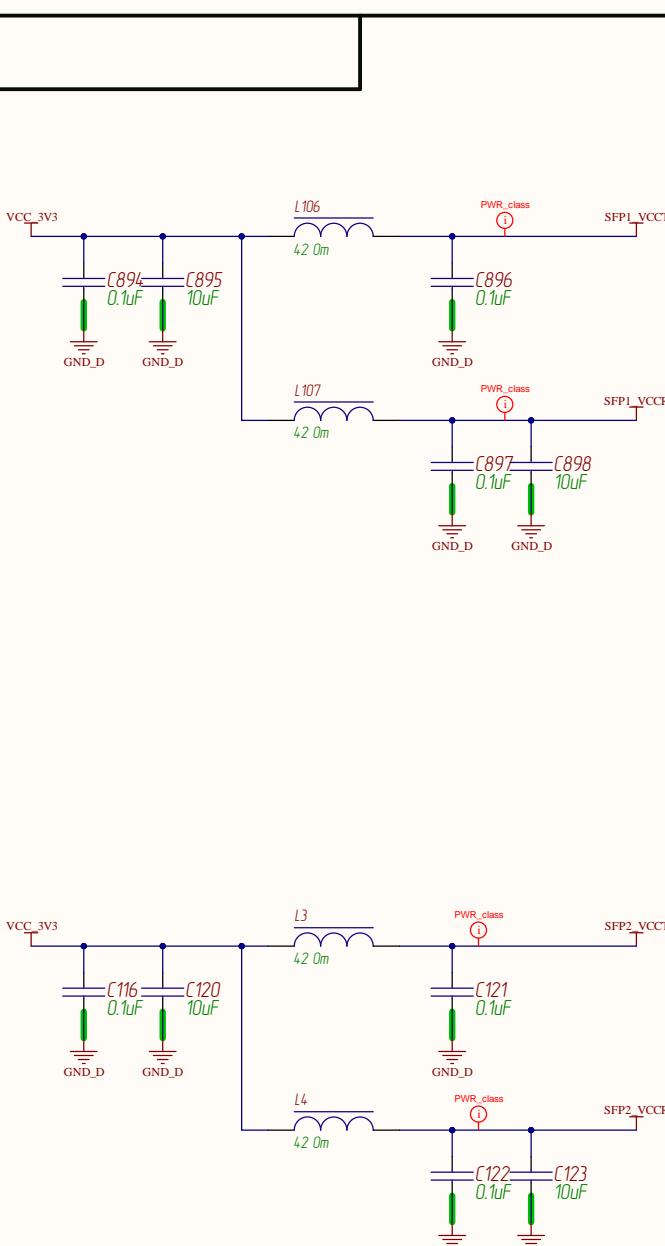
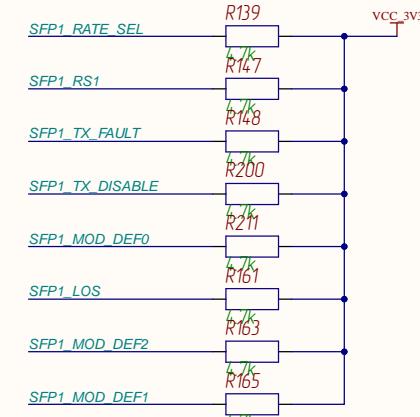
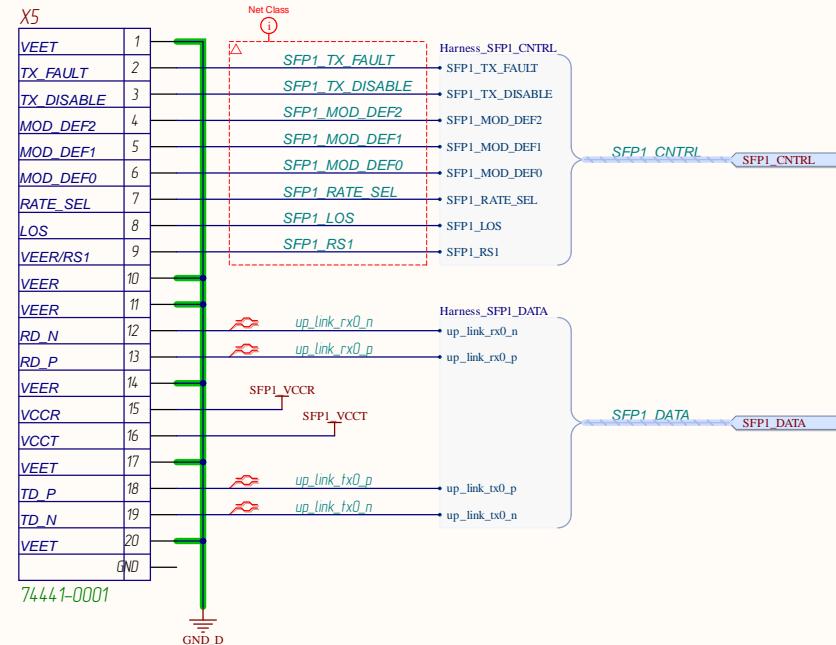
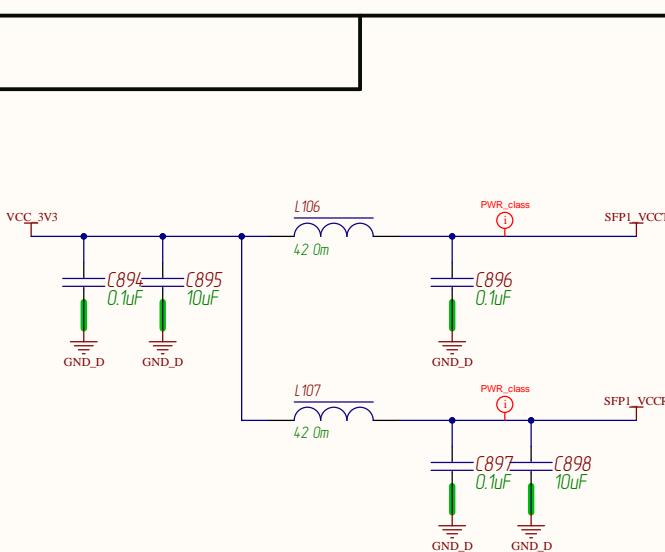


Инти №	Години	Бюджет	Издател	Помът: а

R1 - 56K  
R2 - 18K

Изм.	Лист	№ докум.	Подп.	Дата

Инвентарный №  
Год выпуска  
Индивидуальный №  
Год выпуска



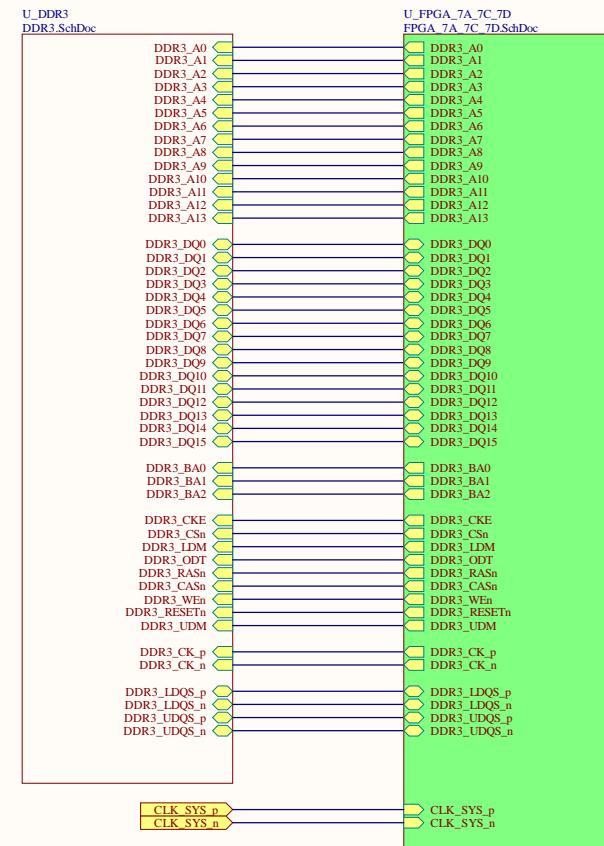
Изм.	Лист	№ докум.	Подп.	Дата

Идент.№	Помета

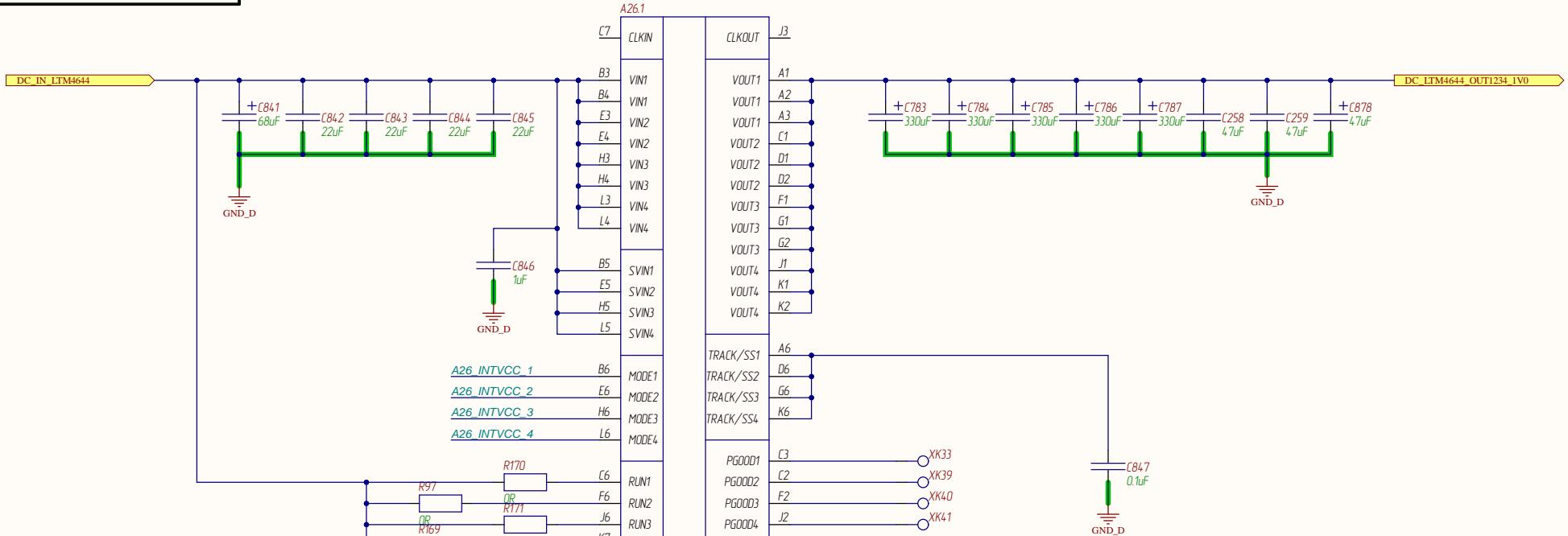
Блоки питания

Индикаторы

Помета: п.Белова



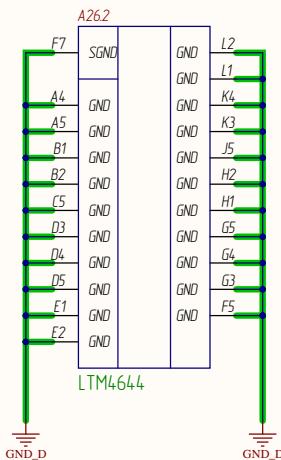
Изм.	Лист	№ докум.	Подп.	Дата



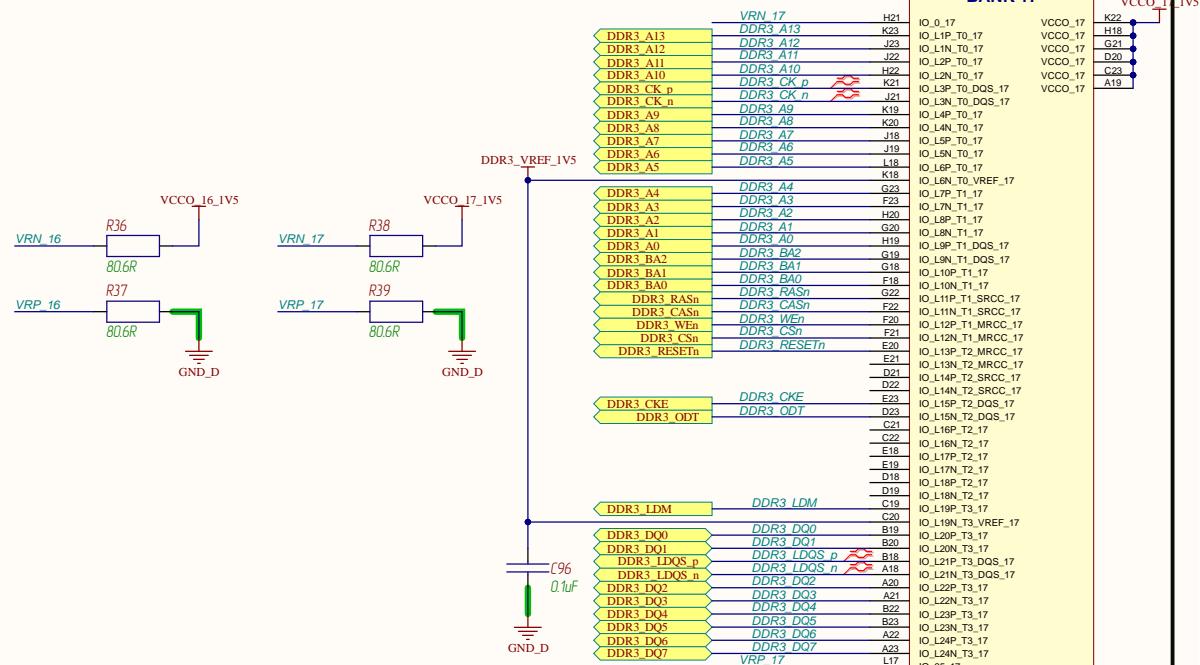
Инти №	Помітка
Важливість №	Помітка
Індивідуаль.	Помітка
Індивідуаль.	Помітка

Vin: 4-14V

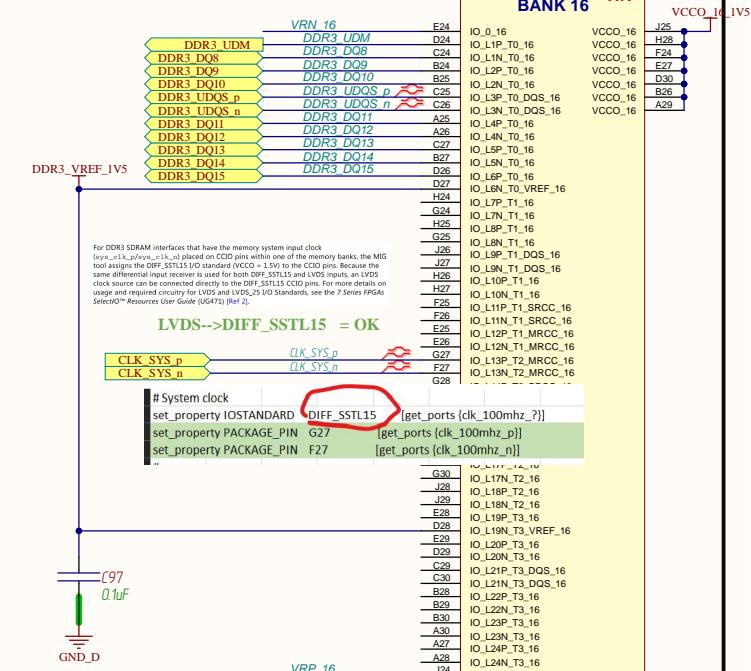
Vout1 + Vout2 + Vout3 + Vout4: 1.0V    Rfb= 22.6 kOm



Ізм.	Лист	№ докум.	Подп.	Дата

**BANK 17 HR**

xc7k355tffg901

**BANK 16 HR**

xc7k355tffg901

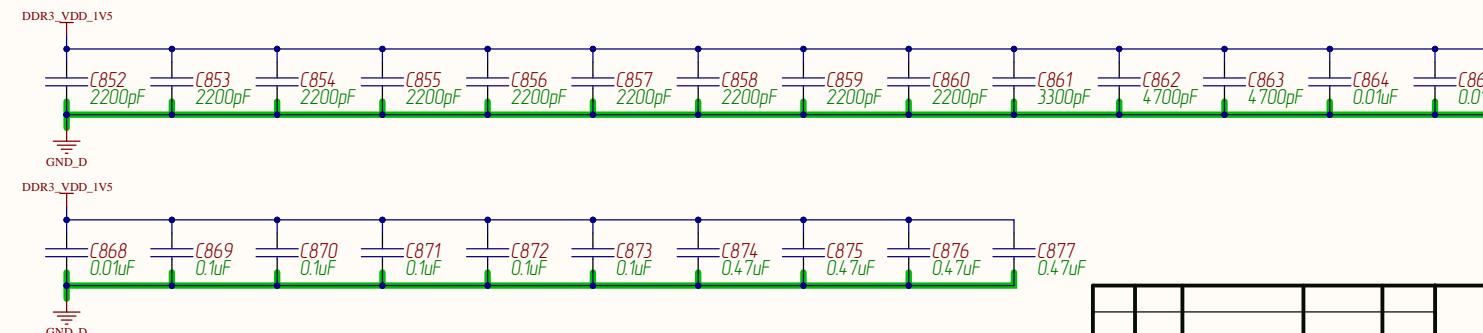
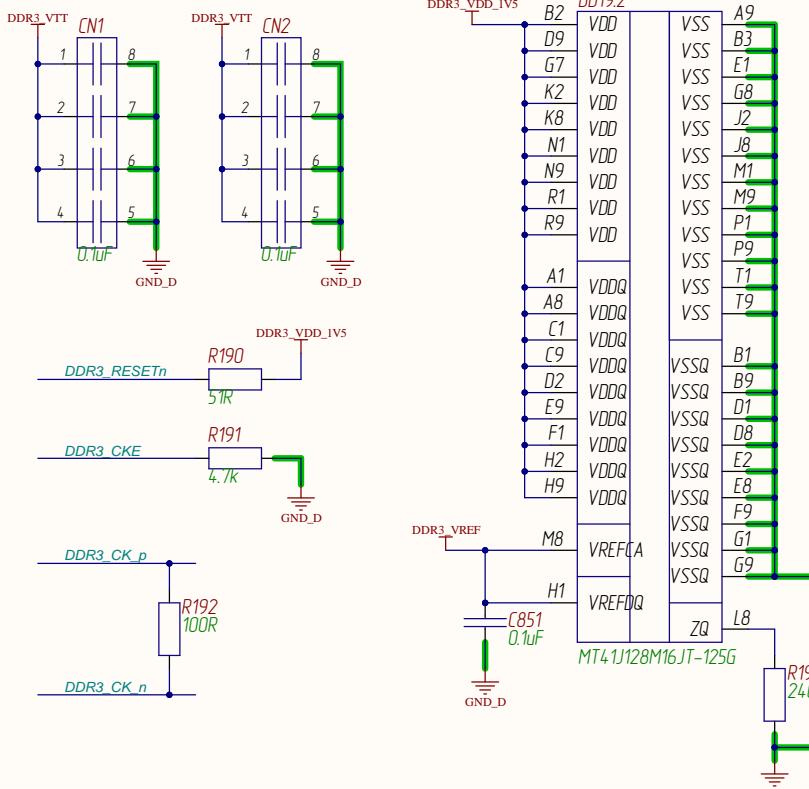
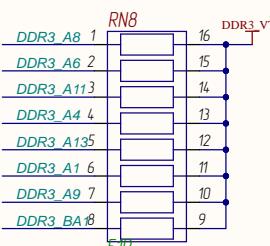
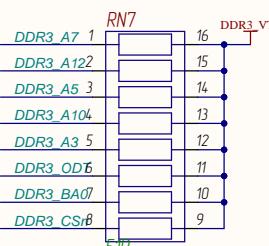
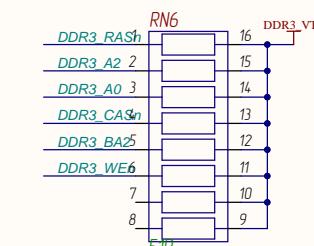
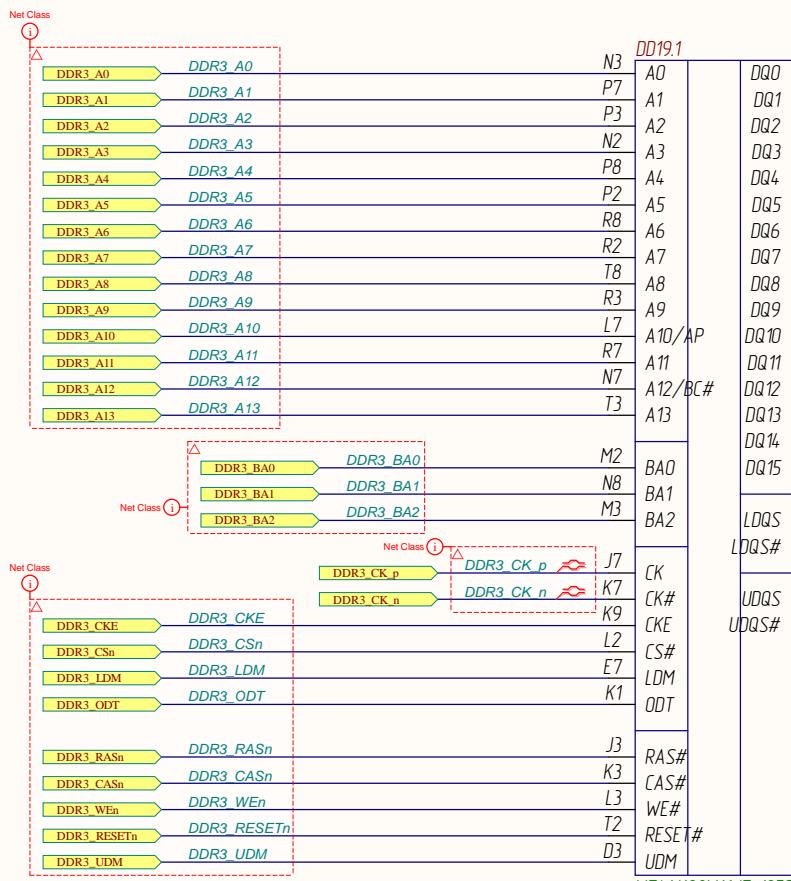
/ист

Идент. №	Помета
Блоки	Индикаторы
Индикаторы	Помета
Помета	Помета

Изм. Лист № докум. Подп. Дата

/ист

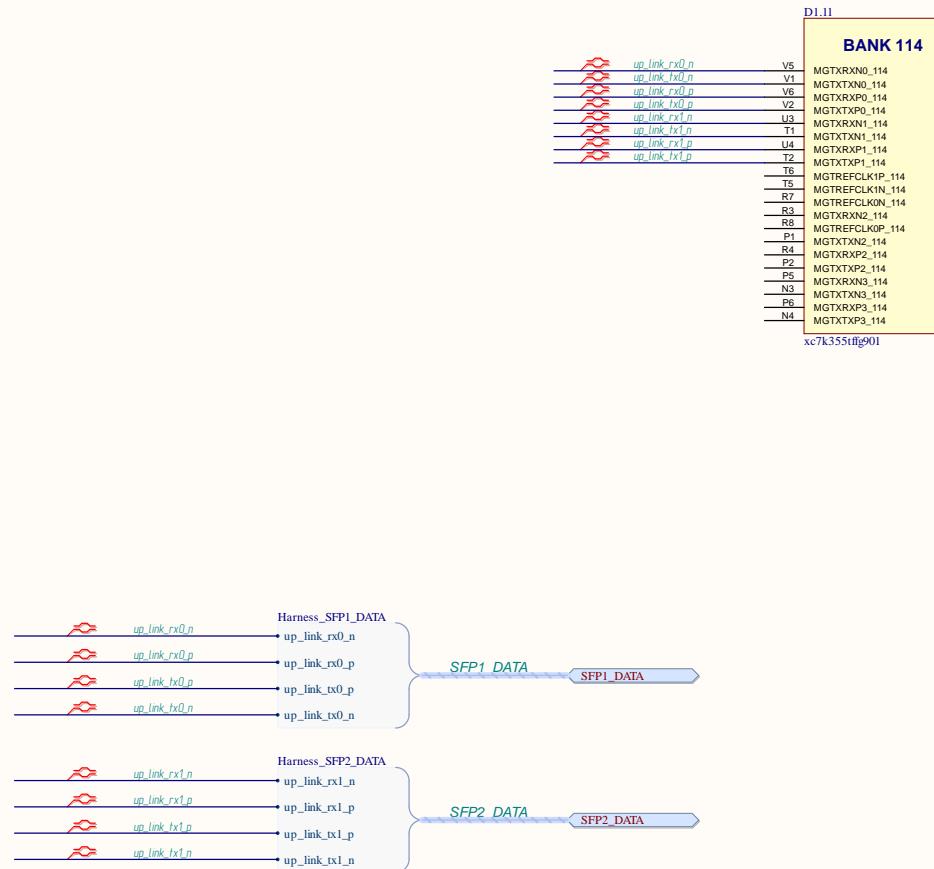
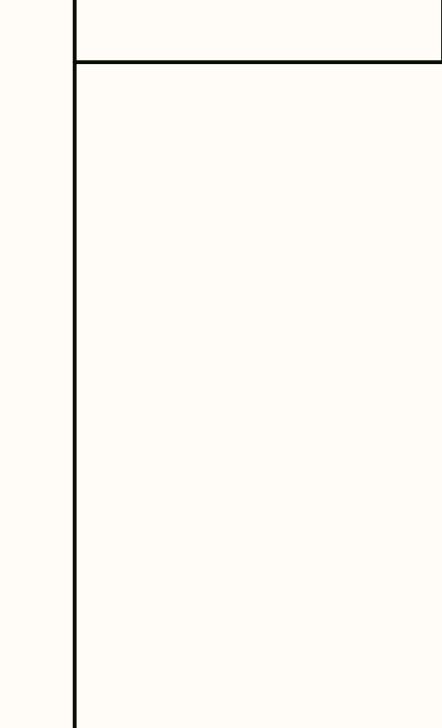
22



Изм.	Лист	№ локум	Подп.	Лот

Инв. №	Години

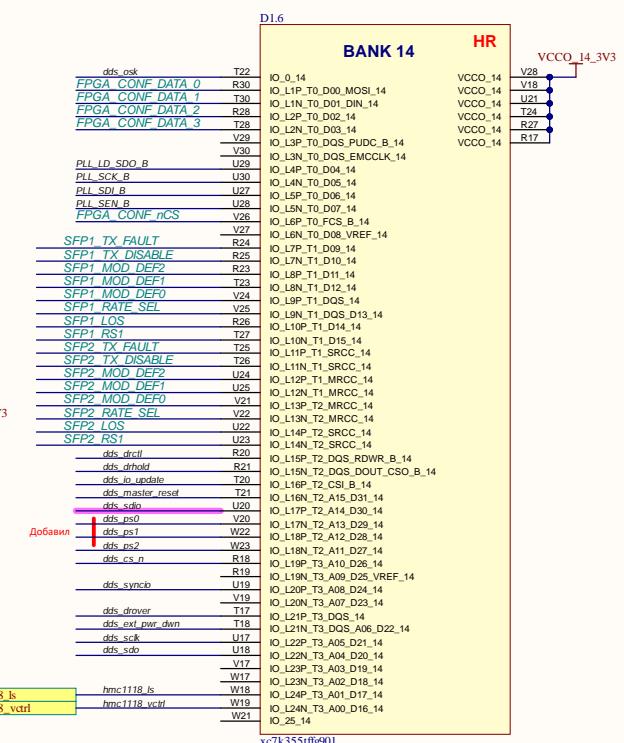
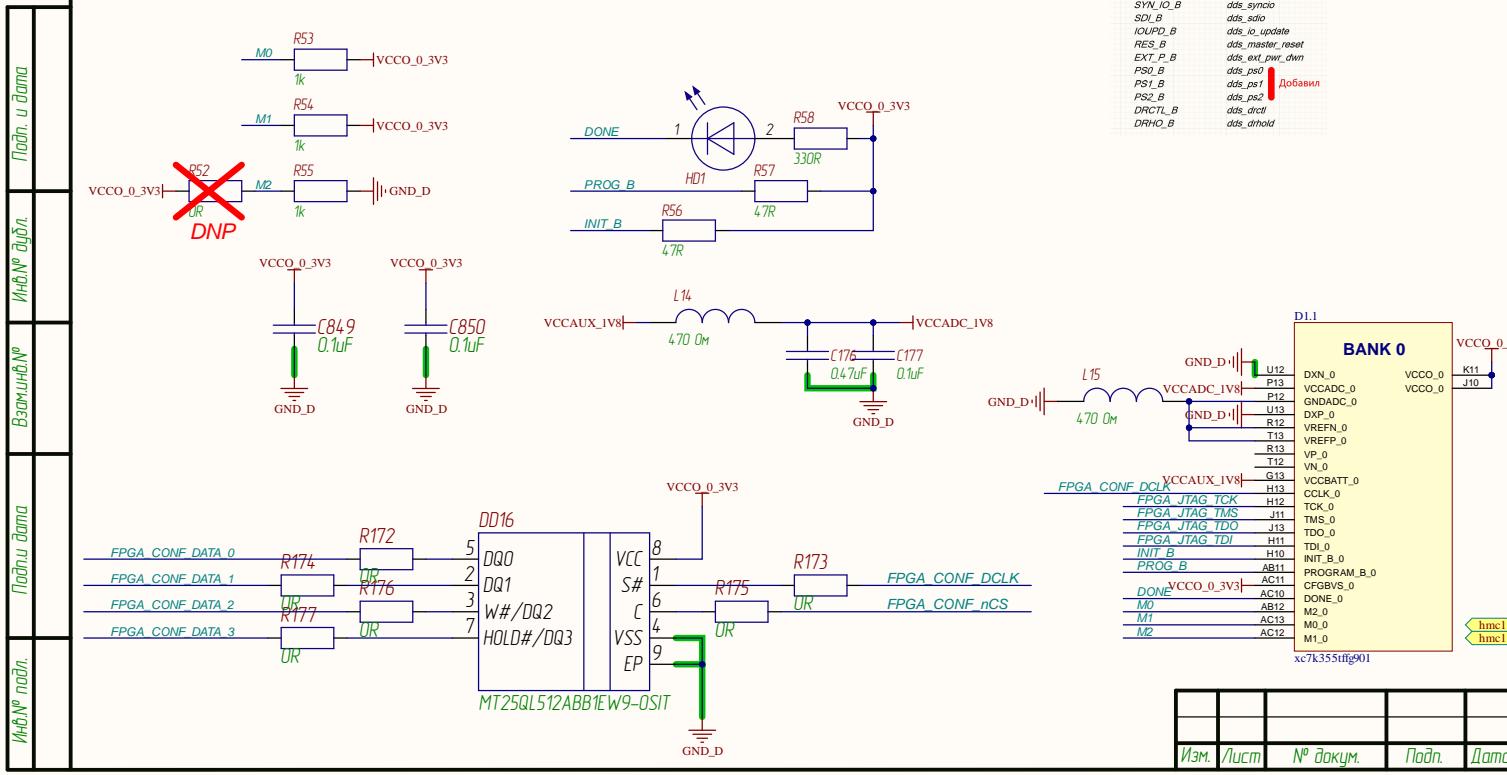
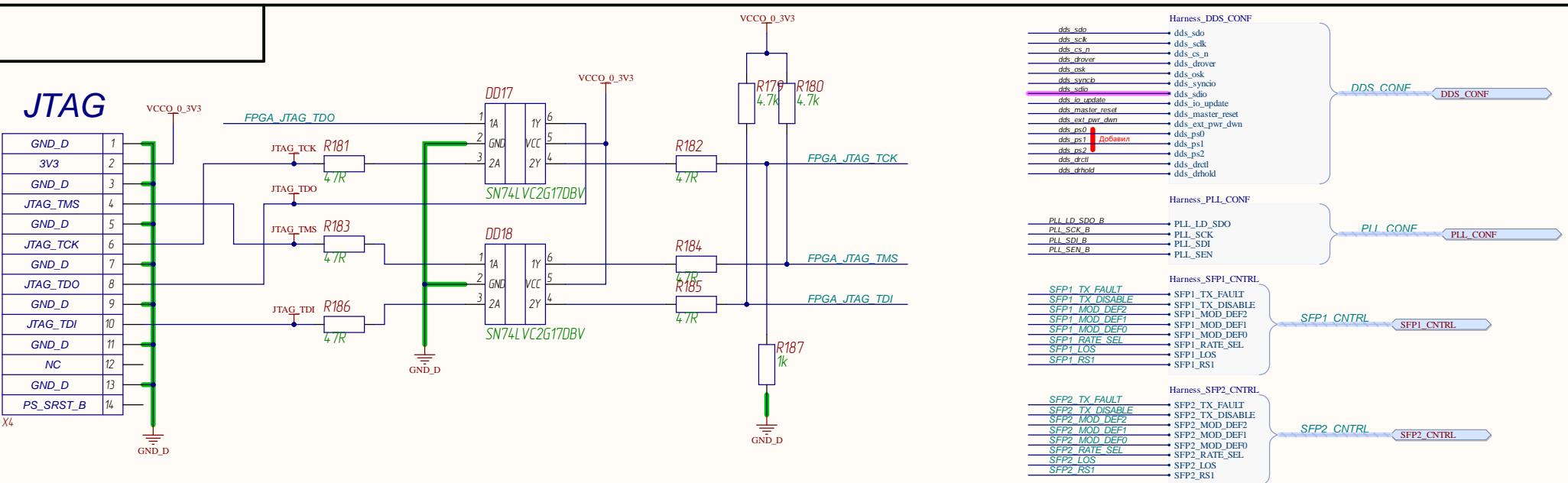
Блоки	Инв. №



Изм.	Лист	№ докум.	Подп.	Дата

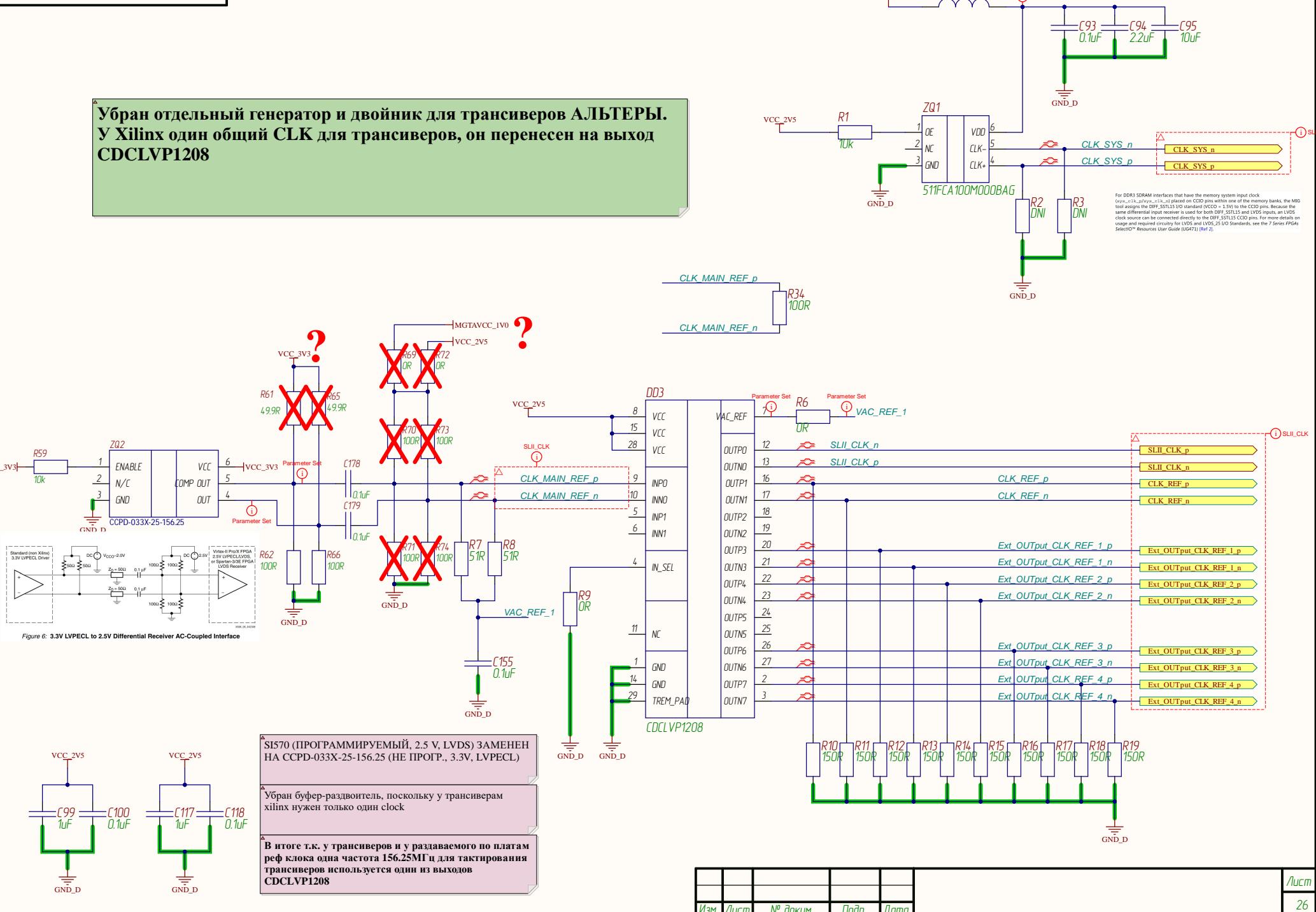
лист

24

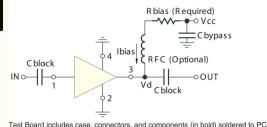


Платы: 1. Базовая  
2. ИБИС № 1  
3. Вспомогательные № 1  
4. Платы: 1. Базовая  
2. ИБИС № 1

**Убран отдельный генератор и двойник для трансиверов АЛЬТЕРЫ.  
У Xilinx один общий CLK для трансиверов, он перенесен на выход  
CDCLVP1208**

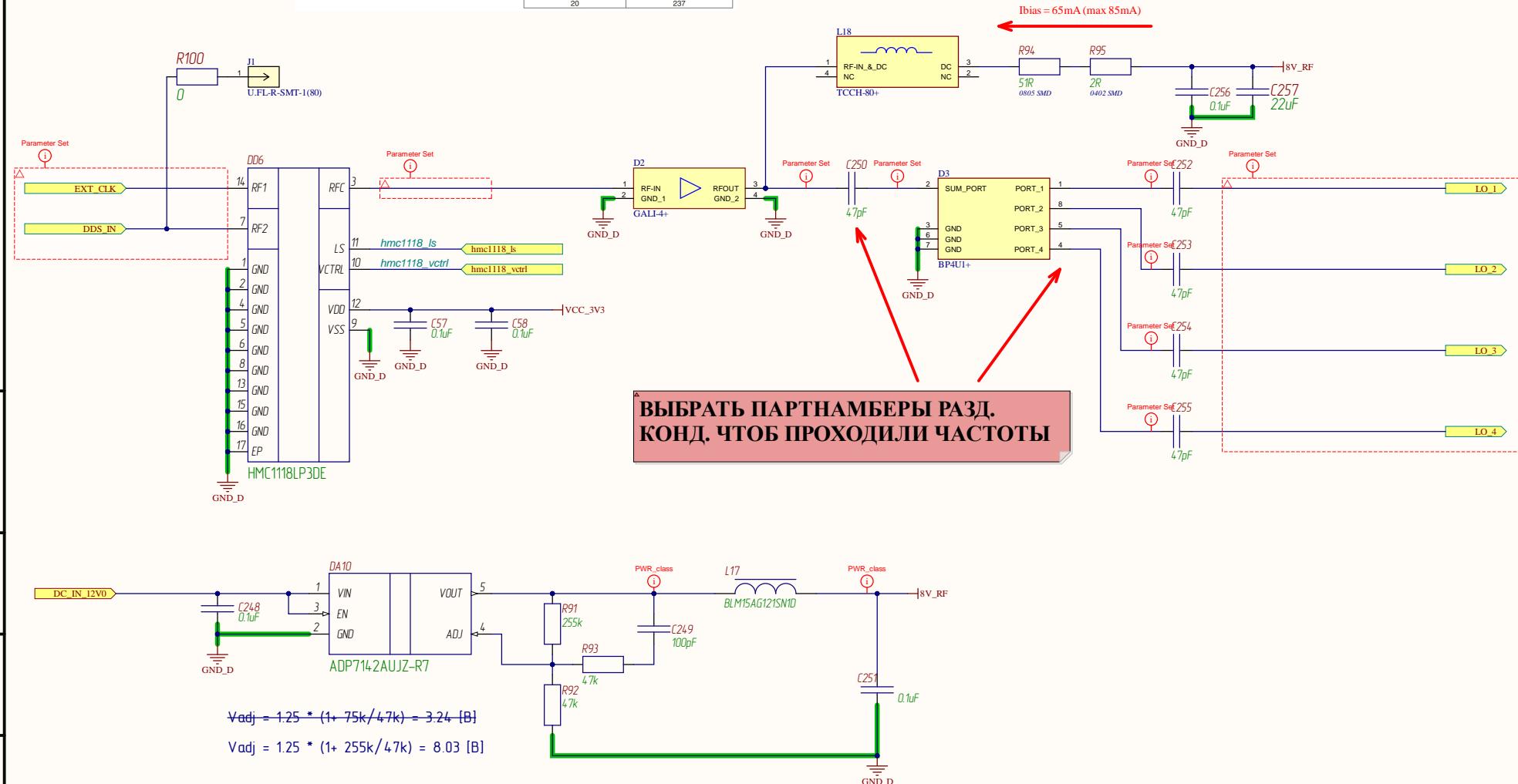


### Recommended Application Circuit

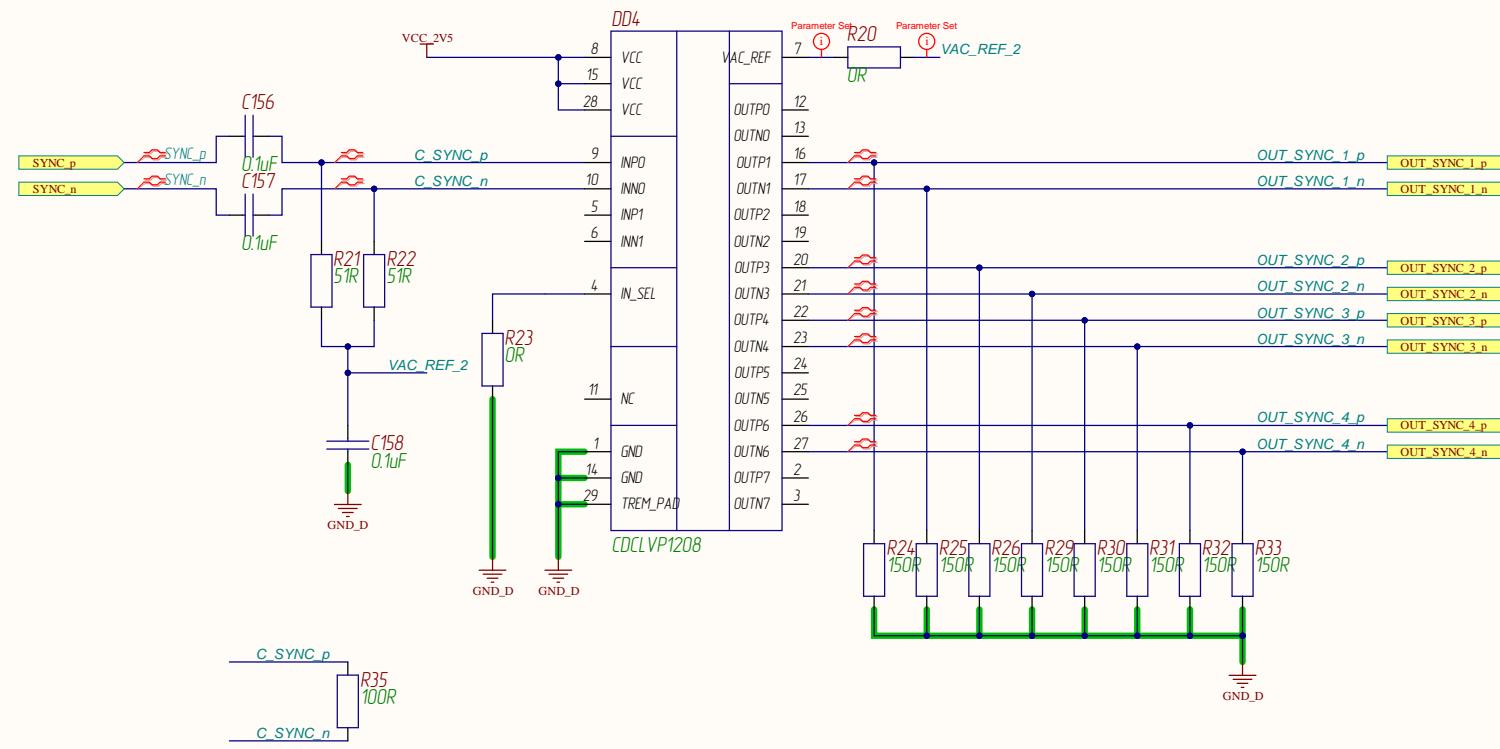


Test Board includes case, connectors, and components (in bold) soldered to PCB

R BIAS	
Vcc	"1%" Res. Values (ohms) for Optimum Biasing
7	38.3
8	52.3
9	66.5
10	80.6
11	95.3
12	110
13	127
14	143
15	158
16	174
17	187
18	205
19	221
20	237

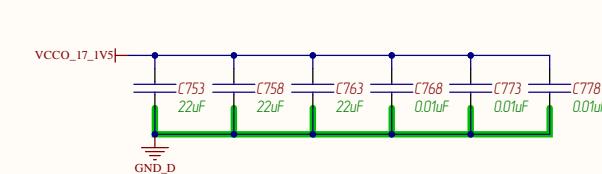
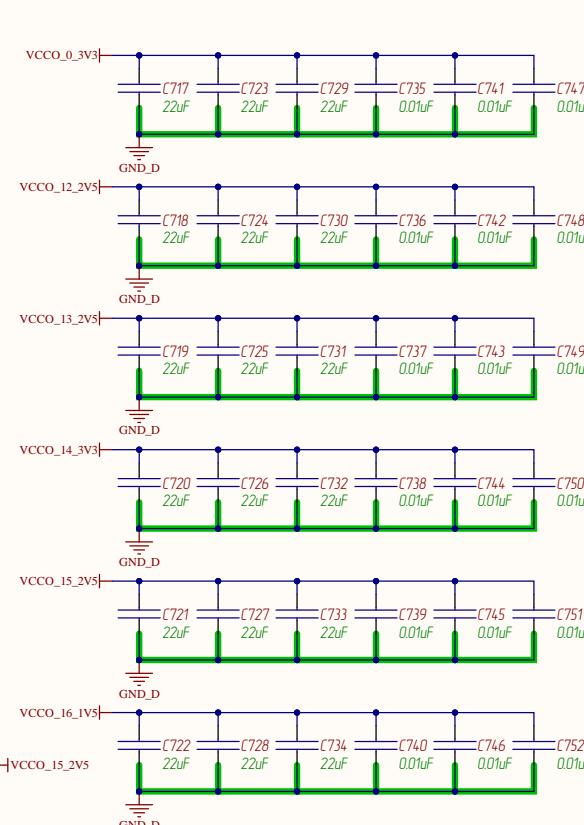
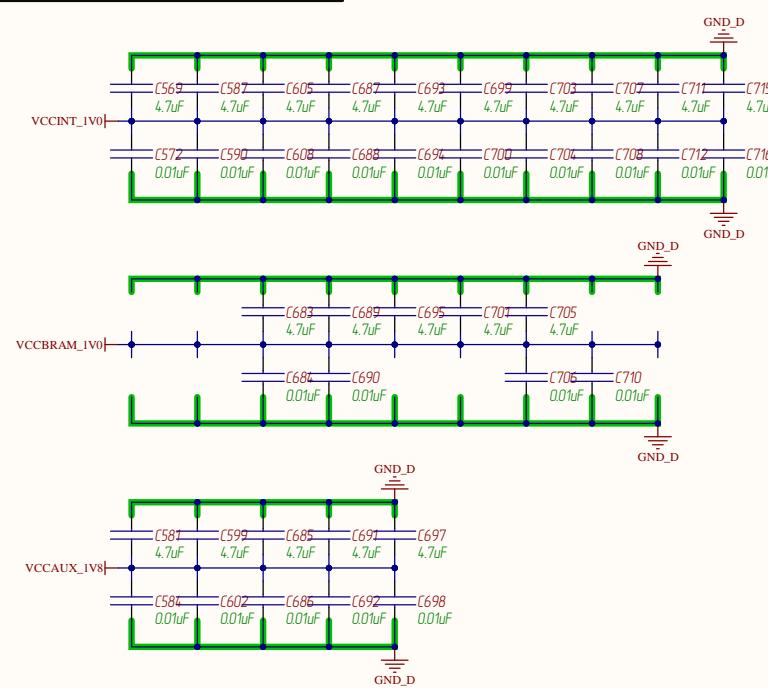


Изм.	Лист	№ докум.	Подп.	Дата



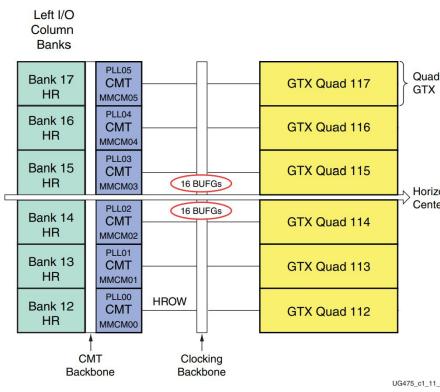
இந்தான் காலத்.	காஷ்மீர சிரமா	சென்னைக்கால	இந்தான் சுதாந.	பாதி. ப. விஜயா
----------------	---------------	-------------	----------------	----------------

<b>Изм.</b>	<b>Лист</b>	<b>№ докум.</b>	<b>Подп.</b>	<b>Дато</b>



### FFG901 and FFV901 Package

All HR I/O banks and the GTX Quads are fully bonded out in this package.



UG475\_v11\_121111

Figure 1-14: XC7K355T Banks

Изм.	Лист	№ докум.	Подп.	Дата

