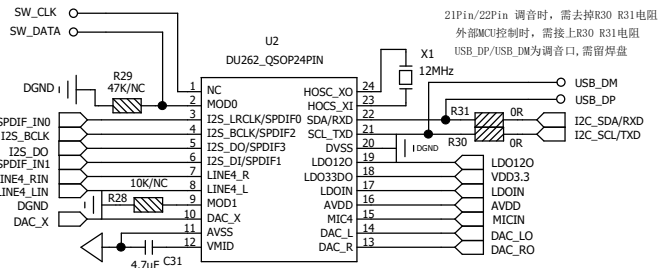
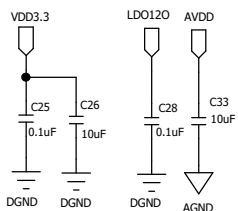
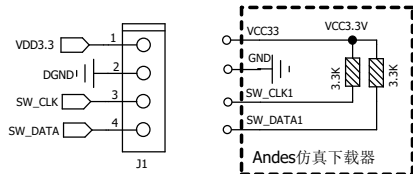


DU262 DSP线路

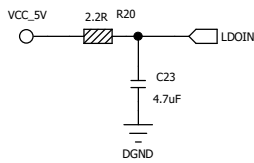


C31 电容靠近VMID管脚摆放
C31 电容地需要连接到AGND

SW固件升级下载口, PCB layout需预留插座接口



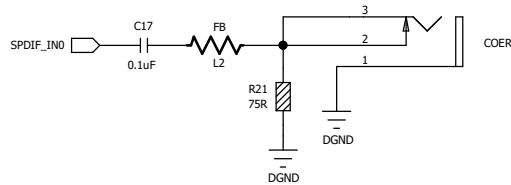
LDOIN供电范围: 3.3V~5.0V



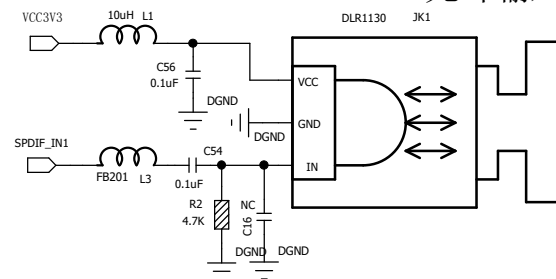
特别提示

MOD0为0电平 (需接R29电阻), 通讯方式为I2C; MOD0为1电平时 (不接R29电阻), 通讯方式为UART
MOD1为0电平 (需接R28电阻), 为语音模式; MOD1为1电平时 (不接R28电阻), 为外部MCU控制模式
说明: 产品如果使用光纤或同轴输入接口, 就不能使用I2S0 数字接口。

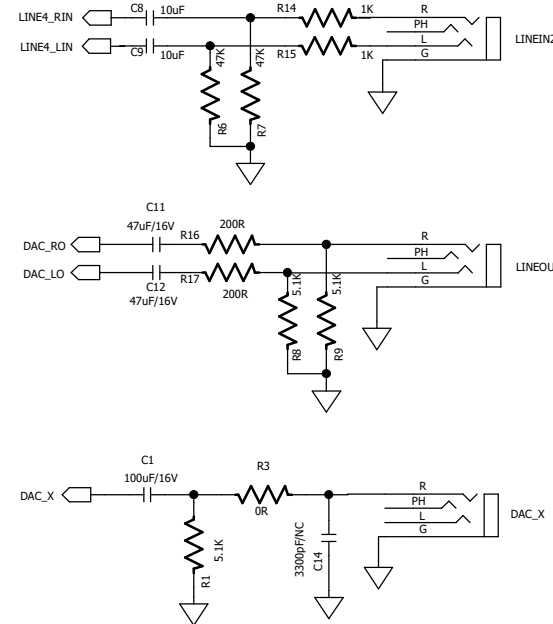
同轴输入



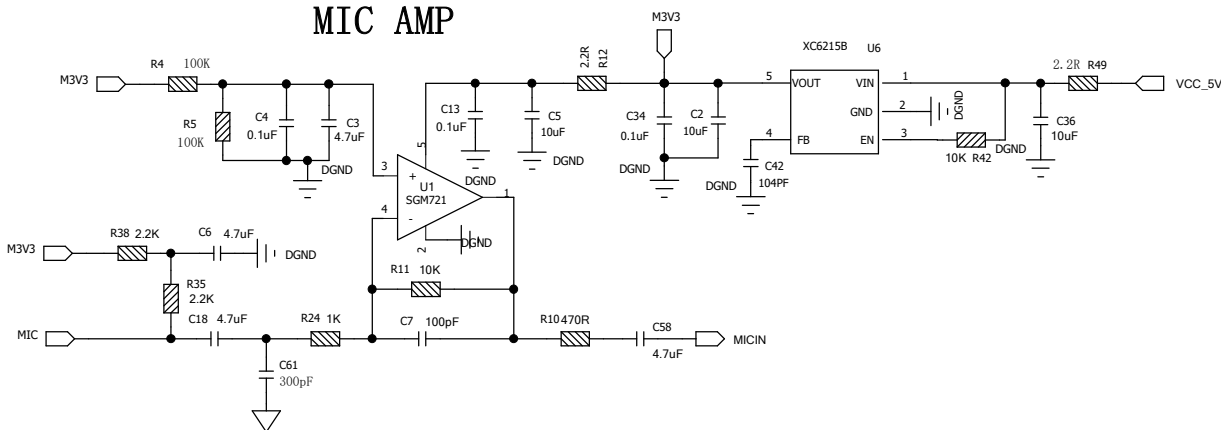
光纤输入



接口线路



MIC AMP



AGND/DGND Pcb Layout需独立分地
单点连接至电源地

TECHNOLOGY CO., LTD: 山景集成电路股份有限公司
WWW.MVSILICON.COM

TITLE: DU262 Audio DSP Reference Design

DATE: 2018-11-20 SIZE: A3 DRAWING NO: Andy REV: V1.1

SCALE: SHEET: 2 OF 2