

TFE4102 Krets og digitalteknologi

Rapport

# **Lab 4**

## **Absoluttverdi 4-bit**

av

Jon Ryfetten  
Johannes Tomren Røsvik

Labgruppe 15

Lab utført: 15. mars 2017  
Lab levert: 30. mars 2017

FAKULTET FOR INFORMASJONSTEKNOLOGI OG  
ELEKTROTEKNIKK

Absoluttverdi 4-bit

Sammendrag ipsum dolor sit amet, consectetur adipisicing elit, sed do eiusmod tempor incididunt ut labore et dolore magna aliqua. Ut enim ad minim veniam, quis nostrud exercitation ullamco laboris nisi ut aliquip ex ea commodo consequat. Duis aute irure dolor in reprehenderit in voluptate velit esse cillum dolore eu fugiat nulla pariatur. Excepteur sint occaecat cupidatat non proident, sunt in culpa qui officia deserunt mollit anim id est laborum.

# Innhold

<b>1</b>	<b>Innledning</b>	<b>1</b>
<b>2</b>	<b>'Teoridelen'</b>	<b>2</b>
2.1	Absoluttverdi . . . . .	2
2.2	Invertering av bits . . . . .	2
2.3	Ripple Carry . . . . .	2
2.4	Tidsforsinkelse . . . . .	3
<b>3</b>	<b>Målemetode og arbeidsbeskrivelse</b>	<b>3</b>
3.1	Forarbeid . . . . .	3
3.1.1	Design av kretser . . . . .	3
3.2	Labratoriearbeid . . . . .	4
<b>4</b>	<b>Utsyrsliste</b>	<b>4</b>
<b>5</b>	<b>Resultater</b>	<b>4</b>
<b>6</b>	<b>Diskusjon</b>	<b>4</b>
<b>7</b>	<b>Konklusjon</b>	<b>4</b>
<b>8</b>	<b>Vedlegg</b>	<b>4</b>
<b>9</b>	<b>Litteraturreferanser</b>	<b>4</b>

## 1 Innledning

## 2 'Teoridelen'

### 2.1 Absoluttverdi

Uavhengig av tallsystem, så handler absoluttverdi om å omforme et tall slik at det alltid er positivt. Når det kommer til binære tall, så har man forskjellige type representasjoner. De mest vanlige er magnitude med og uten fortegn samt toerkomplement. Det er først når man kommer til toerkomplement at det blir en utfordring å ta absoluttverdi.

For å ta absoluttverdien av et negativt tall på toerkomplement form må man invertere alle bitsene i tallet og deretter legge til en'. Man må også ta hensyn til at positive tall, disse skal ikke gjøres noe med. Man kan finne ut om et tall på toerkomplement form er negativt ved å lese den mest signifikante bitsen. Om det er null impliserer dette at tallet er positivt.

### 2.2 Invertering av bits

For å invertere bitsene kan man bruke en krets bygget opp av XOR-porter. Hver port tar inn in bit samt den mest signifikante bit. Av sannhetstabellen [.] kan vi se at XOR-porten vil invertere A når B er høy, ellers vil utgangen være lik A.

Tabell 1: XOR-sannhetstabell

A	B	Q
0	0	0
0	1	1
1	0	1
1	1	0

### 2.3 Ripple Carry

For å kunne legge til en' i et binært tall kan man bruke en «Ripple Carry»-adderer. Adderen har som formål å kunne addere to binære tall. Denne baser seg på at man har en blokk for hver bit. Hver av blokkene legger sammen tre bit. En carry, samt et tall med lik indeks fra hver av input tallene. «Carry»-biten kommer fra sist blokk. Blokken vil deretter gi ut summen av de tre bitene og en eventuell «carry».

Siden vi i denne sammenhengen bare er ute etter å legge til en' (0001), kan vi simplifisere blokkene med å fjerne en inngang. Man legger til en' ved å at «carry» i den første blokken blir en'. De nye blokkene kaller man halvadder. 1.4 Absolutt kretsen Ved å koble inverteringskretsen sammen med den forenklete «Ripple Carry»-adderer oppnår man en absolutt krets.

## 2.4 Tidsforsinkelse

Fra inngangssignalet endrer seg til utgangssignalet endrer seg tar det noe tid. For å finne ut hvor lang tid dette tar kan man bruke kritisk sti. Den definerer den lengste veien et signal må forplante seg gjennom kretsen.

# 3 Målemetode og arbeidsbeskrivelse

## 3.1 Forarbeid

### 3.1.1 Design av kretser

For å kunne utføre labratoriearbeidet måtte vi gjøre en del forberedelser. Dette inkluderte å sette oss inn i teorien bak prosjektet, designe modeller av kretser og gjøre nødvendige utregninger. Teorien vi leste til forberedelse var hovedsaklig fra labriatorieheftet [x], og er beskrevet i kapittel 2.

For å lage en Krets som tar absoluttverdien av 4 bit, trengte vi å forberede modeller av tre kretser.

KRETS-1 tar inn 4 bit fra inputportene DI[1-4] og inverterer de hvis enable porten, EN, er aktivert, ellers gjøres det ingen endringer slik at utportene DO[1-4] er lik inputportene. Kresten består av fire XOR komponenter.

Tabell 2

A	B	S	C
0	0	0	0
0	1	1	0
1	0	0	1
1	1	1	0

KRETS-2 er en halvadderkrets med to innganger. Den tar inn to bit og returnerer to verdier, SUM og CARRY. Tabell 1 er en sannhetstabell som beskriver funksjonaliteten til en halvadder.

KRETS-12 er en kombinasjon av KRETS-1 og KRETS-2, og repressenterer en ferdig 4-bit absoluttverdikrets.

3.2	Labratoriearbeid
4	Utsyrsliste
5	Resultater
6	Diskusjon
7	Konklusjon
8	Vedlegg
9	Litteraturreferanser