































BSR 0x2,1x2,2x2,3x2**Thu Aug 3 21:14:50 2023**

Name	Vis	VDD
/ALU/A_in_logic<3:0>		
 /ALU/A_in_logic<3>		1.2
 /ALU/A_in_logic<2>		1.2
 /ALU/A_in_logic<1>		1.2
 /ALU/A_in_logic<0>		1.2
/OP<5:0>		
 /OP<5>		1.2
 /OP<4>		1.2
 /OP<3>		1.2
 /OP<2>		1.2
 /OP<1>		1.2
 /OP<0>		1.2
/ALU/Y_fb<3:0>		
 /ALU/Y_fb<0>		1.2
 /ALU/Y_fb<3>		1.2
 /ALU/Y_fb<2>		1.2
 /ALU/Y_fb<1>		1.2
 /CLK		1.2
A		
Y		
opcode		

