

第七晚任务解析

TIM14CH1在PF9产生PWM波

其实就是上节课的内容咯~

GPIO初始化结构体

定时器基本结构体

输出比较初始化结构体

TIM5CH1在PA0开启输入捕获

GPIO初始化结构体

定时器基本结构体

NVIC中断嵌套向量初始化结构体

输入捕获初始化结构体

★重难点

TIM5CH1_CAPTURE_STA: 自定义8位数据结构
利用位运算实现特定功能
同时也是嵌入式编码非常重要的技巧

理清楚项目的整体结构逻辑:
PA0下拉, 默认低电平, 默认捕获上升沿
发生中断→判断溢出中断还是输入捕获中断?
1) 溢出中断→说明高电平持续时间太长→标记为异常值
2) 输入捕获中断→若捕获到上升沿了, 把第六位变成1, 去捕获下降沿; 若捕获到下降沿了, 说明完成了一次完整的捕获, 去计算高电平的持续时间