

1. Actividades Realizadas

1.1. Descripción

1. 16/04/2013 : Capacitación Verilog.
2. 22/04/2013 : Capacitación Verilog.
3. 23/04/2013 : Capacitación Verilog - VHDL Capacitación VHDL , Pruebas sobre la placa Nexys 2 de Xilinx.
4. 29/04/2013 : Capacitación VHDL , Pruebas sobre la placa Nexys 2 de Xilinx.
5. 30/04/2013 : Final módulo multiplicador de matrices Serial VHDL
6. 06/05/2013 : Inicio de actividades referentes al proyector MinSoC, descarga del fuente, instalación de herramientas toolchain, síntesis del RTL.
7. 07/05/2013 : Continuan las actividades sobre el proyecto MinSoC.
8. 13/05/2013 : Se logra sintetizar el código RTL para la placa Xilinx DSP 1800A.
9. 17/05/2013 : Se corre por primera vez el proyecto MinSoC en la placa Xilinx DSP 1800A con su programa de prueba del puerto uart.
10. 20/05/2013 : Se prueba software multiplicador de matrices desarrollado en C , compilado para OpenRISC.
11. 27/05/2013 : Se trabaja sobre el modulo ticktimer del procesador OpenRISC para poder medir el tiempo de ejecución de los programas corridos en el plataforma.
12. 03/06/2013 : Se logra acceder a los registros del TT y medir la cantidad de clocks durante la ejecución del soft multiplicador de matrices. Se utiliza gdb para debugger el software y desensamblarlo para verificar la cantidad de instrucciones necesarias para reiniciar el TT , ponerlo en marcha y leer el resultado.
13. 10/06/2013 : Configuración de herramientas en entorno Windows con cygwin.
14. 11/06/2013 : Configuración de herramientas en entorno Windows, configuración de drivers , plataforma Xilinx , etc.

15. 15/06/2013 : Documentacion de actividades. Lectura Wishbone CAP 1
16. 16/06/2013 : Lecturas Bus Wishbone CAP 2 , CAP 3
17. 17/06/2013 : Pruebas compilación toolchain minSoC en cygwin windows (NO WAY). Descarga de source del toolchain de ORPSoC para compilar en linux.
18. 18/06/2013 : Pruebas ORPSOC.
19. 24/06/2013 : Compilación Kernel Linux para OR , Prueba simulación orksim.
20. 25/06/2013 : Pruebas simulación orksim para ORPSOC. Reelevamiento de Debugger debug-proxy.OOCDLink.
21. 20/08/2013 : Reinicio de tareas , documentación MinSOC , PPS 100 hs. Preparación de Herramientas para prueba OOCD link.
22. 21/08/2013 : Pruebas OOCD Link en ORPSoC.
23. 23/08/2013 : Más pruebas OOCD. Busque de documentación para el grabado de la SPI S33 Intel de la placa S3ADSP1800A.
24. 24/08/2013 : Adaptación del proyecto de tesis a 3 casos posibles de entrega y sus diferentes plazos.

2. Actividades a Realizar

2.1. Descripción

1. Configuración de herramientas (toolchain) entorno linux.
 - a) Driver JTAG OOCD
 - b) Toolchain ORPSoC
2. Sistema Operativos
 - a) Kernel para OR
 - b) Test Linux orksim
 - c) Bootloader
 - d) Imagen SPI

3. Modulo Wishbone de prueba. Toogle de Led para prueba del módulo GPIO.
4. Documentación OpenRISC.
5. Documentación Modulo de Prueba.
6. Documentación Módulo Multiplador.
7. Documentación Puesta a Punto y prueba MinSoC.
8. Documentación Puesta a Punto y prueba ORPSoC.