00 Label: **PDL**   Step:

```
      Pdl_icla                                                    goto(STD)
├─────]/[─────────────────────────────────────────────────────────(T)──────┤
      %M803.0
```

01 Label: Step:

```
┌──────────────────────────────────────────────────────────────────────┐
│                   %V7800.L def. nome funzione -C                       │
└──────────────────────────────────────────────────────────────────────┘
```

  00: %V7800.L : Icla_232   "ICLA_232"

02 Label: **TH_4**   Step:

```
┌──────────────────────────────────────────────────────────────────────┐
│               Init del modulo- C e attivazione TH0 (4ms)               │
└──────────────────────────────────────────────────────────────────────┘
```

```
                                                                     (1)
├────────────────────────────────────────────────────────────────────(T)────┤
│
│
│                                                                     (2)
├────────────────────────────────────────────────────────────────────(T)────┤
```

(1) %V7806.W = exechdl(%V7800.L)   :   P_funzc = exechdl(Icla_232)
(2) thtimer(0x0, 0x0, 0x4)   :   thtimer(0, 0, 4)

03 Label: Step:

```
┌──────────────────────────────────────────────────────────────────────┐
│       Init Global Zone (n. porta SERIAL 1 , n. motori = .... IclAs)    │
└──────────────────────────────────────────────────────────────────────┘
```

```
                                                               N_port = 2
├──────────────────────────────────────────────────────────────────(T)──────┤
│                                                              %V7001.B = 0x2
│
│                                                               N_assi = 14
├──────────────────────────────────────────────────────────────────(T)──────┤
│                                                              %V7002.B = 0xe
│
│                                                                Init_icla        reset memorie all'inizializzazio
├──────────────────────────────────────────────────────────────────(S)──────┤
                                                              %V4033.7
```

04 Label: Step:

Puntatore Buffer – Richieste

```
                                                                    (1)
                                                                  —(T)—

                                                        %V7000.B = 0
                                                         ————(T)————
                                                        %V7000.B = 0x0

                                                        %V700f.B = 20
                                                         ————(T)————
                                                        %V700f.B = 0x14
```

(1)   %V7008.L = %V7700.&   :   Ind_params = %V7700.&

05 Label: **STD**   Step:

Watchdog, lettura moduli R10, azzera ruote, plc release

```
                                            Watchdog          Watchdog
                                            —( )—
                                           %Q413b.0

                                            Modulo_44         Abilitazione accesso modulo 44
                                            —( )—
                                           %Q443b.1

                                            Modulo_49         Abilitazione accesso modulo 49
                                            —( )—
                                           %Q493b.1

                          Ind_dec_m1 = 0    Ind_dec_m2 = 0    Ind_dec_m3 = 0
                          —— T ————————— T ——————(T)—
                          %M2a.W = 0x0      %M2c.W = 0x0      %M2e.W = 0x0

            E30100 = -1       E30105 = -1       Mag_pos1 = 0      Mag_pos2 = 0
            ——— T ——————————— T ——————————— T ——————(T)—
            %Rd10.L = 0xffffffff%Rd24.L = 0xffffffff   %M88.L = 0x0      %M8c.L = 0x0

                                            Plcrel = 78
                                            ————(T)—
                                           %V52f.B = 0x4e
```

Author:		**NUM TOOLS**	
Company:			
Project: **1040_78.mch**	**TITRE**	Date	**28-02-2018**
Module: **INIT.XLA**	**%INI (04)**	Page	**2**
Copyright by...			

06 Label: Step:

```
                                                                           (1)
  ┌──────────────────────────────────────────────────────────────────────(T)──────┐
  │                                                                           (2)
  │──────────────────────────────────────────────────────────────────────(T)──────│
  │                                                                                 │
  │       Pdl_icla                                                       Def_ser = 2
  │────────]/[───────┬──────────────────────────────────────────────────────(T)──────│
  │       %M803.0    │                                                    %M410.B = 0x2
  │                  │                                                        (3)
  │                  └───────────────────────────────────────────────────(T)──────│
```

(1)   comf(0x1, 0xe100, 0xe100, 0x609)   :   comf(1, 57600, 57600, 1545)
(2)   %M4f7.B = 0x4 ; %M4fa.B = 0x2 ; %M503.B = 0x3   :   B1_eot = 4 ; B4_stx = 2 ; B13_etx = 3
(3)   comf(%M410.B, 0x2580, 0x2580, 0x22f)   :   comf(Def_ser, 9600, 9600, 559)

07 Label: Step:

```
                                                                       %Q533b.1
  ┌──────────────────────────────────────────────────────────────────────( )──────┐
  │                                                                                 │
  │                                                                       Modulo_45     Abilitazione accesso modulo 45
  │──────────────────────────────────────────────────────────────────────( )──────│
  │                                                                       %Q453b.1
```

08 Label: Step:

Author:		NUM TOOLS		
Company:				
Project: **1040_78.mch**	**TITRE**		Date	**28-02-2018**
Module: **INIT.XLA**		**%INI (06)**	Page	**3**