



- B. 提供 14 个中断源请求，所有中断源均具有 2 个中断优先级。
- C. 具有 2 个串行通信端口，每个端口均可以同时收、发数据。
- D. 2K SRAM，最高运行主频 24MHz。

(9) 理论上，多级放大电路和组成它的各单级放大电路相比，通频带（ ）。

- A. 变宽
- B. 变窄
- C. 不变
- D. 无关联

(10) 5V 供电的情况下，使用 IAP15F2K61S2 的 AD 功能，配置 ADJ 位为 0，当 ADC\_RES 寄存器值为 30H，ADC\_RESL 寄存器值为 03H 时，AD 转换的结果应为（ ）。

- A. 0.93V
- B. 3.98V
- C. 2.02V
- D. 0.95V