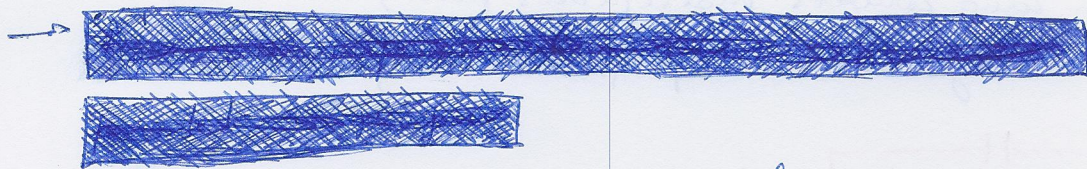


→ Observe que (para nossa infelicidade) o capacitor  $C_{gs}$  aparece agora entre os terminais drain e porta do transistor, conectando a entrada à saída. Ao contrário dos exemplos calculados na última aula, onde os capacitores apareciam conectados ao terra, formando um circuito que para ~~altas~~ <sup>baixas</sup> frequências ou em série, conectados à malha de sinal, formando um circuito para altas frequências.



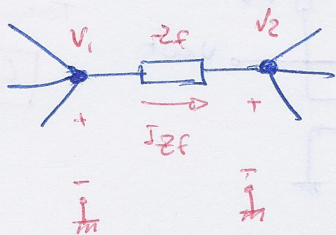
→ como calcular nesse caso o efeito do capacitor?

### \* Efeito Miller

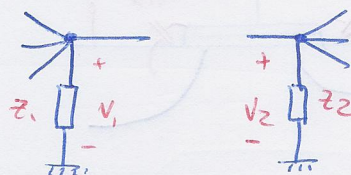
→ O efeito Miller explica o impacto da capacitância entre entrada e saída do amplificador. Essa capacitância aumenta a impedância de entrada e modifica a impedância de saída.

→ Para calcular esses efeitos procedemos da seguinte forma:

Suponha que:



①



②