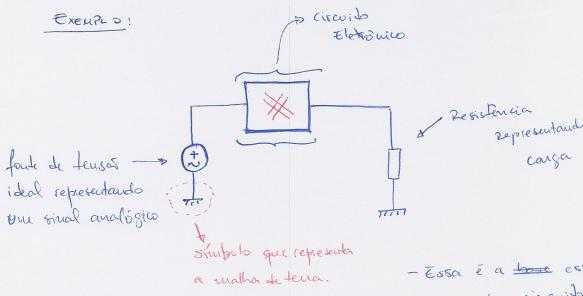
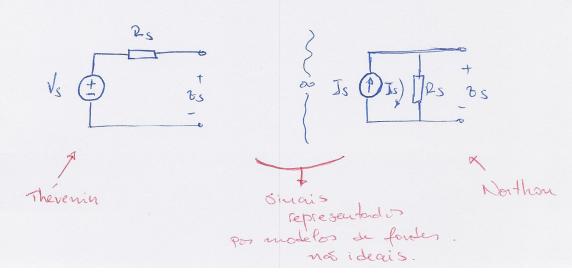
que será necessario estimular un dispositivo forçando uma corrente ou uma tensa em deferminado pardo do circuito



- Em uma estrutore "mais com pleta", estabelece-se, por exemplo, que a fonte de sinais é mas ideal, e portanto Jem impedância de sarda adiciona da à fonte de Jensas. - Essa é a torse estrotora inicial bare dos circuitos estudados em eletrônica.

Neste modelo de fondes não ideais, podemos representano o simal de entrada do circuito estudado como:



102