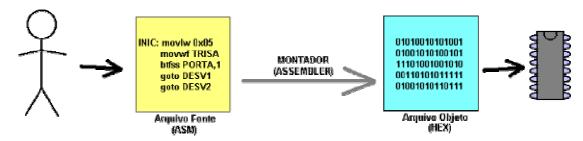
LINGUAGEM DE PROGRAMAÇÃO - ASSEMBLY - PARTE I

Assembly - o que é

"<u>Assembly</u>" significa montagem. "<u>Assembler</u>" significa montador. Montagem é o ato de transformar uma seqüência de <u>código fonte</u> (texto) em código objeto (<u>linguagem de máquina</u>), e montador é o programa que faz isso.

Observe no diagrama abaixo que o PROGRAMADOR escreve uma lista de comandos em forma de texto, onde cada linha realiza uma função específica.

No entanto, para o microcontrolador não entende estes comandos em modo texto. Eles precisam antes ser traduzidos para uma linguagem binária (linguagem de máquina), e isso é feito pelo programa montador (ASSEMBLER).



Programar diretamente em linguagem de máquina até é possível, mas é muito, mas muito mais difícil do que programar em assembly.

Usando esta linguagem e um programa montador, o programador não escreve em linguagem de máquina, e sim em uma linguagem textual, facilitando a construção dos programas. Embora fique mais fácil do que programar direto em linguagem de máquina, programar em ASSEMBLY ainda é uma das formas mais "difíceis" de programação, sendo conhecida como a linguagem de programação de "mais baixo nível".

O arquivo fonte do diagrama acima (aquela lista de comandos digitada pelo programador) é composta de instruções (mnemônicos), parâmetros, rótulos, comentários e diretivas, e após são transformados em linguagem de máquina por um programa montador.

Vamos conhecer cada um destes componentes do programa.

INSTRUÇÃO: É o nome dado a uma operação que o microcontrolador pode realizar. Por exemplo, se o microcontrolador pode realizar a soma de dois valores, dizemos que existe no mínimo uma instrução para soma. No caso do microcontrolador PIC, as instruções que realizam soma são duas, a ADDWF e a ADDLW. Você consegue descobrir que instruções estão disponíveis para programação assembly no <u>datasheet</u> do microcontrolador em questão.

MNEMÔNICO: É uma representação textual de uma instrução. As instruções são, na verdade, códigos binários, e para serem entendidos pelos programador devem ser representados na forma textual. Se os mnemônicos não fossem utilizados, teríamos que programar assembly utilizando códigos numéricos difíceis de memorizar. Desta forma, uma das instruções de adição citadas anteriormente possui o mneumônico ADDWF, e sua representação binária é 000111xxxxxxxxx onde x .

PARÂMETROS: São as informações manipuladas por uma instrução. Isso é necessário sempre que precisarmos informar à instrução quais os elementos envolvidos na operação. Por exemplo, se desejarmos somar dois valores, a instrução poderá ser ADDWF ou ADDLW, mas os valores a serem somados também deverão ser informados, sendo estes últimos os que chamamos de "parâmetros."



DIRETIVAS: São linhas que determinam como o programa montador irá trabalhar. Não geram efeito direto no código binário gerado. Por exemplo, a diretiva **LIST** p=16F877 determina qual o microcontrolador que será usado.

RÓTULOS : São nomes dados as linhas do programa, e servem para que em uma instrução de desvio possa se determinar o ponto para onde se deseja ir no programa. Os

rótulos sempre são alinhados na coluna 0 (sem espaços antes do mesmo), enquanto que as instruções devem ser escritas após uma margem (obrigatoriamente após a coluna 0).

COMENTÁRIOS: São trechos de texto escritos após um sinal de ponto e vírgula (;). São úteis para que possamos adicionar pequenos lembretes no programa, facilitando a manutenção futura. Não interferem no tamanho do programa binário gerado.

Outros termos importantes :

MONTADOR: É o programa que transforma um programa fonte assembly em um programa executável. Um exemplo é o MPASM, que faz parte do MPLAB, uma ferramenta de desenvolvimento distribuída pela MicroChip (fabricante dos microcontroladores PIC)

AS INSTRUÇÕES

Por se tratar de um microcontrolador RISC, o PIC oferece um número reduzido de instruções. No entanto, ainda podemos dividir as instruções utilizadas pela família 16 dos microcontroladores PIC em 6 grupos :

- Instruções para manipulação de bytes de memória (B)
- Instruções para manipulação de bits de memória (b)
- Desvios incondicionais (Di)
- Desvios condicionais (D)
- Instruções com valores constantes (K)
- Instruções de controle (G)

	ioti açoot	s de controle (G)			
Instrução Parâmetro Mneumôr	os	Descrição	Tipo	Ciclos	Bits de status afetados
ADDWF	f, d	Adição : W + F.	В	1	C, DC, Z
ANDWF	f, d	E binário (AND) entre W e F, bit a bit.	В	1	Z
CLRF	f	Zera todos os bits de F.	В	1	Z
CLRW		Zera todos os bits de W.	В	1	Z
COMF	f, d	Complemento de F. (bits com valores invertidos no byte)	В	1	Z
DECF	f, d	Decrementa F	В	1	Z
DECFSZ	f, d	Decrementa F e pula próxima linha se resultar zero	B,Dc	1 (2)	
INCF	f, d	Incrementa F	В	1	Z
INCFSZ	f, d	Incrementa F e pula próxima linha se resultar zero	B,Dc	1 (2)	
IORWF	f, d	OU inclusivo (OR) de W com F	В	1	Z
MOVF	f, d	Move F (geralmente usado para mover F para W)	В	1	Z
MOVWF	f	Move W para F	В	1	
NOP		Operação nula. Nada é executado.	G	1	
RLF	f, d	Rotaciona F para esquerda com Carry Flag	В	1	С
RRF	f, d	Rotaciona F para direita com Carry Flag	В	1	С
SUBWF	f, d	Subtrai W de F : (f-W)	В	1	C,DC,Z
SWAPF	f, d	Troca os nibbles de f. Ex: (0xA3, após swap fica, 0x3A)	В	1	
XORWF	f, d	Ou exclusivo (XOR) entre W e F	В	1	Z

BCF	f, b	Apaga (clear) um bit de F	b	1	
BSF	f, b	Liga (set) um bit de F	b	1	
BTFSC	f, b	Testa um bit de F, pulando se for zero	b,Dc	1 (2)	
BTFSS	f, b	Testa um bit de F, pulando se for um	b,Dc	1 (2)	
ADDLW	k	Adiciona uma constante K em W	В	1	C,DC,Z
ANDLW	k	E (and) lógico de uma constante com W	В	1	Z
CALL	k	Faz uma chamada a uma subrotina	Di	2	
CLRWDT		Limpa o Watchdog Timer (relógio do cão de guarda)	G	1	~TO, ~PD
GOTO	k	Vá para. Um desvio para um outro ponto do programa.	Di	2	
IORLW	k	Ou inclusivo (OR) de uma constante com W	В	1	Z
MOVLW	k	Move uma constante para W	В	1	
RETFIE		Retorna de uma interrupção	Di	2	
RETLW	k	Retorna de uma subrotina, movendo uma const. para W	B,Di	2	
RETURN		Retorna de uma subrotina	Di	2	
SLEEP		Vai para o modo standby	G	1	~TO, ~PD
SUBLW	k	Subtrai uma constante de W	В	1	C,DC,Z
XORLW	k	Ou exclusivo (OR) entre W e uma constante	В	1	Z

Como entender a tabela acima :

- 1ª Coluna: INSTRUÇÃO Descreve todas as instruções utilizadas pelo microcontrolador PIC16F877. As instruções geralmente possuem nomes relacionados a suas funções. Por exemplo, GOTO lembra GO TO, que em inglês significa VÁ PARA ... Já SLEEP significa DORMIR. ADDLW lembra ADD que em inglês significa adicionar.... e assim por diante.
- **2ª Coluna : PARÂMETROS** Descreve os operandos utilizados pela instrução. Nesta coluna aparecem as letras f, d, b, k.
- O **(f)** identifica que o parâmetro deve ser uma posição da memória RAM interna (**que chamaremos de registradores**). Os registradores serão explicados em breve e expressos em uma tabela.
- O **(d)** identifica um parâmetro de destino, e pode valer W ou F. W é o registrador principal, e F é qualquer outro registrador.
- O (b) é um parâmetro de identificação de um bit (0 a 7). Por exemplo, **BSF PORTD,0** onde o (b) vale 0 ativa o bit menos significativo (bit 0) do registrador PORTB. O (k) identifica que o parâmetro em questão é uma constante (rótulo ou valor fixo). Por exemplo, **MOVLW 10** onde o valor de K é 10, move a constante 10 para o registrador principal.
 - 3ª Coluna : DESCRIÇÃO Descreve a função dos operandos.
- **4ª Coluna TIPO**. Define o grupo onde a instrução se encaixa. Veja a legenda no texto acima da tabela.

5º Coluna - CICLOS - Uma instrução pode consumir 1 ou 2 ciclos de máquina. Cada ciclo de máquina, no caso dos microcontroladores PIC16F8xx, correspondem a 4 pulsos de clock. Portanto, se o cristal utilizado no microcontrolador for de 4MHz, ocorrerão 1MegaCiclos por segundo, ou seja, 1 milhão de ciclos por segundo (também usa-se 1mips - 1 milhão de instruções por segundo). Algumas instruções, portanto, demorarão 1/1000000 de segundos (1 microsegundo) para serem executadas, e outras demorarão 2/1000000 segundos (2 microsegundos). Algumas instruções (como os desvios condicionais) podem demorar 1 ou 2 ciclos, dependendo da condição avaliada pela instrução.

6ª Coluna - BITS DE STATUS AFETADOS - Inicialmente, devemos entender o que são BITS DE STATUS. De uma forma resumida, são "indicadores" existentes na memória do microcontrolador que registram informações sobre as operações realizadas (Exemplo :se a última operação resultou em zero ou não, se houve estouro no valor computado, etc...). Esta coluna visa descrever quais destes BITS DE STATUS são afetados pela instrução. Para saber mais sobre estes bits de status, procure bibliografia complementar.

Exercício: Observando o trecho de programa abaixo, e tendo em mãos a tabela a pouco descrita, procure descobrir o que cada linha significa.

volta
btfss PORTA,1
goto deslig
ligado
movlw 0x0F
movwf PORTD
goto volta
deslig
movlw 0xAA
movwf PORTD
goto volta

REGISTRADOR

É o nome utilizado para identificar uma posição de memória interna do microcontrolador. No caso do microcontrolador PIC16F877, possuímos capacidade de acesso interno a 512 bytes de memória. Cada byte (8 bits) é um registrador. Temos, portanto, 512 registradores. No entanto, alguns destes registradores são utilizados para fins específicos, estando diretamente relacionados a periféricos internos do microcontrolador (como conversores AD, entradas e saídas digitais, configuração dos periféricos, etc...), e outros destes registradores não são fisicamente implementados (são "buracos" deixados para futuras melhorias do projeto do microcontrolador).

Outros registradores são os denominados "General Purpose Registers", ou "Registradores de Uso Geral". São posições de memória livres, que podem ser utilizados para armazenamento temporário de valores (variáveis). Como são parte da memória RAM do microcontrolador, todos os dados armazenados nos registradores são voláteis, ou seja, são perdidos ao se desligar o mesmo.

Observe, na tabela que segue, os FILE REGISTERS (ou Arquivos Registradores) do PIC16F877

FIGURE 2-3: PIC16F877/876 REGISTER FILE MAP

Indirect addr. (*) OPTION_REG PCL STATUS FSR TRISA TRISB TRISC TRISD(1) TRISE(1) PCLATH INTCON PIE1 PIE2 PCON SSPCON2 PR2 SSPADD SSPSTAT	80h 81h 82h 83h 84h 85h 86h 87h 88h 89h 8Ah 8Bh 8Ch 8Dh 8Eh 90h 91h 92h 93h	Indirect addr. (*) TMR0 PCL STATUS FSR PORTB PCLATH INTCON EEDATA EEADR EEADRH	100h 101h 102h 103h 104h 105h 106h 107h 108h 109h 10Ah 10Ch 10Dh 10Eh 10Fh 110h 111h	Indirect addr. (*) OPTION_REG PCL STATUS FSR TRISB PCLATH INTCON EECON1 EECON2 Reserved(2) Reserved(2)	180h 181h 182h 183h 184h 185h 186h 187h 188h 188h 18Bh 18Ch 18Dh
PCL STATUS FSR TRISA TRISB TRISC TRISD(1) TRISE(1) PCLATH INTCON PIE1 PIE2 PCON SSPCON2 PR2 SSPADD	82h 83h 84h 85h 86h 87h 88h 89h 8Ch 8Bh 8Ch 8Dh 8Fh 90h 91h 92h	PCL STATUS FSR PORTB PCLATH INTCON EEDATA EEADR EEDATH	102h 103h 104h 105h 106h 107h 108h 109h 10Ah 10Bh 10Ch 10Dh 10Eh 10Fh 110h	PCL STATUS FSR TRISB PCLATH INTCON EECON1 EECON2 Reserved(2)	182h 183h 184h 185h 186h 187h 188h 189h 18Ah 18Bh 18Ch 18Dh
STATUS FSR TRISA TRISB TRISC TRISD(1) TRISE(1) PCLATH INTCON PIE1 PIE2 PCON SSPCON2 PR2 SSPADD	83h 84h 85h 86h 87h 88h 89h 8Ah 8Bh 8Ch 8Ch 8Fh 90h 91h 92h	PCLATH INTCON EEDATA EEADR EEDATH	103h 104h 105h 106h 107h 108h 109h 10Ah 10Bh 10Ch 10Dh 10Eh 10Fh 110h 111h	PCLATH INTCON EECON1 EECON2 Reserved(2)	183h 184h 185h 186h 187h 188h 189h 18Ah 18Bh 18Ch 18Dh
FSR TRISA TRISB TRISC TRISD(1) TRISE(1) PCLATH INTCON PIE1 PIE2 PCON SSPCON2 PR2 SSPADD	84h 85h 86h 87h 88h 89h 8Ah 8Bh 8Ch 8Eh 8Fh 90h 91h 92h	PORTB POLATH INTCON EEDATA EEADR EEDATH	104h 105h 106h 107h 108h 109h 10Ah 10Ch 10Ch 10Dh 10Eh 10Fh 110h	FSR TRISB PCLATH INTCON EECON1 EECON2 Reserved(2)	184h 185h 186h 187h 188h 18Ah 18Ah 18Bh 18Ch 18Dh
TRISA TRISB TRISC TRISC(1) TRISE(1) PCLATH INTCON PIE1 PIE2 PCON SSPCON2 PR2 SSPADD	85h 86h 87h 88h 89h 8Ah 8Bh 8Ch 8Bh 8Fh 90h 91h 92h 93h	PORTB PCLATH INTCON EEDATA EEADR EEDATH	105h 106h 107h 108h 109h 10Ah 10Ch 10Ch 10Dh 10Eh 10Fh 110h	PCLATH INTCON EECON1 EECON2 Reserved(2)	185h 186h 187h 188h 189h 18Ah 18Bh 18Ch 18Dh
TRISB TRISC TRISD(1) TRISE(1) PCLATH INTCON PIE1 PIE2 PCON SSPCON2 PR2 SSPADD	86h 87h 88h 89h 8Ah 8Bh 8Ch 8Dh 8Eh 91h 91h 92h	PCLATH INTCON EEDATA EEADR EEDATH	106h 107h 108h 109h 10Ah 10Bh 10Ch 10Dh 10Eh 10Fh 110h	PCLATH INTCON EECON1 EECON2 Reserved(2)	186h 187h 188h 189h 18Ah 18Bh 18Ch 18Dh
TRISC TRISD(1) TRISE(1) PCLATH INTCON PIE1 PIE2 PCON SSPCON2 PR2 SSPADD	87h 88h 89h 8Ah 8Bh 8Ch 8Dh 8Eh 97h 91h 92h	PCLATH INTCON EEDATA EEADR EEDATH	107h 108h 109h 10Ah 10Bh 10Ch 10Dh 10Eh 10Fh 110h	PCLATH INTCON EECON1 EECON2 Reserved(2)	187h 188h 189h 18Ah 18Bh 18Ch 18Dh
TRISD ⁽¹⁾ TRISE ⁽¹⁾ PCLATH INTCON PIE1 PIE2 PCON SSPCON2 PR2 SSPADD	88h 89h 8Ah 8Bh 8Ch 8Dh 8Eh 90h 91h 92h 93h	INTCON EEDATA EEADR EEDATH	108h 109h 10Ah 10Bh 10Ch 10Dh 10Eh 10Fh 110h	INTCON EECON1 EECON2 Reserved ⁽²⁾	188h 189h 18Ah 18Bh 18Ch 18Dh
TRISE ⁽¹⁾ PCLATH INTCON PIE1 PIE2 PCON SSPCON2 PR2 SSPADD	89h 8Ah 8Bh 8Ch 8Dh 8Eh 8Fh 90h 91h 92h 93h	INTCON EEDATA EEADR EEDATH	109h 10Ah 10Bh 10Ch 10Dh 10Eh 10Fh 110h	INTCON EECON1 EECON2 Reserved ⁽²⁾	189h 18Ah 18Bh 18Ch 18Dh 18Eh
PCLATH INTCON PIE1 PIE2 PCON SSPCON2 PR2 SSPADD	8Ah 8Bh 8Ch 8Dh 8Eh 8Fh 90h 91h 92h 93h	INTCON EEDATA EEADR EEDATH	10Ah 10Bh 10Ch 10Dh 10Eh 10Fh 110h 111h	INTCON EECON1 EECON2 Reserved ⁽²⁾	18Ah 18Bh 18Ch 18Dh 18Eh
INTCON PIE1 PIE2 PCON SSPCON2 PR2 SSPADD	8Bh 8Ch 8Dh 8Eh 8Fh 90h 91h 92h	INTCON EEDATA EEADR EEDATH	10Bh 10Ch 10Dh 10Eh 10Fh 110h	INTCON EECON1 EECON2 Reserved ⁽²⁾	18Bh 18Ch 18Dh 18Eh
PIE1 PIE2 PCON SSPCON2 PR2 SSPADD	8Ch 8Dh 8Eh 8Fh 90h 91h 92h 93h	EEDATA EEADR EEDATH	10Ch 10Dh 10Eh 10Fh 110h 111h	EECON1 EECON2 Reserved ⁽²⁾	18Ch 18Dh 18Eh
PIE2 PCON SSPCON2 PR2 SSPADD	8Dh 8Eh 8Fh 90h 91h 92h 93h	EEADR EEDATH	10Dh 10Eh 10Fh 110h 111h	EECON2 Reserved ⁽²⁾	18Dh 18Eh
SSPCON2 PR2 SSPADD	8Eh 8Fh 90h 91h 92h 93h	EEDATH	10Eh 10Fh 110h 111h	Reserved ⁽²⁾	18Eh
SSPCON2 PR2 SSPADD	8Eh 8Fh 90h 91h 92h 93h		10Fh 110h 111h		
PR2 SSPADD	90h 91h 92h 93h		110h 111h	Reserved ⁽²⁾	18Fh
PR2 SSPADD	91h 92h 93h		111h		
PR2 SSPADD	92h 93h				190h
SSPADD	93h		1		191h
	93h		112h		192h
SSPSTAT	94h		113h		193h
			114h		194h
	95h		115h		195h
	96h		116h		196h
	97h	General	117h	General	197h
TXSTA	98h	Purpose Register	118h	Purpose Register	198h
SPBRG	99h	16 Bytes	119h	16 Bytes	199h
	9Ah		11Ah		19Ał
	9Bh		11Bh		19Bł
	9Ch		11Ch		19Ch
	9Dh		11Dh		19Dł
ADRESL	9Eh		11Eh		19Eh
ADCON1			11Fh		19Fh
10000000000000000000000000000000000000	A0h		120h		1A0h
General Purpose Register 80 Bytes	FFh	General Purpose Register 80 Bytes	16Fh	General Purpose Register 80 Bytes	1EFh
accesses 70h-7Fh	F0h	accesses 70h-7Fh	170h	accesses 70h - 7Fh	1F0h
Bank 1	e CEH	Bank 2	a trett	Bank 3	aTI
	General Purpose Register 80 Bytes accesses 70h-7Fh	ADRESL 9Eh ADCON1 9Fh A0h General Purpose Register 80 Bytes accesses 70h-7Fh Bank 1	9Dh ADRESL 9Eh ADCON1 9Fh A0h General Purpose Register 80 Bytes EFh F0h accesses 70h-7Fh Bank 1 Bank 2 General Purpose Register 80 Bytes EFh F0h Bank 2	9Dh ADRESL 9Eh 9Dh 11Dh 11Eh 11Fh 11Fh 120h General Purpose Register 80 Bytes EFh accesses 70h-7Fh Bank 1 9Eh 11Eh 12h 11Eh 120h 16Fh 170h 17Fh 17Fh 17Fh 17Fh	9Dh ADRESL 9Eh ADCON1 9Fh A0h General Purpose Register 80 Bytes Toh-7Fh Bank 1 Bank 1 Bank 2 11Dh 11Eh 11Eh 11Eh 11Eh 120h General Purpose Register 80 Bytes 16Fh 170h 17Fh Bank 2 Bank 3 11Dh 11Eh 11Eh 11Eh 11Fh 11Fh 11Fh 11Fh 11F

(Tabela retirada do datasheet do microcontrolador PIC16F877)

Considerações importantes sobre os registradores :

- 1. Estão divididos em BANCOS DE MEMÓRIA. Na programação em assembly, precisamos selecionar o banco de memória antes de acessar um determinado registrador. Isso pode ser feito através do registrador STATUS (que aparece em todos os bancos de memória). Nele existem 2 bits que permitem definir qual o banco de memória que está ativo (paginação).
- 2. Alguns registradores são de uso geral, liberados para uso com variáveis. Ex : registradores 20h a 7Fh do BANK 0.
- 3. Registradores como o STATUS e o OPTION_REG são utilizados para configuração de características do MC, como mudança de banco de memória, velocidade de incremento de temporizadores, etc... Recomenda-se um aprofundamento maior, através da bibliografia sugerida.
- 4. Para uma boa programação assembly, o conhecimento sobre estes registradores é indispensável.

OS REGISTRADORES QUE MAIS UTILIZAREMOS NESTA FASE DO CURSO SÃO :

PORTA, PORTB, PORTC, PORTD e PORTE = Registradores que representam o estado dos pinos do PIC. Por exemplo, se você desejar acionar o pino RC3 do microcontrolador, deverá ligar o bit 3 do registrador PORTC. Obs: Nem todos os bits dos registradores citados possuem representação física. Ex: PORTE, bit 4.

STATUS: este registrador possui 2 bits que servem para definir o BANCO DE MEMÓRIA (VEJA TABELA ACIMA) que será usado nas próximas operações. Também possui informações referentes a sinalizadores de erro, estouro de memória, etc...

TRISA, TRISB, TRISC, TRISD, TRISE = Serve para definir se um determinado PINO será de entrada ou saída. Isso é importante, pois é desta forma que o PIC irá saber se você quer LER sinal de um pino (que flutuará conforme tensão de entrada) ou se quer ENVIAR um sinal para este pino (mantendo assim o nível de tensão desejado).

ADCON1 = Serve para configurar o conversor AD (ligar ou desligar, especificar o padrão de conersão, etc.)

Exercícios:

; FEVEREIRO DE 2003

1 - Aponte as instruções, os registradores, parâmetros, rótulos, comentários e diretivas encontrados no programa abaixo.
 ; AUTOR : DANIEL CORTELETTI

```
; CENTRO TECNOLÓGICO DE MECATRONICA SENAI
       LIST
               p=16F877
   #include "P16F877.INC"
    _config _CP_OFF & _PWRTE_OFF & _WDT_OFF & _XT_OSC
VAR1
       equ
               20
VAR2
       equ
                21
VAR3
       equ
                22
CONT
               23
       equ
                0
       org
       goto
               inicio
inicio
       bcf
               STATUS, RPO
               STATUS, RP1
       bcf
       clrf
               PORTA
       bsf
               STATUS, RPO
               0 \times 06
       movlw
               ADCON1
       movwf
               0xff
       movlw
       movwf
               TRISA
       movlw 0x00
```

```
movwf
                TRISD
        bcf
                STATUS, RPO
comeco movlw 0x01
        movwf PORTD
        movlw 0x07
        movwf CONT
voltal call tempo rlf PORTD,f
        decfsz CONT,f
               volta1
        goto
        movlw 0x07
        movwf CONT
volta2 call tempo rrf PORTD,f
        decfsz CONT,f
        goto volta2
goto comeco
tempo
        movlw 0x03
        movwf
                VAR1
temp1
        movlw
                0x3F
        movwf VAR2
        movlw 0xFF
movwf VAR3
temp2
        decfsz VAR3,F
        goto
                $-1
        decfsz VAR2,F
        goto
                temp2
        decfsz VAR1,F
        goto
                temp1
        return
2 - Para que serve o registrador TRISD?
3 - Para que serve o registrador PORTD?
```

- 4 Que instruções deveria ser executadas pra que o pino RD5 fosse acionado?
- 5 A memória do microcontrolador PIC é segmentada em quantos bancos ?
- 7 Que tipo de programa você vai precisar para programar em assembly ? () Um editor de textos como o WORD () Um editor de imagens como o PAINT () Um montador como o MPLAB () Um navegador como o INTERNET EXPLORER () Uma planilha eletrônica como o Excel
- 8 Ao escrever um programa assembly, é possível se realizar anotações (trechos de texto) no meio do programa. Como isso é possível ? Isso aumenta o tamanho do programa binário (arquivo HEX) gerado?