

Nombre:**DNI:****Grupo:**

Sobre 10, cada respuesta vale 2 si es correcta, 0 si está en blanco o claramente tachada, y -2/3 si es errónea.
Anotar las respuestas (**a**, **b**, **c** o **d**) en la siguiente tabla.

1	2	3	4	5
d	a	b	d	c

1. Por x86-64 se entiende la misma arquitectura de repertorio (ISA) que...

- a. x86
- b. IA-32
- c. IA-64
- d. AMD64

Ver Tema2.1, tr.11

2. En la arquitectura IA-32 cada posición de memoria es de tamaño...

- a. 8bits (un byte)
- b. 16bits (por compatibilidad con el primer 8086)
- c. 32bits (el ancho de palabra, el mismo tamaño que los registros)
- d. La arquitectura IA-32 no fija un ancho de memoria, varía según el modelo del procesador

Ver Tema2.1, tr.15

3. La función que realiza el comando `gcc -c p1.s` se denomina...

- a. Compilar
- b. Ensamblar
- c. Enlazar
- d. Linkar

Ver Práct2 Fig.1/Tema2.1 tr.16

4. La arquitectura IA-32 contempla realizar operaciones con datos enteros de tamaño...

- a. 8bits
- b. 16bits
- c. 32bits
- d. Todas las respuestas anteriores son correctas

Ver Tema2.1 tr.18

5. En la arquitectura IA-32...

- a. Hay 32 registros de tamaño 32bits, no de otros tamaños
- b. Hay 8 registros de tamaño 8bits, 16 registros de tamaño 16bits y 32 registros de tamaño 32bits
- c. Hay 8 registros de cada tamaño: 8, 16, 32bits
- d. Cada registro tiene una versión de 32bits (E_X), de 16bits (_X) y de 8 bits (_H, _L)

Ver Tema2.1 tr.26