

Nombre:**DNI:****Grupo:**

Sobre 10, cada respuesta vale 2 si es correcta, 0 si está en blanco o claramente tachada, y -2/3 si es errónea.
Anotar las respuestas (**a, b, c o d**) en la siguiente tabla.

1	2	3	4	5
c	d	a	b	c

1. Si %edx contiene 0xf000 y %ecx contiene 0x0100, el direccionamiento 0x80(%ecx,%edx,2) se refiere a la posición...
 - a. 0xf182
 - b. 0xf280
 - c. 0x1e180 Tema2.2, tr.5
 - d. Ninguna de las respuestas anteriores es correcta
2. ¿Cuál de las siguientes secuencias de instrucciones multiplica %eax por 10?
 - a. leal(%eax,%eax,4), %eax
sall \$2, %eax sería \$1
 - b. imull \$0x10, %eax sería \$10
 - c. addl %eax, %eax
shll \$5, %eax sería imull
 - d. Varias o ninguna de las respuestas anteriores son correctas, no se puede marcar una y sólo una Tema2.2, tr.6,8
3. ¿Qué combinación de flags aritmético-lógicos corresponde al código de condición b (below)?
 - a. CF Tema2.2, tr.23
 - b. OF
 - c. CF xor OF
 - d. OF xor SF
4. Para traducir una asignación condicional (a=b?c:d;) de lenguaje C a lenguaje ensamblador, gcc puede que utilice...
 - a. Un salto condicional, según la condición expresada en el código C sería opuesta
 - b. Un salto condicional, según la condición opuesta a la del código C, y otro salto incondicional Tema2.2, tr.28-32
 - c. Una instrucción de movimiento condicional, pero sólo si la distribución Linux es de 64bits o con -march=i686
 - d. Una instrucción de movimiento condicional, pero sólo si el procesador es de 64bits o Pentium Pro...
5. Para traducir una construcción “do-while” de lenguaje C a lenguaje ensamblador, gcc utiliza generalmente, además del código correspondiente al cálculo de la condición...
 - a. un salto condicional
 - b. un salto condicional y otro incondicional
 - c. una etiqueta y un salto condicional Tema2.2, tr.38-40
 - d. una etiqueta, un salto condicional y otro incondicional