

# Informe de Prácticas

## Sesión 1

Computación de Altas Prestaciones

Máster en Ingeniería Informática



Universidad de Oviedo

*Autor:*

*Rubén Martínez Ginzo, UO282651@uniovi.es*

Abril 2025

# Índice

<b>1. Introducción</b>	<b>4</b>
1.1. Desarrollo . . . . .	4
1.2. Benchmarking . . . . .	4
<b>2. Sección 1</b>	<b>5</b>

## Índice de figuras

## Índice de tablas

## 1. Introducción

En esta sesión de prácticas de laboratorio se evalúan distintos esquemas de acceso a memoria en la multiplicación de matrices. Concretamente, se estudia el rendimiento de la multiplicación de matrices utilizando tres estrategias diferentes:

- *Row-Major order*
- *Col-Major order*
- *Z-Order*

El objetivo principal es determinar cuál de estas estrategias es más eficiente en términos de tiempo de ejecución y uso de memoria.

### 1.1. Desarrollo

Para llevar a cabo esta práctica,

### 1.2. Benchmarking

## 2. Sección 1