

Makefile

- [Makefile](#)
 - [voorbeeld 1](#)
 - [voorbeeld 2](#)

voorbeeld 1

```
.PHONY: all clean

all: true false
true: true.c booleans.h
    gcc -o true true.c
false: false.c booleans.h
    gcc -o false false.c
clean:
    rm -vf true false
```

voorbeeld 2

```
sources := $(wildcard *.c)
objects := $(patsubst %.c,%.o,$(sources))
executables := true false

CC := gcc
CFLAGS := -Wall -O

.PHONY: all clean mrproper

all: $(executables)

%: %.o
    $(CC) $(CFLAGS) -o $@ $<

%.o: %.c booleans.h
    $(CC) $(CFLAGS) -c $<

clean:
    rm -vf $(objects)

mrproper: clean
    rm -vf $(executables)
```