```
3:
                             %4 = alloca ptr, align 8
                              %5 = alloca i64, align 8
                              %6 = alloca i64, align 8
                              %7 = alloca i32, align 4
                              store ptr %0, ptr %4, align 8
                              store i64 %1, ptr %5, align 8
                              store i64 %2, ptr %6, align 8
                              %8 = load i64, ptr %5, align 8
                              %9 = icmp sgt i64 %8, 214748
                              br i1 %9, label %10, label %16
                                    Т
         10:
                                               16:
         %11 = load i64, ptr %5, align 8
                                               %17 = load i64, ptr %5, align 8
                                                %18 = mul nsw i64 10000, %17
          %12 = load i64, ptr %6, align 8
                                                %19 = load i64, ptr %6, align 8
%20 = sdiv i64 %18, %19
          %13 = sdiv i64 %12, 10000
          %14 = sdiv i64 %11, %13
          %15 = trunc i64 %14 to i32
                                                %21 = trunc i64 %20 to i32
          store i32 %15, ptr %7, align 4
                                                 store i32 %21, ptr %7, align 4
          br label %22
                                                 br label %22
                            22:
                            %23 = load i32, ptr %7, align 4
                             %24 = icmp slt i32 %23, 0
                             br i1 %24, label %25, label %30
                                                      F
                                   Т
%26 = load ptr, ptr %4, align 8
 %27 = call i32 @putc(i32 noundef 45, ptr noundef %26)
%28 = load i32, ptr %7, align 4
 %29 = sub nsw i32 0, %28
 store i32 %29, ptr %7, align 4
 br label %30
        30:
        %31 = load ptr, ptr %4, align 8
         %32 = load i32, ptr %7, align 4
         %33 = sdiv i32 %32, 100
         %34 = load i32, ptr %7, align 4
%35 = srem i32 %34, 100
         %36 = call i32 (ptr, ptr, ...) @fprintf(ptr noundef %31, ptr noundef
         ... @.str.27, i32 noundef %33, i32 noundef %35)
         ret void
```

25:

CFG for 'prratio' function