```
2:
   %3 = alloca i32, align 4
    %4 = alloca ptr, align 8
    %5 = alloca ptr, align 8
    store ptr %0, ptr %4, align 8
    store ptr %1, ptr %5, align 8
    %6 = load ptr, ptr %4, align 8
    %7 = load i8, ptr %6, align 1
    %8 = sext i8 %7 to i64
    %9 = getelementptr inbounds [26 x i32], ptr @auGlobalFrequency, i64 0, i64 %8
    %10 = load i32, ptr %9, align 4
    %11 = load ptr, ptr %5, align 8
    %12 = load i8, ptr %11, align 1
    %13 = sext i8 %12 to i64
    %14 = getelementptr inbounds [26 x i32], ptr @auGlobalFrequency, i64 0, i64
    ... %13
    %15 = load i32, ptr %14, align 4
    %16 = icmp ult i32 %10, %15
    br i1 %16, label %17, label %18, !prof !36
                                 18:
                                 %19 = load ptr, ptr %4, align 8
                                  %20 = load i8, ptr %19, align 1
                                  %21 = sext i8 %20 to i64
                                  %22 = getelementptr inbounds [26 x i32], ptr @auGlobalFrequency, i64 0, i64
                                  ... %21
                                  %23 = load i32, ptr %22, align 4
17:
                                  %24 = load ptr, ptr %5, align 8
store i32 -1, ptr %3, align 4
                                  %25 = load i8, ptr %24, align 1
 br label %50
                                  %26 = sext i8 %25 to i64
                                  %27 = getelementptr inbounds [26 x i32], ptr @auGlobalFrequency, i64 0, i64
                                 ... %26
                                  %28 = load i32, ptr %27, align 4
                                  %29 = icmp ugt i32 %23, %28
                                  br i1 %29, label %30, label %31, !prof !37
                                                                      31:
                                                                      %32 = load ptr, ptr %4, align 8
                                                                       %33 = load i8, ptr %32, align 1
                                                                       %34 = sext i8 %33 to i32
                                    30:
                                                                       %35 = load ptr, ptr %5, align 8
                                    store i32 1, ptr %3, align 4
                                                                       %36 = load i8, ptr %35, align 1
                                     br label %50
                                                                       %37 = sext i8 %36 to i32
                                                                       %38 = icmp slt i32 %34, %37
                                                                       br i1 %38, label %39, label %40, !prof !38
                                                                                        40:
                                                                                       %41 = load ptr, ptr %4, align 8
                                                                                        %42 = load i8, ptr %41, align 1
                                                                                        %43 = sext i8 %42 to i32
                                                      39:
                                                                                         %44 = load ptr, ptr %5, align 8
                                                      store i32 -1, ptr %3, align 4
                                                                                        %45 = load i8, ptr %44, align 1
                                                       br label %50
                                                                                         %46 = sext i8 %45 to i32
                                                                                        %47 = icmp sgt i32 %43, %46
                                                                                         br i1 %47, label %48, label %49
                                                                                              Т
                                                                                                  49:
                                                                  48:
                                                                                                  store i32 0, ptr %3, align 4
                                                                 store i32 1, ptr %3, align 4
                                                                                                   br label %50
                                                                  br label %50
                                             50:
                                             %51 = load i32, ptr %3, align 4
                                              ret i32 %51
                                              CFG for 'CompareFrequency' function
```