```
1:
    %2 = alloca i64, align 8
     %3 = alloca ptr, align 8
     %4 = alloca i64, align 8
     %5 = alloca i64, align 8
     store i64 %0, ptr %2, align 8
     %6 = load i64, ptr %2, align 8
     %7 = getelementptr inbounds i64, ptr @htab, i64 %6
     store ptr %7, ptr %3, align 8
     store_i64 -1, ptr %5, align 8
     %8 = load i64, ptr %2, align 8
     %9 = sub nsw i64 %8, 16
     store i64 %9, ptr %4, align 8
     br label %10
    10:
    %11 = load i64, ptr %5, align 8
     %12 = load ptr, ptr %3, align 8
     %13 = getelementptr inbounds i64, ptr %12, i64 -16
     store i64 %11, ptr %13, align 8
     %14 = load i64, ptr %5, align 8
     %15 = load ptr, ptr %3, align 8
     %16 = getelementptr inbounds i64, ptr %15, i64 -15
     store i64 %14, ptr %16, align 8
     %17 = load i64, ptr %5, align 8
     %18 = load ptr, ptr %3, align 8
     %19 = getelementptr inbounds i64, ptr %18, i64 -14
     store i64 %17, ptr %19, align 8
     %20 = load i64, ptr %5, align 8
     %21 = load ptr, ptr %3, align 8
     %22 = getelementptr inbounds i64, ptr %21, i64 -13
     store i64 %20, ptr %22, align 8
     %23 = load i64, ptr %5, align 8
     %24 = load ptr, ptr %3, align 8
     %25 = getelementptr inbounds i64, ptr %24, i64 -12
     store i64 %23, ptr %25, align 8
     %26 = load i64, ptr %5, align 8
     %27 = load ptr, ptr %3, align 8
     %28 = getelementptr inbounds i64, ptr %27, i64 -11
     store i64 %26, ptr %28, align 8
     %29 = load i64, ptr %5, align 8
     %30 = load ptr, ptr %3, align 8
     %31 = getelementptr inbounds i64, ptr %30, i64 -10
     store i64 %29, ptr %31, align 8
     %32 = load i64, ptr %5, align 8
     %33 = load ptr, ptr %3, align 8
     %34 = getelementptr inbounds i64, ptr %33, i64 -9
     store i64 %32, ptr %34, align 8
     %35 = load i64, ptr %5, align 8
     %36 = load ptr, ptr %3, align 8
     %37 = getelementptr inbounds i64, ptr %36, i64 -8
     store i64 %35, ptr %37, align 8
     %38 = load i64, ptr %5, align 8
     %39 = load ptr, ptr %3, align 8
     %40 = getelementptr inbounds i64, ptr %39, i64 -7
     store i64 %38, ptr %40, align 8
     %41 = load i64, ptr %5, align 8
     %42 = load ptr, ptr %3, align 8
     %43 = getelementptr inbounds i64, ptr %42, i64 -6
     store i64 %41, ptr %43, align 8
     %44 = load i64, ptr %5, align 8
     %45 = load ptr, ptr %3, align 8
     %46 = getelementptr inbounds i64, ptr %45, i64 -5
     store i64 %44, ptr %46, align 8
     %47 = load i64, ptr %5, align 8
     %48 = load ptr, ptr %3, align 8
     %49 = getelementptr inbounds i64, ptr %48, i64 -4
     store i64 %47, ptr %49, align 8
     %50 = load i64, ptr %5, align 8
     %51 = load ptr, ptr %3, align 8
     %52 = getelementptr inbounds i64, ptr %51, i64 -3
     store i64 %50, ptr %52, align 8
     %53 = load i64, ptr %5, align 8
     %54 = load ptr, ptr %3, align 8
     %55 = getelementptr inbounds i64, ptr %54, i64 -2
     store i64 %53, ptr %55, align 8
     %56 = load i64, ptr %5, align 8
     %57 = load ptr, ptr %3, align 8
     %58 = getelementptr inbounds i64, ptr %57, i64 -1
     store i64 %56, ptr %58, align 8
     %59 = load ptr, ptr %3, align 8
     %60 = getelementptr inbounds i64, ptr %59, i64 -16
     store ptr %60, ptr %3, align 8
     br label %61
        61:
        %62 = load i64, ptr %4, align 8
         %63 = sub nsw i64 %62, 16
         store i64 %63, ptr %4, align 8
         %64 = icmp sge i64 %63, 0
         br i1 %64, label %10, label %65, !prof !36, !llvm.loop !37
                                      65:
                                      %66 = load i64, ptr %4, align 8
                                       %67 = add nsw i64 %66, 16
                                       store i64 %67, ptr %4, align 8
                                       br label %68
                                68:
                                %69 = load i64, ptr %4, align 8
                                 %70 = icmp sgt i64 %69, 0
                                 br i1 %70, label %71, label %78, !prof !39
                                                                 F
                                          Т
71:
%72 = load i64, ptr %5, align 8
%73 = load ptr, ptr %3, align 8
                                                             78:
%74 = getelementptr inbounds i64, ptr %73, i32 -1
                                                             ret void
 store ptr %74, ptr %3, align 8
 store i64 %72, ptr %74, align 8
 br label %75
                        75:
                        %76 = load i64, ptr %4, align 8
                         %77 = add nsw i64 %76, -1
                         store i64 %77, ptr %4, align 8
```

br label %68, !llvm.loop !40

CFG for 'cl hash' function