```
%6 = alloca i32, align 4
                                                                                                                                   %7 = alloca ptr, align 8
                                                                                                                                   %8 = alloca i64, align 8
                                                                                                                                   %9 = alloca i32, align 4
                                                                                                                                   %10 = alloca i32, align 4
                                                                                                                                   %11 = alloca ptr, align 8
                                                                                                                                   store ptr %0, ptr %7, align 8
                                                                                                                                   store i64 %1, ptr %8, align 8
                                                                                                                                   store i32 %2, ptr %9, align 4
                                                                                                                                   store i32 %3, ptr %10, align 4
                                                                                                                                   store ptr %4, ptr %11, align 8
                                                                                                                                   br label %12
                                                                                                                            12:
                                                                                                                            %13 = load i32, ptr %9, align 4
                                                                                                                             %14 = sext i32 %13 to i64
                                                                                                                             %15 = load ptr, ptr %7, align 8
                                                                                                                             %16 = load i64, ptr %15, align 8
                                                                                                                             %17 = sub nsw i64 %16, %14
                                                                                                                             store i64 %17, ptr %15, align 8
                                                                                                                             %18 = icmp slt i64 %17, 0
                                                                                                                             br i1 %18, label %19, label %25, !prof !36
                                                                                                19:
                                                                                                %20 = load i32, ptr %10, align 4
                                                                                                 %21 = sext i32 %20 to i64
                                                                                                 %22 = load ptr, ptr %7, align 8
                                                                                                 %23 = load i64, ptr %22, align 8
                                                                                                 %24 = add nsw i64 %23, %21
                                                                                                 store i64 %24, ptr %22, align 8
                                                                                                 br label %25
                                                                    25:
                                                                    %26 = load ptr, ptr %7, align 8
                                                                     %27 = load i64, ptr %26, align 8
                                                                     %28 = getelementptr inbounds [69001 x i64], ptr @htab, i64 0, i64 %27
                                                                     %29 = load i64, ptr %28, align 8
                                                                     %30 = load i64, ptr %8, align 8
                                                                     %31 = icmp eq i64 %29, %30
                                                                     br i1 %31, label %32, label %39, !prof !37
                                                                                                                         F
32:
                                                                             39:
%33 = load ptr, ptr %7, align 8
                                                                             %40 = load ptr, ptr %7, align 8
%34 = load i64, ptr %33, align 8
                                                                              %41 = load i64, ptr %40, align 8
%35 = getelementptr inbounds [69001 x i16], ptr @codetab, i64 0, i64 %34
                                                                              %42 = getelementptr inbounds [69001 x i64], ptr @htab, i64 0, i64 %41
%36 = load i16, ptr %35, align 2
                                                                              %43 = load i64, ptr %42, align 8
%37 = zext i16 %36 to i64
                                                                              %44 = icmp sgt i64 %43, 0
%38 = load ptr, ptr %11, align 8
                                                                              br i1 %44, label %45, label %46, !prof !38
store i64 %37, ptr %38, align 8
store i32 1, ptr %6, align 4
 br label %47
                                                                                 46:
                                                                                                                     45:
                                                                                 store i32 0, ptr %6, align 4
                                                                                                                     br label %12
                                                                                  br label %47
                                                               47:
                                                               %48 = load i32, ptr %6, align 4
                                                                ret i32 %48
                                                                       CFG for 'scott_hack' function
```