

```
0:
%pgocount3 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main.2, i32 0, i32 2), align 8
%1 = add i64 %pgocount3, 1
store i64 %1, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main.2,
... i32 0, i32 2), align 8
%pgocount = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main, i32 0, i32 2), align 8
%2 = add i64 %pgocount, 1
store i64 %2, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main, i32
... 0, i32 2), align 8
%3 = alloca i32, align 4
%4 = alloca [10 x i32], align 16
%5 = alloca [10 x i32], align 16
%6 = alloca i32, align 4
%7 = alloca i32, align 4
store i32 0, ptr %3, align 4
call void @llvm.memcpy.p0.p0.i64(ptr align 16 %4, ptr align 16
... @__const.main.A, i64 40, i1 false)
call void @llvm.memset.p0.i64(ptr align 16 %5, i8 0, i64 40, i1 false)
store i32 0, ptr %7, align 4
store i32 0, ptr %6, align 4
%temp = alloca i32, align 4
%8 = load i32, ptr %7, align 4
store i32 %8, ptr %temp, align 4
br label %9
```

```
9:
%10 = load i32, ptr %6, align 4
%11 = icmp slt i32 %10, 10
br i1 %11, label %12, label %42, !prof !36
```

| | |
|---|---|
| T | F |
|---|---|

```
12:
%13 = load i32, ptr %7, align 4
%14 = sext i32 %13 to i64
%15 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %14
%16 = load i32, ptr %15, align 4
%17 = mul nsw i32 %16, 13
%18 = add nsw i32 %17, 4
%19 = load i32, ptr %6, align 4
%20 = add nsw i32 %18, %19
%21 = load i32, ptr %6, align 4
%22 = sext i32 %21 to i64
%23 = getelementptr inbounds [10 x i32], ptr %5, i64 0, i64 %22
store i32 %20, ptr %23, align 4
%24 = load i32, ptr %6, align 4
%25 = srem i32 %24, 8
%26 = icmp eq i32 %25, 0
br i1 %26, label %27, label %31, !prof !37
```

| | |
|---|---|
| T | F |
|---|---|

```
42:
ret i32 0
```

```
27:
%pgocount4 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main.2, i32 0, i32 1), align 8
%28 = add i64 %pgocount4, 1
store i64 %28, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main.2,
... i32 0, i32 1), align 8
%pgocount1 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main, i32 0, i32 1), align 8
%29 = add i64 %pgocount1, 1
store i64 %29, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main, i32
... 0, i32 1), align 8
%30 = load i32, ptr %6, align 4
store i32 %30, ptr %7, align 4
br label %31
```

```
31:
%32 = load i32, ptr %6, align 4
%33 = sext i32 %32 to i64
%34 = getelementptr inbounds [10 x i32], ptr %5, i64 0, i64 %33
%35 = load i32, ptr %34, align 4
%36 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %35)
br label %37
```

```
37:
%pgocount5 = load i64, ptr @__profc_main.2, align 8
%38 = add i64 %pgocount5, 1
store i64 %38, ptr @__profc_main.2, align 8
%pgocount2 = load i64, ptr @__profc_main, align 8
%39 = add i64 %pgocount2, 1
store i64 %39, ptr @__profc_main, align 8
%40 = load i32, ptr %6, align 4
%41 = add nsw i32 %40, 1
store i32 %41, ptr %6, align 4
br label %9, !llvm.loop !38
```

CFG for 'main' function