```
%pgocount3 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
                                                                                                   ... @_profc_main.2, i32 0, i32 2), align 8
                                                                                                   %1 = add i64 %pgocount3, 1
                                                                                                    store i64 %1, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main.2,
                                                                                                   ... i32 0, i32 2), align 8
                                                                                                   %pgocount = load i64, ptr getelementptr inbounds ([3 \times i64], ptr
                                                                                                   ...@__profc_main, i32 0, i32 2), align 8
                                                                                                    %2 = add i64 %pgocount, 1
                                                                                                   store i64 %2, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main, i32
                                                                                                   ... 0, i32 2), align 8
                                                                                                    %3 = alloca i32, align 4
                                                                                                   %4 = alloca [10 \times i32], align 16
                                                                                                    %5 = alloca [10 \times i32], align 16
                                                                                                    %6 = alloca i32, align 4
                                                                                                    %7 = alloca i32, align 4
                                                                                                    store i32 0, ptr %3, align 4
                                                                                                    call void @llvm.memcpy.p0.p0.i64(ptr align 16 %4, ptr align 16
                                                                                                   ... @__const.main.A, i64 40, i1 false)
                                                                                                    call void @llvm.memset.p0.i64(ptr align 16 %5, i8 0, i64 40, i1 false)
                                                                                                    store i32 0, ptr %7, align 4
                                                                                                    store i32 0, ptr %6, align 4
                                                                                                    br label %8
                                                                                                                    %9 = load i32, ptr %6, align 4
                                                                                                                    %10 = icmp slt i32 %9, 10
                                                                                                                     br i1 %10, label %11, label %43, !prof !36
                                                                                                        40.91%
                                                                                                                                                     9.09%
                                                           11:
                                                           %12 = load i32, ptr %7, align 4
                                                            %13 = sext i32 %12 to i64
                                                            %14 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %13
                                                            %15 = load i32, ptr %14, align 4
                                                            %16 = mul nsw i32 %15, 23
                                                            %17 = load i32, ptr %6, align 4
                                                            %18 = add nsw i32 %16, %17
                                                                                                                                                43:
                                                            %19 = load i32, ptr %6, align 4
                                                                                                                                                ret i32 0
                                                            %20 = sext i32 %19 to i64
                                                            %21 = getelementptr inbounds [10 x i32], ptr %5, i64 0, i64 %20
                                                            store i32 %18, ptr %21, align 4
                                                            %22 = load i32, ptr %6, align 4
                                                            %23 = srem i32 %22, 8
                                                            %24 = icmp eq i32 %23, 0
                                                            br i1 %24, label %25, label %29, !prof !37
                                                                                                            F
                                                 20.00%
                                                                                                            80.00%
%pgocount4 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @ profc main.2, i32 0, i32 1), align 8
                                                                                  %pgocount5 = load i64, ptr @ profc main.2, align 8
%26 = add i\overline{6}4 %pgocount4, 1
                                                                                   %30 = add i64 %pgocount5, 1
store i64 %26, ptr getelementptr inbounds ([3 x i64], ptr @ profc main.2,
                                                                                   store i64 %30, ptr @__profc_main.2, align 8
... i32 0, i32 1), align 8
                                                                                   %pgocount2 = load i64, ptr @__profc_main, align 8
%pgocount1 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
                                                                                   %31 = add i64 %pgocount2, 1
...@_profc_main, i32 0, i32 1), align 8
                                                                                   store i64 %31, ptr @__profc_main, align 8
 %27 = add i\overline{6}4 %pgocount1, 1
                                                                                   %32 = load i32, ptr \%6, align 4
store i64 %27, ptr getelementptr inbounds ([3 x i64], ptr @ profc main, i32
                                                                                   %33 = add nsw i32 %32, 1
... 0, i32 1), align 8
                                                                                    store i32 %33, ptr %7, align 4
 %28 = load i32, ptr %6, align 4
                                                                                   br label %34
 store i32 %28, ptr %7, align 4
 br label %34
                                                               34:
                                                               %35 = load i32, ptr %6, align 4
                                                                %36 = sext i32 %35 to i64
                                                                %37 = getelementptr inbounds [10 x i32], ptr %5, i64 0, i64 %36
                                                                %38 = load i32, ptr %37, align 4
                                                                %39 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %38)
                                                                br label %40
                                                                                                       40:
                                                                                                       %41 = load i32, ptr %6, align 4
                                                                                                        %42 = add nsw i32 %41, 1
                                                                                                        store i32 %42, ptr %6, align 4
                                                                                                        br label %8, !llvm.loop !38
```

25: