

```
0:
%pgocount = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main, i32 0, i32 2), align 8
%1 = add i64 %pgocount, 1
store i64 %1, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main, i32
... 0, i32 2), align 8
%2 = alloca i32, align 4
%3 = alloca [10 x i32], align 16
%4 = alloca [10 x i32], align 16
%5 = alloca i32, align 4
%6 = alloca i32, align 4
store i32 0, ptr %2, align 4
call void @llvm.memcpy.p0.p0.i64(ptr align 16 %3, ptr align 16
... @__const.main.A, i64 40, i1 false)
call void @llvm.memset.p0.i64(ptr align 16 %4, i8 0, i64 40, i1 false)
store i32 0, ptr %6, align 4
store i32 0, ptr %5, align 4
br label %7
```

```
7:
%8 = load i32, ptr %5, align 4
%9 = icmp slt i32 %8, 10
br i1 %9, label %10, label %36, !prof !36
```

T	F
---	---

```
10:
%11 = load i32, ptr %6, align 4
%12 = sext i32 %11 to i64
%13 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %12
%14 = load i32, ptr %13, align 4
%15 = mul nsw i32 %14, 11
%16 = load i32, ptr %5, align 4
%17 = add nsw i32 %15, %16
%18 = load i32, ptr %5, align 4
%19 = sext i32 %18 to i64
%20 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %19
store i32 %17, ptr %20, align 4
%21 = load i32, ptr %5, align 4
%22 = icmp slt i32 %21, 8
br i1 %22, label %23, label %26, !prof !37
```

T	F
---	---

```
36:
ret i32 0
```

```
23:
%pgocount1 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main, i32 0, i32 1), align 8
%24 = add i64 %pgocount1, 1
store i64 %24, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main, i32
... 0, i32 1), align 8
%25 = load i32, ptr %5, align 4
store i32 %25, ptr %6, align 4
br label %26
```

```
26:
%27 = load i32, ptr %5, align 4
%28 = sext i32 %27 to i64
%29 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %28
%30 = load i32, ptr %29, align 4
%31 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %30)
br label %32
```

```
32:
%pgocount2 = load i64, ptr @__profc_main, align 8
%33 = add i64 %pgocount2, 1
store i64 %33, ptr @__profc_main, align 8
%34 = load i32, ptr %5, align 4
%35 = add nsw i32 %34, 1
store i32 %35, ptr %5, align 4
br label %7, !llvm.loop !38
```

CFG for 'main' function