

```
0:
%pgocount3 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main.2, i32 0, i32 2), align 8
%1 = add i64 %pgocount3, 1
store i64 %1, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main.2,
... i32 0, i32 2), align 8
%pgocount = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main, i32 0, i32 2), align 8
%2 = add i64 %pgocount, 1
store i64 %2, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main, i32
... 0, i32 2), align 8
%3 = alloca i32, align 4
%4 = alloca [10 x i32], align 16
%5 = alloca [10 x i32], align 16
%6 = alloca i32, align 4
%7 = alloca i32, align 4
store i32 0, ptr %3, align 4
call void @llvm.memcpy.p0.p0.i64(ptr align 16 %4, ptr align 16
... @__const.main.A, i64 40, i1 false)
call void @llvm.memset.p0.i64(ptr align 16 %5, i8 0, i64 40, i1 false)
store i32 0, ptr %7, align 4
store i32 0, ptr %6, align 4
%newreg_load_src = alloca i32, align 4
%8 = load i32, ptr %7, align 4
store i32 %8, ptr %newreg_load_src, align 4
%newreg_load_src1 = alloca i32, align 4
%9 = load i32, ptr %7, align 4
store i32 %9, ptr %newreg_load_src1, align 4
br label %10
```

```
10:
%11 = load i32, ptr %6, align 4
%12 = icmp slt i32 %11, 10
br i1 %12, label %13, label %53, !prof !36
```

T	F
---	---

```
13:
%newreg_load_dst = load i32, ptr %newreg_load_src, align 4
%14 = sext i32 %newreg_load_dst to i64
%15 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %14
%16 = load i32, ptr %15, align 4
%17 = mul nsw i32 %16, 23
%18 = load i32, ptr %6, align 4
%19 = add nsw i32 %17, %18
%20 = load i32, ptr %6, align 4
%21 = sext i32 %20 to i64
%22 = getelementptr inbounds [10 x i32], ptr %5, i64 0, i64 %21
store i32 %19, ptr %22, align 4
%23 = load i32, ptr %6, align 4
%24 = sext i32 %23 to i64
%25 = getelementptr inbounds [10 x i32], ptr %5, i64 0, i64 %24
%26 = load i32, ptr %25, align 4
%newreg_load_dst2 = load i32, ptr %newreg_load_src1, align 4
%27 = sext i32 %newreg_load_dst2 to i64
%28 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %27
%29 = load i32, ptr %28, align 4
%30 = add nsw i32 %26, %29
%31 = add nsw i32 %30, 7
%32 = load i32, ptr %6, align 4
%33 = sext i32 %32 to i64
%34 = getelementptr inbounds [10 x i32], ptr %5, i64 0, i64 %33
store i32 %31, ptr %34, align 4
%35 = load i32, ptr %6, align 4
%36 = srem i32 %35, 8
%37 = icmp eq i32 %36, 0
br i1 %37, label %38, label %42, !prof !37
```

T	F
---	---

```
53:
ret i32 0
```

```
38:
%pgocount4 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main.2, i32 0, i32 1), align 8
%39 = add i64 %pgocount4, 1
store i64 %39, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main.2,
... i32 0, i32 1), align 8
%pgocount1 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main, i32 0, i32 1), align 8
%40 = add i64 %pgocount1, 1
store i64 %40, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main, i32
... 0, i32 1), align 8
%41 = load i32, ptr %6, align 4
store i32 %41, ptr %newreg_load_src, align 4
br label %42
```

```
42:
%43 = load i32, ptr %6, align 4
%44 = sext i32 %43 to i64
%45 = getelementptr inbounds [10 x i32], ptr %5, i64 0, i64 %44
%46 = load i32, ptr %45, align 4
%47 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %46)
br label %48
```

```
48:
%pgocount5 = load i64, ptr @__profc_main.2, align 8
%49 = add i64 %pgocount5, 1
store i64 %49, ptr @__profc_main.2, align 8
%pgocount2 = load i64, ptr @__profc_main, align 8
%50 = add i64 %pgocount2, 1
store i64 %50, ptr @__profc_main, align 8
%51 = load i32, ptr %6, align 4
%52 = add nsw i32 %51, 1
store i32 %52, ptr %6, align 4
br label %10, !llvm.loop !38
```

CFG for 'main' function