

0:

```
%pgocount4 = load i64, ptr getelementptr inbounds ([4 x i64], ptr
... @_profc_main.2, i32 0, i32 3), align 8
%1 = add i64 %pgocount4, 1
store i64 %1, ptr getelementptr inbounds ([4 x i64], ptr @_profc_main.2,
... i32 0, i32 3), align 8
%pgocount = load i64, ptr getelementptr inbounds ([4 x i64], ptr
... @_profc_main, i32 0, i32 3), align 8
%2 = add i64 %pgocount, 1
store i64 %2, ptr getelementptr inbounds ([4 x i64], ptr @_profc_main, i32
... 0, i32 3), align 8
%3 = alloca i32, align 4
%4 = alloca [10 x i32], align 16
%5 = alloca [10 x i32], align 16
%6 = alloca i32, align 4
%7 = alloca i32, align 4
store i32 0, ptr %3, align 4
call void @llvm.memcpy.p0.p0.i64(ptr align 16 %4, ptr align 16
... @__const.main.A, i64 40, i1 false)
call void @llvm.memset.p0.i64(ptr align 16 %5, i8 0, i64 40, i1 false)
store i32 0, ptr %7, align 4
store i32 0, ptr %6, align 4
%newreg_load_src = alloca i32, align 4
%8 = load i32, ptr %7, align 4
store i32 %8, ptr %newreg_load_src, align 4
br label %9
```

9:

```
%10 = load i32, ptr %6, align 4
%11 = icmp slt i32 %10, 10
br i1 %11, label %12, label %51, !prof !36
```

T

F

12:

```
%newreg_load_dst = load i32, ptr %newreg_load_src, align 4
%13 = sext i32 %newreg_load_dst to i64
%14 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %13
%15 = load i32, ptr %14, align 4
%16 = mul nsw i32 %15, 3
%17 = mul nsw i32 %16, 5
%18 = load i32, ptr %6, align 4
%19 = add nsw i32 %17, %18
%20 = load i32, ptr %6, align 4
%21 = sext i32 %20 to i64
%22 = getelementptr inbounds [10 x i32], ptr %5, i64 0, i64 %21
store i32 %19, ptr %22, align 4
%23 = load i32, ptr %6, align 4
%24 = srem i32 %23, 7
%25 = icmp eq i32 %24, 0
br i1 %25, label %26, label %40, !prof !37
```

T

F

51:

```
ret i32 0
```

26:

```
%27 = load i32, ptr %6, align 4
%28 = srem i32 %27, 2
%29 = icmp eq i32 %28, 0
br i1 %29, label %30, label %34, !prof !38
```

T

F

30:

```
%pgocount5 = load i64, ptr getelementptr inbounds ([4 x i64], ptr
... @_profc_main.2, i32 0, i32 1), align 8
%31 = add i64 %pgocount5, 1
store i64 %31, ptr getelementptr inbounds ([4 x i64], ptr @_profc_main.2,
... i32 0, i32 1), align 8
%pgocount1 = load i64, ptr getelementptr inbounds ([4 x i64], ptr
... @_profc_main, i32 0, i32 2), align 8
%32 = add i64 %pgocount1, 1
store i64 %32, ptr getelementptr inbounds ([4 x i64], ptr @_profc_main, i32
... 0, i32 2), align 8
%33 = load i32, ptr %6, align 4
store i32 %33, ptr %newreg_load_src, align 4
br label %39
```

34:

```
%pgocount6 = load i64, ptr getelementptr inbounds ([4 x i64], ptr
... @_profc_main.2, i32 0, i32 2), align 8
%35 = add i64 %pgocount6, 1
store i64 %35, ptr getelementptr inbounds ([4 x i64], ptr @_profc_main.2,
... i32 0, i32 2), align 8
%pgocount2 = load i64, ptr getelementptr inbounds ([4 x i64], ptr
... @_profc_main, i32 0, i32 1), align 8
%36 = add i64 %pgocount2, 1
store i64 %36, ptr getelementptr inbounds ([4 x i64], ptr @_profc_main, i32
... 0, i32 1), align 8
%37 = load i32, ptr %6, align 4
%38 = add nsw i32 %37, 1
store i32 %38, ptr %newreg_load_src, align 4
br label %39
```

39:

```
br label %40
```

40:

```
%41 = load i32, ptr %6, align 4
%42 = sext i32 %41 to i64
%43 = getelementptr inbounds [10 x i32], ptr %5, i64 0, i64 %42
%44 = load i32, ptr %43, align 4
%45 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %44)
br label %46
```

46:

```
%pgocount7 = load i64, ptr @_profc_main.2, align 8
%47 = add i64 %pgocount7, 1
store i64 %47, ptr @_profc_main.2, align 8
%pgocount3 = load i64, ptr @_profc_main, align 8
%48 = add i64 %pgocount3, 1
store i64 %48, ptr @_profc_main, align 8
%49 = load i32, ptr %6, align 4
%50 = add nsw i32 %49, 1
store i32 %50, ptr %6, align 4
br label %9, !llvm.loop !39
```

CFG for 'main' function