个人信息



姓名: 马精格

手机号码: 18215563673

电子邮箱: 1018901830@qq.com

现居住城市:成都

毕业时间: 2018-06-06

学校名称:西南民族大学

专业: 电子与通信工程

学历:硕士研究生

专业技能

1. 了解数字前端图像传感器芯片的设计和验证流程

- 2. 熟练使用 verilog 语法进行 rtl 的 coding
- 3. 熟练使用 spyglass 编译, 进行代码 lint 检查
- 4. 熟练使用 vim 编辑器, 熟悉 linux 操作, perl/shell 脚本, 熟悉 system verilog/c/c++
- 5. 熟练使用常用 SVA 语法检测 rtl 时序和功能实现的 check
- 7. 熟悉相关 EDA 验证工具 VCS, 能搭建简单的 OVM 环境
- 6. 熟练使用 microsoft office excel 办公软件, 和 microsoft viso 画图软件
- 7. 英语四级, 具有阅读英语和日语技术文档的能力
- 8. 运用 cadence 软件进行原理图、 PCB 6 层板绘制
- 9. 熟悉使用 quartus, vivado 等软件进行 fpga 板机调试

实习经历

2016年07月07日-2017年10月1日 | 成都索成易半导体有限公司 | 全职职位类别:数字前端验证工程师

工作描述:

1. 根据功能要求,设计 RTL 并完成子模块的验证,包括制作日语文档(设计式样书,验证式样书,验证结果报告书),根据客户发的式样要求,进行 rtl coding,然后用 spyglass 工具进行 Lint 检测,制定验证策略,确定验证方针,搭建验证环境,验证结果确认!2. 在项目中本人单独负责子模块的设计与验证,了解项目需求后,用 verilog 语言描述代码,进行语法检测没有问题后,搭建子模块的验证环境,完善 drive、interface、transaction、cmodel 各个组件,单体环境调试完成后,根据验证方针展开验证,本项目中利用断言和覆盖率的辅助手段进行完备性的验证。最终能实现 cmodel 与 rtl 输出数据的比对正确并且覆盖率 100%,断言全部触发并正确。验证过程中通过波形编辑器verdi 观察配合进行 debug。

项目经验(1年2个月工作经验)

项目名称: coms 图像传感器芯片中遮光领域中数据补正的处理

项目职责:单独负责子模块设计验证

项目简述:该模块中,主要用到的算法是把一个物理画素点的前后的两个画素点遵循某种算法判断该画素点是否为坏点,如果是坏点,则需要安装前后两画素的平均值进行补正,如果不是则直接输出。该模块可以减少遮光领域的画素值造成的误差。使 clmp 值 更准确,画质更清晰。

项目名称: 画像中各物理领域切的动作处理

项目职责:单独负责子模块设计验证

项目简述:该模块中,首先要了解 H, V 方向的领域划分。然后根据式样要求切除不要的领域,使最终出力画素只剩下想留下的像素。肉眼能看到的像素只是不遮光,有效像素的部分,但一副完整的图像是包括很多领域,用来调整像素值,使画质清晰的领域。该模块就是用来控制各个领域的出力情况。

项目名称:测试画像 pattern 的生成项目职责:单独负责子模块设计验证

项目简述:测试 pattern 的生成其就是为了测试画像用的,电视转播的时候会出现彩色条纹,其彩色条纹就是为了测试 pattern。本模块的主要功能就是生成各种形状的条纹。

教育经历

2011 年 09 月 06 日-2015 年 06 月 03 日 | 西南民族大学 | 本科生 2015 年 09 月 06 日-2018 年 06 月 03 日 | 西南民族大学 | 研究生 专业: 电子与通信工程

本科专业课程:数字电路、模拟电路、电路分析、数字信号处理、DSP 技术、EDA 技术与 VHDL、信息论与纠错编码、信号与系统、通信原理、移动通信、网络系统工程、计算机网络

硕士专业课程: UNIX/LINUX 环境高级编程、可编程逻辑器件原理与应用、DSP 技术应用、面向对象程序设计、数据库原理与应用

年级排名:前5%

2011年04月05日-2014年04月04日 | 团委 | 部长

曾多次得到过校级院级奖学金,并多次获得优秀班干部,优秀大学生,先进个人的称号 是否学生干部:是

自我评价

自我评价:我最大的特点就是自主学习能力比较强,适应力强,责任心和团队合作意识非常强,而且非常愿意以虚心的态度向别人请教,向别人学习,我始终相信没有做不到的事情,只有做不到事情的人,我可能不是最优秀的那个,但我想成为优秀的人,我可能不是技术最好的那个,但我有想把它学好的决心,希望公司给我个能施展自己的机会