1. 让应届生10~15分钟**介绍项目**，10~15分钟内是否介绍清楚，能清楚有条理有结构层次的介绍之前的项目。

2. 根据项目情况，问一些项目中可能遇到的**深入一些的问题**，或周边模块或上下游或**异常处理**等

3. 考察一些**ASIC设计基础**，比如异步、fifo、亚稳态之类的ASIC设计基础

4. 其他根据简历一些能力抽查

**专业技术 学习能力 敏捷度**

FIFO深度及设计问题

低功耗设计

格雷码转换

静态时序分析

localparam、parameter和define的区别

一段式、两段式、三段式状态机

跨时钟域同步方法

流水线设计Pipeline

设计的速度和面积优化

Linux 基础

脚本语言