

Git Repositories

> FirstConfig [BTE_implementation]

Branches

Tags

References

Remotes

Working Tree - D:\usr\Task_02\h

.git

.settings

Debug

Implementation

include

ldscripts

src

TestData

TestEnv_Stub

BTE

Bte.h

BteCallContext.c

BteCallContext.h

BteCfg.h

BteCheck.c

BteCheck.h

BteEvent.c

BteEvent.h

BteEventList.c

BteEventList.h

BteLog.c

BteLog.h

BteLogList.c

BteLogList.h

BteReport.c

BteReport.h

BteTestHandler.c

BteTestHandler.h

BteTiming.c

BteTiming.h

Compiler.h

Compiler_Cfg.h

ComStack_Types.h

Dem.h

Det.h

EcuM.h

MemMap.h

Platform_Types.h

Rte_Type.h

SchM_Mip.h

Std_Types.h

TscAppl.c

TscAppl.h

TscDem.c

TscDem.h

TscDet.c

TscDet.h

TscEcuM.c

TscEcuM.h

BteCfg.h

TscTest.c

Compare TscTest.c Current and Index

C Compare

Translation Unit

TC_Samir

C Compare Viewer

Local: TscTest.c

Index: TscTest.c (editable)

Properties

History

Synchronize

Git Staging

Git Reflog

Search

> FirstConfig [BTE_implementation]

Unstaged Changes (1)

> TscTest.c - src/TestEnv_Stub

Staged Changes (0)

Commit Message

Author: visres <SamirAlexis.ReveloCordoba@vector.com>

Committer: visres <SamirAlexis.ReveloCordoba@vector.com>

464 BteTestCase_SetState(BTETESTCASE_INIT);

465 //BteTestCase_SetData(TC_ID, "TCASE-1");

466 BteTestCase_SetData_ID(1);

467 // BteTestCase_SetState(BTETESTCASE_STARTTESTCASE);

468 // BteTestCase_SetState(BTETESTCASE_STARTTESTLOG);

469 BteTestCase_SetState(BTETESTCASE_PREPARE);

470 TscDet_EventListMask_EnableAll();

471 TscDet_EventLogMask_DisableAll();

472 TscAppl_EventMask_EnableAll();

473

474 BteTestCase_SetState(BTETESTCASE_EXECUTE);

475 BteLog_Debug("DebugMessage");

476 BteOk("Ok message");

477 BteWait(100);

478 BteError("MyError");

479 TscAppl_Mip_GetVersionInfo(((Std_VersionInfoType *)0));

480 TscAppl_Mip_GetVersionInfo(&ptr);

481 BteAssert_EQ(ptr.moduleID, 52428, "My Text");

482 BteTestCase_SetState(BTETESTCASE_STOP);

483

484 #if defined LATER

485

486 //BteTestSequence_Begin("TCASE-2");

487 BteTestSequence_BeginID(2);

488

489 TscDet_EventListMask_EnableAll();

490 TscDet_EventLogMask_DisableAll();

491 TscAppl_EventMask_EnableAll();

492 BteLog_Debug("DebugMessage");

493 BteOk("Ok message");

494 BteWait(100);

495 BteError("MyError");

496 TscAppl_Mip_GetVersionInfo(((Std_VersionInfoType *)0));

497 TscAppl_Mip_GetVersionInfo(&ptr);

498 BteAssert_EQ(ptr.moduleID, 52428, "My Text");

499 BteTestSequence_End();

500 #endif

501 }

502

503 /*****

504 Name: TscTest_TestPlan

505

506

507

508

509

510

511

512

513

514

515

516

517

518

519

520

521

522

523

524

525

526

527

528

529

530

531

532

533

534

535

536

537

538

539

540

541

542

543

544

545

546

547

548

549

550

551

552

553

554

555

556

557

558

559

560

561

562

563

564

565

566

567

568

569

570

571

572

573

574

575

576

577

578

579

580

581

582

583

584

585

586

587

588

589

590

591

592

593

594

595

596

597

598

599

600

601

602

603

604

605

606

607

608

609

610

611

612

613

614

615

616

617

618

619

620

621

622

623

624

625

626

627

628

629

630

631

632

633

634

635

636

637

638

639

640

641

642

643

644

645

646

647

648

649

650

651

652

653

654

655

656

657

658

659

660

661

662

663

664

665

666

667

668

669

670

671

672

673

674

675

676

677

678

679

680

681

682

683

684

685

686

687

688

689

690

691

692

693

694

695

696

697

698

699

700

701

702

703

704

705

706

707

708

709

710

711

712

713

714

715

716

717

718

719

720

721

722

723

724

725

726

727

728

729

730

731

732

733

734

735

736

737

738

739

740

741

742

743

744

745

746

747

748

749

750

751

752

753

754

755

756

757

758

759

760

761

762

763

764

765

766

767

768

769

770

771

772

773

774

775

776

777

778

779

780

781

782

783

784

785

786

787

788

789

790

791

792

793

794

795

796

797

798

799

800

801

802

803

804

805

806

807

808

809

810

811

812

813

814

815

816

817

818

819

820

821

822

823

824

825

826

827

828

829

830

831

832

833

834

835

836

837

838

839

840

841

842

843

844

845

846

847

848

849

850

851

852

853

854

855

856

857

858

859

860

861

862

863

864

865

866

867

868

869

870

871

872

873

874

875

876

877

878

879

880

881

882

883

884

885

886

887

888

889

890

891

892

893

894

895

896

897

898

899

900

901

902

903

904

905

906

907

908

909

910

911

912

913

914

915

916

917

918

919

920

921

922

923

924

925

926

927

928

929

930

931

932

933

934

935

936

937

938

939

940

941

942

943

944

945

946

947

948

949

950

951

952

953

954

955

956

957

958

959

960

961

962

963

964

965

966

967

968

969

970

971

972

973

974

975

976

977

978

979

980

981

982

983

984

985

986

987

988

989

990

991

992

993

994

995

996

997

998

999

1000

464 BteTestCase_SetState(BTETESTCASE_INIT);

465 //BteTestCase_SetData(TC_ID, "TCASE-1");

466 BteTestCase_SetData_ID(1);

467 BteTestCase_SetState(BTETESTCASE_STARTTESTCASE);

468 BteTestCase_SetState(BTETESTCASE_STARTTESTLOG);

469

470 TscDet_EventListMask_EnableAll();

471 TscDet_EventLogMask_DisableAll();

472 TscAppl_EventMask_EnableAll();

473 BteLog_Debug("DebugMessage");

474 BteOk("Ok message");

475 BteWait(100);

476 BteError("MyError");

477 TscAppl_Mip_GetVersionInfo(((Std_VersionInfoType *)0));

478 TscAppl_Mip_GetVersionInfo(&ptr);

479 BteAssert_EQ(ptr.moduleID, 52428, "My Text");

480 BteTestCase_SetState(BTETESTCASE_STOP);

481

482 #if defined LATER

483

484 //BteTestSequence_Begin("TCASE-2");

485 BteTestSequence_BeginID(2);

486

487 TscDet_EventListMask_EnableAll();

488 TscDet_EventLogMask_DisableAll();

489 TscAppl_EventMask_EnableAll();

490 BteLog_Debug("DebugMessage");

491 BteOk("Ok message");

492 BteWait(100);

493 BteError("MyError");

494 TscAppl_Mip_GetVersionInfo(((Std_VersionInfoType *)0));

495 TscAppl_Mip_GetVersionInfo(&ptr);

496 BteAssert_EQ(ptr.moduleID, 52428, "My Text");

497 BteTestSequence_End();

498 #endif

499 }

500

501 /*****

502 Name: TscTest_TestPlan

503 Parameter:

504 Return value:

505

506

507

508

509

510

511

512

513

514

515

516

517

518

519

520

521

522

523

524

525

526

527

528

529

530

531

532

533

534

535

536

537

538

539

540

541

542

543

544

545

546

547

548

549

550

551

552

553

554

555

556

557

558

559

560

561

562

563

564

565

566

567

568

569

570

571

572

573

574

575

576

577

578

579

580

581

582

583

584

585

586

587

588

589

590

591

592

593

594

595

596

597

598

599

600

601

602

603

604

605

606

607

608

609

610

611

612

613

614

615

616

617

618

619

620

621

622

623

624

625

626

627

628

629

630

631

632

633

634

635

636

637

638

639

640

641

642

643

644

645

646

647

648

649

650

651

652

653

654

655

656

657

658

659

660

661

662

663

664

665

666

667

668

669

670

671

672

673

674

675

676

677

678

679

680

681

682

683

684

685

686

687

688

689

690

691

692

693

694

695

696

697

698

699

700

701

702

703

704

705

706

707

708

709

710

711

712

713

714

715

716

717

718

719

720

721

722

723

724

725

726

727

728

729

730

731

732

733

734

735

736

737

738

739

740

741

742

743

744

745

746

747

748

749

750

751

752

753

754

755

756

757

758

759

760

761

762

763

764

765

766

767

768

769

770

771

772

773

774

775

776

777

778

779

780

781

782

783

784

785

786

787

788

789

790

791

792

793

794

795

796

797

798

799

800

801

802

803

804

805

806

807

808

809

810

811

812

813

814

815

816

817

818

819

820

821

822

823

824

825

826

827

828

829

830

831

832

833

834

835

836

837

838

839

840

841

842

843

844

845

846

847

848

849

850

851

852

853

854

855

856

857

858

859

860

861

862

863

864

865

866

867

868

869

870

871

872

873

874

875

876

877

878

879

880

881

882

883

884

885

886

887

888

889

890

891

892

893

894

895

896

897

898

899

900

901

902

903

904

905

906

907

908

909

910

911

912

913

914

915

916

917

918

919

920

921

922

923

924

925

926

927

928

929

930

931

932

933

934

935

936

937

938

939

940

941

942

943

944

945

946

947

948

949

950

951

952

953

954

955

956

957

958

959

960

961

962

963

964

965

966

967

968

969

970

971

972

973

974

975

976

977

978

979

980

981

982

983

984

985

986

987

988

989

990

991

992

993

994

995

996

997

998

999

1000

Left: 467 : 1, Right: 484 : 29, no diff

105M of 2375M