

# DCP3362 Computer Organization Lab01

\* Name: 石育璋 ID: A073708 Email: stoneonetwo1203@gmail.com

## 1 Architecture diagrams

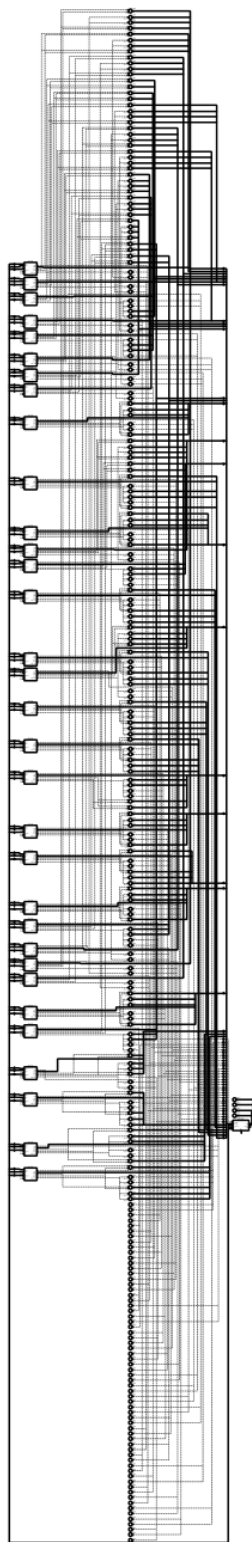


Fig. 1. alu 模擬圖

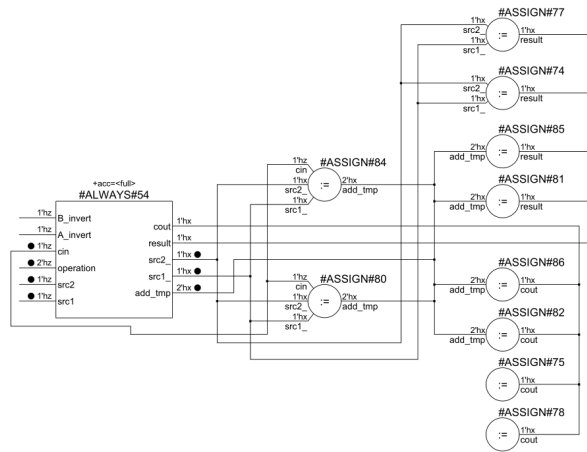


Fig. 2. alu\_top 模擬圖

## 2 Hardware module analysis

## 3 Experiment result

實驗透過助教提供的 Test Bench 與 ModelSim 進行模擬測試，表1為輸入的測試數據表格，分別對 6 種不同的運算測驗，模擬出來得到的結果在表2中，最終結果正確無偏差。

Tab. 1. 實驗數據

operation	OP code	src1	src2
AND	0000	ffff0000	0000ffff
OR	0001	3113c398	088e4954
ADD	0010	ffffff	00000001
SUB	0110	7eda5023	2ec36ae5
SLT	0111	ffffff	00000001
NOR	1100	00000000	00000000

Tab. 2. 實驗結果

Result	ZCV
00000000	100
399fcbdc	000
00000000	110
5016e53e	010
00000001	000
ffffff	000

## 4 Problems you met and solutions

在寫 LAB 時，主要有遇到以下幾個問題：

- 1.

## 5 Summary