

Die Umwandlung von Quelltext in Maschinensprache

Silas Groh, Mik Müller 17. Mai 2023

Carl-Fuhlrott-Gymnasium

- Wir schreiben Programme in speziellen Sprachen
- Vorteile eines hohen Abstraktionsgrades



Erweiterbarkeit



Erweiterbarkeit



Plattformunabhängigkeit



Erweiterbarkeit



Plattformunabhängigkeit



Geschwindigkeit

Zentrales Problem

```
fn main() {
    foo(2);
}

fn foo(n: int) {
    let mut m = 3;
    exit(n + m);
}
```





- Programme sollten einfach zu schreiben sein
- Die Ausführung sollte jedoch auch einfach sein
- \Rightarrow Zentrales Problem unserer Arbeit

Methoden zur Programmausführung

- Verschiedene Vorgehensweisen
- Unterscheidung zwischen Interpretern und Compilern

```
fn main() {
foo(2);
}

fn foo(n: int) {
let mut m = 3;
exit(n + m);
}
```



Exit code: 5

- Python, Javascript, PHP, usw.
- Direktes Ausführen des Syntaxbaums
- \Rightarrow Kein zusätzlicher Prozess notwendig

Compiler

```
fn main() {
    foo(2);
}

fn foo(n: int) {
    let mut m = 3;
    exit(n + m);
}
```



- Rust, C, Go, usw.
- · Umwandlung in ein anderes Format
- Muss vor der Ausführung stattfinden
- ⇒ Zusätzlicher Prozess

Vorgehensweise |

- Entwicklung einer eigenen Programmiersprache
- Jeder hat jeweils einen Interpreter und zwei Compiler entwickelt

Die Programmiersprache "rush"

Fakten über rush



- ca. vier Monate intensive Entwicklung
- 816 Git Commits
- 17548 Zeilen Programmtext in Git Commit "dbcbfa8"

Projektstruktur

| Komponente | Zeilen Programmtext |
|--------------------------|---------------------|
| Lexer / Parser | 2737 |
| Analyzer | 2392 |
| Tree-walking Interpreter | 578 |
| VM Compiler / Runtime | 1288 |
| WebAssembly Compiler | 1641 |
| LLVM Compiler | 1450 |
| C Transpiler | 1185 |
| RISC-V Compiler | 2234 |
| x64 Compiler | 2773 |

Projektstruktur

| Komponente | Zeilen Programmtext |
|--------------------------|---------------------|
| Lexer / Parser | 2737 |
| Analyzer | 2392 |
| Tree-walking Interpreter | 578 |
| VM Compiler / Runtime | 1288 |
| WebAssembly Compiler | 1641 |
| LLVM Compiler | 1450 |
| C Transpiler | 1185 |
| RISC-V Compiler | 2234 |
| x64 Compiler | 2773 |

| Bezeichnung | Beispiel |
|------------------|------------------------------|
| Schleife | loop { } |
| "while"-Schleife | while x < 5 { } |
| "for"-Schleife | for i = 0; i < 5; i += 1 { } |

| Bezeichnung | Beispiel |
|------------------|------------------------------|
| Schleife | loop { } |
| "while"-Schleife | while x < 5 { } |
| "for"-Schleife | for i = 0; i < 5; i += 1 { } |
| "if"-Verzweigung | if true { } else { } |

| Bezeichnung | Beispiel |
|---------------------|------------------------------|
| Schleife | loop { } |
| "while"-Schleife | while x < 5 { } |
| "for"-Schleife | for i = 0; i < 5; i += 1 { } |
| "if"-Verzweigung | if true { } else { } |
| Funktionsdefinition | fn foo(n: int) { } |

| Bezeichnung | Beispiel |
|---------------------|------------------------------|
| Schleife | loop { } |
| "while"-Schleife | while x < 5 { } |
| "for"-Schleife | for i = 0; i < 5; i += 1 { } |
| "if"-Verzweigung | if true { } else { } |
| Funktionsdefinition | fn foo(n: int) { } |
| Variablendefinition | let mut answer = 42 |

| Bezeichnung | Beispiel |
|---------------------|------------------------------|
| Schleife | loop { } |
| "while"-Schleife | while x < 5 { } |
| "for"-Schleife | for i = 0; i < 5; i += 1 { } |
| "if"-Verzweigung | if true { } else { } |
| Funktionsdefinition | fn foo(n: int) { } |
| Variablendefinition | let mut answer = 42 |
| Infix-Ausdruck | 1 + n; 5 ** 2 |
| Präfix-Ausdruck | !false; -n |

| Bezeichnung | Beispiel |
|---------------------|------------------------------|
| Schleife | loop { } |
| "while"-Schleife | while x < 5 { } |
| "for"-Schleife | for i = 0; i < 5; i += 1 { } |
| "if"-Verzweigung | if true { } else { } |
| Funktionsdefinition | fn foo(n: int) { } |
| Variablendefinition | let mut answer = 42 |
| Infix-Ausdruck | 1 + n; 5 ** 2 |
| Präfix-Ausdruck | !false; -n |
| Pointer | let b = &a *b |

| Bezeichnung | Beispiel |
|---------------------|-------------------------------|
| Schleife | loop { } |
| "while"-Schleife | while x < 5 { } |
| "for"-Schleife | for i = 0; i < 5; i += 1 { } |
| "if"-Verzweigung | if true { } else { } |
| Funktionsdefinition | <pre>fn foo(n: int) { }</pre> |
| Variablendefinition | let mut answer = 42 |
| Infix-Ausdruck | 1 + n; 5 ** 2 |
| Präfix-Ausdruck | !false; -n |
| Pointer | let b = &a *b |
| Typumwandlung | 42 as float |

| Bezeichnung | Instanziierung einer Variable |
|-------------|-------------------------------|
| "int" | let a: int = 0; |
| "float" | let b: float = 3.14; |

| Bezeichnung | Instanziierung einer Variable |
|-------------|-------------------------------|
| "int" | let a: int = 0; |
| "float" | let b: float = 3.14; |
| "bool" | let c: bool = true; |

| Bezeichnung | Instanziierung einer Variable |
|-------------|-------------------------------|
| "int" | let a: int = 0; |
| "float" | let b: float = 3.14; |
| "bool" | let c: bool = true; |
| "char" | let d: char = 'a'; |

| Bezeichnung | Instanziierung einer Variable |
|------------------|-------------------------------|
| "int" | let a: int = 0; |
| "float" | let b: float = 3.14; |
| "bool" | let c: bool = true; |
| "char" | let d: char = 'a'; |
| "()" oder "Unit" | let e: () = main(); |
| "!" oder "Never" | let f = exit(42); |

Berechnung von Fibonaccizahlen in rush

```
1  fn main() {
2    exit(fib(10));
3  }
5  fn fib(n: int) -> int {
6    if n < 2 {
7         n
8    } else {
9        fib(n - 2) + fib(n - 1)
10    }
11 }</pre>
```



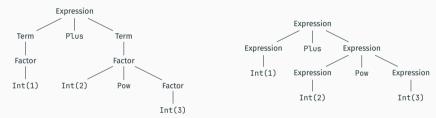
Etappen der Übersetzung: Lexikalische und syntaktische Analyse



Lexikalische und syntaktische Analyse

- Gruppieren des Programmtextes in Tokens
- Analyse der Syntax des Programms
- Erzeugung eines abstrakten Syntaxbaums
- Festlegen der formalen Regeln in Form einer Grammatik

Abstrakter Syntaxbaum



Zwei verschiedene Syntaxbäume für "1+2**3"



Etappen der Übersetzung: Semantische Analyse



Semantische Analyse und Semantikregeln

- Validiert die semantischen Eigenschaften
- Meistens: Definition in einer natürlichen Sprache

Anforderungen an die semantische Analyse (für rush)

• Unterscheidung zwischen validen und invaliden Programmen

Anforderungen an die semantische Analyse (für rush)

- Unterscheidung zwischen validen und invaliden Programmen
- Hilfreiche Warnungen und Informationen

Anforderungen an die semantische Analyse (für rush)

- Unterscheidung zwischen validen und invaliden Programmen
- Hilfreiche Warnungen und Informationen
- Hinzufügen von Typinformationen zu dem Syntaxbaum

Anforderungen an die semantische Analyse (für rush)

- Unterscheidung zwischen validen und invaliden Programmen
- Hilfreiche Warnungen und Informationen
- · Hinzufügen von Typinformationen zu dem Syntaxbaum
- Triviale Optimierungen der Programmstruktur

Beispiel 1: Typkonflikt

```
fn main() {
let num = 3.1415;
num + 1;
}
```

```
Fehlerausgabe
```

TypeError at incompatible_types.rush:3:5

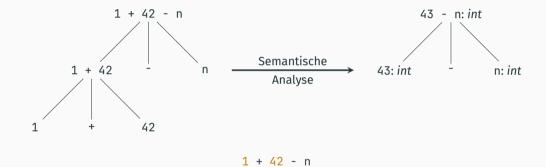
```
2 | let num = 3.1415;
num + 1;
^^^^^^
```

infix expressions require equal types on both sides, got `float` and `int`

Beispiel 2: Warnung aufgrund einer unbenutzten Variable

```
fn main() {
let x = 42;
let mut y = 3;
exit(y);
  Warning at unused_var.rush:2:9
    1 | fn main() {
        let x = 42;
    3 \mid \text{let mut } v = 3;
  unused variable `x`
  note: if this is intentional, change the name to `_x` to hide this warning
  Info at unused_var.rush:3:13
         let x = 42;
let mut y = 3;
    4 | exit(y);
  variable `v` does not need to be mutable
```

Hinzufügen von Informationen über Datentypen





Tree-walking Interpreter

- Traversiert den Syntaxbaum
- Interpretiert das Programm direkt

Felder des Interpreters

```
type Scope<'src> = HashMap<&'src str, Rc<RefCell<Value>>>;

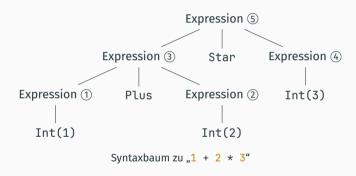
#[derive(Debug, Default)]
pub struct Interpreter<'src> {
    scopes: Vec<Scope<'src>>,
    functions: HashMap<&'src str, Rc<AnalyzedFunctionDefinition<'src>>>,
}
```

scopes Stack von Scopes; jeder Scope weist einem Variablennamen einen Laufzeitwert zu **functions** Zuweisung von Funktionsnamen zu dem entsprechenden Knoten im Syntaxbaum

Laufzeitwerte

```
6  pub enum Value {
7     Int(i64),
8     Float(f64),
9     Char(u8),
10     Bool(bool),
11     Unit,
12     Ptr(Rc<RefCell<Value>>),
13  }
```

Traversierung



```
fn main() {
    exit(fib(10));
}

fn fib(n: int) -> int {
    if n < 2 {
        n
        } else {
        fib(n - 2) + fib(n - 1)
    }
}</pre>
```

```
call_func("fib", vec![10])
visit block(/* ... */)
visit expression(/* ... */)
visit_if_expr(/* ... */)
visit block(/* ... */)
visit expression(/* ... */)
visit_inifix_expr(/* ... */)
visit_expression(/* ... */)
visit_call_expr(/* ... */)
call_func("fib", vec![8])
call func("fib", vec![6])
call_func("fib", vec![4])
call func("fib", vec![2])
call func("fib", vec![0])
```



Etappen der Übersetzung: Code-Erzeugung



Virtuelle Maschine

- Häufig: Eine Virtuelle Maschine (VM) simuliert echte Computer
 - Display
 - Lautsprecher
 - Festplatte

• ...

Virtuelle Maschine

- Häufig: Eine Virtuelle Maschine (VM) simuliert echte Computer
 - Display
 - Lautsprecher
 - Festplatte
 - ...
- · Hier: Software, die wie die CPU eines Rechners funktioniert

Virtuelle Maschine

```
1 fn main() {
2    foo(2);
3 }
5 fn foo(n: int) {
6    let mut m = 3;
7    exit(n + m);
8 }
```

```
1: (main)
              setmp 0
 6
              push 2
              call 2
     2: (foo)
                                   VM 🔯
              setmp 2
10
11
12
              svari *rel[0]
              push 3
                                                 Exit code: 5
              svari *rel[-1]
              push *rel[0]
              gvar
              push *rel[-1]
16
              qvar
              add
18
              exit
              setmp -2
              ret
```

- · Python, usw.
- Umwandlung in ein anderes Format
- ⇒ Anschliessende Ausführung des Programmes

Die rush VM

• Führt ein zuvor übersetztes Programm aus

Die rush VM

- Führt ein zuvor übersetztes Programm aus
- Besitzt eine selbst entwickelte Architektur
 - Stackbasiertes Design
 - Hoher Abstaktionsgrad

Felder der VM

stack Für temporäre Werte

Felder der VM

stack Für temporäre Wertemem Für Variablenmem_ptr Für Speicherverwaltung

Felder der VM

stack Für temporäre Werte
 mem Für Variablen
 mem_ptr Für Speicherverwaltung
 call_stack Aufrufstapel (Befehlsähler und Funktionszähler)

Struktur der Programme der rush VM

- Unterteilung in Funktionen
 - Ohne Namen
 - numerische Identifizierung
 - Enthält mehrere Anweisungen

Struktur der Programme der rush VM

- · Unterteilung in Funktionen
 - · Ohne Namen
 - · numerische Identifizierung
 - Enthält mehrere Anweisungen
- Struktur der Anweisungen: "call 2"
 - Befehlscode (call)
 - Optionaler Operand (2)

Struktur der Programme der rush VM

- · Unterteilung in Funktionen
 - · Ohne Namen
 - · numerische Identifizierung
 - Enthält mehrere Anweisungen
- Struktur der Anweisungen: "call 2"
 - Befehlscode (call)
 - Optionaler Operand (2)
- ca. 30 verschiedene Befehlscodes

Demonstration: Ein-/Ausgabe



```
0: (prelude)
         setmp 0
         call 1
     1: (main)
         setmp 0
         push 10
         call 2
         exit
     2: (fib)
         setmp 1
         svari *rel[0]
         push *rel[0]
13
         gvar
14
         push 2
15
16
         jmpfalse 10
         push *rel[0]
18
         .
gvar
19
         imp 21
         push *rel[0]
         # ...
26
         gvar
27
         push 1
28
         sub
29
         call 2
30
         add
31
         setmp -1
32
         ret
```

Demonstration: Laufzeitverhalten



VM: Fazit

• Ca. 2,7 mal schneller als der Tree-walking Interpreter

VM: Fazit

- Ca. 2,7 mal schneller als der Tree-walking Interpreter
- Einfache Implementierung des Compilers
 - · Stack-basierte Architektur
 - · Hoher Abstraktionsgrad
 - Gleichzeitige Entwicklung von VM und Compiler (Feedbackschleife)



Was ist WebAssembly?

- Sicheres, portables, kompaktes und effizientes Format
- Hauptsächlich für leistungsstarke Webanwendungen

Was ist WebAssembly?

- Sicheres, portables, kompaktes und effizientes Format
- Hauptsächlich für leistungsstarke Webanwendungen
- Alleinstehende Spezifikation

Was ist WebAssembly?

- Sicheres, portables, kompaktes und effizientes Format
- Hauptsächlich für leistungsstarke Webanwendungen
- Alleinstehende Spezifikation
- Implementation durch Browser oder separate Runtimes

Beispiel Ein-/Ausgabe

```
1  fn main() {
2    exit(fib(10));
3  }
5  fn fib(n: int) -> int {
6    if n < 2 {
7         n
8    } else {
9        fib(n - 2) + fib(n - 1)
10    }
11 }</pre>
Ausgabe
```

```
00000000 0061 736d 0100 0000 010d 0360 017f 0060
                                                   .asm....`...
                                                   ..`.~.~.$..wasi
                                                   snapshot preview
00000020: 736e 6170 7368 6f74 5f70 7265 7669 6577
              7072 6463 5465 7869 7400 0003 0302
                                                   1.proc exit.....
00000050: 7400 0106 6d65 6d6f 7279 0200
                                                   t...memory.....
               4201 7d10 027c 0b0b 002a 046e 616d
                                                    .B.}..|...*.nam
                                                   e.... wasi exi
000000a0: 7401 046d 6169 6e02 0366 6962 0208 0201
                                                   t..main..fib....
000000h0: 0002 0100 016e
                                                   ....n
```

```
(module
        (import "wasi snapshot preview1" "proc exit" (func $ wasi exit (type 0)))
 6
        (func $main (type 1)
         i64.const 10
         call $fib
         i32.wrap i64
         call $__wasi_exit
11
         unreachable)
12
        (func $fib (type 2) (param $n i64) (result i64)
13
         local.get $n
14
         i64.const 2
         i64.1t s
16
         if (result i64) ;; label = @1
           local.get $n
18
          else
19
            local.get $n
           i64.const 2
           i64.sub
           call $fib
           local.get $n
           i64.const 1
25
           i64.sub
26
27
           call $fib
           i64.add
28
         end)
29
30
        (memory (:0:) 0)
        (export "_start" (func $main))
31
        (export "memory" (memory 0))
32
        (start $main))
```

Hoher Abstraktionsgrad

| rush | WebAssembly |
|---|--|
| <pre>fn fib(n: int) -> int { // }</pre> | (func \$fib (param \$n i64) (result i64) ;; |
| <pre>if /* */ { n } else { // }</pre> | if (result i64) local.get \$n else end |
| loop { // } | loop br 0 end |



Was ist LLVM?

• Startete als Forschungsprojekt

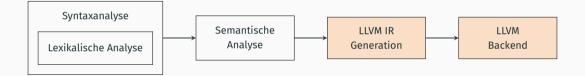
- Startete als Forschungsprojekt
- Erzeugung von Code aus einer Zwischendarstellung (IR)
- Die IR kann mittels APIs erzeugt werden

- Startete als Forschungsprojekt
- Erzeugung von Code aus einer Zwischendarstellung (IR)
- Die IR kann mittels APIs erzeugt werden
- Aggressive Optimierung

- Startete als Forschungsprojekt
- Erzeugung von Code aus einer Zwischendarstellung (IR)
- Die IR kann mittels APIs erzeugt werden
- Aggressive Optimierung
- · Auch Rust und Swift nutzen LLVM

- Startete als Forschungsprojekt
- Erzeugung von Code aus einer Zwischendarstellung (IR)
- Die IR kann mittels APIs erzeugt werden
- Aggressive Optimierung
- · Auch Rust und Swift nutzen LLVM
- \Rightarrow Das Backend eines Compilers

Rolle von LLVM in einem Compiler



Der rush LLVM Compiler

- Rust library names Inkwell
- Der Compiler erzeugt LLVM IR

Beispiel Ein-/Ausgabe



```
: ModuleID = 'main'
      source filename = "main"
      target triple = "x86_64-pc-linux-gnu"
      define internal i64 Ofib(i64 %0) {
      entry:
        %i_lt = icmp slt i64 %0, 2
        br i1 %i lt. label %merge, label %else
      merae:
11
       %if_res = phi i64 [ %i_sum3, %else ], [ %0, %entry ]
        ret i64 %if res
14
      else:
        %i \text{ sum} = \text{add } i64 \%0. -2
        %ret_fib = call i64 @fib(i64 %i_sum)
        %i \text{ sum1} = \text{add } i64 \%0. -1
18
        %ret fib2 = call i64 @fib(i64 %i sum1)
19
        %i sum3 = add i64 %ret fib2. %ret fib
20
21
22
23
        br label %merge
      define i32 @main() {
24
      entry:
25
        %ret fib = call i64 @fib(i64 10)
        call void @exit(i64 %ret_fib)
27
        unreachable
29
30
      declare void @exit(i64)
```

• Hoher Abstraktionsgrad

- · Hoher Abstraktionsgrad
- Unabhängigkeit von der Zielmaschine

- · Hoher Abstraktionsgrad
- Unabhängigkeit von der Zielmaschine
- Aggressive Optimierungsmaßnahmen

- Hoher Abstraktionsgrad
- Unabhängigkeit von der Zielmaschine
- Aggressive Optimierungsmaßnahmen
- Ausgabeprogramm ca. 1,7 mal schneller (vgl. x64 Compiler)

• Aufwendige Installation der LLVM libraries

- Aufwendige Installation der LLVM libraries
- Signifikante Größe des Compilers

- Aufwendige Installation der LLVM libraries
- Signifikante Größe des Compilers
- Unvollständige Dokumentation von Inkwell

- Aufwendige Installation der LLVM libraries
- Signifikante Größe des Compilers
- Unvollständige Dokumentation von Inkwell
- Abhängigkeit von einer C++ Codebase



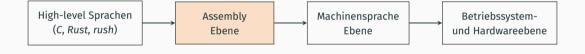
Kompilierung zu low-level Architekturen

- Zielmaschine ist spezifisch
- Betriebssystem ist spezifisch

Kompilierung zu low-level Architekturen

- Zielmaschine ist spezifisch
- Betriebssystem ist spezifisch
- Hier: die Compiler generieren Assembly

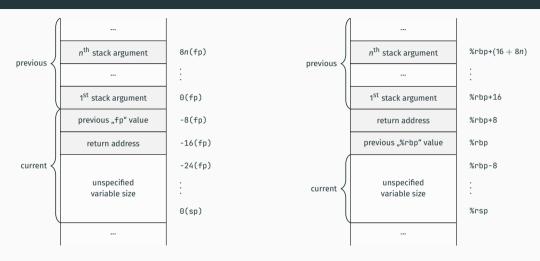
Abstraktionsgrad von Assembly



Register

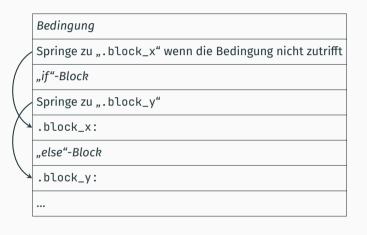
| Register | Purpose |
|----------------|-----------------------------------|
| zero | hardwired zero |
| ra | return address |
| sp | stack pointer |
| t0-t6 | temporary storage |
| fp | frame pointer |
| a0 , a1 | function arguments, return values |
| a2-a7 | function arguments |
| s1-s11 | saved register |
| fa0, fa1 | float arguments, return values |
| fa2-fa7 | float arguments |
| fs0-fs11 | float saved registers |
| ft0-ft11 | float temporaries |

Stacklayouts



RISC-V x64

Übersetzung von Kontrollstrukturen zu linearen Programmfluss





• Reduced Instruction Set Computer (RISC)

- Reduced Instruction Set Computer (RISC)
- Forschungsprojekt der UC Berkeley

- Reduced Instruction Set Computer (RISC)
- Forschungsprojekt der UC Berkeley
- Lösen der Probleme vieler anderer Architekturen

- Reduced Instruction Set Computer (RISC)
- Forschungsprojekt der UC Berkeley
- Lösen der Probleme vieler anderer Architekturen
- Einfachheit und Erweiterbarkeit

- Reduced Instruction Set Computer (RISC)
- Forschungsprojekt der UC Berkeley
- Lösen der Probleme vieler anderer Architekturen
- · Einfachheit und Erweiterbarkeit
- Unterstüzung durch: Google, Microsoft, Samsung und IBM

Beispiel

```
1 fn main() {
2     exit(fib(10));
3 }
4
5 fn fib(n: int) -> int {
6     if n < 2 {
7         n
8     } else {
9         fib(n - 2) + fib(n - 1)
1 }</pre>
```

Ausgabe

```
.global _start
      .section .text
     start:
          call main..main
          li a0, 0
          call exit
     main..main:
          # begin prologue
          addi sp, sp, -16
          sd fp, 8(sp)
          # ...
     main..fib:
          # begin prologue
31
32
33
34
          addi sp. sp. -32
          sd fp, 24(sp)
          sd ra, 16(sp)
          addi fp, sp, 32
35
36
          # end proloque
          # save params on stack
          sd a0. -24(fp)
                           \# param n = a0
          # begin bodu
39
          ld a0, -24(fp)
                           # n
40
          li a1, 2
```

• Sehr neu und modern

- · Sehr neu und modern
- Komplett open-source und gemeinschaftlich verwaltet

- · Sehr neu und modern
- Komplett open-source und gemeinschaftlich verwaltet
- Sehr übersichtliche und simple Architektur

- · Sehr neu und modern
- Komplett open-source und gemeinschaftlich verwaltet
- · Sehr übersichtliche und simple Architektur
- Sehr gute und übersichtliche Dokumentation

• Geringe Verbreitung

- Geringe Verbreitung
- Weniger Online-Ressourcen

- Geringe Verbreitung
- Weniger Online-Ressourcen
- Einige Operationen sind aufwendiger

Nachteile

- Geringe Verbreitung
- Weniger Online-Ressourcen
- Einige Operationen sind aufwendiger
- Abhängigkeit von einem Emulator (QEMU)

Kompilierung zu x86_64

Was ist x86_64

• Häufig auch x84-64 oder x64 geschrieben

Was ist x86_64

- Häufig auch x84-64 oder x64 geschrieben
- Complex linstruction Set Computer (CISC)
 - Um vielfaches mehr Instruktionen als RISC Architekturen

Was ist x86_64

- Häufig auch x84-64 oder x64 geschrieben
- Complex linstruction Set Computer (CISC)
 - Um vielfaches mehr Instruktionen als RISC Architekturen
- · Sehr weit verbreitet

Beispiel Ein-/Ausgabe

```
fn main() {
    exit(fib(10));
}

fn fib(n: int) -> int {
    if n < 2 {
        n
        } else {
        fib(n - 2) + fib(n - 1)
    }
}</pre>
```



```
6
      _start:
          call
                        main..main
                        %rdi. 0
          mov
          call
                        exit
      main..main:
                        %rdi, 10
          mov
          call
                        main..fib
          mov
                        %rdi, %rax
          call
                        exit
      main..main.return:
          ret
18
19
20
21
22
23
24
25
26
27
      main..fib:
          push
                        %rbp
          mov
                        %rbp, %rsp
          sub
                        %rsp, 16
                        gword ptr [%rbp-8], %rdi
          mov
                        gword ptr [%rbp-8], 2
          cmp
          ige
                        .block_0
                        %rax, gword ptr [%rbp-8]
          mov
          ami
                        .block 1
      .block_0:
      # ...
39
      .block_1:
40
      main..fib.return:
41
          leave
42
          ret
```

| Merkmal | RISC-V | x64 |
|---------------|----------------|-------------|
| Instruktionen | addi a0, a0, 3 | add %rax, 3 |

| Merkmal | RISC-V | x64 |
|---------------|------------------|--------------------------|
| Instruktionen | addi a0, a0, 3 | add %rax, 3 |
| Register | a0, a1, fa0, sp, | %rax, %rdi, %xmm0, %rsp, |

| Merkmal | RISC-V | x64 |
|---------------|------------------|--------------------------|
| Instruktionen | addi a0, a0, 3 | add %rax, 3 |
| Register | a0, a1, fa0, sp, | %rax, %rdi, %xmm0, %rsp, |
| Pointer | -1(fp) | byte ptr [%rbp-1] |

| Merkmal | RISC-V | x64 |
|-------------------|------------------|--------------------------|
| Instruktionen | addi a0, a0, 3 | add %rax, 3 |
| Register | a0, a1, fa0, sp, | %rax, %rdi, %xmm0, %rsp, |
| Pointer | -1(fp) | byte ptr [%rbp-1] |
| Größe eines Worts | 4 Byte | 2 Byte |

Vorteile

- Höherer Abstraktionsgrad als RISC-V
- Weite Verbreitung
- Viele Online-Ressourcen

Nachteile

- Kompliziertere Übersetzung von z.B. Division
- · Sehr alt und unübersichtlich
- Weniger übersichtliche Dokumentation

• Deutlich anspruchsvoller

- Deutlich anspruchsvoller
- Signifikanter Lernaufwand

- Deutlich anspruchsvoller
- Signifikanter Lernaufwand
- Detailliertes Verständnis notwendig

- Deutlich anspruchsvoller
- Signifikanter Lernaufwand
- Detailliertes Verständnis notwendig
- Sehr fehleranfällig



- Vertiefung
 - · Lexer und Parser
 - Tree-walking Interpreter

- Vertiefung
 - · Lexer und Parser
 - Tree-walking Interpreter
- Pratt Parsing

- Vertiefung
 - · Lexer und Parser
 - Tree-walking Interpreter
- Pratt Parsing
- LLVM und WebAssembly

- Vertiefung
 - · Lexer und Parser
 - Tree-walking Interpreter
- Pratt Parsing
- LLVM und WebAssembly
- Assembly und low-level Programmierung

rush Website https://rush-lang.de

rush Website https://rush-lang.de
 Paper https://paper.rush-lang.de

```
rush Website https://rush-lang.de
    Paper https://paper.rush-lang.de
Playground https://play.rush-lang.de
```

```
rush Website https://rush-lang.de
    Paper https://paper.rush-lang.de
Playground https://play.rush-lang.de
    GitHub https://github.com/rush-rs
```