

lab3_top:1

debouncer

vgaDraw

vga

clk25

clk25

btn(3:0)

b0

out

btn(3:0)

b(1:0)

b(1:0)

clk

g(2:0)

g(2:0)

r(2:0)

r(2:0)

hs

hs

vs

vs

clk_25Mhz

clk

clk_100Mhz

clk_25Mhz

lab3_top