$A_3=\mathbf{1}$ $B_3=\mathbf{0}$  $A_2=\mathbf{1}$ $B_2=\mathbf{0}$  $A_1=\mathbf{1}$ $B_1=\mathbf{0}$  $A_0=\mathbf{1}$ $B_0=\mathbf{1}$

$C_{out}=1$

$FA_3$  $FA_2$  $FA_1$  $FA_0$

$C_3$  $C_2$  $C_1$  $C_{in}=0$

$S_3$  $S_2$  $S_1$  $S_0$

**Critical Path Delay** $\approx 2n \times \tau_{gate}$